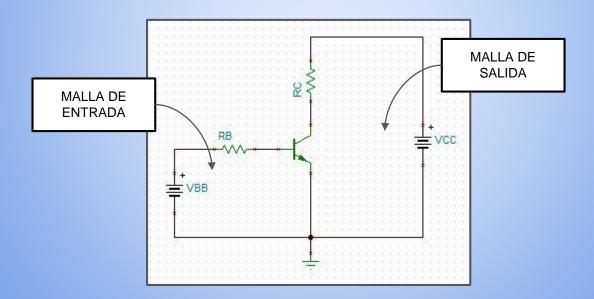
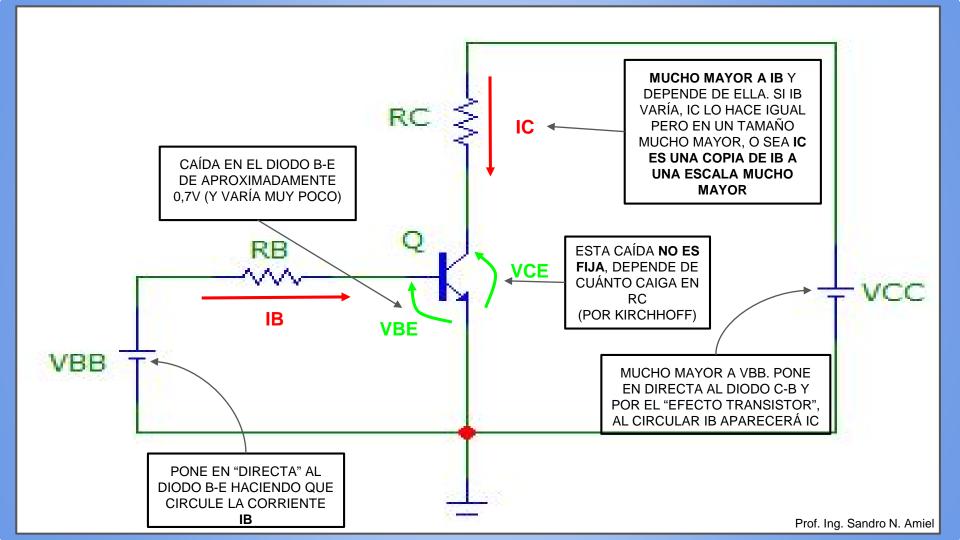
TRANSISTORES BIPOLARES (BJT)

SEGUNDA PARTE
PUESTA EN FUNCIONAMIENTO (POLARIZACIÓN)

CIRCUITO DE POLARIZACIÓN

Para poder utilizarlo como amplificador, el transistor se debe alimentar o polarizar mediante tensiones continuas, formando un circuito de dos mallas





DESCRIPCIÓN DEL CIRCUITO

- Con VBB se polariza en directa el diodo "base emisor" y circula una corriente de base (IB).
- Con VCC (mucho mayor que VBB) se polariza en inversa el diodo "base colector". Luego por el llamado "Efecto transistor", IB provoca la circulación de la corriente de colector IC, de valor mucho mayor y dependiente de ella. Si IB varía, IC también lo hace de la misma forma. Es decir que IC es una copia de IB en una escala mucho más grande. Entonces si en la malla de entrada colocamos una fuente de señal que haga variar a IB (por ejemplo un micrófono), esas variaciones aparecerán en IC pero en un tamaño mayor, es decir AMPLIFICADAS.
- La tensión VBE es la caída de un diodo en directa, por lo que su valor siempre estará alrededor de los 0,7V.
- La tensión VCE no es fija. El transistor entre colector y emisor se comporta como una resistencia, por lo que la caída de tensión dependerá del resto de la malla (por la 2° ley de Kirchhoff)

EXPRESIONES MATEMÁTICAS



Entonces IC = HFE x IB, donde se ve que la ganancia es la cantidad de veces en las que IC es mayor a IB.

Como HFE es la relación entre dos corrientes no tiene unidades, es sólo un número, decimos "cantidad de veces que amplifica el transistor"

Por ejemplo en un BC548B, el HFE típico es de 300, lo que significa que IC será 300 "veces" más grande que IB.

EXPRESIONES MATEMÁTICAS

EN LA MALLA DE SALIDA APLICAMOS LA 2° LEY DE KIRCHOFF:

VCC = VCE + VRC

VCC = VCE + IC x RC

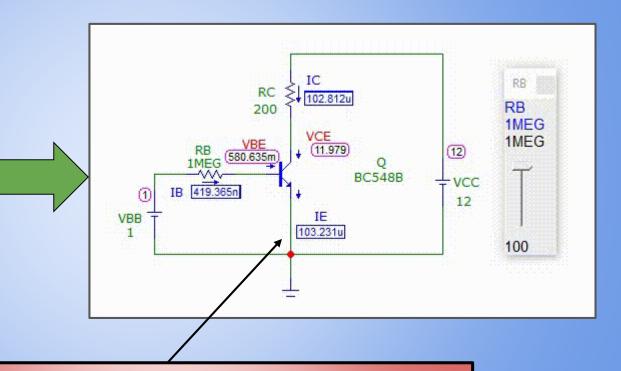
SI AHORA DESPEJAMOS VCE NOS QUEDA:

 $VCE = VCC - IC \times RC$

Esta expresión nos dice que **VCE depende de IC**, ya que el resto de los elementos son fijos (VCC y RC). Si aumenta IC, el segundo término (que está restando) aumenta y por lo tanto VCE disminuye.

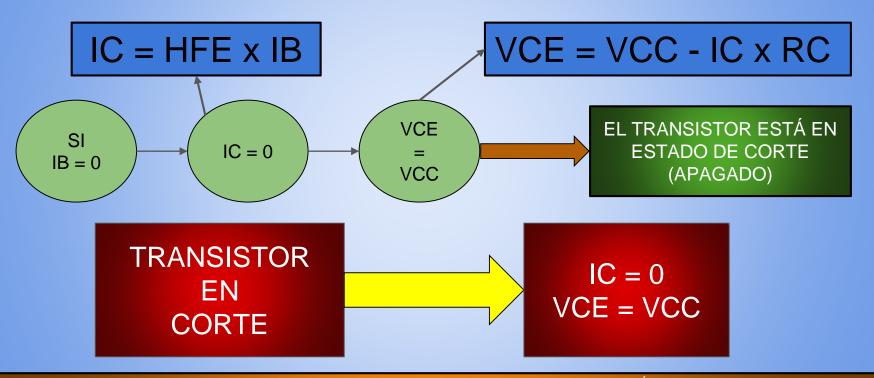
Entonces VCE sigue las mismas variaciones que IC pero al revés (cuando IC aumenta VCE disminuye).

En esta simulación podemos ver cómo a medida que aumenta IB también aumenta IC, mientras que VCE disminuye. También se observa que VBE varía muy poco.



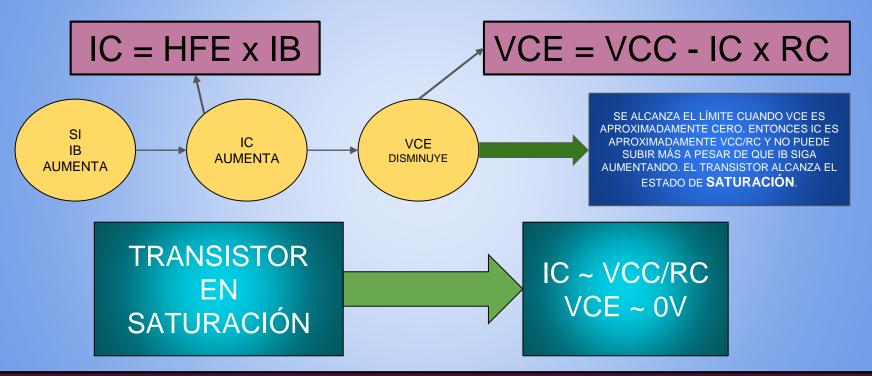
¿Por qué la corriente en el emisor es un poco mayor que en colector?

OBSERVANDO ESTAS EXPRESIONES (Y TAMBIÉN LA SIMULACIÓN)



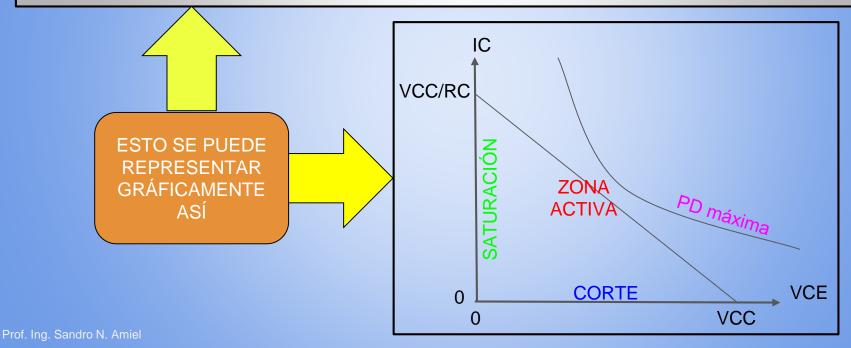
EL TRANSISTOR NO CONDUCE CORRIENTE Y SOPORTA ENTRE COLECTOR Y EMISOR TODA LA TENSIÓN DE LA FUENTE DE ALIMENTACIÓN

OBSERVANDO ESTAS EXPRESIONES (Y TAMBIÉN LA SIMULACIÓN)

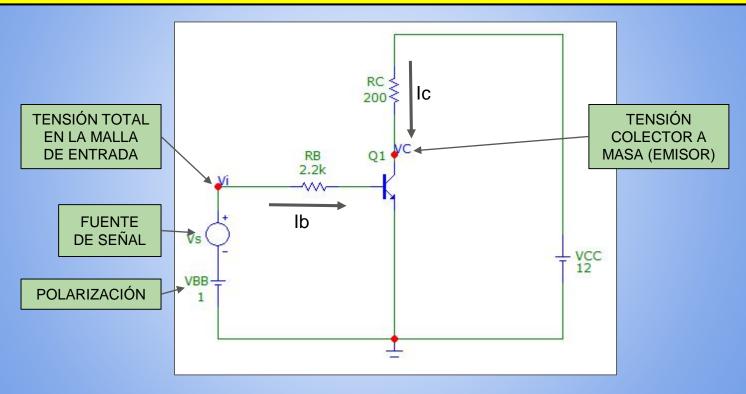


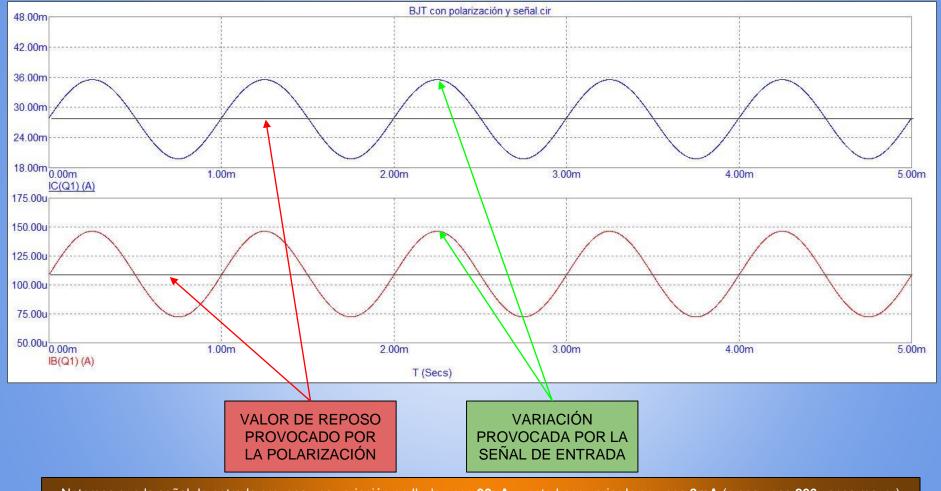
EL TRANSISTOR CONDUCE TODA LA CORRIENTE QUE EL CIRCUITO DETERMINA (VCC/RC) Y LA TENSIÓN ENTRE COLECTOR Y EMISOR ES PRÁCTICAMENTE CERO.

El conjunto de valores de IC y VCE que se encuentran entre el corte y la saturación forman parte de la ZONA ACTIVA, donde el transistor trabaja como amplificador, siempre y cuando no se supere la máxima potencia que el mismo puede disipar, es decir que PD = VCE x IC no supere el valor máximo indicado en la hoja de datos.

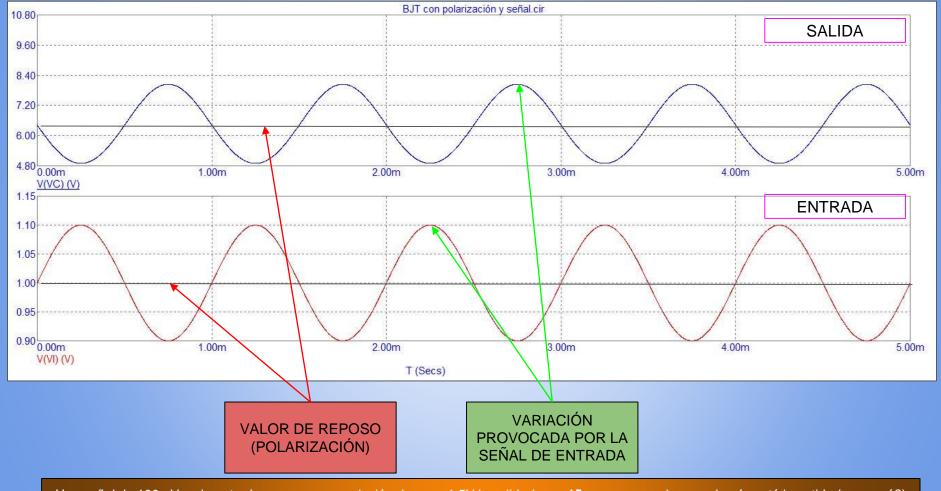


Veamos qué sucede cuando introducimos en la entrada una fuente de señal que haga variar la corriente de base:





Notemos que la señal de entrada provoca una variación en lb de unos 30uA, y esta hace variar lc en unos 8mA (o sea unas 266 veces mayor)

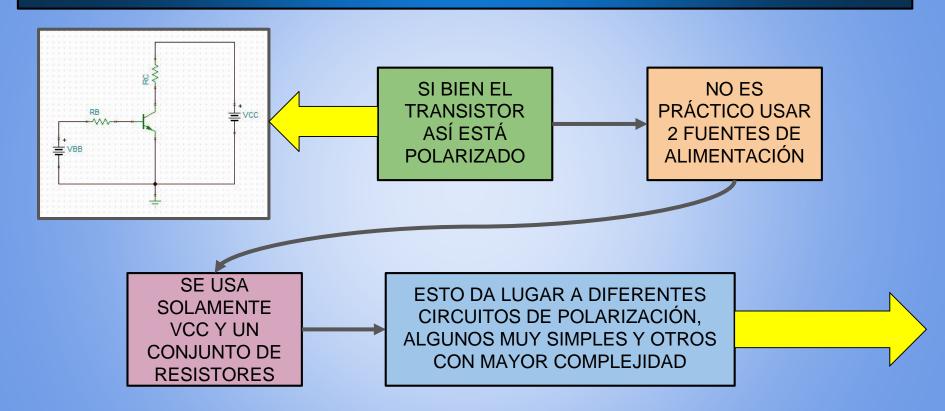


Una señal de 100mV en la entrada provoca una variación de unos 1,5V la salida (unas 15 veces mayor), que además está invertida (¿por qué?)

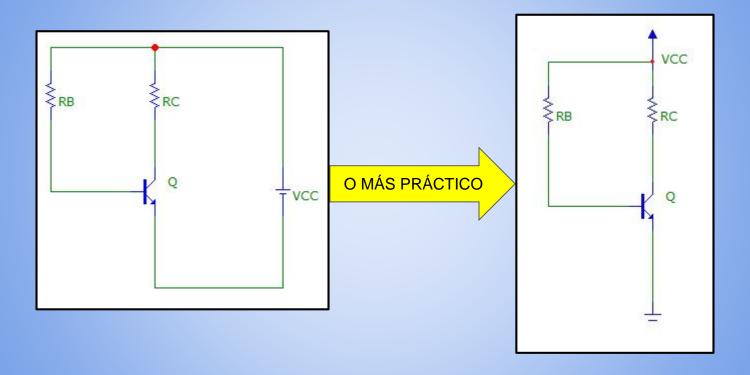
COSAS QUE PODEMOS OBSERVAR

- La variación de IB provoca la variación de IC pero en un tamaño mucho mayor.
- Una señal aplicada en la entrada aparece entre colector y emisor, más grande (amplificada) pero invertida (o también decimos desfasada 180°).
- La inversión de fase se debe a que, en la malla de salida, al aumentar IC disminuye VCE (lo vimos en la expresión de la ley de Kirchhoff).
- Todas las variaciones se producen alrededor de los valores de continua que se establecen mediante las fuentes y resistores de polarización. Esto es necesario para que el transistor pueda amplificar la parte negativa de las señales. Si miramos las simulaciones veremos que por más que varíen las corrientes y tensiones, siempre son positivas, porque están superpuestas a la continua de polarización.
- Todo lo anterior sucede si el transistor se polariza en su zona activa, lejos del corte y de la saturación.
- Corte y saturación no son situaciones peligrosas para el transistor. Por el contrario se los utiliza en esos dos estados como llaves electrónicas, ya que el corte es un estado de apagado y la saturación de encendido total (lo veremos posteriormente).

CIRCUITOS BÁSICOS DE POLARIZACIÓN



CIRCUITO DE POLARIZACIÓN FIJA



La alimentación para la malla de entrada (VBB) se obtiene a partir de VCC con un adecuado valor de RB para fijar la IB de polarización necesaria

RECORREMOS LAS MALLAS (2° LEY DE KIRCHHOFF)

MALLA DE ENTRADA:

 $VCC = IB \times RB + VBE$

MALLA DE SALIDA:

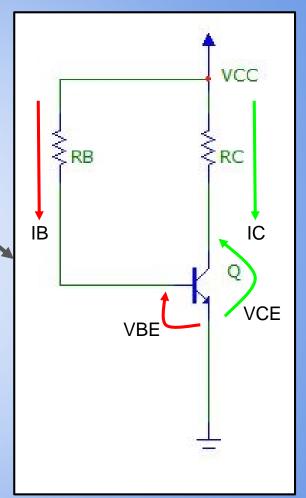
 $VCC = IC \times RC + VCE$

VENTAJA:

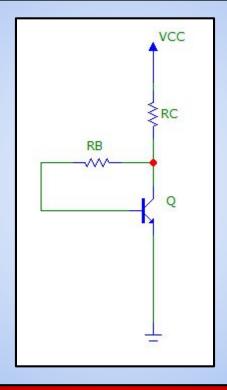
• Simple, pocos componentes. Fácil de calcular.

DESVENTAJA:

La IB es fija, depende de VCC y RB. El HFE y la VBE varían con la temperatura e incluso entre dos transistores iguales (esto último se llama dispersión de los parámetros). Esto provoca que IC pueda correrse del valor esperado e incluso provocar la distorsión de la señal que se está amplificando.



AUTOPOLARIZACIÓN POR COLECTOR



En lugar de usar VCC para alimentar la malla de entrada se usa VCE, que no es fija sino que depende de IC. Con esto se consigue una mejora en la estabilidad de IC frente a cambios de temperatura.

RECORREMOS LAS MALLAS (2° LEY DE KIRCHHOFF)

MALLA DE ENTRADA:

 $VCE = IB \times RB + VBE$

MALLA DE SALIDA:

VCC = (IC + IB) x RC + VCE como IB es muy pequeña frente a IC la podemos despreciar acá y nos queda:

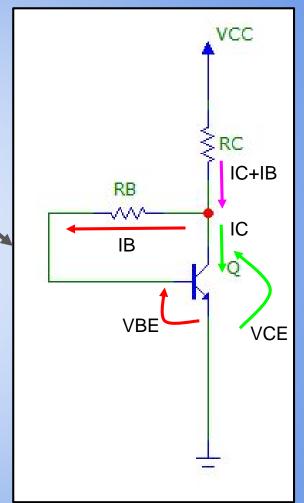
 $VCC = IC \times RC + VCE$

VENTAJAS:

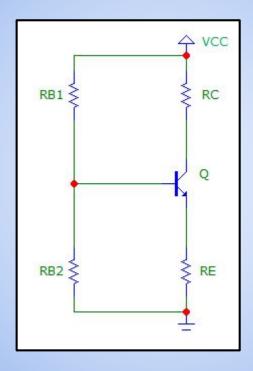
- Simple, pocos componentes. Fácil de calcular.
- Como IB depende ahora de VCE, que a la vez depende de IC, si ésta última aumenta (por los motivos vistos) VCE disminuye, bajando IB. Esto hace bajar IC. Es decir que una variación en IC es de cierta forma compensada por el circuito modificando IB.

DESVENTAJAS:

 La compensación hace que el circuito amplifique menos que con polarización fija.



POLARIZACIÓN CON DIVISOR DE TENSIÓN



Gracias al divisor de tensión RB1-RB2 en la base y a RE se puede lograr mucha estabilidad de la polarización.

VENTAJAS:

- La estabilidad del circuito se puede ajustar durante el diseño calculando adecuadamente el valor del divisor de tensión (RB1-RB2) y de RE.
- Es el circuito que proporciona la mejor polarización para el transistor.

DESVENTAJAS:

- Mayor número de componentes.
- Es más complejo de analizar y calcular.
- Demasiada estabilidad puede perjudicar otras características del amplificador.

EN ESTA SEGUNDA PARTE PUDIMOS VER:

- La corriente de colector IC depende de la corriente de base IB y están relacionadas por un parámetro del transistor llamado "Ganancia de corriente" (HFE) y que se encuentra en la hoja de datos de cada uno.
- Para que el transistor funcione como amplificador se lo debe polarizar mediante tensiones continuas formando un circuito con 2 mallas.
- Si aplicamos una señal variable en la malla de entrada la obtenemos amplificada (e invertida) en la malla de salida.
- Los extremos del funcionamiento del transistor son el CORTE (apagado) y la SATURACIÓN (encendido). En el medio está la ZONA ACTIVA donde trabaja como amplificador (limitada por la máxima disipación de potencia).
- En la práctica se usan circuitos con resistores para polarizar correctamente al transistor, desde muy simples hasta otros más complejos que mejoran la estabilidad del funcionamiento.