

教学内容

- §7.1 概述
- §7.2 施密特触发电路
- §7.3 单稳态电路
- §7.4 多谐振荡电路
- §7.5 555定时器及其应用

教学要求

重点掌握的内容:

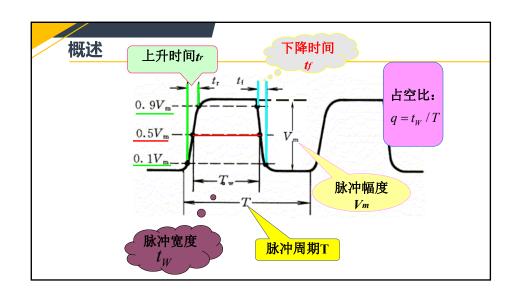
- (1) 555定时器及其应用
- (2) 石英晶体多谐振荡电路

一般掌握的内容:

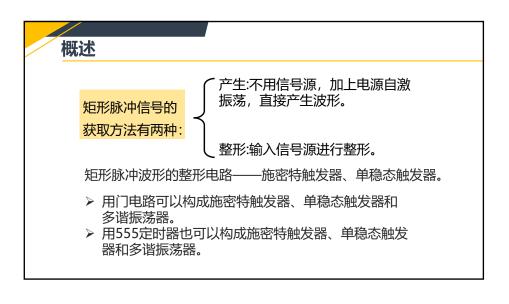
- (1) 施密特触发电路、单稳态电路、多谐振荡电路的工作特点和典型应用
- (2) 施密特触发电路、单稳态电路输入电压与输出电压之间的关系; 多谐振荡电路震荡周期的估算方法。



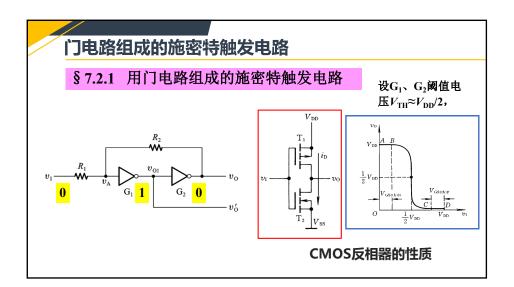
1

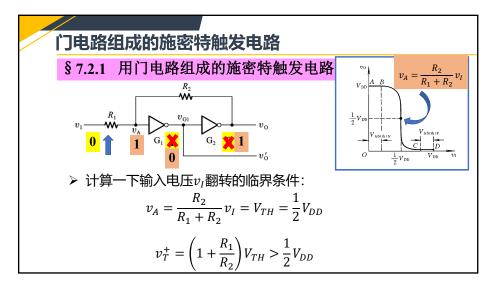


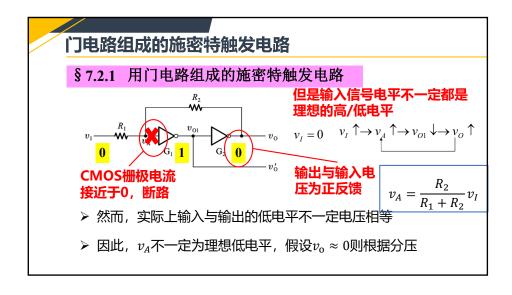


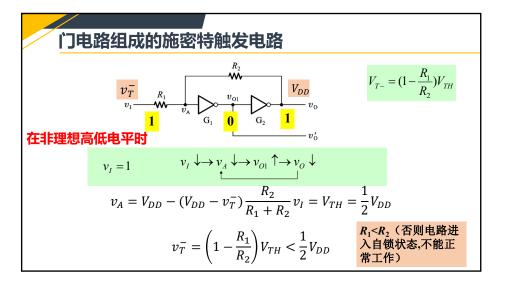




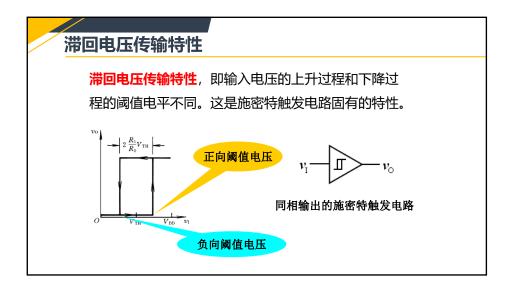


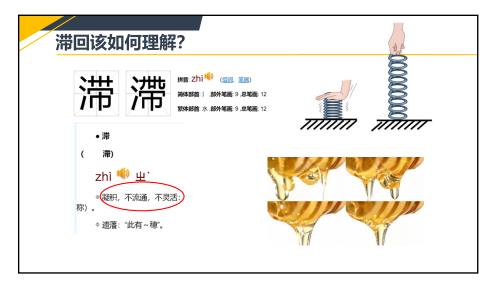


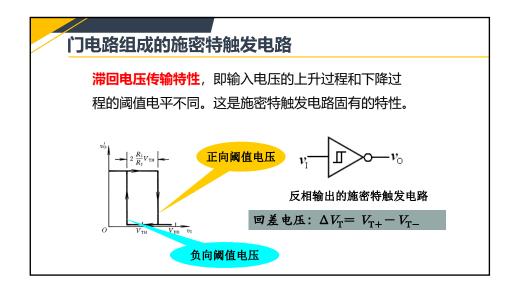


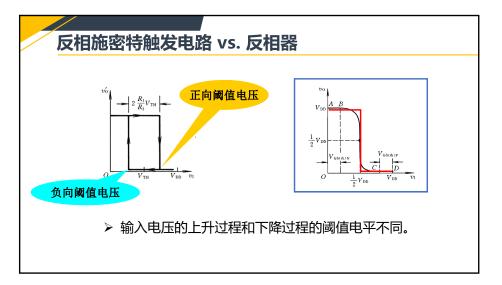


 \sim



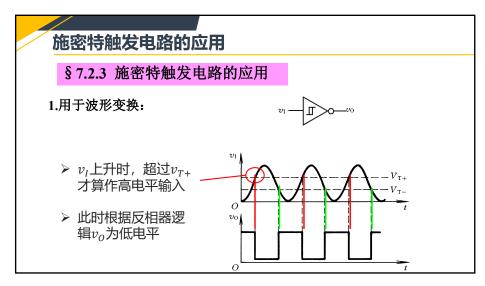


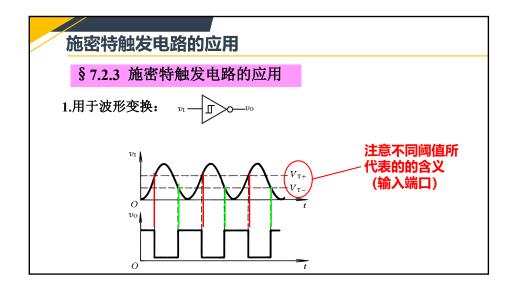


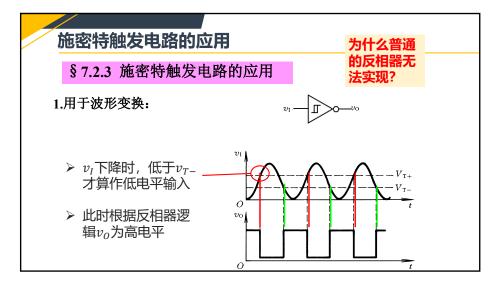


1

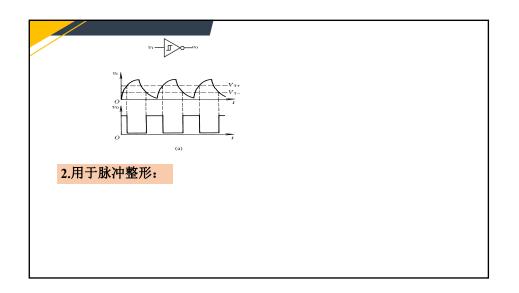


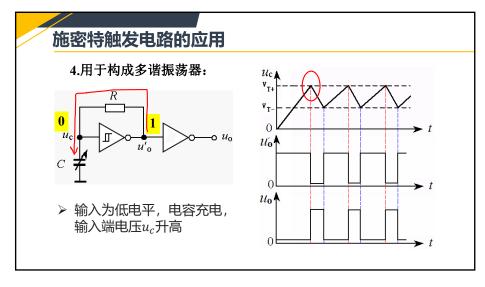


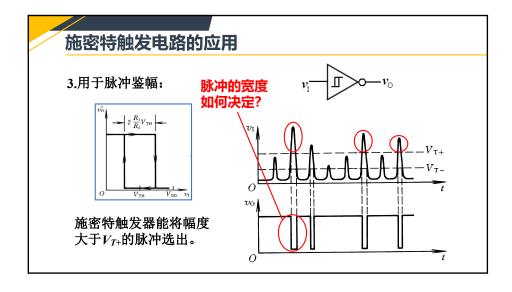


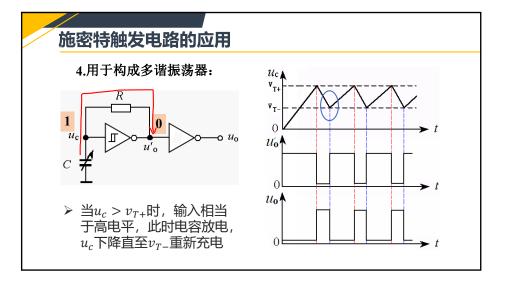


_









 \sim

本节小结

施密特触发电路具有两个稳定的状态,是一种 能够把输入波形整形成为适合于数字电路需要的矩 形脉冲的电路。而且由于具有滞回特性,所以抗干 扰能力也很强。

施密特触发电路可以由分立元件构成,也可以 由门电路及555定时器构成。

施密特触发电路在脉冲的产生和整形电路中应 用很广。





单稳态电路

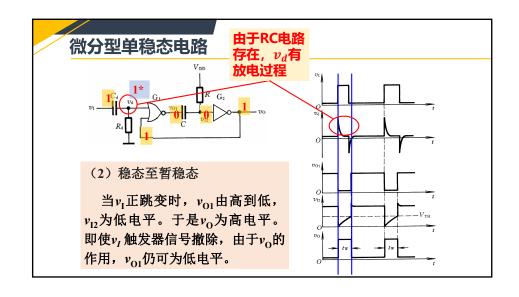
工作特点:

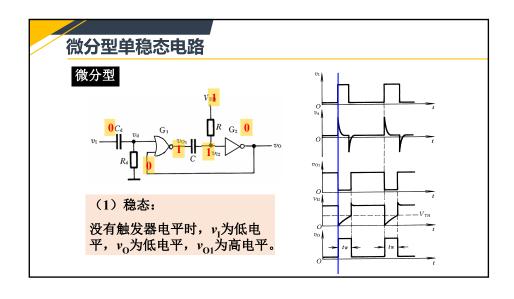
- 1、电路中有一个稳态和一个暂稳态两个工作状态;
- 2、在外界触发脉冲作用下, 电路能从稳态翻转至暂稳
- 态,在暂稳态维持一段时间后,再自动翻转至稳态;
- 3、暂稳态维持时间的长短取决于电路本身的参数与触 发脉冲无关。

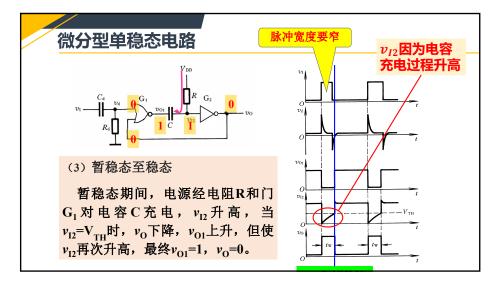
门电路组成的单稳态电路

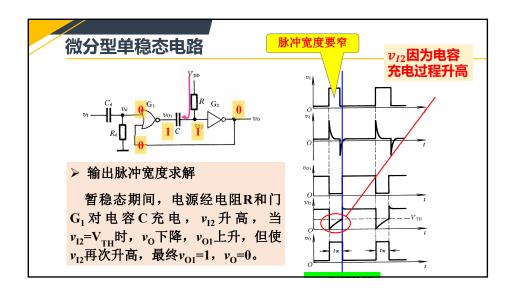
§ 7.3.1 用门电路组成的单稳态电路

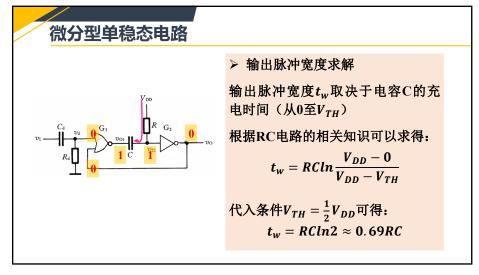
单稳态电路因为电路具有一个稳定状态而得名。它由两个门电路、一个RC电路组成。它的暂稳态通常都是靠RC电路的充、放电过程来维持的,根据RC电路的不同接法,分为微分型和积分型。

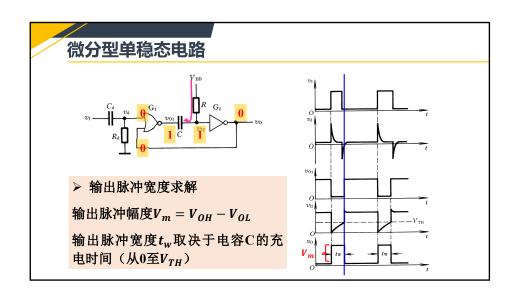


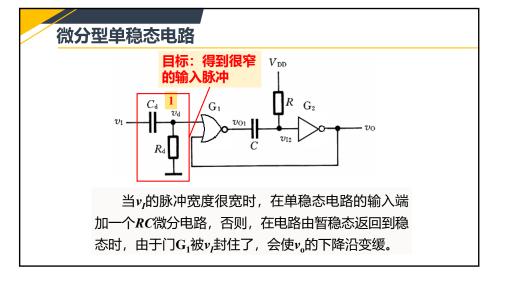




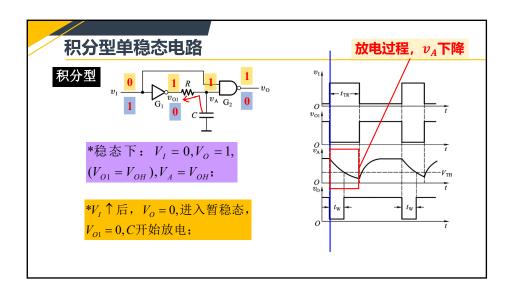


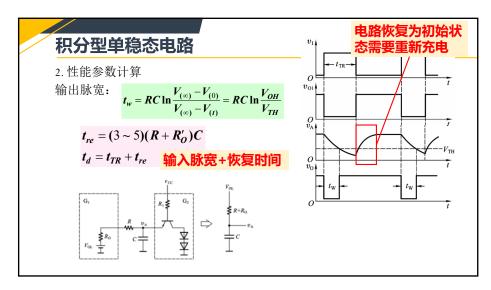


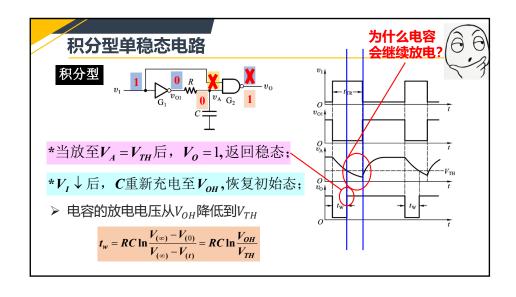




 \sim









集成单稳态电路

§ 7.3.2 集成单稳态电路

一、分类

1、不可重复触发

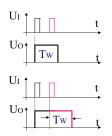
触发进入暂稳态时,再加触发脉冲无效

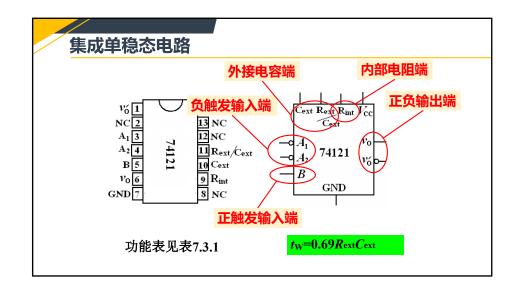
2、可重复触发

触发进入暂稳态时,再次触发有效, 输出脉冲可**再维持一个脉宽。**

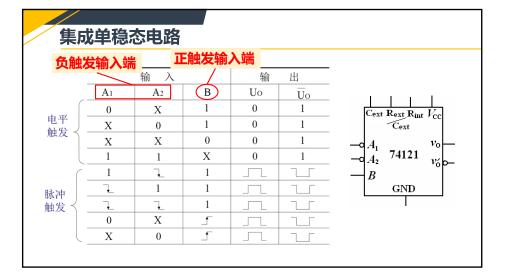
二、常用产品举例

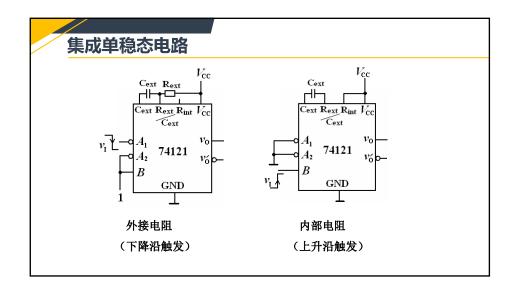
常用74121,74221,74LS221等 都是不可重复触发的单稳态触发器。

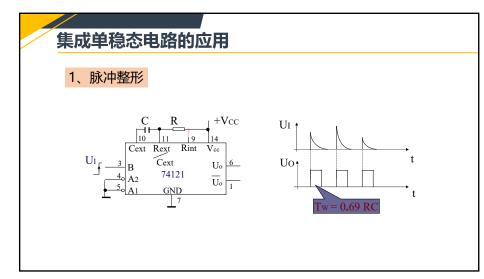


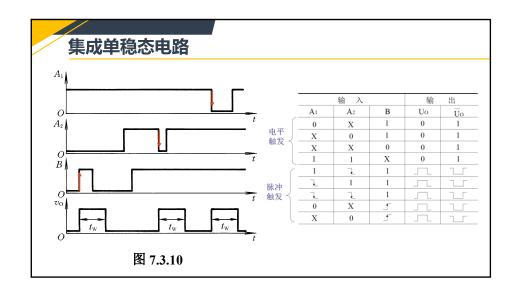


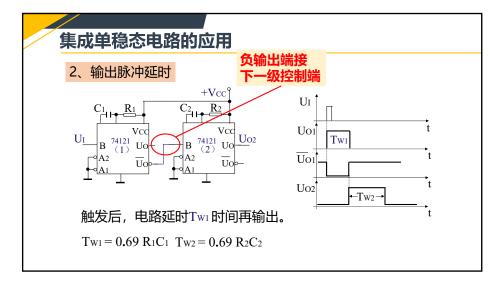










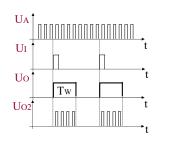


集成单稳态电路的应用

3、定时输出



只在触发之后的Tw时间内有UA输出。



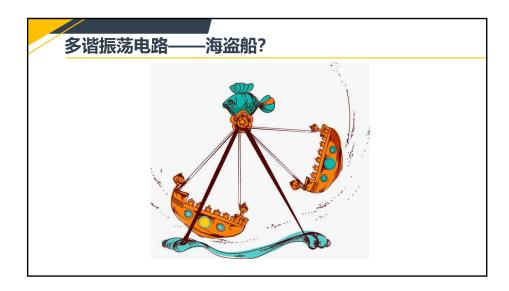


本节小结

单稳态电路具有一个稳态和一个暂稳态。在单稳态触发器中,由稳态到暂稳态需要输入触发脉冲,暂稳态的持续时间即脉冲宽度是由电路的阻容元件RC决定的,与输入信号无关。

单稳态电路可以由门电路构成,也可以由 集成电路(如74121等)构成。

单稳态电路可以用于产生固定宽度的脉冲信号,用途很广。

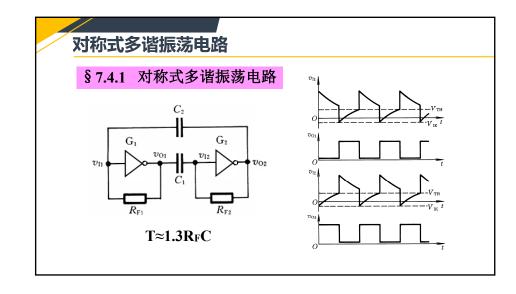


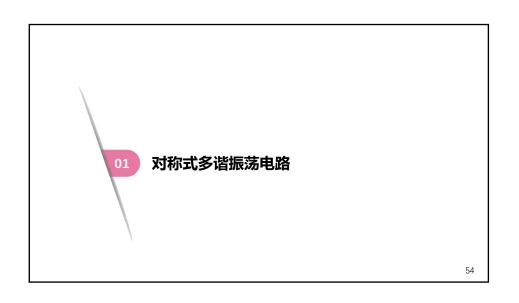
多谐振荡电路

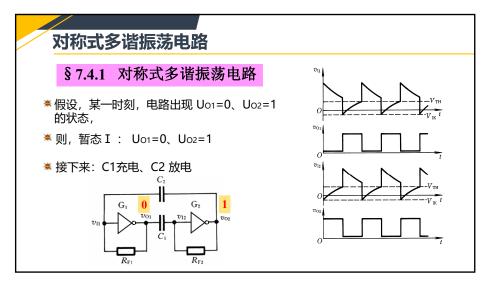
多谐振荡电路又称**无稳电路**,主要用于产生各种 方波或时间脉冲信号。它是一种自激振荡器,在接通 电源之后,不需要外加触发信号,便能自动地产生矩 形脉冲波。由于矩形脉冲波中含有丰富的高次谐波分 量,所以习惯上又把矩形波振荡器称为多谐振荡器。

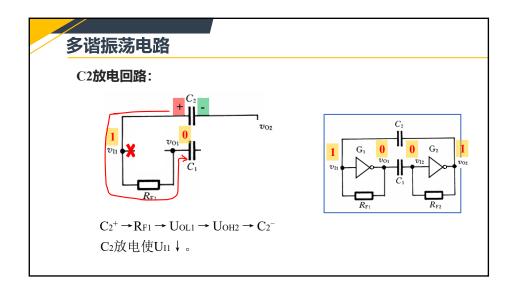
性能特点:

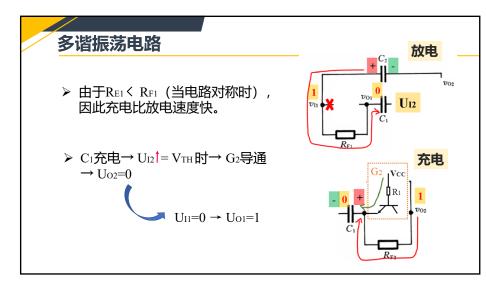
- ①没有稳态,有两个暂稳态。
- ②工作不需要外加信号源,只需要电源。

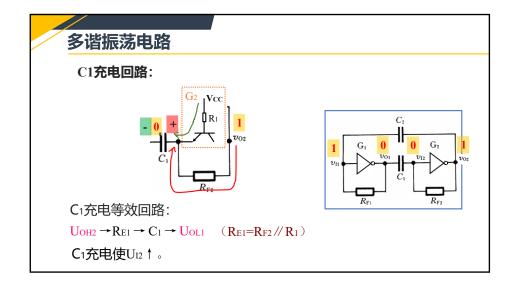


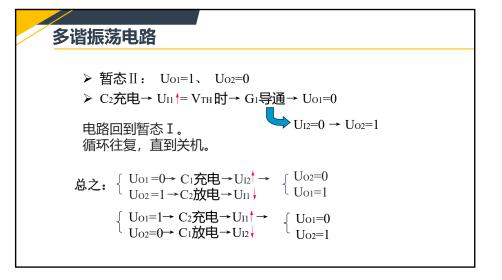


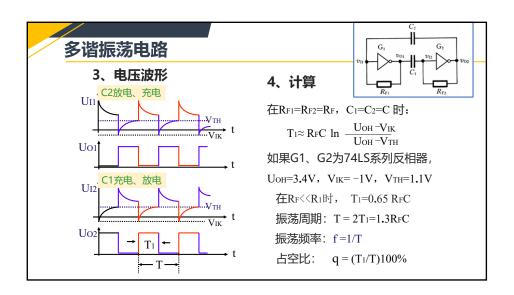




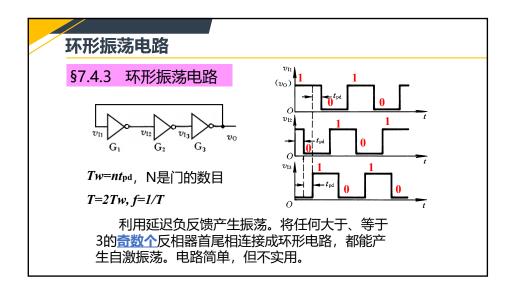


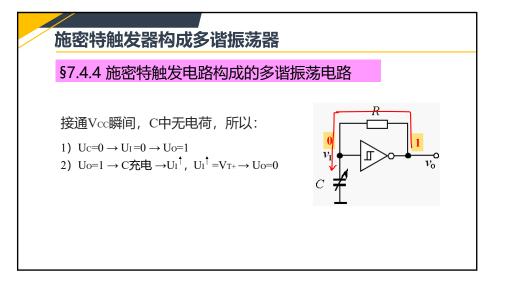










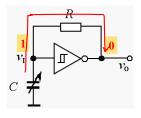


施密特触发器构成多谐振荡器

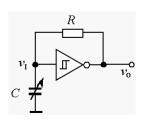
§7.4.4 施密特触发电路构成的多谐振荡电路

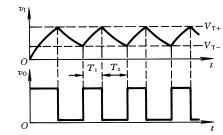
接通Vcc瞬间, C中无电荷, 所以:

- 1) $U_C=0 \rightarrow U_I=0 \rightarrow U_O=1$
- 2) $Uo=1 \rightarrow C$ 充电 $\rightarrow U_1$, U_1 $=V_{T+} \rightarrow U_0=0$
- 3) $Uo=0 \rightarrow C$ 放电 $\rightarrow U_I$, $U_I = V_{T-} \rightarrow U_O=1$



施密特触发器构成多谐振荡器

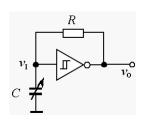


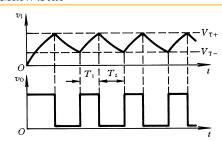


1) 放电过程实际上是电容C的电压从 V_{T+} 到 V_{T-} ,而 $V_{\infty}=0$,因此得到放电时间:

$$T_1 = RCln \frac{0 - V_{T+}}{0 - V_{T-}}$$
 $T=T_1+T_2$; $f=1/T$; $q=T_1/T$

施密特触发器构成多谐振荡器





1) 充电过程实际上是电容C的电压从 V_{T-} 到 V_{T+} , 而 $V_{\infty}=V_{DD}$, 因此得到充电时间:

$$T_1 = RCln \frac{V_{DD} - V_{T-}}{V_{DD} - V_{T+}}$$

将电路做小小的改进...

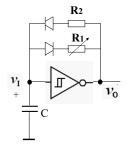
占空比可调电路如图:

充电经过R2,放电经过R1,

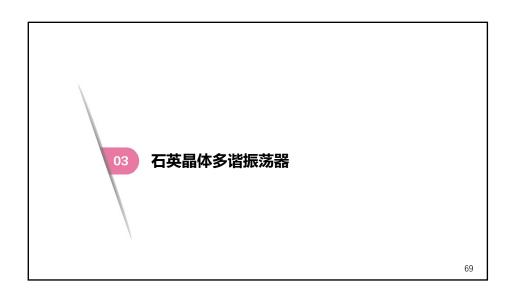
$$T_{1} = R_{2}Cln\frac{V_{DD} - V_{T-}}{V_{DD} - V_{T+}}$$

$$T_2 = R_1 C ln \frac{0 - V_{T+}}{0 - V_{T-}}$$

$$T=T_1+T_2$$
 $q=T_1/T$

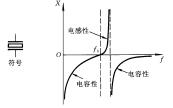


调节R1 或 R2 , 即可调节q (占空比)



石英晶体多谐振荡电路

- 石英晶体的固有振荡频率 fo 由结晶方向、外形尺寸决定; 频率稳定度 (Δfo / fo)可达 10⁻¹¹~10⁻¹¹
- ▶ 当外加电压的频率f = fo 时, 其电抗 X=0。

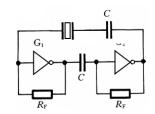




石英晶体多谐振荡电路

§ 7.4.5 石英晶体多谐振荡电路

在许多应用场合下都对多谐振荡器的振荡频率稳定性 有严格的要求。前面几种电路频率稳定性不是很高。在对频 率稳定性有较高要求时,应采用石英晶体多谐振荡器。



电路的振荡频率取 决于石英晶体的固 有振荡频率。

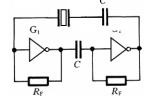
石英晶体多谐振荡电路

2、工作原理

当Uo的频率f = fo时, 反馈最强,电路才起振。

结果: f = fo

fo 的稳定度极高, 这就解决了多谐振荡器的稳频问题。



3、参数选择

- ➤ 各种固有振荡频率fo的石英晶体已做成成品,可根据所购晶体的fo选择电路的外接RF和C,fo一般都很高,应利用分频器将fo分频为所需频率。
- ➤ 例如,需要频率为1HZ的秒脉冲,可选购fo=32768HZ的晶振,通过15次二分频获得1HZ。

本节小结

多谐振荡电路没有稳定状态,只有**两个暂稳态。**工作**不需要外加信号源**,只需要电源。

要想得到**频率稳定性高**的多谐振荡电路时,应采用**石英晶体多谐振荡电路**。

555定时器简介

555定时器是一种多用途的数字 - 模拟混合集成电路。该电路功能灵活、适用范围广,只要外围电路稍作配置,即可构成单稳态触发器、多谐振荡器或施密特触发器,因而可应用于定时、检测、控制、报警等方面。

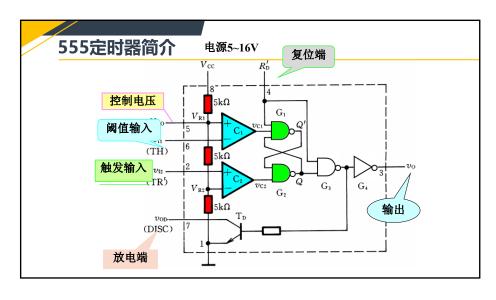


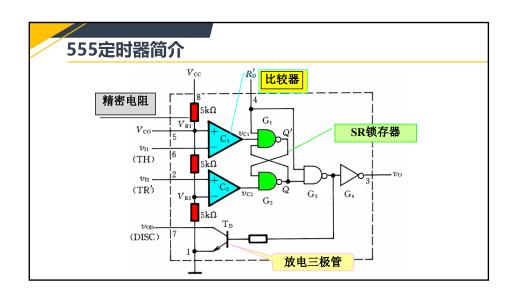
555定时器简介

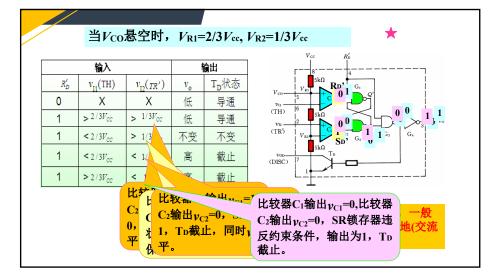
集成555定时器因为其内部有3个精密的5KΩ电阻而得名。后来国内外许多公司和厂家都相继生产出双极型和CMOS型555集成电路。虽然CMOS型3个分压电阻不再是5KΩ,但仍然延用555名称。

目前一些厂家在同一基片上集成2个555单元, 型号后加556,同一基片上集成4个555单元,型 号后加558。





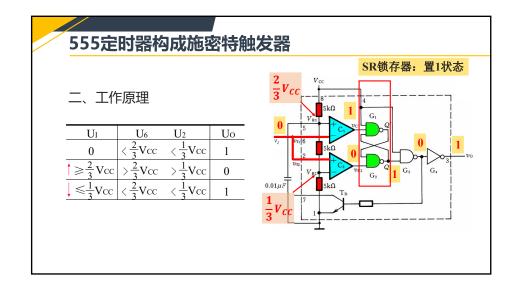


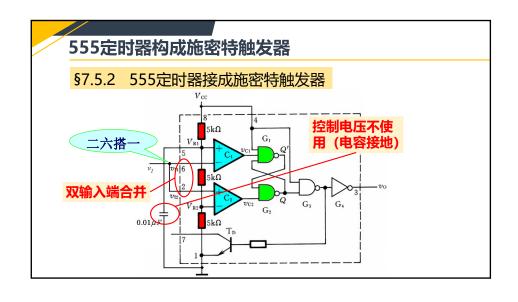


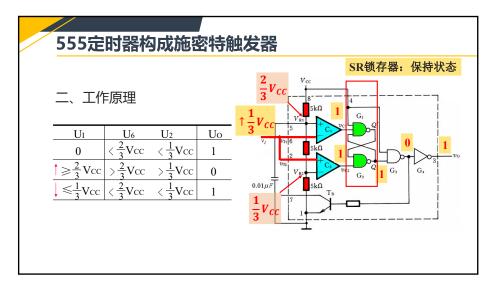
555定时器简介

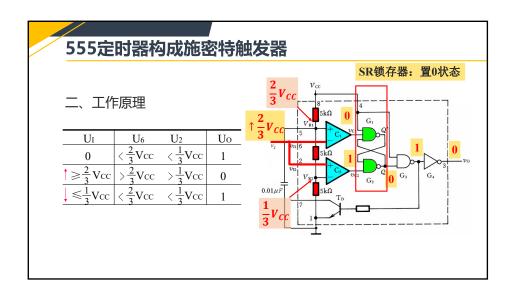
由电路框图和功能表可以得出如下结论:

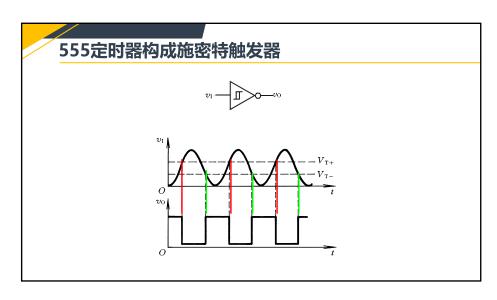
- 1. 555定时器有两个阈值电压,分别是 $\frac{2}{3}V_{cc}$ 和 $\frac{1}{3}V_{cc}$ •
- 2. 输出端3脚和放电端7脚的状态一致,输出低电平对应放电管饱和,在7脚外接有上拉电阻时,7脚为低电平。输出高电平对应放电管截止,在有上拉电阻时,7脚为高电平。
- 3.输出端状态的改变有滞回现象,回差电压为 $\frac{1}{3}V_{cc}$ 。

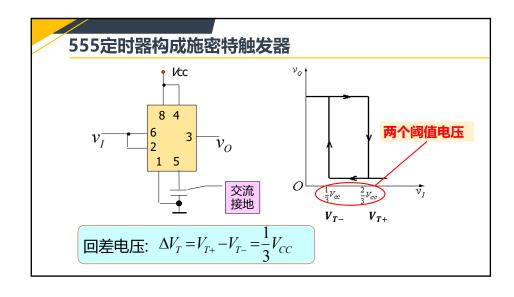


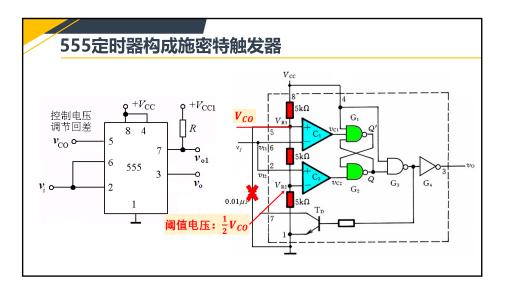


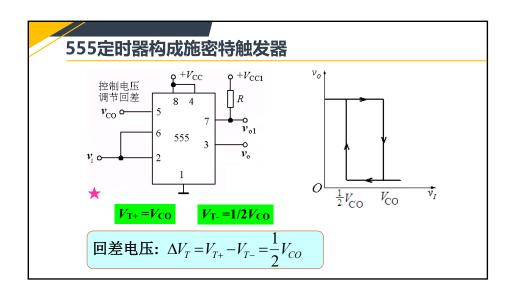


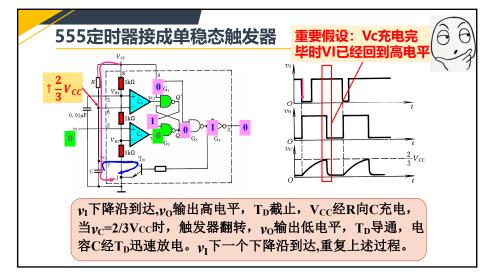


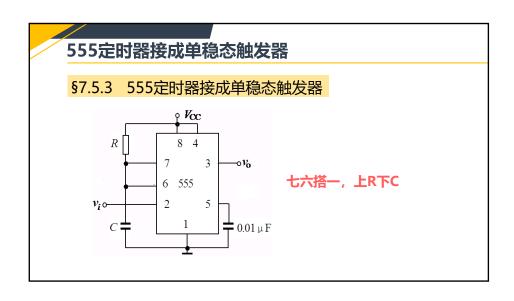












555定时器接成单稳态触发器

◆ 特性:

- 这个单稳态触发器是负脉冲触发的。
- 稳态时,这个单稳态触发器输出低电平。
- **暂稳态**时,这个触发器输出**高电平**。
- ■该电路输出脉冲宽度为tw = 1.1RC。

