

# 数字逻辑电路

## Digital Logic Circuits

曲小慧      主讲  
东南大学 电气工程学院

# 教材

---

●数字电子技术基础

第六版

高等教育出版社 阎石主编

# 参考书

- 1、康华光，电子技术基础
- 2、黄正瑾，计算机结构与逻辑设计
- 3、黄正瑾，在系统编程技术及其应用
- 4、**Mark Balch, Complete Digital Design**
- 5、**Daniel D. Gajski, Principles of Digital Design**

# 常用网址

- 华中科技大学---电子技术基础精品课程网站  
<http://202.114.4.28/jpkc/dzjsjc2003/index.html>
- 华中科技大学---数字电路与逻辑设计精品课程网站  
<http://202.114.4.28/2005/C27/kcms-1.htm>
- 东南大学电工电子实验中心  
<http://eae.seu.edu.cn/>

# 课程安排

- 第一章 数制与码制
  - 第二章 逻辑代数基础
  - 第三章 门电路
  - 第四章 组合逻辑电路
  - 第五章 半导体存储电路
  - 第六章 时序逻辑电路
  - 第七章 脉冲波形的产生和整形
  - 第八章 数-模和模-数转换
- 基础知识
- 课程重点
- 实用性电路

# 总学时与学分

- 总学时：64
- 学分：3
- 实验学时：32

# 实践性环节（由电工电子中心执行）

- 实验一 脉冲示波器的使用 3
- 实验二 门电路（包括OC门、三态门、总线） 3
- 实验三 组合逻辑电路（包含SSI、MSI设计） 3
- 实验四 触发器及其应用 3
- 实验五 时序逻辑电路 3
- 实验六 脉冲信号发生器 3
- 实验七 存储器 3
- 实验八 CPLD的使用（组合逻辑电路） 3
- 实验九 CPLD的使用（时序逻辑电路） 3
- 实验十 CPLD的使用（综合） 3

# 几点说明和注意事项

- 习题本每二周交一次，**原则周二上课前交**。部分批改。
- 听课与自习的比例为1:1.5，课前预习，课后独立完成作业。
- 平时10%，期中30%， 期末60%。
- 集中答疑。
- 本课程为64课时，上课60课时，另外4课时为习题课。



# 如何联系我

- 如有任何问题和建议，请随时联系我。

办公室：四牌楼校区动力楼311#

Email: [xhqu@seu.edu.cn](mailto:xhqu@seu.edu.cn)