GestureID)	@0x01						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				Gesti	ureID			
_	位	名称		描述				
	[7:0]	GestureID)	手势码	 11.			
				0x00: 无				
				0x01: 上流				
				0x02: 下流	. •			
				0x03: 左注 0x04: 右注				
				0x04: ¹ 4 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7 7				
				0x0B: 双元				
				0x0C: 长挂	•			
FingerNum	1	@0x02						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.		<i>L. 1</i> 1			erNum			
-	<u>位</u>	名称		描述	^ T.T.	W a a A	エル	
	[7:0]	FingerNum	1	于指个数。	0: 无手	情 1: 1个·	于指	
XposH		@0x03						
nposii	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.							[11:8]	
	位	名称		描述				
	[3:0]	XPos		X坐标高4位	<u> </u>			
v r		80.04						
XposL	D: +7	@0x04	D:45	D: + 4	D:+0	Bit2	D: ±1	D:+0
Desc.	Bit7	Bit6	Bit5	Bit4 Xpos	Bit3	D1 t2	Bit1	Bit0
Desc.	位			描述	[1.0]			
-	[7:0]	XPos		X坐标低8位	<u>, , , , , , , , , , , , , , , , , , , </u>			
	22							
YposH		@0x05						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.						Ypos	[11:8]	
_	位	名称		描述				
	[3:0]	YPos		Y坐标高4位	$\overline{\underline{y}}$			
VnogI		@OO6						
YposL	Bit7	@0x06 Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	DIU	DITO	DITO	Ypos		DI UZ	DIUI	DItU
DODO.	位	名称		描述	L1.U]			
-	[7:0]	YPos		Y坐标低8位	<u> </u>			
	-			,				
ВРСОН		@0xB0						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				BPC0[15:8]			

	位	名称		描述				
_	[7:0]	ВРСОН		BPC0值的?	高8位			
BPC0L		@0xB1						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				BPC0	[7:0]	•		
_	位	名称		描述				
	[7:0]	BPC0L		BPC0值的位	氏8位			
BPC1H	D1 - F	@0xB2	D1.5	D.L. 4	D1:0	D1.0	T TO LOT	D1.0
<i>D</i>	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	位	なが		BPC1[描述	15:8]			
_	<u>11/1</u> [7:0]	<u>名称</u> BPC1H		BPC1值的?				
	[1.0]	DECIII		DLCT/目出礼	可0小7			
BPC1L		@0xB3						
D. 01D	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				BPC1				
	位	名称		描述				
_	[7:0]	BPC1L		BPC1值的作	氏8位			
ChipID		@0xA7						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	/	レ イト			pID			
_	<u>位</u>	名称		描述				
	[7:0]	ChipID		芯片型号				
ProjID		@0xA8						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	BI 01	2100	Bito		jID	B1 02	D1 01	Broo
•	位	名称		描述				
_	[7:0]	ProjID		工程编号				
FwVersion		@0xA9		•				
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.		L-11			rsion			
_	<u>位</u>	<u> 名称</u>		描述				
	[7:0]	FwVersion		软件版本	号			
MotionMas	1,	@0xEC						
MOCIONMAS	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	DICE	מזום	פונם	D104	טונט	EnConLR	EnConUD	EnDClick
Desc.	位	 名称		描述		PHOHIPI	LITOUTION	LIDOTICK
_	[2]	EnConLR		能使连续	左右滑动的	<u></u> 的动作		
	[1]	EnConUD		使能连续				
	[0]	EnDC1ick		使能双击的				
	_							

IrqPluseV	Vidth	@0xED		_				
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.					seWidth			
	位	名称		描述				
	[7:0]	IrqPluseV	Width		冲输出宽度			
				单位0.1m	s,可选值:	$1 \sim 200$.	默认值为	10.
NorScanPe		@0xEE						
_	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.		t1			eanPer			
	位	名称		描述	IA SELECTIVE			
	[7:0]	NorScanPe	er		检测周期。		.	
					响到LpAuto			epTime.
				单位10ms	,可选值:	1~30。 默	试值为1。	
~		00 55						
MotionS1A		@0xEF	l 5	21.1	74.0	71.0	D	7.1.0
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	1).	h #1.			S1Angle			
	位	名称		描述		ا الماريد المحد		() 10
	[7:0]	MotionS1A	Angle		滑动分区角			(c)*10
				c为以x轴	正方向为基	淮的角度。	0	
InCoonDon	1 U	<i>ል</i> ለታይለ						
<u>LpScanRav</u>		@0xF0	Ri+5	Ri+1	R;+3	Ri+9	R;+1	Ri+O
	v1H Bit7	@0xF0 Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
LpScanRav Desc.	Bit7	Bit6	Bit5	LpSca	Bit3 nRaw1H	Bit2	Bit1	Bit0
	Bit7 位	Bit6 名称		LpSca 描述	nRaw1H			Bit0
	Bit7	Bit6		LpSca 描述				Bit0
Desc.	Bit7 位 [7:0]	Bit6 名称 LpScanRay		LpSca 描述	nRaw1H			Bit0
	Bit7 位 [7:0] v1L	名称 LpScanRav @0xF1	w1H	LpSca 描述 低功耗扫	nRaw1H 描1号通道的	的基准值的]高8位。	
Desc. LpScanRav	Bit7 位 [7:0]	Bit6 名称 LpScanRay		LpSca 描述 低功耗扫 Bit4	nRaw1H 描1号通道的 Bit3			Bit0
Desc.	Bit7 位 [7:0] v1L Bit7	名称 LpScanRav @0xF1 Bit6	w1H	LpSca 描述 低功耗扫 Bit4 LpSca	nRaw1H 描1号通道的	的基准值的]高8位。	
Desc. LpScanRav	Bit7 位 [7:0] v1L Bit7	名称 LpScanRav @0xF1 Bit6	v1H Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L	的基准值的 Bit2	J高8位。 Bit1	
Desc. LpScanRav	Bit7 位 [7:0] v1L Bit7	名称 LpScanRav @0xF1 Bit6	v1H Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述	nRaw1H 描1号通道的 Bit3	的基准值的 Bit2	J高8位。 Bit1	
Desc. LpScanRav Desc.	Bit7 位 [7:0] v1L Bit7 位 [7:0]	名称 LpScanRav @0xF1 Bit6 名称 LpScanRav	v1H Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L	的基准值的 Bit2	J高8位。 Bit1	
Desc. LpScanRav	Bit7 位 [7:0] v1L Bit7 位 [7:0]	名称 LpScanRav @0xF1 Bit6 名称 LpScanRav	v1H Bit5 v1L	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的	的基准值的 Bit2 的基准值的	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav	Bit7 位 [7:0] v1L Bit7 位 [7:0]	名称 LpScanRav @0xF1 Bit6 名称 LpScanRav	v1H Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的	的基准值的 Bit2	J高8位。 Bit1	
Desc. LpScanRav Desc.	Bit7 位 [7:0] v1L Bit7 位 [7:0]	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6	v1H Bit5 v1L	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的	的基准值的 Bit2 的基准值的	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav	Bit7 位 位 [7:0] v1L Bit7 位 [7:0] v2H Bit7 B	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6	w1H Bit5 w1L Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的	的基准值的 Bit2 的基准值的 Bit2	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav	Bit7 位 [7:0] v1L Bit7 位 [7:0] v2H Bit7	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6	w1H Bit5 w1L Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的 Bit3 nRaw2H	的基准值的 Bit2 的基准值的 Bit2	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav	Bit7 位 (元) (元)	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6	w1H Bit5 w1L Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的 Bit3 nRaw2H	的基准值的 Bit2 的基准值的 Bit2	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav Desc.	Bit7 位 (元) (元)	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6 名称 LpScanRav	w1H Bit5 w1L Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca 描述	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的 Bit3 nRaw2H	的基准值的 Bit2 的基准值的 Bit2	J高8位。 Bit1 J低8位。	Bit0
Desc. LpScanRav Desc. LpScanRav Desc.	Bit7 位 (7:0] v1L Bit7 位 (7:0] v2H Bit7 位 (7:0] v2L	Bit6 名称 LpScanRav @0xF1 Bit6 名称 LpScanRav @0xF2 Bit6 名称 LpScanRav	w1H Bit5 w1L Bit5	LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫 Bit4 LpSca 描述 低功耗扫	mRaw1H 描1号通道的 Bit3 nRaw1L 描1号通道的 Bit3 nRaw2H 描1号通道的	的基准值的Bit2的基准值的Bit2的基准值的	J高8位。 Bit1 J低8位。 Bit1	Bit0

低功耗扫描1号通道的基准值的低8位。

LpAutoWakeTime @0xF4

[7:0]

名称

LpScanRaw2L

	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				LpAutoW	akeTime			
<u>-</u>	位	名称		描述				
	[7:0]	LpAutoWak	eTime	低功耗时日	自动重校正	周期。		
				单位1分钟	',可选值 :	1~5。默	试值为5。	
LpScanTH		@0xF5						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				LpSc	anTH			
_	位	名称		描述				
	[7:0]	LpScanTH			苗唤醒门限	. – – .		
				可选值: 1	.~255。默	认值为48。		
<u>LpScanWin</u>		@0xF6	D	D1: 4	D1 . 0	D1 . 0	D1.4	D.L. O
D	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	124	b th		LpSca	anW1n			
=	位	名称		描述	# P.10 +#	11 +4 =1 <i>EL</i>	-L ±4. +A- =	
	[7:0]	LpScanWin					,功耗越高 光。	10
				り 选 狙: (), 1, 2, 3	。	内3。	
I mC comEmo	_	@0xF7						
<u>LpScanFre</u> I	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	DIU	D100	011G	LpSca		DI l∠	DIUI	DITU
Desc.	位	 名称			mri eq			
-	[7:0]	LpScanFre	ın		苗频率。越	小越灵敏		
	[1.0]	Lpocam re	Ч		aog中。及 [~255。默)	
				77.20日.1	. 2000 my			
LpScanIda	.c	@0xF8						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.		•		LpSca	nIdac			
•	位	名称		描述				
_	[7:0]	LpScanIda	.c	低功耗扫扰	苗电流。越	小越灵敏。)	
				可选值: 1	\sim 255.			
AutoSleep	Time	@0xF9						
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.					eepTime			
=	位	名称		描述				
	[7:0]	AutoS1eep	Time		!摸时,自z]耗模式。	
				单位1S,	默认值为2S) o		
IrqCt1		@0xFA		54	21.2	21.2	- ·	D
	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.	EnTest	-	EnChange					
-	<u>位</u>	名称		描述	即177 1471	11.4.4.11	Hロ およ ガン・レーケー	· п3. у.Т.
	[7]	EnTest		中断引脚			期性发出低	冰冲。
	[6]	EnTouch		检测到触热	臭时, 局期	性发出低度	冰/半。	

[5] EnChange 检测到触摸状态变化时,发出低脉冲。

[4] EnMotion 检测到手势时,发出低脉冲。

[0] OnceWLP 长按手势只发出一个低脉冲信号。

AutoReset @0xFB

	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				Debou	ceTime			
	位	名称		描述				

[7:0] DebounceTime x秒内有触摸但无有效手势时,自动复位。

单位1S,为0时不启用此功能。默认为5。

LongPressTime @0xFC

	Dollgi i cot	JI IIIC	OUNI C						
I		Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
I	Desc.				LongPre	essTime			
		位	名称		描述				
	' <u>-</u>	[7.0]	I D	т:	7. 拉二环二	白油有片		·	

[7:0] LongPressTime 长按x秒后自动复位。 单位1S,为0时不启用此功能。默认为10。

IOCt1 @0xFD

	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0		
Desc.						SOFT_RST	IIC_OD	En1v8		
	位	名称		描述						
	[2]	SOFT_RST	主控通过拉低IRQ引脚实现触控的软复位功能。							
			0: 禁止软复位。							
				1: 使能软	复位。					
	[1]	IIC_OD		IIC引脚驱	动模式,	默认为电阻	上拉。			
				0: 电阻上	拉					
				1: OD						
	[0]	En1v8		IIC和IRQ	引脚电平选	経择,默认為	为VDD电平。			
				O: VDD						
				1: 1.8V						

DisAutoSleep @0xFE

	Bit7	Bit6	Bit5	Bit4	Bit3	Bit2	Bit1	Bit0
Desc.				DisAut	oS1eep			
	位	名称		描述				

[7:0] DisAutoSleep 默认为0,使能自动进入低功耗模式。 为非0值时,禁止自动进入低功耗模式。