# UNIVERSIDADE FEDERAL DE SÃO CARLOS CAMPUS SOROCABA

# **COMPUTAÇÃO PARALELA**

PROJETO 2 - PARALELIZAÇÃO COM MPI

Erico Alexandre Nielsen Matthiesen | 400556

Gabriel Stankevix Soares | 511340

Maurício Spinardi | 408174

Setembro de 2015

# **SUMÁRIO**

1	$\cap$	ΕY	PF	DI	N/	$\Box$ N	IT.	$\cap$
	()	-x	דר	- K I	IVI	гıν	JI	

- 1.1. CÓDIGO SERIAL
- 1.2. CONTROLE DE BORDA
- 1.3. PROPOSTA DE SOLUÇÃO E CÓDIGO PARALELO
- 1.4. VALGRIND'S MEMCHECK1.5. SPEEDUPS E CONSIDERAÇÕES
- 2. CONCLUSÃO

ANEXOS

### 1. O EXPERIMENTO

Note a diferença entre memória distribuída e memória compartilhada: em ambos os casos, um conjunto de tasks compartilhará dados, mas, quando trabalhamos com memória distribuída, cada uma acessa sua área exclusiva de memória, enquanto no caso compartilhado (como o nome sugere), o conjunto todo divide uma única área global. Tendo isso em mente, imagine a troca de dados entre tasks no modelo de programação de memória distribuída. É para isso que temos o recurso Message-Passing Interface (MPI), que será abordado nesse documento.

MPI não se trata de uma linguagem de programação, e sim de uma biblioteca que pode ser carregada por linguagens como C, C++ e Fortran. Essa biblioteca fornece um conjunto de funções de comunicação entre processos chamada, justamente, de comunicação coletiva<sup>1</sup>, que permite potencializar as competências dos programas desenvolvidos nessas linguagens, com o modelo de memória distribuída em mente.

Diferentemente das APIs de memória compartilhada (PThreads e OpenMP), veremos que o custo de manutenção e mensagens para o modelo de memória distribuída é consideravelmente mais substancial. Esse experimento vai parear as três versões e considerar quais as expectativas em relação aos resultados obtidos, e os resultados em si.

### 1.1. CÓDIGO SERIAL

Como base do experimento de paralelização, tomemos o trecho mais relevante do código fonte (no modelo serial) que soluciona o problema de encontrar *n* números entre os primeiros primos. Considere o arquivo de extensão .C disponível<sup>2</sup> e o que segue:

```
for ( count = 2 ; count <= n ; ) {
    for ( c = 2 ; c <= i - 1 ; c++ ) {
        if ( i%c == 0 ) break;
    }
    if ( c == i ) {
        printf("%d\n",i);
        count++;
    }</pre>
```

<sup>&</sup>lt;sup>1</sup> Tradução livre de 'collective communication'.

<sup>&</sup>lt;sup>2</sup> serial.c

```
i++;
```

É possível observar porque o fragmento de código acima consiste do trecho de maior custo computacional. É nele onde os *n* primeiros números primos são, de fato, identificados.

### 1.2. CONTROLE DE BORDA

Antes de abordar a solução que faz uso da estrutura de memória distribuída, é válido observarmos a correção de borda que visa impedir falhas de execução, como a interrupção completa do processo. Da mesma forma como trata a usabilidade, tal correção é um cuidado para tornar o código, proposto na solução, mais elegante:

```
    /* Uma vez que a solução proposta é baseada na versão OpenMP, anteriormente disponível, deverá haver sempre um 'produtor' e ao menos um 'consumidor'. */
    if (comm_sz >= 2) {
        // Do what has to be done...
    }
    else
    printf("Minimum number of process should be 2\n");
    ...
```

Note, no pequeno fragmento acima, que ao executarmos esse programa determinando uma única linha de execução, o processo será elegantemente encerrado com um aviso sobre o requerimento mínimo para correto funcionamento. Não teremos erros em cascata ou qualquer tipo de indeterminação.

# 1.3. PROPOSTA DE SOLUÇÃO E CÓDIGO PARALELO

Considere a estrutura de código original e assuma que existe a possibilidade de checarmos se potenciais números são primos ou não paralelamente. Essa é a base da solução proposta nesta seção:

```
/* Na função principal, considere a inicialização das estruturas MPI: */
MPI Init(NULL, NULL);
MPI Comm size (MPI COMM WORLD, &comm sz);
MPI Comm rank (MPI COMM WORLD, &my rank);
/* Devido às características do MPI, considere a bifurcação entre o
processo 0 e os demais, como a seguir: */
switch (my rank) {
      case 0:
            /* Sets the total amount of processes */
            sz = comm sz;
            /* [...] - esse símbolo indica que existe mais código no arquivo
fonte, mas esse código não é relevante aqui */
            start = MPI Wtime();
            /* [...] */
            /* Produce and send an interval to be tested */
            for (q = 1; q < sz; q++) {
                  for (i = 0; i < RANGE; i++) {
                        interval[i] = n;
                        n++;
                  MPI Send(interval, RANGE, MPI INT, q, 0, MPI COMM WORLD);
            }
            /* Check the return from the other processes */
            for (q = 1; q < sz; q++) {
                  MPI Recv(result, RANGE, MPI INT, q, 0, MPI COMM WORLD,
MPI STATUS IGNORE);
                  for (i = 0; i < RANGE; i++) {
                        if (result[i] && (counter < rnof)) {</pre>
                              printf("%d\n", r);
                              counter++;
                        }
```

```
r++;
}

/* [...] */
default:
    while (TRUE) {
        /* Receive an interval to be tested or the signal to exit*/
             MPI_Recv(interval, RANGE, MPI_INT, 0, 0, MPI_COMM_WORLD,
             MPI_STATUS_IGNORE);

        /* [...] */

        /* Send an result about the number tested */
        MPI_Send(result, RANGE, MPI_INT, 0, 0, MPI_COMM_WORLD);

/* [...] */
```

Note, nos diversos fragmentos acima, o núcleo dessa proposta. A paralelização é garantida pela bifurcação de responsabilidades, atribuídas ao processo 0 e os demais, respectivamente no papel de produtor e consumidor(es). Para minimizar o impacto da comunicação entre processos, cada consumidor recebe um intervalo (de tamanho considerável) de números primos em potencial para testar, ao invés de apenas um.

Por fim, vale ressaltar que, para controlar a ordem de apresentação dos números primos, a estrutura proposta aguarda um conjunto de mensagens de retorno em ordem (ou seja, cada processo consumidor responde após o anterior, em fila circular, até o encerramento da aplicação), garantindo que, visualmente, o resultado seja o mesmo entregue pelo código serial. Essa garantia de ordem, no entanto, tem um impacto sobre o desempenho, ainda que pequeno.

### 1.4. VALGRIND'S MEMCHECK

Para verificar possíveis problemas de memória, a ferramenta disponibilizada pelo pacote Valgrind foi utilizada. Nos testes executados, os resultados³ foram limpos.

-

<sup>&</sup>lt;sup>3</sup> valgrind.txt

# 1.5. SPEEDUPS E CONSIDERAÇÕES

Para verificar as diferenças de desempenho entre as versões paralelas e serial, foram realizados diversos testes, incluindo encontrar 15000, 50000 e 100000 primos. Todos esses testes<sup>4</sup> foram realizados mais de uma vez, a fim de garantir a acurácia dos resultados e, no caso dos códigos paralelos, esse processo se repete para 2, 4, 8 e 12 linhas de execução.

Vale lembrar que o cenário utilizado para essa verificação foi o de uma máquina configurada em modo de alta performance, com as seguintes características:

Sistema operacional: Microsoft Windows 10 Pro

Tipo de processador: QuadCore Intel Core i5-3570K, 3700 MHz (37 x 100)

Memória do Sistema: 8074 MB (DDR3-1600 DDR3 SDRAM)

Adaptador gráfico: Intel(R) HD Graphics 4000 (2112 MB)

Adaptador gráfico: NVIDIA GeForce GTX 970 (4 GB)

Armazenamento: Corsair Force 3 SSD (SATA-III)

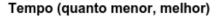
Como os testes de maior carga são os testes de maior interesse, serão omitidos nessa seção os casos 15000 e 50000 [ver anexos].

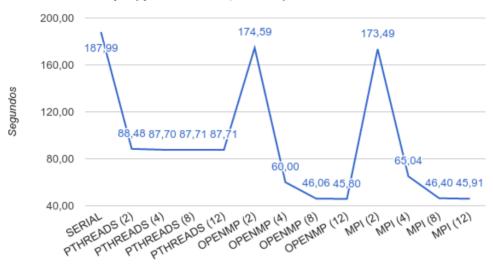
SERIAL	PTH (2)	OMP (2)	PTH (4)	OMP (4)	PTH (8)	OMP (8)	PTH (12)	OMP (12)
187,99	88,48	174,59	87,70	60,00	87,71	46,06	87,71	45,80

MPI (2)	MPI (4)	MPI (8)	MPI (12)
173,49	65,04	46,40	45,91

-

<sup>&</sup>lt;sup>4</sup> todos os valores são referentes à média dos resultados, dados em segundos.





Para a realização dos cálculos de *speedup*, utilizaremos a seguinte formula:

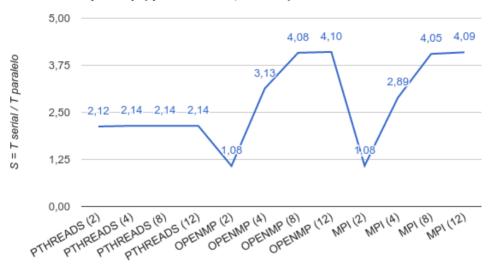
S = T serial / T paralelo

Assuma que "T serial" é o tempo de execução do programa serial e "T paralelo" é o tempo de execução do programa paralelo.

PTH (2)	OMP (2)	PTH (4)	OMP (4)	PTH (8)	OMP (8)	PTH (12)	OMP (12)
2,12	1,08	2,14	3,13	2,14	4,08	2,14	4,10

MPI (2)	MPI (2) MPI (4)		MPI (12)	
1,08	2,89	4,05	4,09	





Agora, munidos do *speedup* dos testes acima, calcularemos a eficiência do programa paralelo utilizando a seguinte fórmula:

$$E = S/p = (T seria / T paralelo) / p = T serial / p*T paralelo$$

Assuma que "p" é o numero de linhas de execução, "T serial" é o tempo de execução do programa serial e "T paralelo" é o tempo de execução do programa paralelo.

PTH (2)	OMP (2)	PTH (4)	OMP (4)	PTH (8)	OMP (8)	PTH (12)	OMP (12)
1,06	0,54	0,54	0,78	0,27	0,51	0,18	0,34

MPI (2)	MPI (4)	MPI (8)	MPI (12)
0,54	0,72	0,51	0,34

Nos testes acima, é possível perceber que o código utilizando MPI, com 2 linhas de execução, não teve ganho significativo comparado ao serial. No entanto, surpreende que tenha sido, ainda que de forma insignificante, melhor do que a versão OpenMP, por exemplo. Por outro lado, testes com 4, 8 e 12 linhas de execução demonstraram a vantagem de uma solução paralela, mais uma vez, em relação ao código original e, mais do que isso, do bom desempenho da versão MPI em relação às soluções de memória compartilhada.

Esse código só teve sua curva de eficiência limitada pelo hardware da máquina, como podemos notar a partir do teste com 8 e 12 linhas de execução. Especulamos que, se executado em um hardware com mais núcleos físicos disponíveis, a eficiência seria maior (ou teria um decréscimo mais lento, ao menos).

# 2. CONCLUSÃO

A realização deste projeto proporcionou uma nova visão sobre a diferença entre as estruturas de memória distribuída e compartilhada. Mais precisamente, os resultados demonstraram um amadurecimento nas habilidades de programação paralela, uma vez que era de se esperar que a solução desenvolvida com MPI fosse mais lenta do que as soluções de memória compartilhada e o que podemos notar é um desempenho que vence a versão PThreads e se equipara à versão OpenMP.

Vale lembrar que a implementação, no tocante à correções de erros e controle de borda, permitiu melhorar a escalabilidade e adaptabilidade de código, considerando a máquina em que é executado.

## **ANEXOS**

