

许皓阳

男 | 27 岁 | 电话: 1303 1919 144 | E-mail: superxhy@qq.com  
学历: 硕士 | 倾向方向: 嵌入式Linux, 驱动, 应用等



教育背景

2015.09-2019.06	华北理工大学 (省重点一本)	自动化	学士
2020.09-2023.06	中国海洋大学 (985、211 院校/双一流A类院校)	控制工程	硕士

技能方向

- 熟练 C / C++ 编程，熟悉常用数据结构与算法、设计模式。可独立规划与搭建应用程序。
  - 熟练 Linux 应用（多进程/IPC/多线程/线程同步/网络编程/高并发等）、Linux 字符设备驱动开发，基于 buildroot 的包管理的应用开发等，熟悉基本工具包括 Git、Vim、GCC、CMake/Make、VS Code 等。熟悉 Qt/Qml。
  - 其它。熟练 MCU 开发。熟悉常用总线和通讯协议，熟悉FreeRTOS、LVGL、LwIP 等库，及 USB、IAP 等功能开发。熟悉 FPGA，包括 Verilog RTL、总线等的设计及其仿真验证。
- 较丰富硬件设计和调试经验，实践包括：MCU / ARM SoC / FPGA 核心板和各外设硬件设计，多层板、高速总线等；以及，良好的电源设计，各类型保护电路；精密信号调理和测量；大功率直流/步进/无刷电机驱动等。

经历

本硕经历（主要的竞赛与科研等）

- 第十二届大学生“恩智浦”杯智能汽车竞赛国家级一等奖、第十届大学生节能减排竞赛国家级一等奖 等。  
曾任校级“电子科技创新实验室”管理层和“创客空间实验室”学生负责人，多次主持和主讲实验室、学院和校级的沙龙、技术交流分享会等。（2017）
- 海洋环境电磁探测系统。硬件调优如 FPGA+MCU 主控板、电源等；程序设计如采集缓存及存储、协议等。（2020）
- 无线分布式声阵列测量系统。近乎独立的设计和 implement 整系统所有软硬件。硬件包括 FPGA 核心板 (Intel Cyclone V GX)、ARM SoC (i.MX8MM) 底板、兼具良好保护和多种输出的电源模块等。软件主要为实现 FPGA+ARM SoC 架构的高速多通道同步数据采集机制，包括：FPGA 侧 包括 数字麦克风阵列的同步采集 IP 核设计、仿真验证，搭建基于 Nios II 软核的 SOPC 系统和编程等，嵌入式 Linux 侧 包括 具有多线程/Socket通讯/状态机的应用程序，以及具有中断上下部/异步通知/内存映射等多种机制的设备驱动编写等。发表数个发明专利和论文。（2021– 2022）

工作经历

拓竹科技，2023.7 至今

嵌入式屏幕界面各类型功能研发，前端支持以及后端开发，层次化、组件化、跨平台化支持，多机型支持，事件异步处理编程模型支持，相关业务的自动化测试机制支持，内存占用/CPU占用/Bin大小优化等。

个人优势

- 探索和学习能力。
- 具有一定条理性，协调沟通，建立机制，形成规范。
- 有想法，可探究新抵达目的的模式。挖掘新需求和技术路线。责任心。
- 能发散和整理。有 30+ 万字技术文章输出，在 GitHub 获 star 2k+。
- 兴趣有逛游、看书、运动、电影、音乐。