

Ch 5 目录概览

2019年5月29日 16:03

- ◀ 第5章 大容量和高速度：开发存储器...
 - 5.1 引言
 - ▶ 5.2 存储器技术
 - ▶ 5.3 cache的基本原理
 - ▶ 5.4 cache性能的评估和改进
 - ▶ 5.5 可信存储器层次
 - ▶ 5.6 虚拟机
 - ▶ 5.7 虚拟存储器
 - ▶ 5.8 存储器层次结构的一般框架
 - ▶ 5.9 使用有限状态机来控制简单的c...
 - ▶ 5.10 并行与存储器层次结构：cac...
 - 5.11 并行与存储器层次结构：冗余...
 - 5.12 高级内容：实现cache控制器
 - 5.13 实例：ARM Cortex-A8和Int...
 - 5.14 运行更快：cache分块和矩阵...
 - 5.15 谬误和陷阱
 - 5.16 本章小结
 - 5.17 历史观点和拓展阅读
 - 5.18 练习题