



Universidad de Guadalajara
Centro Universitario de Ciencias Exactas e Ingenierías

Ingeniería en Computación

ALUB & ALUNB

Reporte de Trabajo Colaborativo presentado por
Karla Rebeca Hernández Elizarrarás
Elizabeth Arroyo Moreno
Humberto de Jesús Peña Dueñas
Cesar Alejandro Prieto Franco
alumna de Cuarto Semestre ICOM

Arquitectura de Computadoras

Mtro. JORGE ERNESTO LOPEZ ARCE DELGADO

Guadalajara, Jal. a 26 de Febrero de 2024

Diferencias entre bloqueo y no bloqueo

La diferencia que existe entre la asignación de bloqueo y la no bloqueante es que influye en la manera de ejecución de las operaciones dentro de un bloque Always.

La asignación de bloqueo se realiza de forma secuencial (=) en el bloque Always, donde cada operación se debe finalizar antes de que la siguiente se realice. Si varias señales se actualizan en el mismo bloque, podrían surgir problemas de dependencia.

En la asignación de no bloqueo se realiza de forma paralela dentro del bloque Always sin la necesidad de esperar a que finalice una operación para comenzar con la otra.

Bibliografías

Digilent Inc. (2023). *Introducción a VHDL para diseño en FPGA: Guía completa para principiantes*. Digilent Learn. Recuperado de <https://reference.digilentinc.com/vhdl-beginners>

Intel Corporation. (2022). *Guía del usuario de Quartus Prime Lite Edition*. Intel FPGA. Recuperado de <https://www.intel.com/Quartus-Prime-Guide>

Logic Design Online. (n.d.). *3-bit Binary Counter Design Using VHDL*. Recuperado de <https://www.logicdesignonline.com>