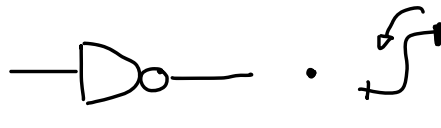


LC \rightarrow logica combinatorio, circuiti digitali

 \rightarrow non so quello che è successo primo

① Leggere bene al testo e non penso subito al circuito.

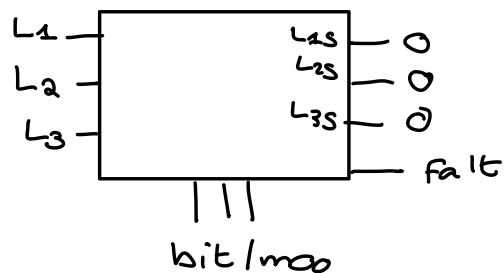
LAMP_CTRL_SYS \rightarrow controllo 3 lampadine
 \rightarrow può essere acceso o spento
 \rightarrow bit enable
 \rightarrow se accese
 \rightarrow no due modalità!

⚠ duty-cycle

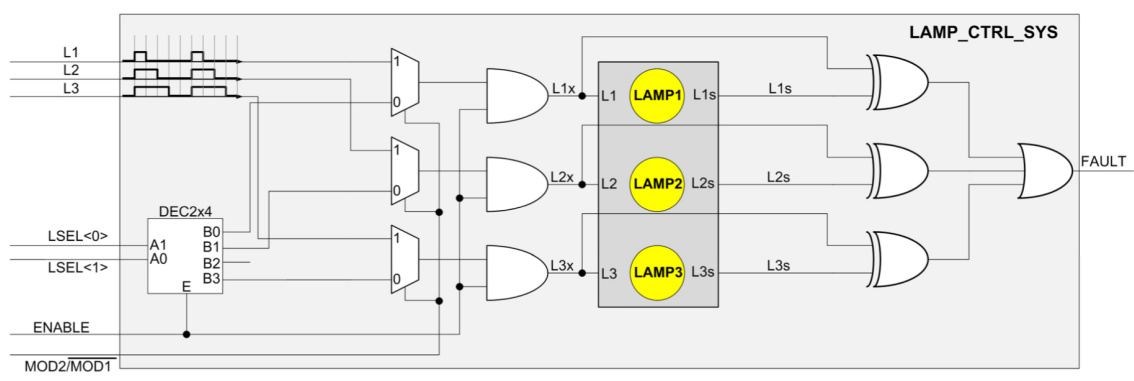


% di tempo che è a 1

② Inizio a sistemare ingressi / uscite



SOLUZIONE



bit
 mod 0 = mod 1
 mod 1 = mod 2

SIGNAL	RESOLUTION	DIRECTION	Truth Table (ENABLE='1', MOD1='0' Active Low)				
			LSEL<1>	LSEL<0>	L1x	L2x	L3x
LSEL<0:1>	2	INPUT	0	0	1	0	0
			0	1	0	1	0
			1	0	x	x	x
			1	1	0	0	1
ENABLE	1	INPUT					
L1/L2/L3	1	INPUT					
L1S/L2S/L3S	1	OUTPUT					
FAULT	1	OUTPUT					