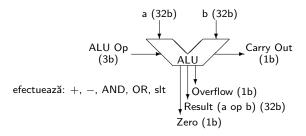
Unitatea aritmetico-logică (ALU)



Unitatea aritmetico-logică (ALU)

ALU efectuează operații într-un ciclu.

În ALU sunt implementate câteva operații simple (+, -, AND, OR, slt), ceea ce permite efectuarea de cicluri scurte.

Înmulțirea și împărțirea sunt operații complexe.

Ele ar putea fi implementate într-un ciclu, în ALU, dar atunci structura acestuia s-ar dezvolta foarte mult pe verticală, ceea ce ar duce la lungirea ciclului.

De aceea, înmulțirea și împărțirea sunt implementate într-o unitate separată, folosind mai multe cicluri ALU, conform unor anumiți algoritmi.

Prezentăm în continuare câțiva algoritmi de înmulțire și împărțire.

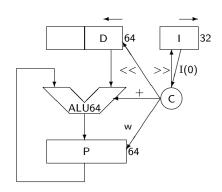
Reproduce metoda clasică, aplicată manual:

De ex. pt. a calcula $100 \times 101 = 11110$ având dim. word-ului n = 4, efectuăm:

110 ×
101
110 ← Parcurgem I dr.
$$\rightarrow$$
 stg. şi pentru fiecare 1 copiez D shiftat;
110 apoi adun.
11110 ← P are dim. max. 2 n .

Reformulare cu acțiuni mai apropiate de operațiile mașină: Shiftez de n ori I la dreapta și D la stânga; de fiecare dată când ultimul bit din I (adică I(0)) este 1, adun D la P (în poziția curentă).





Aplicație: Calculați $6\times 5=30,\ n=4.$ Completați tabelul următor, fiecare coloană dublă conține valorile regiștrilor LA SFÂRȘITUL unei etape:

		Inițial		Itera	terația 1 Iterația 2		ția 2	Iterația 3		Iterația 4	
>>	-	-	0101	ı		-		-		-	
<<	D	0000	0110								
_	Р	0000	0000								

Analiza algoritmului:

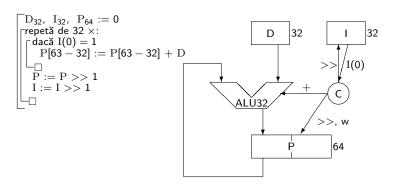
Se efectuează 32 pași \times 3 operații \approx 100 cicluri pe instrucțiune.

Analizele statistice arată că +, - sunt de 5 - $100 \times$ mai frecvente decât \star . Atunci, cu regula "execută rapid operațiile frecvente", rezultă că această implementare pentru înmulțire este acceptabilă.

Totuși, dorim și putem obține implementări mai eficiente.

Obs. că prima jumătate a lui D este nefolosită (e necesară ca să putem aduna pe 64b).

Soluția: facem D de 32b și în loc să deplasăm D deasupra lui P, deplasăm P pe sub D; întotdeauna vom aduna D cu prima jumătate a lui P (adunare pe 32b).



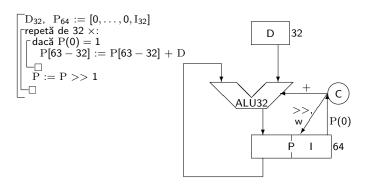
Aplicație: Calculați $6\times 5=30,\ n=4.$ Completați tabelul următor, fiecare coloană dublă conține valorile regiștrilor LA SFÂRȘITUL unei etape:

		Inițial		Iterația 1		Iterația 2		Iterația 3		Iterația 4	
>>	ı	-	0101	-		-		-		-	
	D	0110	-		-		-		-		-
>_>	Р	0000	0000								

Înmulțire - metoda 3 (finală)

Obs. că jumătatea inferioară (LO) a lui P se consumă spre dreapta în același ritm ca I. Atunci putem pune I în jumătatea inferioară a lui P; în rest este la fel.

Înmulțire - metoda 3 (finală)



Aplicație: Calculați $6\times 5=30,\ n=4.$ Completați tabelul următor, fiecare coloană dublă conține valorile regiștrilor LA SFÂRȘITUL unei etape:

		Inițial		Iterația 1		Iterația 2		Iterația 3		Iterația 4	
	D	0110	-		-		-		-		-
>_>	P,I	0000	0101								

Înmulțirea cu semn

Înmulțirea cu semn este asemănătoare, cu următoarele diferențe:

- se lucrează pe 31 biți, deci se fac 31 iterații, neglijând bitul de semn;
- în final, semnul produsului este XOR între biții de semn ai factorilor (deci este 1 dacă au semne diferite ("-") și 0 dacă au același semn ("+"));
- algoritmul 3 (final) funcționează corect și pentru numere cu semn, dar la shiftare trebuie extins semnul produsului (shiftare aritmetică).

Înmulțire - algoritmul Booth

Face câteva îmbunătățiri plecând de la următoarele observații:

- înmulțirea cu un grup de 0 din I se reduce la shiftări;
- înmulțirea cu un grup de 1 din l: $\underbrace{1\dots 1}_{k} = 2^{k} 1 = \underbrace{1 \dots 0}_{k} 0 \dots 01$ se reduce la

adunarea lui D shiftat cu k pentru bitul 1 din grupul $10\dots 0$ și o scădere a lui D pentru bitul 1 din grupul $0\dots 01$.

De ex.
$$0010 * 0110 = 0010 * 1000 - 0010 * 0010$$

= $1000 - 0010$

Practic shiftăm I la dreapta cu câte 1 și luăm decizii în funcție de cu încep/continuă/se termină grupurile de 1 sau 0 (algoritmul și circuitul seamănă cu cel de la metoda 3):

```
01100 \rightarrow \text{se} adaugă un bit fictiv 0, pentru a avea un context; 01100 \Rightarrow \text{se} shiftează P; 00110 \Rightarrow \text{se} scade D (începe un grup de 1 și se face întâi scăderea lui D); 00011 \Rightarrow \text{se} shiftează P (continuă grupul de 1); 00001 \Rightarrow \text{se} adună D (se termină grupul de 1 și se face adunarea lui D); 00000 \Rightarrow \text{se} shiftează P.
```

Înmulțire - algoritmul Booth

$$\begin{array}{c} D_{32}, \ P[63,\ldots,-1] := \overbrace{[0,\ldots,0}^{32}, I_{32},0] & \text{Algoritmul \mathfrak{s}i circuitul le adaptează} \\ \text{repetă de } 32 \times : & \text{pe cele de la metoda } 3. \\ \text{testează} \ (P(0),P(-1)) \\ \text{cazul } 01: \ P[63-32] := P[63-32] + D \\ \text{cazul } 10: \ P[63-32] := P[63-32] - D \\ \text{numere negative \mathfrak{s}i e performant} \\ P := P >> 1 \ (\text{shift aritmetic}) & \text{a construi \mathfrak{n}mulţitoare rapide.} \end{array}$$

(se poate folosi pe grupuri de biți pentru

Aplicație: Calculați $5 \times 6 = 30 \ (101 \times 110 = 11110), \ n = 4.$ Completați tabelul următor, fiecare linie conține valorile registrilor LA SFÂRSITUL unei etape:

1.22.1	0000	0110	0
Inițial	0101		
lterația 1			
Iterația 2			
Iterația 3			
Iterația 4			Г

Trebuie efectuat $D:I \to C,R$ $(D = I \times C + R, R < I)$.

Metoda 1 reproduce metoda clasică, aplicată manual, de exemplu:

$$\begin{array}{c} D = 1001010 \\ -\underline{1000} \\ 10 \\ 101 \\ 101 \\ -\underline{1010} \\ -\underline{1000} \\ 10 = R \end{array}$$

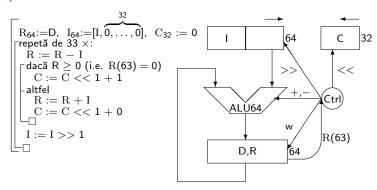
D.p.v al mașinii:

— a vedea dacă I "se cuprinde" revine la a scădea D — I și a compara cu 0 (i.e. a testa bitul cel mai semnificativ);

dacă dă \geq 0, adăugăm 1 la C;

dacă dă < 0, adunăm D + I la loc și adăugăm 0 la C;

- -adăugarea unei cifre la C înseamnă $<<1+{\rm cifr}$;
- coborârea cifrei următoare înseamnă shiftarea lui I pe sub D la dreapta (metoda 1)
 sau a lui D pe deasupra lui I la stânga (metodele 2,3), pentru a face altă suprapunere
 la scădere.



Aplicație: Calculați 7:3 (adică 111:11), n=4. Completați tabelul următor, fiecare coloană dublă conține valorile regiștrilor LA SFÂRȘITUL unei etape:

		Ini	țial	Itera	ția 1	Itera	ția 2	Itera	ția 3	Itera	ția 4	Itera	ția 5
<<	С	-	0000	-		-		-		-		-	
F	₹,D	0000	0111										
>> _	I	0011	0000										_

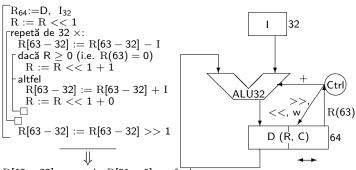
Obs. că doar jumătate din I conține informație utilă; atunci, putem folosi un ALU32 și să shiftăm R pe deasupra lui I la stânga.

Apoi obs. că algoritmul nu poate produce un 1 în prima fază, căci rezultatul ar fi prea lung pentru C și n-ar încăpea într-un registru de 32b (avem n+1 iterații, deci am avea un cât de forma $\underbrace{1 \dots}$ și nu ar încăpea).

33 cifre

Soluția: se permută operațiile de shiftare și scădere (se face întâi shiftarea și apoi scăderea), eliminându-se o iterație; la sfârșit restul este în jumătatea stângă a lui R. Se obține $metoda\ 2$, dar nu o prezentăm, ci trecem direct la $metoda\ 3$, unde în plus se pune C în jumătatea dreaptă alui R - cum R și C se shiftează sincron cu 1 la stânga, nu se pierde nimic din R, C.

Singura problemă este că la sfârșit jumătatea stângă a lui R este prea shiftată și se shiftează la dreapta cu ${\bf 1}.$



R[63-32] = restul, R[31-0] = catul

Aplicație: Calculați 7:3 (adică 111:11), n=4, completând tabelul următor:

 Initial	0000 0011	0111
IIIIÇIAI	0011	
$\mathrm{R}<<1$		
Iterația 1		
Iterația 2		

Iterația 3	3	
Iterația 4	+	
R[63 - 32] >> 1		