ALGORITMI ANALIZE MASIVNIH PODATKOV

DOMEN MONGUS

PO3 – Prilagoditve pomnilniški hierarhiji

Vsebina – V4Volume

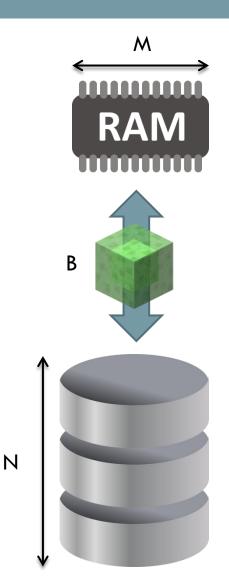
- □ DAM model (ang. Disk Access Model)
- □ Predpomnilniško-zavedni algoritmi

Ključne predpostavke:

- □ Podatki so preveliki za RAM
 - Podatkovne strukture so prevelike za RAM
- Operacije nad podatki so zelo enostavne
 - Časovna zahtevnost odvisna zgolj od števila dostopov do diska

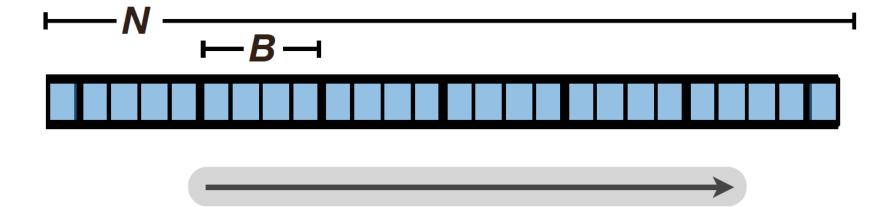
Model dostopov do diska (DAM)

- Velika količina podatkov
 - Podatki se prenašajo v blokih
 - V pomnilnik lahko shranimo nekaj blokov
 - Velikost diska je "neomejena"
- Cilj: Minimizacija prenosa podatkov
 - Parametri:
 - B = velikost bloka
 - M = velikost pomnilnika RAM
 - N = velikost podatkov



Prebiranje vrstice

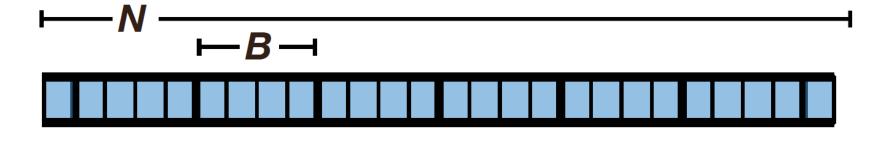
□ Koliko IO operacij je potrebno za branje?



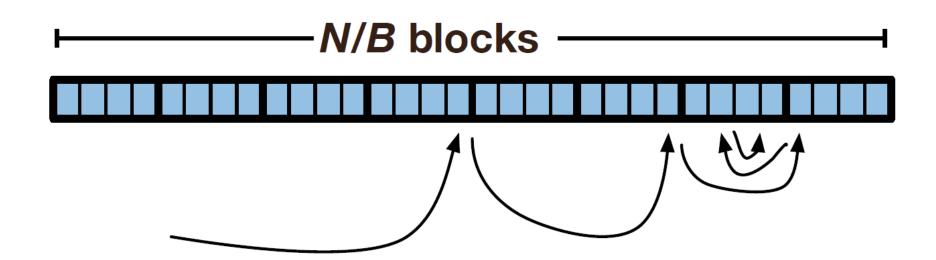
Prebiranje vrstice

□ Koliko IO operacij je potrebno za branje?

```
□ O(N/B)
```

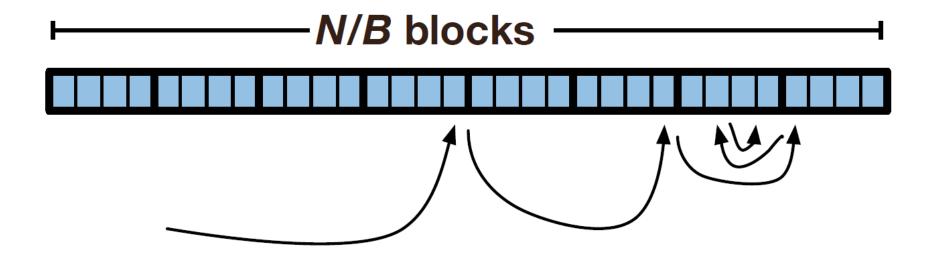


□ Najslabši primer?

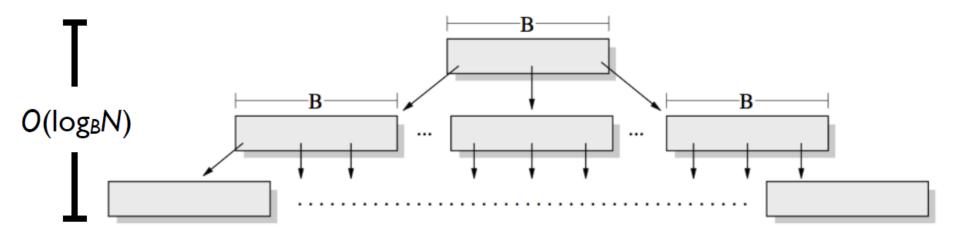


□ Najslabši primer?

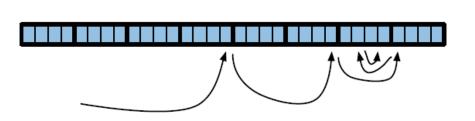
$$O\left(\log_2 \frac{N}{B}\right) \approx O(\log_2 N)$$

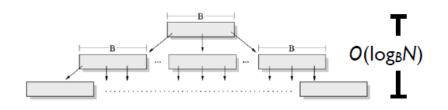


□ PRIMER: Binarno drevo



 Nauk zgodbe: podatkovna struktura je ključ do učinkovite implementacije algoritma.

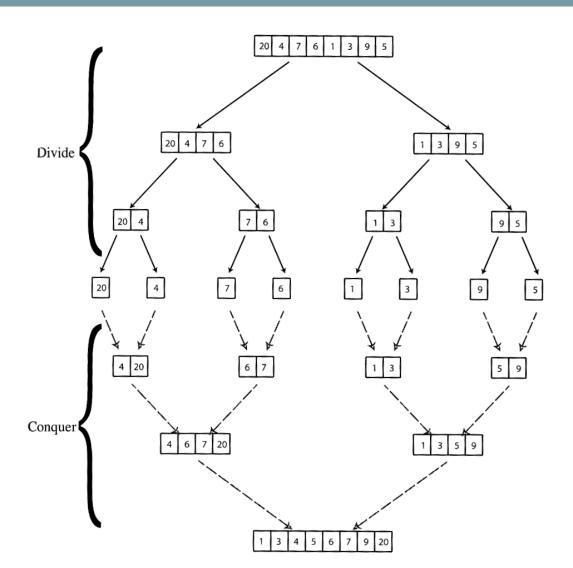




$$O(\log_2 N)$$

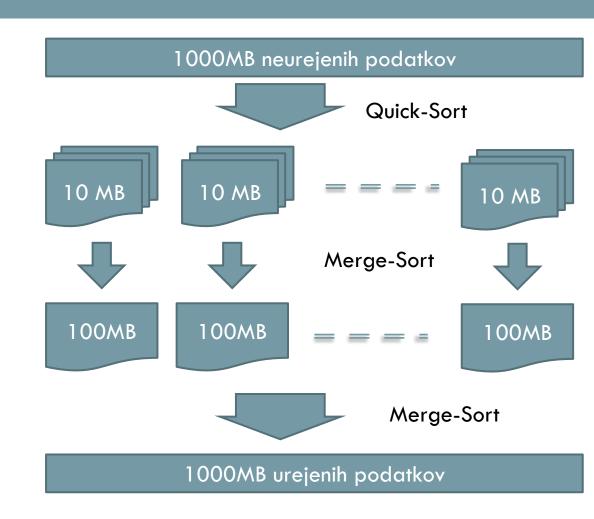
$$O(\log_B N) = O\left(\frac{\log_2 N}{\log_2 B}\right)$$

PONOVITEV: Urejanje z zlivanjem



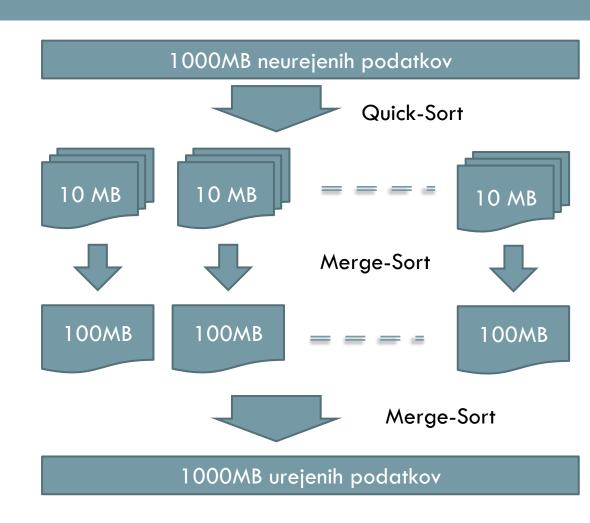
- $\square N = 1000 MB$
- \square M = 10 MB
- \Box B = 1MB

Zakaj mergev dveh korakih?



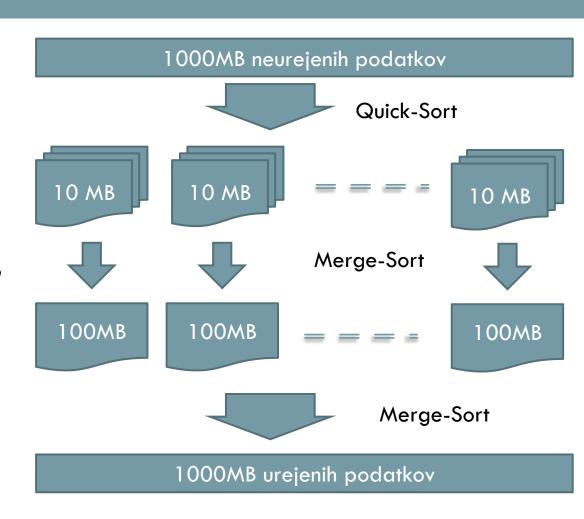
- $\square N = 1000 MB$
- \square M = 10 MB
- \Box B = 1MB

- Zakaj mergev dveh korakih?
 - Vedno beremo1 blok!



- \square N = 1000 MB
- \square M = 10 MB
- \Box B = 1MB

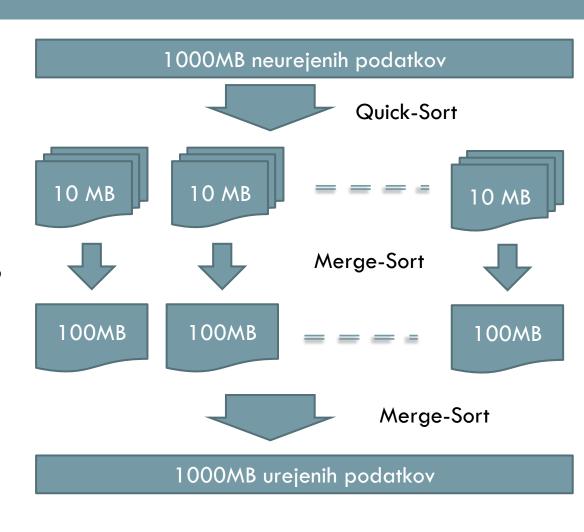
□ Koliko IO operacij?



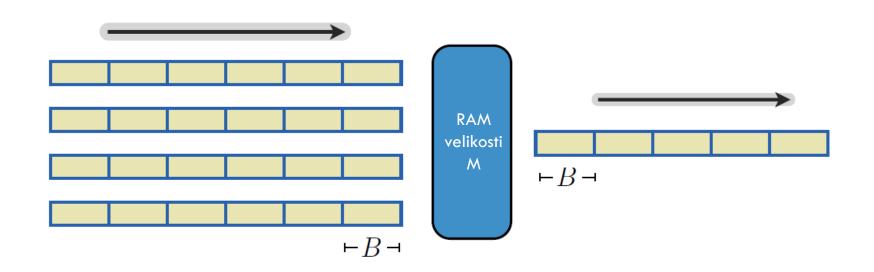
- $\square N = 1000 MB$
- \square M = 10 MB
- \Box B = 1MB

□ Koliko IO operacij?

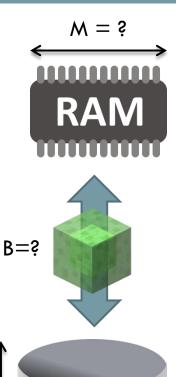
$$O\left(rac{N}{B}\log_{M/B}rac{N}{B}
ight)$$
 Cena prehoda Število prehodov

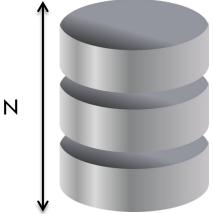


- 1. Uredi bloke velikosti M
- 2. Ustvari M/B tokov
- 3. Zlij tokove



- Algoritem v naprej ne pozna parametrov B in M
- □ Cilj enak kot prej:
 - minimizirati število prenosov
- Optimizacija za vse možne M in B
 - Seveda pa ne najhitreje pri vseh M in B
 - Konsistentnost
- Je naš algoritem sortiranja predpomnilnoško zaveden?





- □ Ang: Cache-oblivious algorithm
- Def: Algoritmi, ki izkoriščajo pomnilniško hierarhijo brez eksplicitnega znanja o velikosti pomnilnika.

- □ PRIMER: Transponirana matrika:
 - A velikosti n×m in B velikosti m×n
 - Kako izvedemo operacijo:

$$B = A_{\perp} \dot{s}$$

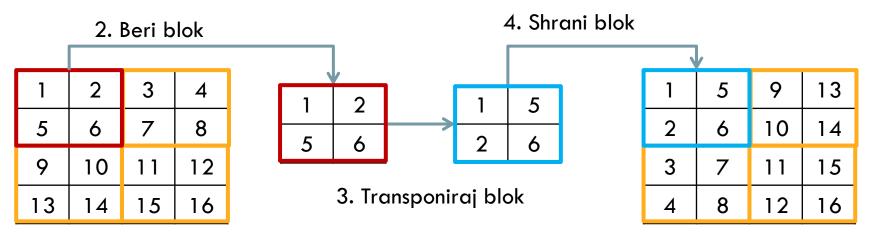
It's all about divide and conquer!

1	2	თ	4
5	6	7	8
9	10	11	12
13	14	15	16

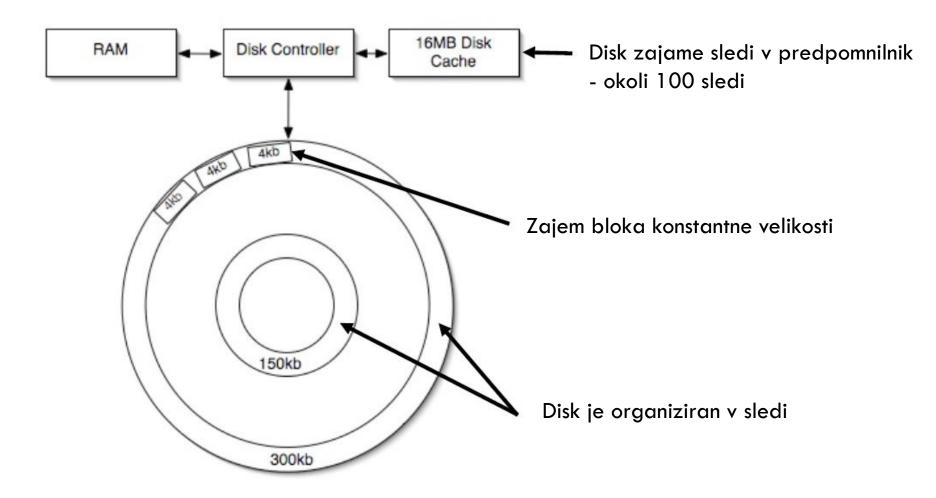


1	5	9	13
2	6	10	14
3	7	11	15
4	8	12	16

Učinkovit pomnilniško zaveden pristop:

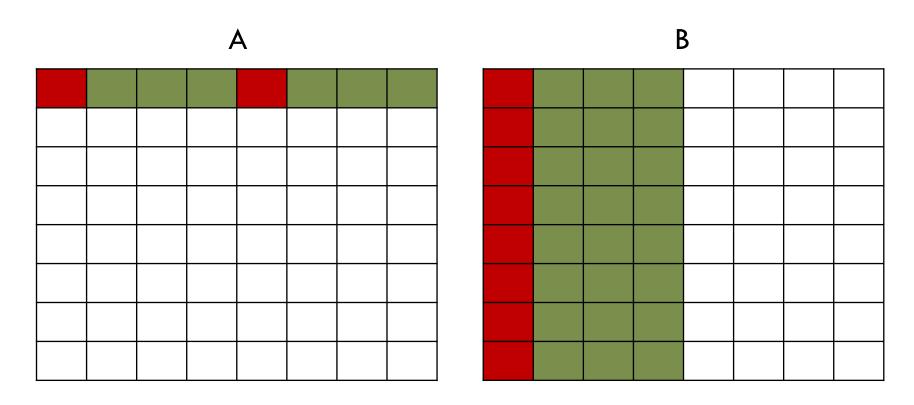


- 1. Deli v bloke velikosti M
 - Če to idejo implementiramo rekurzivno, bomo vedno prišli do bloka velikosti M
 - Vse nadaljnje rekurzije ne zahtevajo več branja!

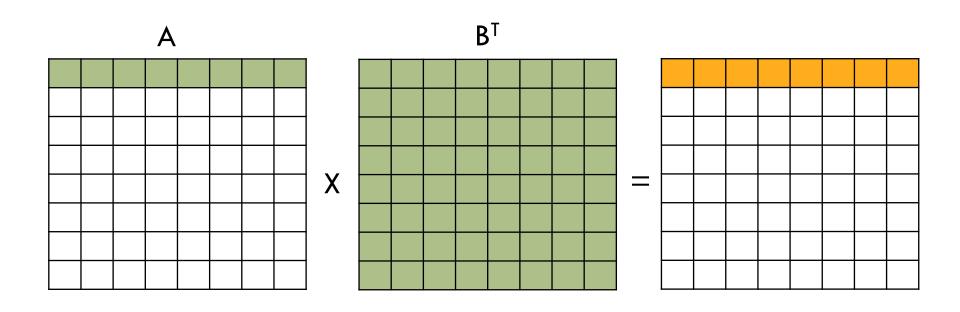


Branje zaporednih blokov je cca. 10x hitrejše!

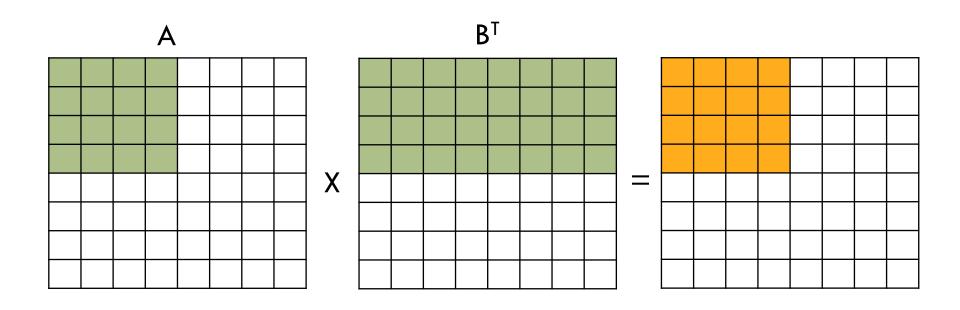
Množenje matrik



Množenje matrik (transponiran B)



Množenje matrik (transponiran B)

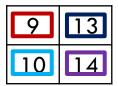


- □ Pomnilniško nezaveden pristop:
 - PREDPOSTAVKE PODATKOVNE STRUKTURE:
 - Hrani toliko podatkov, kot jih lahko
 - Ko dostopamo do vrednosti, ki je ne hrani, prebere blok

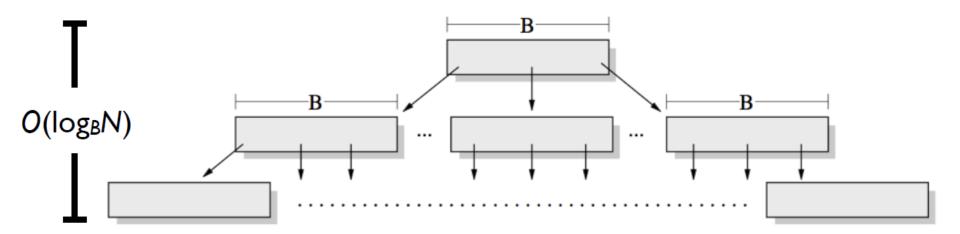
1	2	3	4
5	6	7	8
9	10	11	12
13	14	15	16

1	5	9	13
2	6	10	14
3	7	11	15
4	8	12	16

9	10	
13	14	



- □ PRIMER: Binarno drevo
 - Ne glede na velikost bloka, stvar deluje enako!



Lijačno (funnel) zlivanje

- Definicija strukture zlivanja, ki deluje učinkovito neglede na M
 - k-lijak podatkovna struktura, ki zlije k urejenih vhodnih tokov
- □ Rekurzivno zlivanje: N^(1/3) tokov z N^(2/3) elementov

