

Sisteme de operare. Mecanisme interne și principii de proiectare

1. Introducere

Cursul tratează conceptele și principiile fundamentale ale teoriei și practicii sistemelor de operare (SO). Sunt prezentate definițiile principale și unele clasificări, interfețele sistemelor de operare, modul de organizare a procesului de calcul, gestionarea memoriei și a dispozitivelor periferice, administrarea informației și gestiunea fișierelor. Lucrarea acoperă aspectele asociate bazelor contemporane ale metodelor și mijloacelor de elaborare a resurselor program de sistem (inclusiv, operații asincrone, tratarea întreruperilor, compromisele dintre dispozitivele tehnice și resursele program, interfețele sistemelor de operare), având drept obiectiv final pregătirea cititorului pentru analiza și proiectarea sistemelor de operare. Cursul include capitole teoretice și materiale ilustrative practice, chemate să familiarizeze cititorul nu atât cu modalitatea utilizării unor sisteme de operare concrete, ci în special cu metodele și algoritmii, care stau la baza mecanismelor interne ale sistemelor de operare și modul în care acestea sunt concepute, proiectate și implementate.

Un sistem de calcul constă din două tipuri de resurse: resursele fizice și resursele logice. Resursele fizice posedă caracteristici tehnice avansate și pot fi utilizate în cele mai diverse scopuri. Însă aceste resurse fără componentele logice de sistem (software de sistem) întâmpină dificultăți mari în relația cu mediul în care trebuie să funcționeze. *Acesta este unul dintre motivele principale ale creării sistemelor de operare, destinația cărora este administrarea (gestiunea, controlul) resurselor tehnice principale și asigurarea unei interfețe comode (plăcute, prietenoși) între utilizator și calculator* (fig.1.1, [1]).

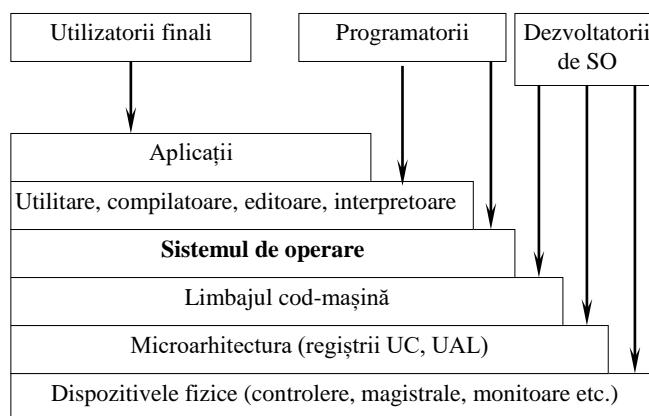


Fig.1.1. Locul sistemului de operare în cadrul unui sistem de calcul

Există mai multe motivații ale necesității studierii de către viitorii specialiști IT a sistemelor de operare, cele mai importante fiind următoarele:

- pentru utilizarea resurselor hardware în scopuri speciale poate fi necesar să fie creat un sistem de operare propriu sau să se introducă modificări într-unul existent;
- de alegerea corectă a sistemului de operare și a versiunii concrete poate depinde viabilitatea și eficacitatea sistemului de calcul;
- este ideal ca utilizatorul să interacționeze cu sistemul de operare cunoscând toate subtilitățile ultimului, deoarece sistemul de operare este un intermediar între calculator și utilizator;
- multe metode și concepte, utilizate în domeniul SO, pot fi implementate cu succes și în alte domenii.

Prin noțiunea **sistem de operare** înțelegem în primul rând modulele program ale unui sistem de calcul, care administrează resursele tehnice (procesoare, memoria operativă și secundară, dispozitive de intrare/ieșire, fișiere). Modulele în cauză soluționează situațiile de conflict, optimizează productivitatea sistemului, sporesc eficiența utilizării lui. Ele sunt un fel de intermediar (interfață) între programele utilizatorului și componentele tehnice ale calculatorului. Alte denumiri istorice: program de administrare, monitor, supervisor.

Modulele destinate unor domenii anume, cum ar fi traductoarele, depanările, bibliotecile, mediile integrate de dezvoltare etc., nu sunt incluse în definiția unui SO, fiind considerate și ele „utilizatori” ai sistemului de operare.

1.1. Noțiuni de bază și clasificări

Un calculator constă dintr-un ansamblu de componente funcționale fizice și logice, care cooperează pentru a satisface cerințele utilizatorilor privind introducerea, stocarea, prelucrarea, transmisia și căutarea informațiilor. Aceste componente funcționale sunt structurate pe niveluri, care interacționează prin interfețe bine definite.

Suportul fizic (*resurse tehnice, hardware*) constituie nivelul inferior al sistemului de calcul construit pe baza unor componente electronice, magnetice, optice, mecanice etc., mai mult sau mai puțin sofisticate în funcție de stadiul de dezvoltare a tehnologiilor respective.

1.1.1. Noțiuni și termeni din domeniul resurselor tehnice

Pentru a trece la noțiunile principale, legate de hardware, vom face cunoștință mai întâi cu funcțiile de bază ale unui calculator. Pot fi evidențiate cinci funcții esențiale [2]: *inițializarea (bootup)*, *introducerea datelor*, *procesarea datelor*, *stocarea datelor* și *extragerea rezultatelor*:

- **Inițializarea** implică testarea părților importante ale calculatorului, rularea fișierelor de pornire și încărcarea altor fișiere necesare, cum ar fi driverele de dispozitive;
- **Introducerea** reprezintă transferul datelor dintr-o sursă externă în calculator. Surse externe pot fi dischetele, tastatura, mouse-ul etc.;
- **Procesarea** se referă la manipularea datelor introduse în scopul producerii unui rezultat (ieșirea);
- **Stocarea** constituie procesul salvării informațiilor (date sau programe) într-un dispozitiv de păstrare, de exemplu discul fix, pentru recuperarea ulterioară.

Prin **structura** unui calculator vom înțelege componentele (dispozitivele) care formează calculatorul și legăturile dintre ele. Componentele principale sunt: *procesorul*, *memoria*, inclusiv *unitățile de stocare pe termen lung*, *dispozitivele de intrare-ieșire* (tastatura, display-ul, mouse-ul etc.). Relațiile (legăturile) dintre aceste componente pot fi foarte variate, o structură devenită apoi clasică, este **structura John von Neumann** (fig.1.2).

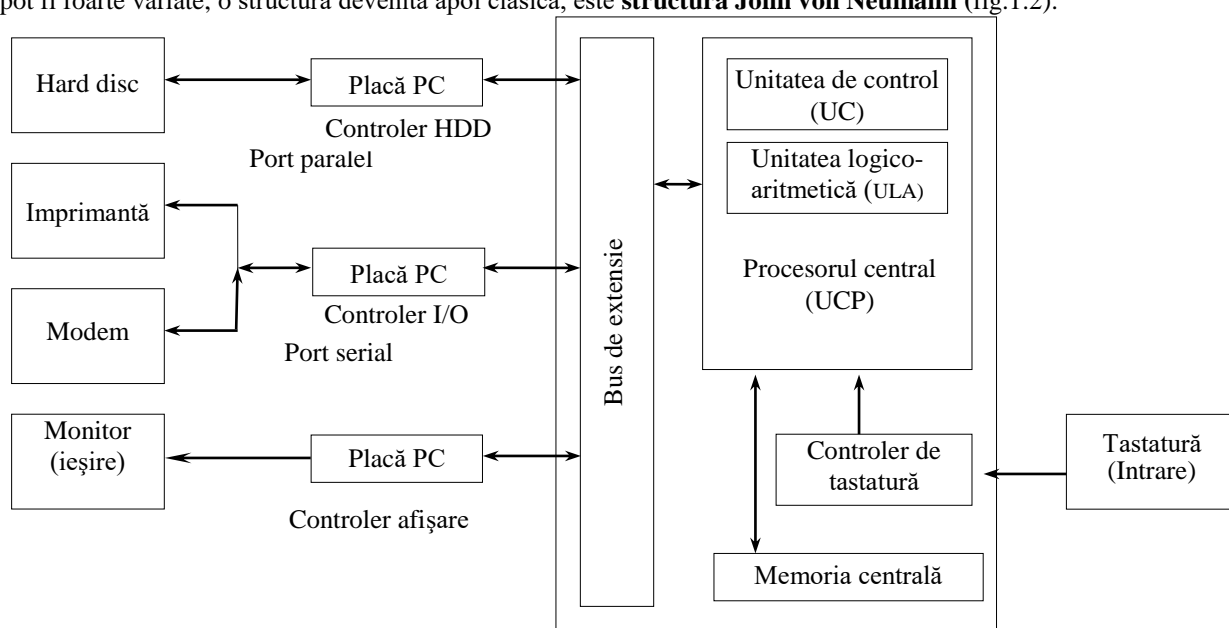


Fig. 1.2. Structura unui calculator

Componentele principale se conectează la placa de bază (motherboard) direct sau prin conectoare speciale, numite plăci de extensie (daughterboards). **Unitatea centrală de procesare – procesorul (CPU)** se găsește într-un singur circuit integrat (cip) incorporând **unitatea de comandă (Control Unit, CU)** și **unitatea logico-aritmetică (Arithmetic Logical Unit, ALU)**.

Unitatea de comandă controlează funcționarea unității logico-aritmetice. **Memoria** este o zonă de lucru de mare viteză, unde sunt stocate datele și programele pentru a fi accesate de CPU în mod rapid. Memoria poate fi organizată în mod ierarhic, caz în care există cel puțin două nivele de ierarhie – **memoria centrală** (operativă, internă) și **memoria secundară** (externă, de lungă durată). Memoria operativă este electronică sub formă de cipuri, de obicei cu acces aleator (RAM – Random Access Memory) și trebuie să fie alimentată cu tensiune pentru a păstra datele (memorie vie). Pentru salvarea datelor atunci când se întrerupe alimentarea sau pentru păstrare de lungă durată, datele sunt stocate în memoria secundară, care le reține oricât de mult timp. Dispozitivele cele mai obișnuite de introducere a datelor sunt tastatura și mouse-ul, iar dispozitivul de ieșire cel mai utilizat este monitorul. Procesorul și memoria operativă formează **nucleul** calculatorului, toate celelalte dispozitive fiind cunoscute sub denumirea de **periferie** (dispozitive periferice).

Instrucțiunile care vor fi îndeplinite de calculator sunt stocate în memorie sub formă de programe. Unitatea de comandă ține evidența și interpretează instrucțiunile dintr-un program, fiind responsabilă cu transmiterea de sarcini

specifice diferitelor elemente ale calculatorului. Unitatea de control controlează în principal funcțiile de intrare-ieșire (I/O), de memorizare și stocare, colaborează cu ALU, care răspunde de efectuarea operațiilor de calcul.

Mai menționăm noțiunile: mărimea magistralelor interne și externe de date, mărimea adresei de memorie, frecvența ceasului.

Mărimea magistralei interne de date: procesoarele păstrează datele în locații speciale, numite **registre**. Datele sunt transferate între registre, CU, ALU și alte componente ale procesorului prin intermediul unei magistrale realizate în circuitele procesorului. Numărul de linii în această magistrală oferă o măsură a cantității de date pe care procesorul o poate transfera într-o singură operație. Valoarea ei poate varia între 8 și 32 de biți (în scopuri speciale 64, 128 sau chiar mai mult).

Mărimea magistralei externe de date măsoară câte date pot fi transferate între procesor și dispozitivele periferice într-un tact de ceas. Magistrala este un sistem de conectări și cablări ce distribuie datele prin calculator. Cu cât magistrala de date e mai mare, cu atât performanțele calculatorului se îmbunătățesc. Numărul de linii și aici variază între 8 și 32 de biți.

Mărimea adresei de memorie determină volumul de memorie care poate fi gestionat de calculator fără eforturi speciale. Prin eforturi speciale înțelegem resurse fizice sau logice, care permit gestionarea unei memorii cu capacitate mai mare decât volumul obținut prin calcularea adresei reieșind din numărul de linii fizice ale memoriei.

Un **ceas** electronic (generator de sincronizare) asigură coordonarea corespunzătoare a componentelor calculatorului. Componentele calculatoarelor cu performanțe superioare pot opera la **frecvențe de ceas** mai mari. Frecvența ceasului indică viteza de operare a CPU și se măsoară în miliarde de impulsuri pe secundă, adică în *GigaHertzi* (GHz).

1.1.2. Noțiuni și termeni din domeniul sistemelor de operare

Un **sistem de operare** este un ansamblu de programe de control și de serviciu care ghidează un calculator în executarea sarcinilor sale și asistă programele de aplicație și utilizatorul prin intermediul anumitor funcții. Natura funcțiilor și modul în care acestea sunt realizate determină **atributele** care caracterizează un sistem de operare: *timpul de răspuns, simultaneitatea utilizării, eficiența, partajarea și protecția, universabilitatea, flexibilitatea, extensibilitatea, fiabilitatea și disponibilitatea, transparența și vizibilitatea* [3].

Timpul de răspuns exprimă durata intervalului delimitat de lansarea unei cereri de serviciu și achitarea acesteia de către sistem. Are două componente: timpul de așteptare pentru ca cererea să fie luată în considerație și timpul de execuție a acestei cereri.

Simultaneitatea utilizării măsoară gradul în care un sistem poate să execute în același timp mai multe lucrări.

Eficiența măsoară proprietatea unui sistem de a folosi în mod optim resursele de care dispune.

Partajarea și protecția caracterizează nivelul la care utilizatorii au posibilitatea să utilizeze în comun informația prezentă în sistem și nivelul la care pot să comunice între ei, în deplină siguranță (în sensul evitării accesului neautorizat și/sau alterării intenționate sau accidentale a informației).

Universabilitatea, flexibilitatea, extensibilitatea măsoară gradul în care un sistem poate fi folosit (universabilitate) și adaptabil (flexibilitate) unui context specific, exprimat prin nivelul de limitare impus programelor utilizatorului, precum și gradul în care se pot include în sistem noi componente hardware și software fără eforturi de proiectare și programare suplimentare (extensibilitate).

Fiabilitatea și disponibilitatea exprimă proprietatea unui sistem de a cădea foarte rar în pană și de a evita goluri în funcționare din cauza defectării uneia sau mai multor componente ale sale.

Transparența și vizibilitatea exprimă pe de o parte proprietatea unui sistem de a face invizibil utilizatorului ceea ce se află sub interfața de utilizare care i se oferă și, pe de altă parte, capacitatea de a permite utilizatorilor săi să obțină anumite informații despre modul cum el lucrează, informații de care în mod teoretic ei nu au nevoie pentru a beneficia de o utilizare completă, însă care ar putea să-i ajute la obținerea unei utilizări mai eficiente [3].

Resursele program reprezintă seturi de programe și date utilizate pentru soluționarea anumitor probleme. **Programul** este transcrierea într-un limbaj de programare a unui algoritm, altfel – programul este o secvență de instrucțiuni sau simplu **cod**. **Utilizatorul** este oricare doritor să îndeplinească anumite lucrări la calculator. Prin **lucrare (sarcină, task)** vom înțelege un set de acțiuni, necesare pentru îndeplinirea unui lucru anume. Sarcina poate conține mai mulți **pași**. **Pașii de sarcină** sunt unități de lucru, care vor fi îndeplinite consecutiv, de exemplu trei pași – compilare, încărcare și executare. Primind o lucrare de la utilizator, sistemul de operare poate crea câteva **procese**, prin proces înțelegând la moment, **calcule** care pot fi efectuate paralel cu alte calcule.

Procesul mai poate fi definit drept traiectoria procesorului, atunci când ultimul îndeplinește un set oarecare de programe. Ansamblul programelor și datelor accesate în timpul procesului, formează **spațiul de adrese**. Una din destinațiile sistemului de operare este de a asigura **proiectarea** spațiului de adrese a unui proces în memoria fizică. Pentru rezolvarea acestei probleme sunt utilizate atât resurse tehnice (sisteme cu organizarea memoriei pe segmente sau pe pagini), cât și resurse program speciale.

Multiprogramarea este un termen utilizat în cazul unui sistem în care pot exista simultan câteva procese în etapa de execuție. Un proces se consideră în **execuție**, dacă calculele au început, dar la momentul considerat nu au fost terminate sau întrerupte (terminare din cauza unei erori sau din alte motive). Nu este obligatoriu ca un proces care se află în **execuție** să fie și executat de procesor la un moment dat.

Resursele hardware de **protecție** sunt utilizate cel mai des pentru controlul accesării memoriei. **Întreruperea** este un mecanism care impune procesorului să observe anumite evenimente. Pot exista mecanisme care permit să nu se acorde atenție unei anume întreruperi – **întrerupere mascată**. Resursele hardware de **întrerupere** permit sistemului de operare să coordoneze operațiile simultane; pot fi utilizate și pentru a schimba ordinea de execuție a programelor.

1.1.3. Tipuri și exemple de sisteme de operare

Valorile concrete ale atributelor sistemelor de operare și combinații ale acestora determină diverse tipuri de sisteme și restricții de implementare. Conform acestor atribute pot fi evidențiate sisteme de operare [3]:

- secvențiale
- cu multiprogramare
- cu prelucrare multiplă
- în timp real, etc.

Majoritatea sistemelor de operare recunosc **programul** ca **cea mai mică unitate de prelucrare**, căreia i se atribuie o identitate și pe care un utilizator o poate prezenta spre execuție. Unele sisteme permit ca un program să fie considerat ansamblu de sarcini ale căror execuții (inclusiv în paralel) contribuie la atingerea obiectivului urmărit de acest program.

Un sistem **secvențial** (tratare pe loturi, batch processing en., traitement par lots fr.) execută la un moment dat un singur program, care trebuie terminat înainte de a lansa un alt program în execuție.

Sistemele cu **multiprogramare** acceptă la un moment de timp dat mai multe programe în memoria centrală, acestea aflându-se în diverse stadii de execuție.

Un sistem de calcul cu **prelucrare multiplă** dispune de mai multe procesoare, care pot să execute simultan unul sau mai multe programe. Utilizarea efectivă a prelucrării multiple necesită atributul de multiprogramare. Execuția simultană a unui singur program de către mai multe unități presupune existența posibilității de a descompune acest program în mai multe *procese* sau *fire de execuție*.

Sistemele în **timp real** sunt dedicate, de obicei, funcționării în cadrul unor sisteme de comandă și este necesar ca valorile anumitor atribute să se încadreze în anumite limite, dictate de dinamica proceselor comandate.

Clasificarea pe tipuri de sisteme de operare enumerate mai sus nu este nici disjunctă și nici exhaustivă. Majoritatea sistemelor existente pot fi încadrate în mai multe clase, atunci când se face o analiză prin prisma obiectivelor pe care le urmăresc. La capitolul obiective vom aminti în primul rând **maximizarea eficienței** sistemului de calcul și a **satisfacției** utilizatorilor. Tot la obiective poate fi trecută și cererea de **minimizare a posibilității de apariție a erorilor** și de **maximizare a transparenței** sistemului de operare, **garantarea securității** datelor, **optimizarea controlului comunicațiilor** în cazul SO de rețea.

Un obiectiv foarte important este **minimizarea efortului concepție-realizare** a sistemului, ultim în enumerare, dar foarte important pentru specialiști.

Toate aceste obiective sunt consecințe ale dezideratului principal: un sistem de operare **este destinat să administreze** resursele sistemului de calcul și anume memoria, procesorul (procesoarele), dispozitivele și informația.

Un sistem de operare este obligat:

- să păstreze informația despre starea fiecărei resurse
- să ia decizia cărui proces să i se aloce resursa, în ce cantitate și când
- să aloce resursa și
- la momentul oportun să o retragă.

Exemplele care urmează [4] vor ilustra diversitatea funcțiilor îndeplinite de către un sistem de operare, fără pretenții de exhaustivitate. Pentru fiecare exemplu vom indica funcțiile puse în șarja sistemului de operare și caracteristicile principale ale acestuia.

1.1.3.1. Cazul calculatoarelor personale

Configurația cea mai simplă a unui calculator personal (PC) include o unitate centrală, o memorie principală, un display, o tastatură și un mouse. Această configurație, de obicei, este completată de o memorie secundară și o imprimantă (fig.1.3).

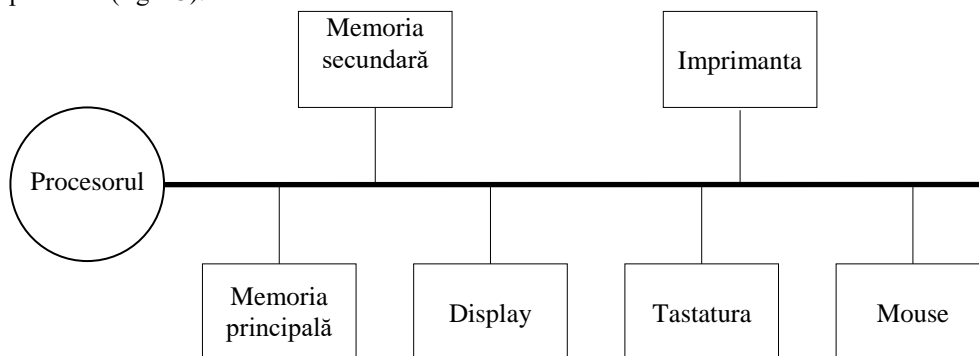


Fig. 1.3. Structura unui calculator personal

Utilizatorul unui atare sistem va cere minimum următoarele două tipuri de servicii:

- executarea unor programe existente în PC sau introduse sub formă de fișiere; introducerea datelor necesare pentru executarea programului (de la tastatură, din fișier sau din alte surse); listarea rezultatelor la display, imprimantă sau copierea lor într-un fișier;
- identificarea și crearea unor fișiere sau mulțimi structurate de informații; stocarea acestor fișiere în memoria secundară; transferarea informațiilor între fișiere și dispozitivele de intrare/ieșire.

Sistemul de operare poate acorda aceste servicii prin intermediul unui limbaj special, numit **limbaj de comandă**, introducându-se de la tastatură instrucțiuni de forma <acțiune> <parametri>, sau utilizând mouse-ul și o interfață grafică a utilizatorului (GUI - graphical user interface), acțiunile mouse-ului fiind imediat interpretate de sistem.

Iată două exemple de secvențe tipice de activități în cazul unui PC:

- elaborarea unui program;
- introducerea programului cu ajutorul tastaturii și a unui editor de texte;
- executarea programului introducându-se datele necesare de la tastatură și extrăgând rezultatele la display sau imprimantă;
- modificarea programului, dacă rezultatele nu sunt satisfăcătoare și repetarea execuției;
- perfectarea versiunii finale a programului, inclusiv documentarea la necesitate a acestuia;
- exploatarea unui program;
- cererea de executare a unui program deja existent. Vor fi pregătite în prealabil date de intrare sau acestea vor fi introduse în mod interactiv la cerere cu ajutorul tastaturii;
- afișarea rezultatelor pe ecran, listarea la imprimantă sau copierea lor într-un fișier pentru o utilizare ulterioară.

Într-un atare sistem funcția *partajare a resurselor* poate fi lipsă, or PC-ul este folosit de un singur utilizator care are controlul total asupra acestuia. Alocarea resurselor este legată de gestionarea memoriei și administrarea fișierelor. Funcțiile principale vizibile ale sistemului de operare constau în administrarea fișierelor, realizarea operațiilor de intrare/ieșire și interpretarea comenzilor provenite de la interfața utilizator-sistem de operare.

Pentru acest tip de sisteme cele mai importante caracteristici sunt:

- fiabilitatea;
- eficacitatea;
- simplitatea utilizării;
- facilitatea extensibilității prin adăugarea unor utilite noi sau adaptarea la periferice noi.

Ultimele două aspecte pun în evidență importanța interfețelor oferite de sistem (limbajul de comandă sau GUI).

1.1.3.2. Comanda unor procese industriale

La o uzină chimică sunt utilizate două materii prime *A* și *B* pentru sinteza produsului *C* conform fig. .4. Procesul de producere este comandat de un calculator care îndeplinește următoarele funcții:

- *Reglare*. Pentru o derulare bună a procesului de fabricație parametrii de funcționare (temperatura, presiunea, concentrația, etc.) trebuie să se afle într-o plajă de valori predefinite. Pentru aceasta va fi acționat debitul de intrare a materiilor prime *A* sau *B*. Parametrii de funcționare sunt mășurați cu ajutorul unor captoare.

Calculatorul preia aceste măsurări și, în dependență de algoritmul de comandă, acționează robinetele de intrare.

- **Înregistrare.** Rezultatele măsurărilor sunt periodic înregistrate; valorile lor sunt afișate pe un tablou de bord și recopiate într-un fișier ("jurnal de bord") în scopul unor prelucrări ulterioare (date statistice).
- **Securitate.** În cazul în care unul dintre parametrii mășurați depășește o valoare critică predefinită reactorul trebuie oprit imediat.

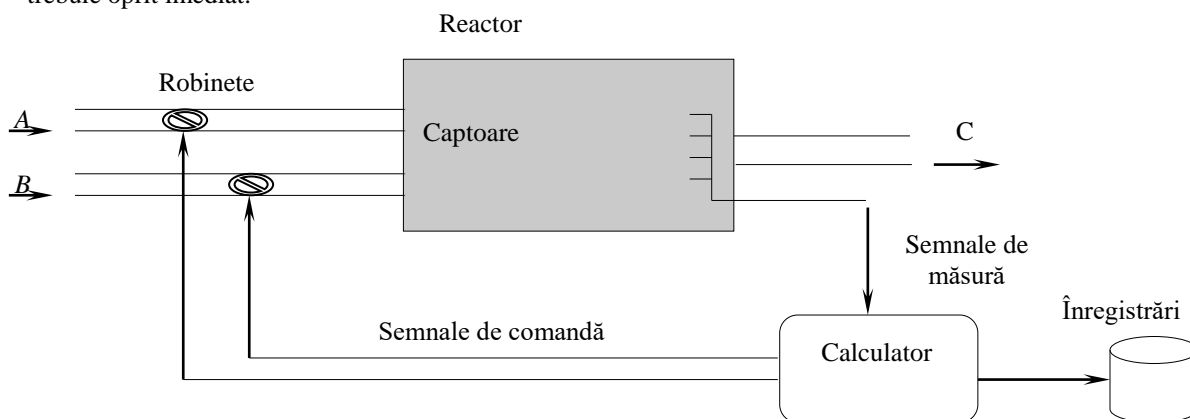


Fig. 1.4. Schema unui proces chimic

Acest mod de funcționare introduce unele restricții:

1. Măsurările se produc periodic; fie T valoarea intervalului de timp dintre două măsurări consecutive (perioada de eșantionare), iar t - timpul total de prelucrare a datelor de către calculator (măsurarea propriu-zisă a semnalelor observate, înregistrarea, calcularea semnalelor de comandă și acționarea robinetelor). Sistemul va funcționa doar în cazul respectării relației $t \leq T$.
2. Securitatea sistemului are prioritate maximă. Depășirea unor valori critice trebuie să fie detectată în orice moment și tratarea acestor accidente va întrerupe toate operațiile în curs de execuție.

Funcțiile principale ale sistemului de operare sunt:

- acționarea organelor externe (citirea semnalelor captoarelor, comanda robinetelor);
- evidența timpului real (declanșarea periodică a ciclului de calculare a semnalelor de comandă);
- reacția la evenimentele exterioare (oprire de urgență);
- gestiunea informațiilor (păstrarea și întreținerea jurnalului de bord).

Existența unor restricții stricte privind durata de prelucrare a informațiilor, noțiunea de tratare prioritară, conectarea la dispozitive exterioare de măsurare și acționare sunt caracteristice aplicațiilor informatice *în timp real*. Pot fi menționate și alte domenii cu comandă în timp real: centralele telefonice, comanda aparatelor de zbor, robotica, monitoringul medical, etc.

În cazul acestor sisteme **caracteristica principală** este **fiabilitatea**, or rezultatele unei funcționări neadecvate pot fi catastrofale. Sistemul trebuie să garanteze un serviciu minim în cazul unor căderi în pană a dispozitivelor tehnice, unor evenimente accidentale sau erori umane.

1.1.3.3. Sisteme tranzacționale

Caracteristicile principale ale sistemelor tranzacționale sunt următoarele:

- sistemul gestionează un set de informații sau baze de date, care pot atinge volume importante;
- asupra acestor informații pot fi executate anumite operații predefinite, sau tranzacții, adesea interactive;
- sistemul este dotat cu un mare număr de puncte de acces și un mare număr de tranzacții pot derula simultan.

Ca exemplu pot fi menționate sistemele de rezervare a biletelor, de gestiune a conturilor bancare, de arhivare și consultare a documentelor.

Restricțiile sunt în primul rând legate de integritatea și coerența internă a informațiilor, care formează bazele de date. Aceste restricții depind, evident de aplicație. De exemplu, numărul de locuri rezervate într-un avion nu poate depăși numărul locurilor disponibile, un loc distinct poate fi atribuit unei singure persoane, etc.

Calitățile obligatorii ale unui sistem tranzacțional sunt disponibilitatea și fiabilitatea; pentru unele sisteme poate fi importantă și toleranța la defecțiuni. O caracteristică importantă ale sistemelor tranzacționale este multitudinea activităților paralele, iar în multe cazuri și repartizarea geografică a componentelor.

1.1.3.4. Sisteme cu partajarea timpului

Destinația principală a unor astfel de sisteme este furnizarea serviciilor necesare unei mulțimi de utilizatori, fiecare dintre ei beneficiind de servicii:

- echivalente serviciilor unui calculator individual;
- legate de existența unei comunități de utilizatori: partajarea informațiilor, comunicații între utilizatori.

Problemele care apar datorită conceptului de partajare a timpului sunt o combinație a problemelor existente în cazul unui calculator individual cu cele din sistemele tranzacționale și pot fi clasificate după cum urmează:

- definirea mașinii virtuale, oferite fiecărui utilizator;
- partajarea și alocarea resurselor fizice comune: procesoare, memorii, organe de comunicație;
- gestionarea informațiilor partajate și a comunicațiilor.

Caracteristicile obligatorii unui atare sistem combină în egală măsură calitățile unui sistem de operare al unui calculator individual și al unui sistem tranzacțional: disponibilitatea, fiabilitatea, securitatea, exploatarea optimă a resurselor fizice, calitatea interfeței și serviciilor utilizatorului, simplitatea adaptării și extensibilității.

1.2. Puncte de vedere asupra sistemelor de operare

1.2.1. Sistemul de operare și procesele

Noțiunea de **proces**, introdusă mai sus, este asociată conceptului de lucrare (pentru a lua în considerare aspectele dinamice) și poate fi definită altfel ca o **suită temporală de execuții de instrucțiuni**, fiind o entitate de bază în descrierea sau analiza funcționării unui sistem de operare. Evoluția în timp a unui proces presupune un consum de resurse, dictat de natura și complexitatea instrucțiunilor de executat. Orice utilizare a unei resurse este asociată, la un moment dat, unui proces și procesul respectiv își asumă răspunderea utilizării acestei resurse. În particular, rezultă că ori de câte ori se execută procedurile de sistem, resursele pe care le utilizează sistemul intră în administrarea procesului (fie el și al utilizatorului), care a cerut serviciul. Mulțimea resurselor (procesorul, memoria centrală, informația, dispozitivele) alocate unui proces variază în timp (dinamica procesului).

Anterior un sistem de operare a fost definit ca un set de programe destinat să administreze resursele. Care sunt relațiile dintre programele sistemului de operare? Atunci când un proces este creat, care este ordinea de utilizare a unui anume program al SO? Pentru a răspunde la aceste întrebări (și la altele) vom face cunoștință cu ciclul de viață a unui proces. În fig. 1.5 sunt prezentate trei procese (trei sarcini ale utilizatorilor, lansate în execuție) existente într-un sistem cu multiprogramare.

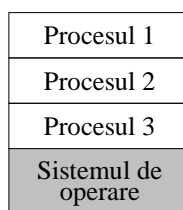


Fig. 1.5. Trei procese într-un sistem cu multiprogramare

Ciclul de viață a unui proces poate fi reprezentat printr-un set de stări ale procesului și tranzițiile de la o stare la alta. Vom evidenția trei stări **elementare** ale unui proces: proces **ales** (sau *exe*) – *procesului i s-a alocat un procesor, este în curs de execuție*, proces **blocat** (*wait*) – *procesul așteaptă să se producă un anumit eveniment a cărui apariție este indispensabilă*, proces **eligibil** (*ready*) – *procesul are la dispoziție toate resursele necesare lipsă fiind doar procesorul, adică este pregătit să fie executat din momentul alocării unității centrale* (fig. 1.6).

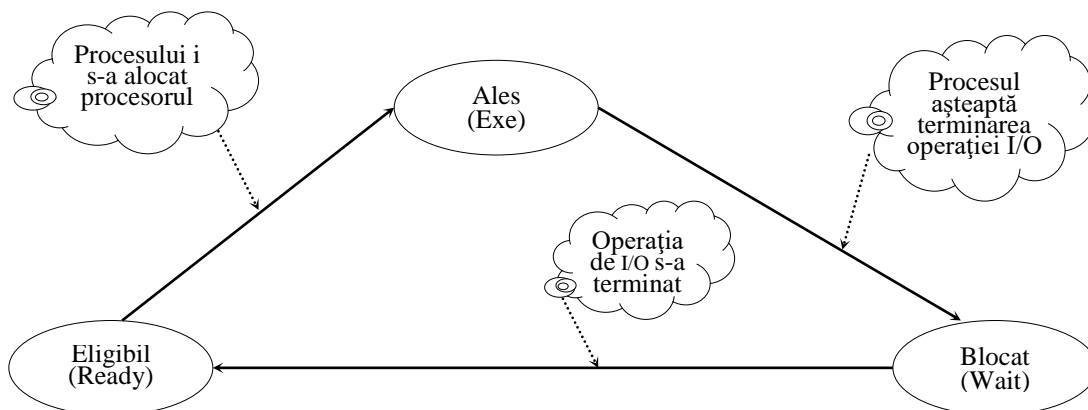


Fig. 1.6. Stările elementare din ciclul de viață a unui proces

Modelul prezentat în figura 1.6 este unul puternic simplificat, în realitate existând abateri substanțiale în direcția complexității (fig. 1.7). Sistemul de operare este aceea componentă, care va ghida procesul prin toate aceste stări.

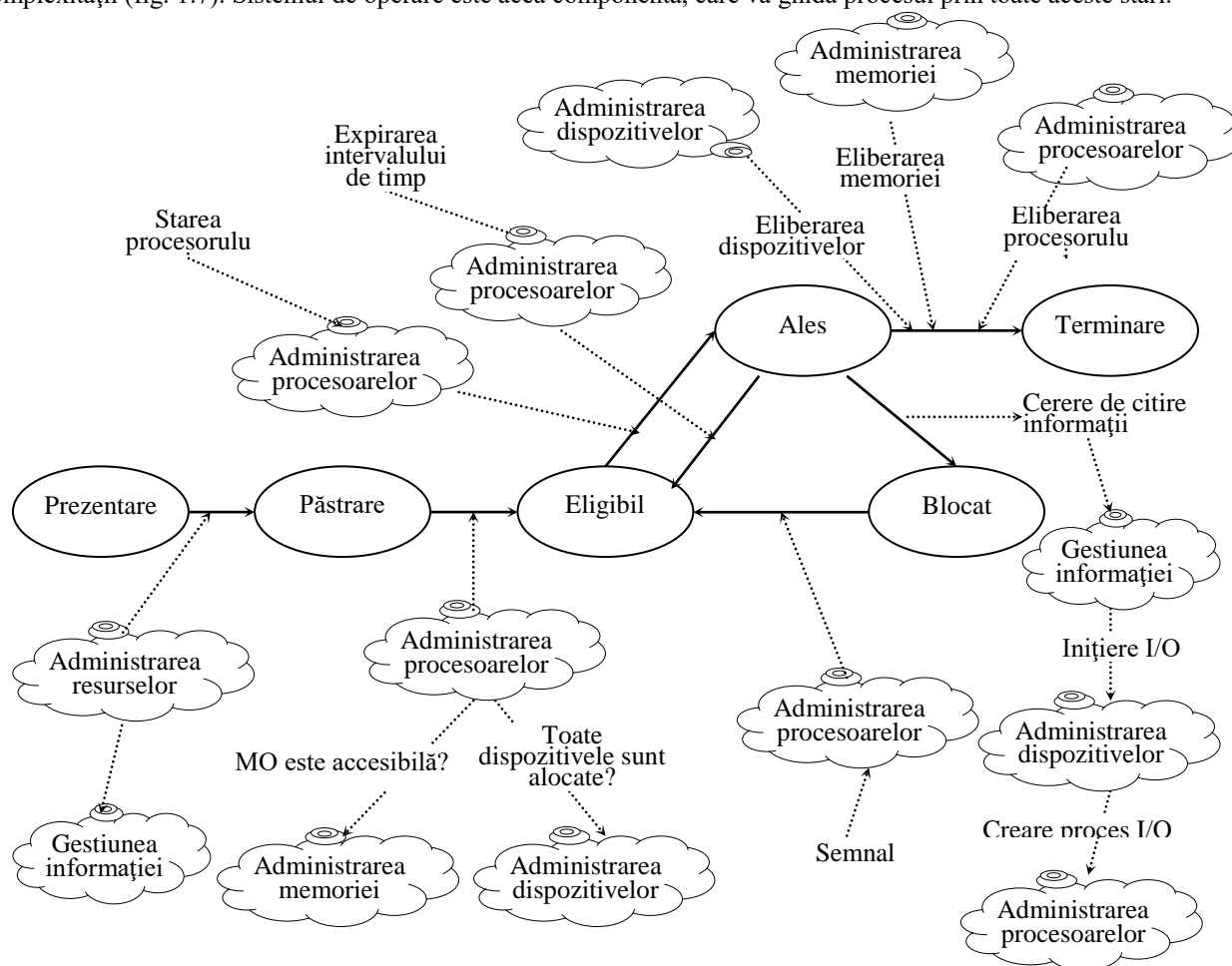


Fig. 1.7. Modelul stărilor unui proces și componentele SO responsabile de tranziții

1.2.2. Mașină ierarhică și mașină extinsă

Astăzi este greu de închipuit că doar cu câteva decenii în urmă un utilizator era nevoit să programeze în zerouri și unități, utilizând o “mașina goală”. Chiar și specialiștii nu prea iubesc să scrie programe într-un limbaj de asamblare sau (și mai evident) utilizând doar instrucțiuni din setul, garantat de resursele fizice. Un program elaborat de un specialist poate fi de forma [1]:

- | | |
|--------------------------|--|
| 1. Transferă C, B | Stabilește C=B |
| 2. Găsește zona 80, X | Să se găsească 80 de octeți de memorie liberi și să se plaseze adresa zonei în X |
| 3. Introdu date în X | Să se citească datele indicate în zona X |
| 4. Compară X(2), '/' | Coincide conținutul primilor 2 octeți ai zonei X cu '/'? |
| 5. Dacă da , STOP | Dacă coincide, salt la STOP |

Instrucțiunile 1, 4 și 5 sunt instrucțiuni standard în multe calculatoare contemporane. Însă execuția corectă și eficientă a instrucțiunilor 2 și 3 poate solicita îndeplinirea a zeci, sute sau chiar mii de comenzi din setul standard, deoarece aceste instrucțiuni cer interacțiunea cu unele resurse cheie, cum ar fi memoria operativă și dispozitivele de intrare-ieșire. Sistemul de operare asigură instrucțiuni pentru realizarea unor astfel de funcții de administrare a resurselor: instrucțiunile 2 și 3 sunt instrucțiuni ale **mașinii extinse** ele neavând echivalenți în setul de instrucțiuni hardware. Sistemul de operare completează setul standard, realizat hardware, cu instrucțiuni de acest gen.

Setul de instrucțiuni realizat hardware împreună cu instrucțiunile suplimentare ale sistemului de operare formează **sistemul de comenzi al mașinii extinse**. Grafic conceptul de mașină extinsă poate fi reprezentat conform fig. 1.8. Sistemul de operare este executat pe mașina “goală”, iar programele utilizatorului – pe mașina extinsă.

Să facem cunoștință acum cu modul în care sunt organizate într-un tot întreg componentele sistemelor de operare.

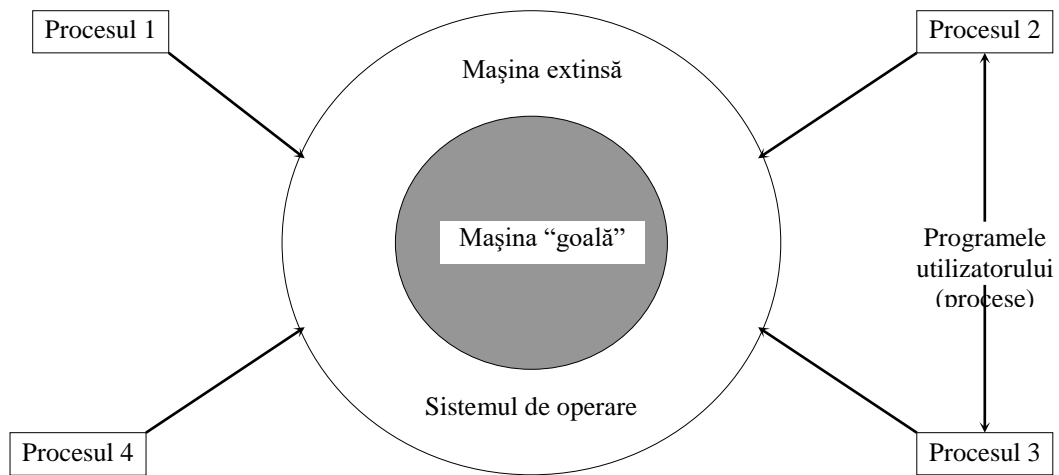


Fig. 1.8. Mașina extinsă

Primele sisteme de operare erau formate dintr-un singur program mare. Dar, odată cu sporirea complexității sistemelor, această abordare liniară conducea la dificultăți serioase și s-a propus să se utilizeze și în acest domeniu conceptul de *mașină extinsă*. Acest concept, în cazul sistemelor de operare, poate fi utilizat în două nivele (fig. 1.9) și conduce la noțiunea de *mașină ierarhică* [4]: primul nivel - funcțiile cheie, utilizate de majoritatea modulelor de sistem, pot fi realizate în cadrul unei *mașini extinse interne* și nivelul doi - unele module pot fi executate în cadrul unei *mașini extinse externe*, analogic proceselor utilizatorului.

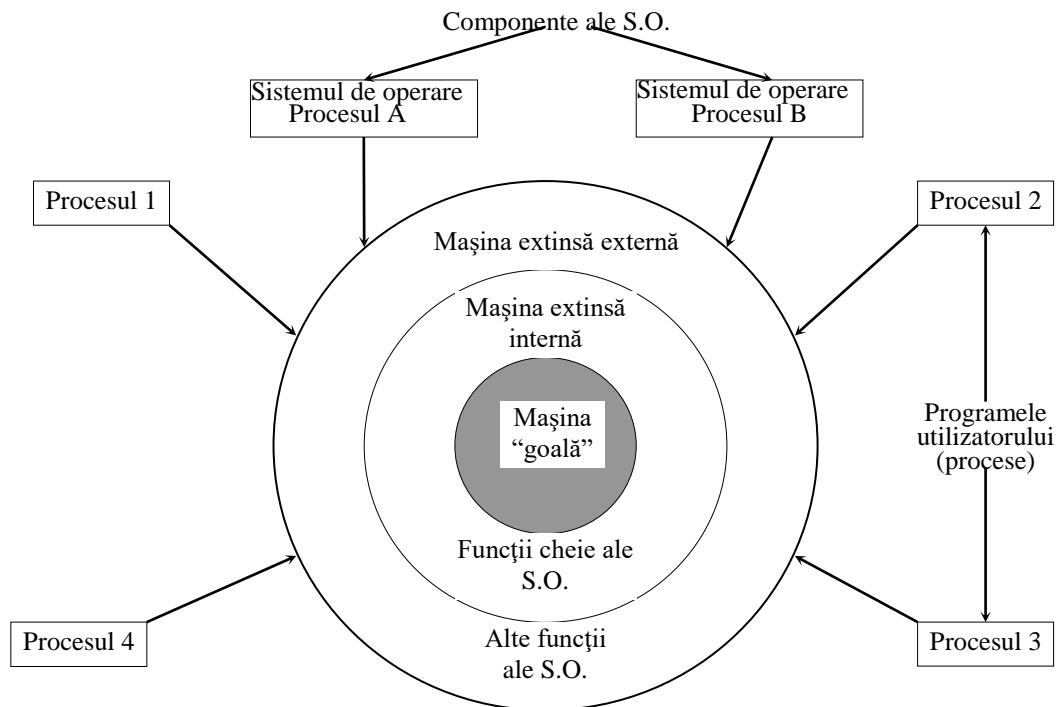


Fig. 1.9. Ilustrarea conceptului de mașină ierarhică

În această abordare ierarhică apare imediat problema alegerii corecte a nivelului de ierarhie pentru fiecare modul al sistemului de operare (în mașina extinsă internă, externă sau va fi prezent în calitate de proces extern). Pot fi evidențiate subnivele ale celor două mașini extinse, iar interacțiunea proceselor sistemului de operare ne conduce la necesitatea introducerii mai multor *straturi ale proceselor*. Modulele sistemului, plasate în cadrul mașinii extinse, spre deosebire de modulele care aparțin straturilor proceselor, formează **nucleul** sistemului de operare. Concepția mașinii ierarhice este pe larg utilizată în proiectarea programelor mari utilizând metodele, cunoscute sub denumirea *programare modulară* sau *programare structurală*. Nu există reguli stricte în privința numărului de nivele, amplasării modulelor pe nivele, componența nucleului. De obicei, nucleul conține doar cele mai necesare și evidente funcții, celelalte, atunci când este posibil, vor fi prezente ca procese de sistem separate. O detalizare a conceptului de

mașină ierarhică este adusă în fig. 1.10. Procesele (incluse în dreptunghiuri) se adresează către funcțiile nucleului și utilizează împreună sursele sistemului. Unele procese generează sau comandă alte procese (granița dintre ele este prezentată de liniile în zig-zag, care separă diferite straturi ale proceselor). Într-o realizare strict ierarhică modulele, situate într-un nivel oarecare, pot accesa (se pot adresa) numai resursele nivelelor inferioare.

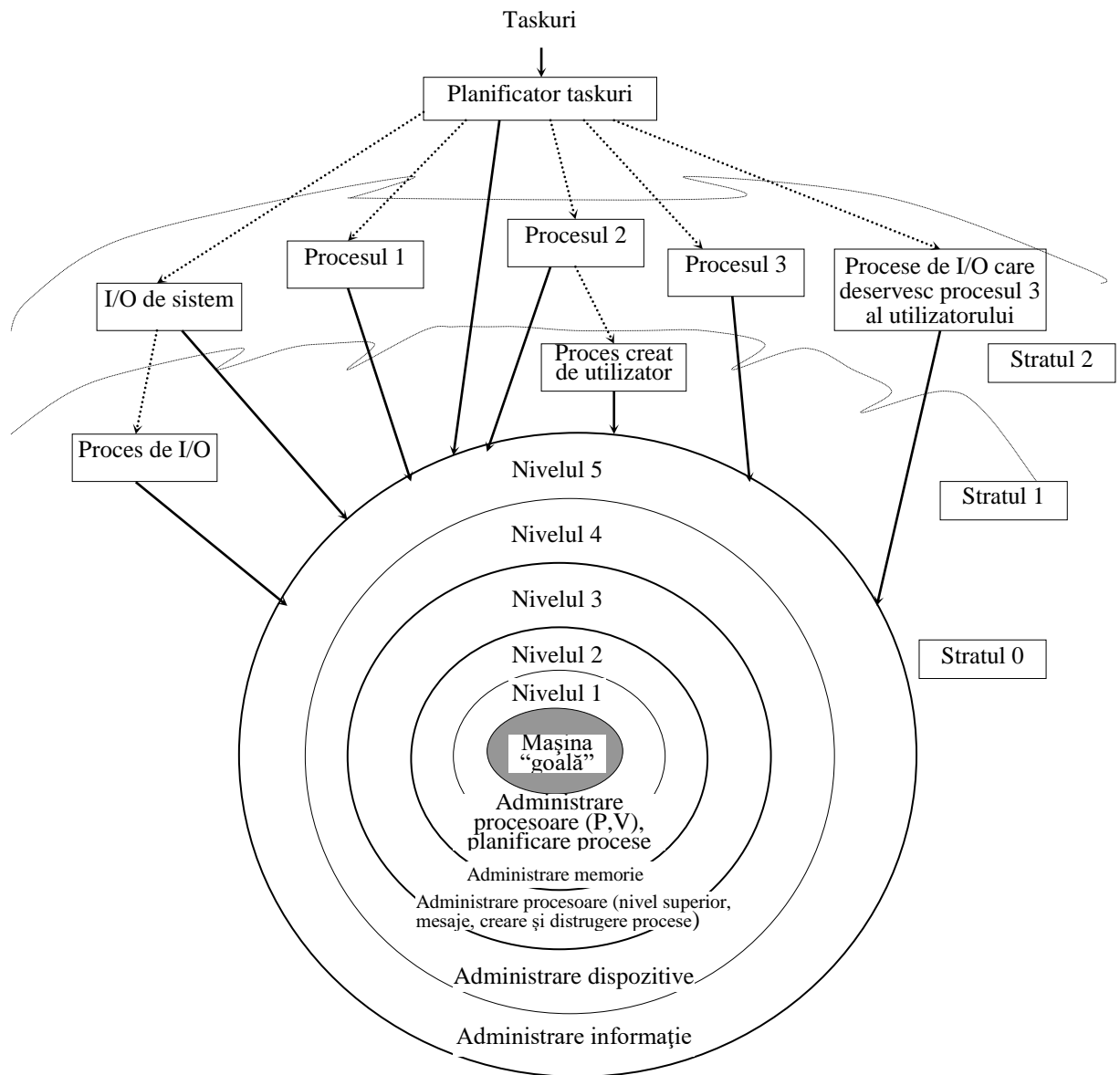


Fig. 1.10. Structura ierarhică a sistemului de operare

La nivelul 1 (nivelul cel mai inferior) sunt situate funcțiile de care au nevoie toate componentele administrării resurselor. Una dintre acestea este funcția care urmărește repartizarea resurselor, funcție, care la rândul său, solicită anumite mijloace de sincronizare. Aceste operații elementare sunt numite *P-operator* (ocuparea resursei sau cererea de acces) și *V-operator* (eliberarea resursei). Sincronizarea se face printr-o tehnică de programare, numită *semafor*. Fiecărei resurse îi este atașat un semafor. Atunci când în sistem apare o cerere pentru o resursă oarecare, pentru testarea semaforului respectiv este utilizat *P-operatorul*; dacă semaforul este “pe verde” (resursa este liberă), *P-operatorul* îl trece “pe roșu” (il închide) și returnează controlul. În caz contrar, procesul care a generat cererea este trecut în stare de așteptare, pentru ca mai târziu, atunci când *V-operatorul* va elibera resursa și va trece semaforul “pe verde”, să acceseze resursa.

Amplasarea funcțiilor elementare pe nivele poate fi făcută în felul următor:

Nivelul 1. Administrarea procesoarelor (nivelul inferior)

- P - operatorii de sincronizare
- V - operatorii de sincronizare

- planificarea proceselor (aparatură de multiprogramare)

Nivelul 2. Administrarea memoriei

- alocarea memoriei
- eliberarea memoriei

Nivelul 3. Administrarea procesoarelor (nivelul superior)

- crearea și distrugerea unui proces
- transmiterea și recepționarea mesajelor între procese
- lansarea unui proces
- oprirea unui proces

Nivelul 4. Administrarea dispozitivelor

- urmărirea stărilor tuturor dispozitivelor periferice
- planificarea intrărilor/ieșirilor
- inițierea operațiilor de intrare/ieșire

Nivelul 5. Administrarea informației

- crearea și distrugerea unui fișier
- deschiderea și închiderea unui fișier
- citirea și înscriserea unui fișier.

Nucleul sistemului de operare este format de subprogramele, care asistă execuția proceselor. Pentru a decide care funcții pot fi realizate în formă de procese separate este necesar să se stabilească funcțiile care pot fi executate independent și în mod paralel cu procesele utilizatorului (nu se va câștiga nimic evidențiind în procese separate funcții care trebuie să fie îndeplinite secvențial). Sistemele avansate permit crearea oricărui număr de procese, ceea ce este foarte comod pentru organizarea calculelor paralele sau a regimurilor de timp real. În cadrul tehnologiilor noi noțiunea de proces a fost substanțial modificată, introducându-se alte concepte (fire, thread en.), care exploatează într-un mod mai eficient ideile multitasking-ului și multiprogramării.

1.2.3. Alte puncte de vedere

În compartimentele precedente au fost tratate sistemele de operare din diferite puncte de vedere, cum ar fi SO și procesele, SO și mașina extinsă sau SO și mașina ierarhică. Există și alte puncte de vedere asupra sistemelor de operare pe care un specialist ar trebui să le cunoască.

Pentru un utilizator obișnuit, convins că un calculator este doar un instrument care îl ajută în rezolvarea unor probleme din domeniul său de activitate, noțiuni cum ar fi administrarea memoriei cu paginatie sau driverele dispozitivelor nu semnifică prea multe. Destinația principală a unui sistem de operare pentru această categorie de utilizatori este punerea la dispoziție a unui set de programe care ar ajuta în formularea și rezolvarea problemelor concrete. Abordarea sistemelor de operare din acest punct de vedere (abordare funcțională) poate conduce la confundarea lor cu unele programe, utile și foarte importante cum sunt translatoare, bibliotecile, mediile integrate, etc. Pentru a evita posibilitatea apariției unei astfel de probleme aceste programe, de obicei, nu sunt considerate componente ale sistemului de operare.

Interfața sistemului de operare cu utilizatorul prezintă un interes aparte. Progresul în acest domeniu este spectaculos, dacă vom lua în considerație că în primele sisteme de operare utilizatorul era obligat să indice în mod explicit și manual fiecare pas, oricât de ne semnificativ ar fi părut. Formularea pașilor cu ajutorul limbajului de control al lucrărilor (Job Control Language, JCL) nu a schimbat substanțial situația. Acest limbaj, nefiind agreat de utilizatorii simpli, care l-au denumit *limbaj pășăresc*, așa și nu a fost acceptat de către aceștia.

Conform JCL utilizatorul trebuie să încorporeze programul propriu într-un set de instrucțiuni, care indicau începutul, sfârșitul programului și al datelor de intrare, pașii și conținutul concret al pașilor. JCL în principiu era un metalimbaj de programare (programare la nivel macro). Pentru mijloacele tehnice de la acea perioadă JCL a sporit substanțial eficiența sistemelor de calcul, deși au existat multe inconveniente, principalul fiind lipsa posibilității lucrului interactiv.

Microprocesoarele și memoriile anilor 1970 au pus problema lansării pe piață a calculatoarelor personale (PC) cu toate consecințele asociate. Una din consecințe este și interfața utilizator-calculator, sistemul de operare devenind până la urmă responsabil de aceasta. Interfața grafică a utilizatorului (Graphical User Interface - GUI) a apărut mai întâi ca un complement al sistemului de operare (pentru MS DOS - Windows 1, Windows 2 sau chiar Windows 3, de exemplu), pentru ca mai apoi să fie integrată în cadrul sistemului (Windows 95, Windows NT, etc.). Un sistem de operare nu este, în principiu, obligat să posedă o interfață sofisticată, totul este determinat de baza tehnică utilizată și

de necesitățile concrete. Oricum, un specialist trebuie să distingă aceste două noțiuni – sistemul de operare și interfața utilizatorului.

1.3. Evoluția sistemelor de operare

O analiză cronologică a dezvoltării sistemelor de operare este greu de realizat, deoarece multe din principiile foarte importante au fost realizate pentru prima dată cu mult înainte de a deveni unanim acceptate. De exemplu, conceptele de memorie paginată și memorie virtuală au fost realizate pentru prima dată în 1959 în cadrul sistemului "Atlas" [5], fiind utilizate la mijlocul anilor 1960 în unele sisteme cu destinație specială, pentru ca în 1972 să fie preluate de firma IBM în cadrul familiei de calculatoare mari.

Primele sisteme erau caracterizate prin **prelucrarea secvențială** a sarcinilor. Timpul de execuție a programelor era relativ mare, instrumentele de depanare – primitive, fiecare programator își încărca în mod individual programul (pachetul de cartele perforate), apăsa butoane, controla conținutul locațiunilor de memorie, etc. (1950 – 1956).

Sporirea vitezei de calcul, dar și a prețului calculatoarelor cerea o utilizare mai eficientă a timpului de calculator. Nu putea fi tolerată situația ca un calculator să "nu facă nimic", atunci când utilizatorul își încarcă în mod manual programul. Au fost propuse programe de monitorizare (monitoare), care treceau de la o lucrare la alta în mod automat, utilizatorul fiind responsabil de organizarea corectă a programelor în cadrul unui pachet – primele încercări de **prelucrare pe loturi** (1956 – 1959).

Odată cu creșterea complexității calculatoarelor, îndeosebi în ceea ce consta administrarea dispozitivelor periferice, au fost propuse **sisteme** supervizoare (**executive**), care se aflau în memoria calculatorului în mod constant și acordau utilizatorilor servicii în gestiunea operațiilor de intrare/ieșire (1959 – 1963). În aceste sisteme de operare erau realizate și o serie de facilități noi, cum ar fi controlul unor posibile încercări din partea programului de a încălca restricțiile existente în sistem, culegerea informațiilor de evidență, etc.

Au urmat apoi sistemele cu **multiprogramare** menite la început să rezolve problema armonizării vitezei de calcul a unității centrale și a perifericelor. Drept consecință, au apărut o mulțime de limbaje de control a lucrărilor, a fost realizată o standardizare substanțială a operațiilor de intrare-ieșire.

După 1965 au apărut primele sisteme cu **partajare a timpului** (time sharing), au fost propuse sisteme sofisticate de administrare a informației (sisteme de gestiune a datelor sau sisteme de fișiere, File Systems). Principiul **time sharing** oferea posibilitatea lucrului interactiv a mai multor utilizatori pe un singur calculator, fiecărui utilizator în mod ciclic acordându-i-se un interval anume de timp (cuanță de timp) și, datorită vitezei mari de calcul a unității centrale, creându-i-se impresia posesiei tuturor resurselor calculatorului.

Memoria virtuală și **mașinile virtuale** sunt niște principii care nici până astăzi nu au fost exploatate până la capăt. Progresele ultimilor ani în domeniul resurselor tehnice au permis implementarea acestor principii nu numai în cadrul sistemelor de calcul mari, ci și pentru calculatoarele personale. Specificațiile sistemelor de operare au fost în mare măsură standardizate, diversitatea SO devine tot mai mică, mulți specialiști exprimându-și îngrijorarea de o posibilă monopolizare a domeniului într-un viitor apropiat. Evident, aceasta nu poate să sugereze nici într-un caz ideea că studierea principiilor de bază (mai vechi și mai noi) ale sistemelor de operare ar fi de prisos, ca și familiarizarea sau chiar cercetarea minuțioasă a unor sisteme existente, nicidecum nu poate însemna, în special pentru un specialist, pierderea interesului față de analiza și concepția sistemelor de operare.

O prezentare succintă a evoluției sistemelor de operare facilitează înțelegerea caracteristicilor actuale ale acestora și a termenilor deja introduși.

1.3.1. De la "poartă deschisă" la tratarea pe loturi

Primele calculatoare nu dispuneau de sisteme de operare. Fiecărui utilizator i se rezerva pentru un timp determinat calculatorul cu toate resursele acestuia. Interacțiunea era directă, programul și datele fiind introduse în mod manual sub formă de zerouri și unități. Utilitățile care au apărut aveau destinația de a asista elaborarea programelor (asamblatoare, compilatoare, etc.) sau de a facilita operațiile de intrare-ieșire.

Acest mod de exploatare, numit "poartă deschisă", era de o eficacitate minimă, dispozitive foarte costisitoare fiind utilizate ineficient. Din această cauză la sfârșitul anilor 1950 au apărut primele "**monitoare de înlănțuire**" - programe care permiteau executarea secvențială a unui set de lucrări, pregătite anticipat, trecerea de la o lucrare la alta fiind realizată în mod automat.

Funcția principală a unui atare sistem era gestiunea resurselor: memoria, procesorul, dispozitivele periferice. Automatismul acestei gestionări implică o funcție de protecție a setului de lucrări contra unor riscuri perturbatorii în caz de eroare:

- limitarea timpului de ocupare a procesorului pentru a evita blocarea sistemului atunci când un program conține o buclă infinită;

- administrarea corectă a intrărilor-ieșirilor pentru a evita blocajele în utilizarea perifericelor;
- protecția zonei de memorie rezervate monitorului pentru a împiedica modificarea accidentală a acestuia.

Deși utilizarea monitoarelor de înlănțuire a ameliorat notabil randamentul utilizării procesorului, acest randament rămânea foarte scăzut din cauza că procesorul nu era folosit în timpul operațiilor de intrare-ieșire. O soluționare ar fi constat în utilizarea a două calculatoare - unul (principal) pentru executarea programelor și altul (auxiliar) pentru operațiile de intrare-ieșire. O planificare adecvată a executării lucrărilor permitea utilizarea celor două calculatoare în paralel, dând posibilitatea sporirii la maximum a randamentului calculatorului principal.

1.3.2. Multiprogramarea

Progresul tehnologic și conceptual al anilor 1960 - 1970 a permis excluderea unor limitări caracteristice sistemelor de tratare pe loturi. Astfel, au fost introduse procesoare specializate pentru operațiile de intrare-ieșire (unitățile de schimb sau canalele), care permiteau eliberarea procesorului central de gestionarea dispozitivelor de intrare-ieșire. Introducerea principiului multiprogramării cu partajarea memoriei între mai mulți utilizatori au permis o utilizare și mai bună a procesorului central.

1.3.2.1. Organizarea intrărilor - ieșirilor în zone de memorie tampon

Un canal este un procesor specializat în executarea autonomă a operațiilor de intrare-ieșire, paralel cu procesul de prelucrare a informațiilor. Viteza de lucru a organelor periferice este relativ mică din cauza unor dispozitive mecanice care intră în componența acestora. Pentru excluderea influenței perifericelor asupra vitezei de lucru a sistemului de calcul s-a propus să se păstreze în memorie în anumite zone tampon datele de intrare (care vor fi utilizate la necesitate) și rezultatele (care vor fi imprimate în mod autonom) mai multor lucrări. Această situație este prezentată în fig.1.11.

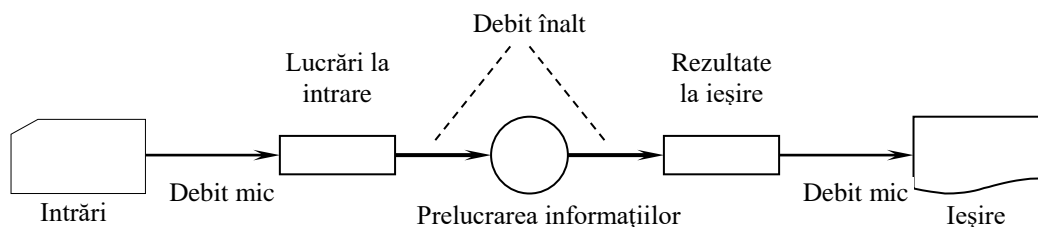


Fig.1.11. Buferizarea intrărilor-ieșirilor

Pentru a exclude utilizarea ineficientă a memoriei operative prin formarea zonelor-tampon, acestea erau organizate în memoria secundară de capacitate înaltă, transferurile între aceste două nivele ale memorie fiind de asemenea comandate de un canal.

Deși utilizarea memoriilor tampon prezintă o serie de avantaje privind sporirea randamentului dispozitivelor calculatorului, totuși două momente negative pot fi menționate:

- atunci când lucrarea în curs de execuție are nevoie de date unitatea centrală rămâne inactivă pe toată perioada citirii acestora;
- o lucrare de scurtă durată, sosită în timpul execuției unei lucrări "lungi", trebuie să aștepte terminarea acesteia din urmă.

1.3.2.2. Multiprogramarea

Ultimele două momente au condus la ideea utilizării unui mod de funcționare a SO în care:

- o lucrare aflată în starea eligibilă să poată folosi unitatea centrală, eliberată de o lucrare care trece în așteptarea datelor,
- unitatea centrală să poată modifica timpul său de alocare înainte de terminarea unei lucrări în scopul satisfacerii cerințelor legate de timpul de răspuns.

În acest caz este necesar ca valoarea timpului de comutare a unității centrale să fie mai mică în raport cu durata unui transfer între nivelele memoriei. Aceasta implică prezența simultană în memoria operativă a mai multor programe sau părți de programe. Acest mod de funcționare este numit **multiprogramare** [6] și este prezentat în figura 1.12.

Schema din figura 1.12 evidențiază două momente importante: rolul principal al memoriei operative (în SO anterioare acest rol era deținut de către unitatea centrală) și fluxul informațional între memoria operativă și cea secundară. Drept consecință, volumul memoriei operative și viteza de transfer între cele două nivele ale memoriei devin caracteristici determinante ale performanței sistemului.

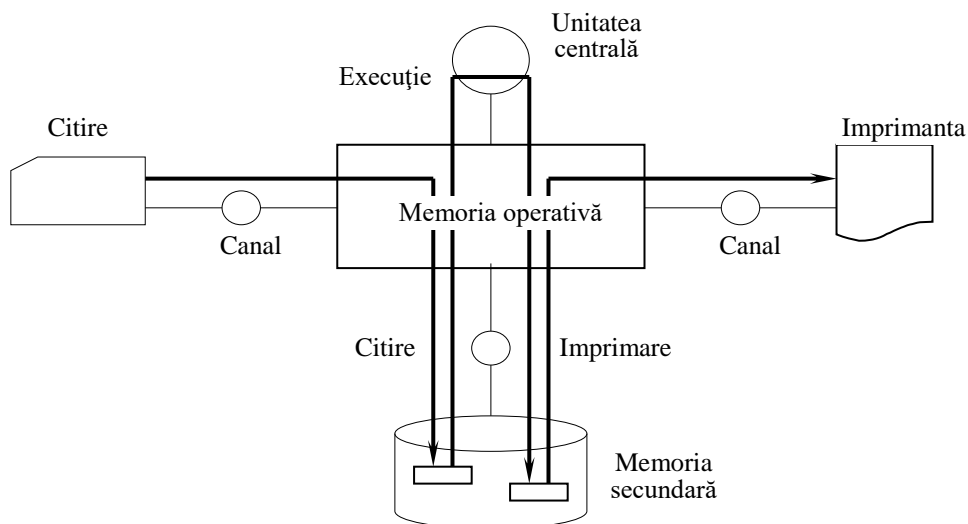


Fig. 1.12. Fluxul informațional într-un sistem cu multiprogramare

Principalele avantaje și restricții ale multiprogramării pot fi prezentate în rezumat după cum urmează:

- un sistem cu multiprogramare este mai complicat de conceput și implementat pentru că el trebuie să asigure partajarea memoriei și protecția reciprocă a programelor;
- multiprogramarea solicită dispozitive speciale pentru relansarea programelor și protecția memoriei;
- un sistem cu multiprogramare asigură o utilizare mai uniformă a resurselor: unitatea centrală, memoria, organele de intrare-ieșire;
- multiprogramarea permite reducerea timpului de răspuns în cazul lucrărilor de durată mică într-un sistem cu prelucrare secvențială.

1.3.2.3. Partajatarea timpului

Un sistem de operare cu partajarea timpului trebuie să garanteze fiecărui utilizator un timp acceptabil de răspuns. Acest rezultat este obținut prin alocarea succesivă a procesorului pentru tranșe de timp (*cuante*) relativ mici programelor utilizatorilor. Viabilitatea unei asemenea tehnici este legată de caracteristicile lucrului interactiv. Activitatea unui utilizator conține două componente: *timpul de reflecție (gândire)*, în care utilizatorul elaborează, propune subiecte de lucru, introducând în calculator informații și *timpul de așteptare*, când așteaptă prestarea serviciului solicitat. Prima componentă este de o durată medie mult mai mare decât a doua și sistemul poate să servească simultan mai mulți utilizatori, folosind timpul mort, datorat perioadei de reflecție.

Ca exemplu, fie un sistem cu partajarea timpului, care deservește 1000 utilizatori cu un comportament mediu identic. Admitem că durata timpului de gândire este în medie de 9 ori mai mare decât a timpului de așteptare, acesta din urmă reprezentând 10% din timpul total. Avem în medie 100 utilizatori activi (care se află în așteptarea unui răspuns la un serviciu cerut). Presupunem că valoarea cuantei este de 5 ms. Dacă executarea unei cereri durează o cantă, timpul de răspuns va fi de ordinul unei jumătăți de secundă.

Am admis în acest exemplu că toate programele utilizatorilor activi se află în memoria principală: timpul de comutare între programele a doi utilizatori se reduce la timpul de realocare a unității centrale, care poate fi neglijat în comparație cu valoarea cuantei. Multiprogramarea devine obligatorie, dacă ținem cont de raportul dintre acest timp și timpul necesar pentru încărcarea unui program în memoria secundară. Situația este de fapt și mai complicată: volumul memoriei principale nu permite aflarea aici a tuturor programelor utilizatorilor activi. Este posibil ca o informație să fie lipsă în memoria operativă atunci când unitatea centrală are nevoie de ea. Rolul sistemului de operare este de a minimiza pe cât este posibil probabilitatea apariției unui atare eveniment.

Dezvoltarea sistemelor de operare cu partajarea timpului a pus în evidență importanța interacțiunii om-calculator. Acest aspect a fost mult timp neglijat, dar cei care au procedat altfel au avut doar de câștigat.

Apariția microprocesoarelor cu posibilități mari de calcul și prețuri tot mai mici a permis pe de o parte utilizarea la scară largă a calculatoarelor personale, iar pe de altă parte, satisfacerea cerințelor utilizatorilor sistemelor informatice de partajare a resurselor fizice și logice distribuite geografic. Au apărut noi tipuri de sisteme informatice: calculatoarele personale, rețelele locale și rețelele globale.

Conceptele și tehnicile elaborate pentru sistemele centralizate au rămas valabile și în cazul serverelor sau sistemelor de operare pentru calculatoarele personale. Repartizarea distribuită a informației, precum și transmiterea

ei la distanțe mai mari sau mai mici a ridicat probleme noi, cum ar fi coordonarea activităților la distanță sau menținerea coerenței informațiilor distribuite. Toate acestea au trebuit să fie luate în considerație la elaborarea sistemelor de operare de rețea.

1.3.3. Windows, Unix și alte sisteme

Paralel cu evoluția tehnică și funcțională a sistemelor de operare a avut loc și o importantă evoluție conceptuală, care a permis o mai bună înțelegere a funcționării SO și a condus la elaborarea unor metode proprii de concepere.

Anul 1964 poate fi considerat de debut pentru cercetările științifice în domeniul sistemelor de operare, cercetări care au fost generate de rezultatele obținute în sfera tehnică - primele sisteme cu partajare a timpului (Thor, CTSS), anunțarea seriei IBM 360 și introducerea canalelor de intrare-ieșire, prima memorie paginată (Atlas), etc.

În perioada 1965-1968 au fost fundamentate concepte teoretice importante, necesare pentru conștientizarea gestionării activităților fizice sau logice paralele: proces secvențial, excluderea mutuală, sincronizarea, semaforul. Acestea au fost aplicate cu succes la elaborarea sistemelor de operare: sistemul THE (1967) utilizează semafoarele, sistemul Multics (1964-1970) conține un nucleu de gestionare a proceselor. Metode și utilitare destinate sistemelor distribuite sunt propuse la sfârșitul anilor 1970. Utilitățile de sincronizare încep să fie introduse în limbajele de programare. Sunt propuse primele metode de specificare și control al validității sincronizărilor.

Problema definirii informației a fost pusă inițial în seama limbajelor de programare: fiecare limbaj definea universul său de obiecte accesibile și mijloacele efective de accesare. Sistemul de operare trebuia doar să implementeze obiectele definite de limbajul de programare în memoria fizică, direct adresabilă.

Restricțiile de capacitate și preț a memoriei principale a condus foarte repede la modificarea modului de utilizare a memoriei secundare și introducerea unor mecanisme de schimb de informații între aceste două nivele ale memoriei. Prima memorie paginată apare în 1962 (Atlas), tot atunci compilatoarele limbajului Algol 60 folosesc paginația virtuală pentru gestionarea programelor în curs de execuție. În 1965 este fundamentată noțiunea de segmentare, deși încă în 1959 sistemul Burroughs B5000 utiliza un mecanism de adresare logică prin unități de volum variabil - segmente. În 1966 este propus un model de arhitectură pentru calculatoarele cu partajare a timpului, implementat în IBM 360/370. În acest calculator segmentele sunt doar simulate printr-o dublă paginație, din care cauză noțiunea de segmentare va rămâne pentru un timp puțin înțeleasă de comunitatea informatică. Problemele partajării și protecției informației, alocării resurselor conduc la noțiunea de memorie virtuală, care permite izolarea mecanismelor de gestionare a ansamblului “memorie principală - memorie secundară”, lăsând utilizatorilor simpli impresia unui spațiu de adrese uniform (contiguu). Tot atunci au fost introduse noțiunile de modularitate și structurare ierarhică, obiect, etc.

Astăzi sistemele de operare în sensul tradițional de concepere sunt mai mult obiectul unor elaborări industriale, decât de cercetare. Aceasta se datorează atât existenței unei rezerve extraordinare de metode și algoritmi, cât și standardizării stricte a funcțiilor și interfețelor sistemelor de operare.

1.3.3.1. SO UNIX și sistemele deschise

Sistemul de operare UNIX, primul sistem “mobil” care asigură un mediu fiabil de dezvoltare și utilizare a softului de aplicație, este fundamentul practic de elaborare a sistemelor fizico-logice deschise. Implementarea largă a SO UNIX a permis trecerea de la declararea conceptului sistemelor deschise la dezvoltarea în practică a acestui concept. Este greu de supraestimat și influența activităților de standardizare a interfețelor SO UNIX asupra dezvoltării domeniului sistemelor deschise. Cu toate acestea, pot fi evidențiate câteva versiuni ale SO UNIX, care diferă atât prin realizare, cât și prin interfețe și semantică, chiar dacă, odată cu dezvoltarea procesului de standardizare, aceste diferențe devin tot mai nesemnificative.

Modulele sursă ale SO UNIX au fost scrise de către colaboratorii companiei AT&T și timp îndelungat drepturile de autor, ca și drepturile de licențiere, au aparținut acestei companii. Mai târziu, din mai multe motive (complexitate tehnică în elaborarea și mentenanța acestui produs program complicat, probleme juridice, etc.), compania AT&T a creat entitatea USL (UNIX System Laboratories), responsabilă exclusiv de dezvoltarea și susținerea SO UNIX.

Compania USL a propus versiunea UNIX System V 4.0, care a devenit standardul de-facto și baza mai multor versiuni UNIX, create de producătorii de stații de lucru și servere. În ultimul succes al USL în calitate de filială a firmei AT&T - versiunea SVR 4.2 - pentru prima oară în istoria SO UNIX a fost realizat mecanismul proceselor “lejere” (fire, en. thread), care erau executate în baza unei memorii virtuale comune și permitea exploatarea conceptului “arhitectură multiprocesorală simetrică” în care mai multe procesoare au drepturi egale de accesare a memoriei operative comune.

În anul 1993 USL a fost absorbită de compania Novell, devenind astăzi departament al acesteia, marca înregistrată UNIX fiind cedată consorțului X/Open. La începutul anului 1995 compania Novell a anunțat o variantă nouă a SO UixWare 2.0 bazată pe System V 4.2. Era un SO cu un sistem de fișiere foarte fiabil, fiind admis

accesul la fișierele păstrate pe serverele NetWare, administratorul avea la dispoziție o interfață grafică bine pusă la punct, etc.

Pe parcursul a mai multor ani sistemul de operare de bază al companiei Sun a fost UNIX BSD. Însă, începând cu SunOS 4.0, s-a trecut la System V 4.0, firma Sun introducând o serie de modificări și extensii în această versiune. Ca exemplu, Sun a implementat paralelizarea programelor pentru sistemele multiprocesorale simetrice. Solaris este o interfață a lui SunOS cu mijloace suplimentare GUI și resurse de nivel înalt pentru organizarea lucrului în rețea (de exemplu, apelarea procedurilor la distanță – RPC). Și la baza SO HP/UX, DG/UX și AIX se află SVR 4.x din care cauză setul de bază al funcțiilor de sistem și bibliotecă este același. Variantele SO UNIX, propuse de compania SCO și destinate exclusiv platformelor Intel, sunt bazate pe modulele inițiale ale System V 3.2, fiind compatibile cu toate standardele de bază

Open Software Foundation (OSF) a fost prima companie comercială, care a încercat elaborarea SO UNIX în baza micronucleului Mach. A fost creat sistemul de operare OSF-1, care nu era „curat” (în sens de licențiere), deoarece folosea o parte a modulelor inițiale din SVR 4.0.

Variantele SO UNIX, propuse de Universitatea din California, sunt o alternativă reală pentru UNIX AT&T. De exemplu, UNIX BSD 4.2 era pus la dispoziție în module sursă și folosită chiar în fosta URSS pe calculatoarele de tip CM-3, CM-4. Grupul BSD a influențat enorm dezvoltarea sistemelor de operare UNIX, printre realizări amintim mult controversatul SO UNIX BSD 4.4, construit în baza principiilor „micronucleare”, sistemul FreeBSD și altele.

Nu putem să nu amintim aici și de realizarea originală a SO UNIX pentru platformele Intel, propusă de Torvald Linus – LINUX. Este un sistem de operare foarte popular în mediul studențesc, care are și una din cele mai populare teleconferințe în Internet.

1.3.3.2. Standarde UNIX

Odată cu ieșirea SO UNIX pe piață și creșterea substanțială nu numai a numărului de utilizatori, ci și a numărului de specialiști din toate colțurile lumii, care propun modificări și chiar variante proprii, a apărut necesitatea elaborării unor standarde, care ar asigura compatibilitatea.

Unul dintre primele standarde de-facto a fost cel publicat de USL pentru versiunea SO UNIX System V Release 4 - System V Interface Definition (SVID). Majoritatea variantelor comerciale respectau standardul SVID. Evident, SVID fiind un document de firmă, publicat fără discuții publice nu putea fi adoptat ca și standard oficial.

Paralel exista direcția BSD (Berkeley Standard Distribution), susținută de comunitatea universitară. Deși majoritatea realizărilor comerciale se bazau pe Sistem V, UNIX BSD era foarte popular în universități din care cauză a fost elaborat un standard, care a unit practic AT&T cu BSD. Acest lucru a fost început de asociația programatorilor profesioniști din cadrul UniForum (Sistemele Deschise) și continuat de grupurile de lucru POSIX (Portable Operating System Interface). Cel mai popular standard, adoptat de ISO la recomandarea IEEE, POSIX 1003.1 definește cerințele minime pentru componentele unui sistem de operare.

Organizația internațională X/Open, care activează în domeniul elaborării și propagării ideilor sistemelor deschise, culege și sistematizează standardele de-jure și de-facto de importanță industrială în așa numitul X/Open Common Application Environment (CAE). Specificațiile interfețelor componentelor, care formează CAE, sunt publicate în X/Open Portability Guide (XPG).

Pentru lumea UNIX este foarte important și standardul limbajului de programare C, adoptat mai întâi de ANSI și apoi de ISO. În acest standard sunt specificate, în afara limbajului C, bibliotecile obligatorii într-o realizare standard. Deoarece chiar de la apariție limbajul C, sistemele de programare erau strâns legate de UNIX, componentele bibliotecilor standard corespundeau exact mediului standard al SO UNIX.

Mai menționăm standardul de-facto SPARC Compliance Definition, propus de organizația SPARC International, propunerea organizației 88/Open pentru procesoarele RISC Motorola, standardul sistemului de ferestre, susținut de X Consortium (Institutul de Tehnologie din Massachusetts) și OSF/Motif, elaborat de Open Software Foundation.

1.3.3.3. Sisteme de operare cu micronucleu

Micronucleul este partea minimă principală a unui sistem de operare, folosită pentru asigurarea modularității și transportabilității. Noțiunea de micronucleu a fost introdusă de compania Next prin sistemul de operare cu micronucleul Mach. Nucleul acestui sistem de operare, de dimensiuni mici, în jurul căruia se situau subsistemele executate în regim user, trebuia să asigure o flexibilitate și modularitate foarte înaltă. Dar în realitate acestea au fost umbrite de prezența serverului monolit, care realiza sistemul de operare UNIX BSD 4.3, ales de compania Next în calitate de nivel superior pentru micronucleul Mach. Totuși, utilizarea micronucleului Mach a permis introducerea administrării mesajelor și a unei serii de funcții de serviciu orientate pe obiecte, în baza cărora a fost creată o interfață grafică elegantă a utilizatorului cu mijloace simple de configurare, administrare și dezvoltare program.

Următorul SO cu micronucleu a fost MS Windows NT, în care momentul principal declarat era, în afara modularității, transportabilitatea. Acest sistem de operare poate fi utilizat în sistemele mono- și multiprocesor, bazate pe procesoarele Intel, Mips, și Alpha. Mai mult, deoarece NT trebuia să execute și programele scrise pentru DOS, Windows, OS/2 și SO, compatibile cu standardele Posix, compania Microsoft a folosit modularitatea abordării „micronucleare” pentru crearea unei structuri generalizate, care nu repetă sistemele de operare existente, fiecare SO fiind emulat printr-un modul separat sau printr-un subsistem.

Au aderat la tehnologia „micronucleară” și companiile Novell/USL, Open Software Foundation (OSF), IBM, Apple și altele. Unul din concurenții principali ai lui NT în domeniul SO cu micronucleu sunt Mach 3.0, creat în Universitatea Carnegie-Mellon, și Chorus 3.0 al companiei Chorus Systems.

Un exemplu practic

Scopul exercițiilor de mai jos [7] este de a pune în evidență influența evoluției istorice a sistemelor de operare asupra unor caracteristici ale acestora.

Vom considera un calculator periferia căruia este un dispozitiv de introducere a cartelor perforate (1 000 cartele pe minut) și o imprimantă (1 000 linii pe minut). O *lucrare medie* este definită astfel:

- citește 300 de cartele,
- utilizează procesorul 1 minut,
- tipărește 500 de linii.

Se presupune, că toate lucrările au caracteristici identice cu ale *lucrării medii*.

Definim două caracteristici de performanță a sistemului:

- debitul mediu D - numărul de lucrări executate într-o oră,
- randamentul unității centrale η - partea din timpul total de utilizare a unității centrale în care aceasta execută lucru util, altul decât gestionarea perifericelor.

Exercițiul 1. Presupunem că periferia este gestionată de către unitatea centrală. Să se calculeze D și η în următoarele ipoteze de funcționare:

- sistemul este exploatat în regim "poartă deschisă"; durata unei sesiuni de exploatare este de 15 minute,
- sistemul este exploatat utilizând un monitor cu înlanțuire secvențială a lucrărilor.

Exercițiul 2. Presupunem că periferia este gestionată de un calculator separat, care conține o bandă magnetică în care sunt introduse datele la intrare și o bandă magnetică pentru ieșire (tipărirea se va efectua de pe această bandă). Datele la intrare sunt introduse în calculatorul principal de pe banda magnetică, acesta producând datele la ieșire pe bandă. Timpul necesar citirii de pe și scrierii pe benzi nu se va lua în considerație. Timpul de transfer a benzilor de pe un calculator pe altul este de 5 minute în fiecare sens; se presupune că o bandă va grupa un lot de 50 de lucrări (v. fig. 1.13).

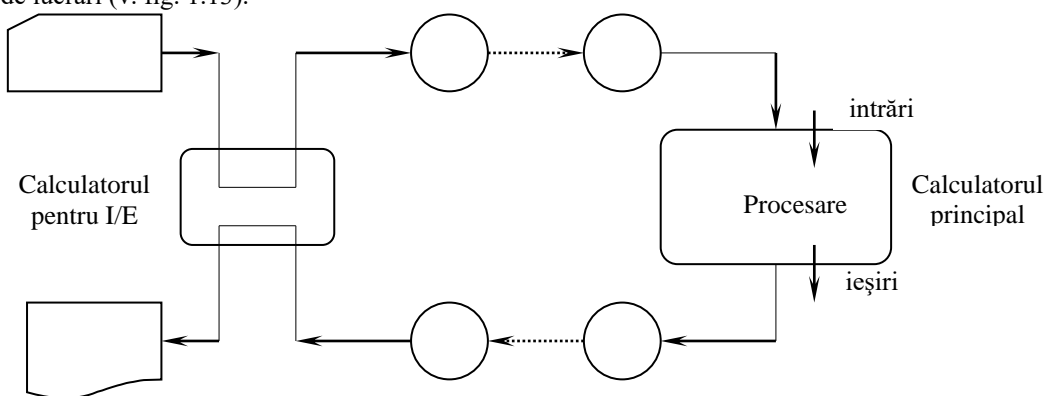


Fig. 1.13. Exemplificarea cazului 2.

Presupunem că intensitatea sosirii lucrărilor este suficientă pentru a ocupa tot timpul calculatorului central. Calculați D și η .

Stabiliți modul de planificare a seturilor de lucrări și calculați timpul mediu de așteptare a unui utilizator (timpul din momentul predării lucrării și până la recepționarea rezultatelor). Vom admite, că lucrările sosesc într-un ritm regulat, că timpul necesar formării unui program (pregătirea unui complet de cartele perforate corespunzătoare unui program) este 10 minute și timpul distribuirii rezultatelor unui lot (decuparea și trierea listelor utilizatorilor) la fel este 10 minute.

Exercițiul 3. Periferia este administrată de un canal de intrare-ieșire. Sistemul este monoprogram, iar monitorul de înlănțuire permite unității centrale să prelucreze o lucrare paralel cu citirea următoarei și tipărirea precedentei lucrări. Calculați în aceste condiții D și η . Aceeași întrebare dacă lucrarea medie presupune citirea a 1200 de cartele și imprimarea a 1500 linii într-un minut de utilizare a unității centrale.

Exercițiul 4. Operațiile de intrare-ieșire sunt gestionate cu ajutorul unei memorii-tampon (bufer) pe discul fix (spooling pentru citire și imprimare). Lucrarea medie este cea definită în punctul 3.

Presupunem că o cartelă conține 80 octeți, iar o linie de imprimare 120. Care este capacitatea minimă a memoriilor-tampon pentru citire și imprimare necesare pentru ca unitatea centrală să fie folosită la randamentul maxim? Care va fi în acest caz debitul lucrărilor?

Intensitatea sosirii lucrărilor și capacitatea memoriei-tampon pentru citire sunt cele din a), iar memorie-tampon pentru tipărire este de 2 Mo. Care este randamentul unității centrale?

2. TEHNICI DE EXECUȚIE ȘI COMUNICAȚIE	2
2.1. MODUL SECVENȚIAL DE EXECUȚIE A UNUI PROGRAM.....	2
2.1.1. <i>Noțiuni fundamentale</i>	2
2.1.2. <i>Starea și contextul procesorului</i>	5
2.2. ÎNTRERUPERI, DEVIERI, APELAREA SUPERVIZORULUI	5
2.2.1. <i>Activități asincrone.....</i>	5
2.2.2. <i>Mecanisme de comutare a contextului</i>	7
2.2.3. <i>Întreruperi</i>	8
2.2.4. <i>Devieri și apelarea supervizorului</i>	10
2.2.5. <i>Exemple de sisteme de întreruperi.....</i>	10
2.3. IMPLEMENTAREA MECANISMELOR DE COMUTARE A CONTEXTULUI.....	11
2.3.1. <i>Utilizarea devierilor și apelării supervizorului</i>	11
2.3.2. <i>Exemple de utilizare a întreruperilor</i>	13
2.3.3. <i>Concluzii.....</i>	16
2.4. PROGRAMAREA OPERAȚIILOR DE INTRARE-IEȘIRE	16
2.4.1. <i>Organizarea generală.....</i>	16
2.4.2. <i>Metode de comandă a perifericelor.....</i>	18
2.4.3. <i>Intrări-ieșiri buferizate în memorie</i>	21
2.4.4. <i>Încărcarea inițială.....</i>	25
EXERCIIII.....	25

2. TEHNICI DE EXECUȚIE ȘI COMUNICAȚIE

Mecanismele, care dau posibilitatea unui calculator să interacționeze cu mediul exterior, pe de o parte, și să manipuleze mai multe sarcini, pe de alta, formează baza oricărui sistem de operare. Cunoașterea detaliată a structurii și modului de funcționare a acestor mecanisme este obligatorie pentru un specialist în domeniu.

2.1. Modul secvențial de execuție a unui program

Nucleul unui calculator este format dintr-o memorie adresabilă, în care sunt păstrate instrucțiunile și datele programului, și procesorul, care interpretează instrucțiunile. Instrucțiunile și datele se află în segmente distincte, prin segment înțelegând o mulțime de informații, desemnate și manipulate ca un tot întreg, care ocupă în memorie o suită contiguă de amplasamente. Vom presupune că segmentele care conțin programul nu pot fi modificate în timpul execuției acestuia.

Execuția instrucțiunilor, care formează un program secvențial, conduce la evoluția stării calculatorului. Evoluția stării calculatorului poartă un caracter discret, starea este observabilă doar în momente de timp numite puncte de observare, care corespund, de obicei, începutului și sfârșitului unei instrucțiuni. Unele instrucțiuni mai complexe pot conține puncte observabile intermediare.

Starea calculatorului este definită de starea procesorului și starea memoriei. Starea memoriei este determinată de conținutul locațiilor segmentelor încărcate în memorie. Starea procesorului este definită de conținutul unui set de registre (programabile și interne), atașate procesorului.

2.1.1. Noțiuni fundamentale

Orice program secvențial constă dintr-o mulțime de proceduri, care se pot apela reciproc. Fiecărei proceduri îi este asociat un segment distinct de procedură. Datele sunt reprezentate de asemenea prin segmente, care pot fi proprii unei proceduri sau partajate între mai multe proceduri.

Numim **activitate** *fenomenul care rezultă din execuția neîntreruptă a unei proceduri unice*. În acest fel, execuția unui program secvențial constă dintr-un lanț de activități.

Numim **context** al unei activități *mulțimea informațiilor accesibile procesorului în cursul acestei activități*. Contextul activității este compus din contextul procesorului (registrele programabile și interne) și contextul memoriei (segmentul procedurii și segmentul datelor). Trecerea de la o activitate la alta este realizată de instrucțiuni speciale: **apelarea** și **returul** din procedură, care realizează *comutarea contextului*.

Exemplul 2.1. O procedură p (apelantă) provoacă execuția unei proceduri q (apelate) cu ajutorul unei secvențe de apel care conține următoarele etape:

- Pregătirea parametrilor, transmiși de către procedura p procedurii q ,
- Salvarea parțială a contextului lui p , necesar la retur,
- Înlocuirea contextului procedurii p prin contextul lui q .

La revenire din procedura q avem o schemă practic simetrică, doar contextul lui q fiind pierdut:

- Pregătirea rezultatelor, transmise de către procedura q procedurii p ,
- Restabilirea contextului procedurii p , salvat înainte de apel. ◀

Exemplul 2.2. În cazul funcționării în **corutine** (proceduri simetrice, recursie mutuală – două proceduri se pot apela reciproc), procedurile apelantă și apelată joacă un rol simetric: secvența de retur este identică cu cea de apel. Activitatea care rezultă din apelul unei proceduri p ia în calitate de context inițial contextul salvat la ultimul apel executat de p . Primul apel al unei proceduri trebuie să specifice valoarea inițială a contextului său.

Secvența de schimbare a contextului (reluarea) conține următoarele etape (p este corutina părăsită, q este cea reluată):

- Pregătirea parametrilor, transmiși de către procedura p procedurii q ,
- Salvarea parțială a contextului lui p , care trebuie să fie regăsit la reluare,
- Restabilirea contextului salvat la ultimul abandon al lui q sau formarea contextului inițial în cazul primului apel. ◀

2.1.1.1. Mecanisme de execuție secvențială

Vom descrie un mecanism general pentru execuția programelor secvențiale, formate dintr-o suită de activități, rezultate din execuția unei proceduri sau corutine. Acest mecanism realizează funcțiile următoare:

- Salvarea și restabilirea contextului la apelare și retur,

- Transmiterea parametrilor între procedurile apelantă și apelată,
- Administrarea unei zone de lucru proprii fiecărei proceduri, cu permisiunea apelurilor recursive.

Cazul procedurilor.

Structura de date utilizată în acest caz este o **stivă de execuție**. Sunt utilizate diverse variante, care diferă în mod esențial prin specificarea detaliată a contextului și prin modul de comutare a acestuia la apelare sau retur. Schema execuției poate fi programată direct (de exemplu, în limbajul de asamblare) sau determinată de structura mecanismului de execuție, definit de un limbaj de programare. În ultimul caz prin context înțelegem mulțimea variabilelor accesibile conform regulilor de vizibilitate definite în limbaj (structura blocurilor, modulele, etc.). Descriem o organizare foarte apropiată schemei de execuție din limbajul de programare C, presupunând respectarea următoarelor ipoteze:

- Parametrii unei proceduri sunt transmiși prin valori; la retur un singur rezultat este returnat,
- Procedurile pot fi apelate recursiv (direct sau indirect).

La fiecare apelare a procedurii o structură de date numită **regiune a mediului** (sau simplu **mediul procedurii**) este creată în vârful stivei de execuție, care va dispărea la returul respectiv. O procedură apelată recursiv are în stivă atâtea medii câte execuții neterminate există pentru această procedură. La un moment concret de timp mediul din top-ul stivei corespunde procedurii q în curs de execuție (procedura activă), mediul imediat următor este al procedurii p , care a apelat procedura q , etc. Stiva este administrată prin intermediul a doi pointeri (fig.2.1.):

baza pointerul care indică baza mediului procedurii active,
top pointerul care indică primul amplasament liber pentru a crea un nou mediu.

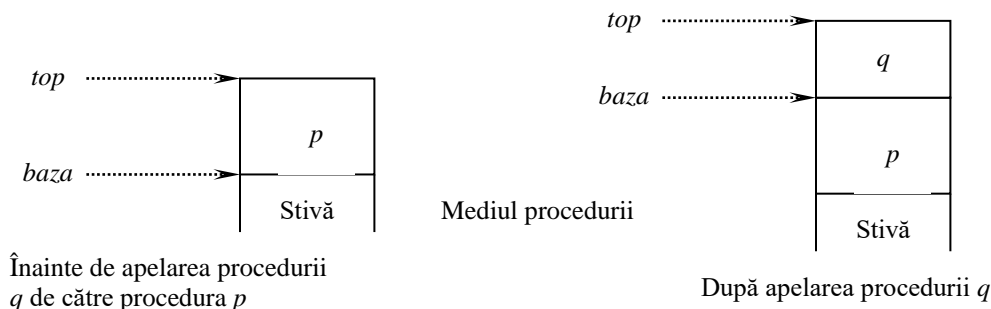


Fig.2.1. Stiva de execuție

Mediul conține următoarele informații:

- informații de salvare și legăturile de retur
 - un pointer la baza contextului procedurii apelante
 - adresa returului
 - un amplasament pentru rezultat
- parametri
 - $n+1$ amplasamente, primul conținând numărul de parametri, iar următoarele - valorile acestora
 - variabilele locale și spațiul de lucru al procedurii.

Aceste informații, cu excepția spațiului de lucru, sunt păstrate în amplasamente pentru care deplasarea în raport cu originea mediului este cunoscută și fixă, fiind posibilă adresarea relativă a lor (față de baza mediului). Spațiul de lucru este adresat din vârful stivei.

Operațiile executate la apelarea și returul procedurii sunt următoarele:

Apelare

- alocarea unei zone în stiva de execuție pentru mediul procedurii apelate (dimensiunea acestei zone, cu excepția spațiului de lucru, este cunoscută anticipat)

$temp := baza$
 $baza := top$
 $top := top + dimensiunea\ mediului$
- salvarea informațiilor de retur

baza_veche:=temp
memorizarea adresei de retur

- 3) ordonarea parametrilor
- 4) executarea unei ramificații la procedura apelată.

Retur

- 1) salvarea rezultatului într-un amplasament stabilit
- 2) restabilirea informațiilor de retur și eliberarea mediului
temp:=adresa de retur
top:=baza
baza:=baza_veche
- 3) returul
*ramificare *temp ramificare indirectă*

O eventuală salvare și restabilire a registrelor sunt lăsate în seama procedurii apelante.

Cazul corutinelor.

Schema precedentă este funcțională doar pentru cazuri simple de execuție a două corutine pentru care mediul salvat se reduce la adresa de retur. Pentru cazuri mai generale, îndeosebi când o corutină este ea însăși formată din mai multe proceduri, schema stivei unice nu poate fi aplicată. Fie ca exemplu următorul caz:

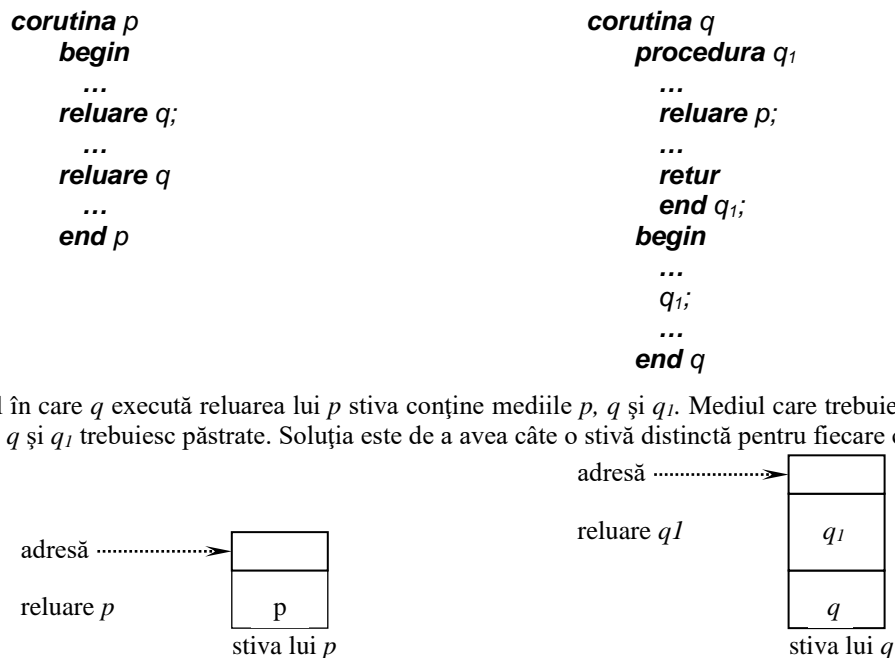


Fig.2.2. Schema de execuție pentru corutine

Pentru un moment concret de timp stiva curentă este stiva corutinei în curs de execuție. O operație *schimbă_stiva* permite schimbarea stivei curente, salvând adresa de reluare în top-ul fostei stive curente:

schimbă_stiva (p):
stiva_curentă.top:=adresa de reluare;
stivă_curentă :=stiva(p)

Secvența de reluare va arăta astfel

reluare (p):
schimbă_stiva (p);
if prima apelare then
 apelare (p) ---- secvența de apel primar

```

else
    temp:=stiva_curentă.top;
    ordonează parametrii în stiva_curentă;
    ramificare *temp
endif

```

Rezumat: **contextul memoriei** unei activități la un moment curent de timp **conține**, în afara segmentului procedurii în curs de execuție și segmentele de date, **zona mediului curent din stiva de execuție**.

2.1.2. Starea și contextul procesorului

Starea procesorului este determinată de conținutul registrelor acestuia. Registrele pot fi:

- adresabile, numite **registre generale**, manipulate de programe,
- registre speciale, de obicei grupate sub forma unor informații sintetice, numite **cuvânt de stare program** sau **cuvânt de stare a procesorului** (în engleză, **program status word, PSW**).

Cuvântul de stare a procesorului conține informații, care pot fi clasificate astfel:

- 1) Informații referitoare la starea procesorului:
 - (a) **Starea de execuție**. Procesorul se poate afla în starea **activ** în care îndeplinește instrucțiuni, sau în starea de **așteptare**, când execuția este suspendată. Tranziția *activ* → *așteptare* se realizează prin încărcarea cuvântului de stare sau prin executarea unei instrucțiuni speciale; trecerea inversă *așteptare* → *activ* este în mod obligator rezultatul unei **întreruperi**.
 - (b) **Modul de funcționare**. Din considerente de protecție este util să se permită doar programelor sistemului de operare executarea unor instrucțiuni anumite (speciale), programele utilizatorilor neavând acces la aceste instrucțiuni. Aceasta poate fi realizat definind două moduri de funcționare a calculatorului, care se deosebesc printr-un bit indicator în cuvântul de stare: modul **stăpân** (**master**, eng., **maître**, fr.) sau **supervizor** și modul **sclav** (**slave**, eng., **esclave**, fr.) sau **program**. Setul de instrucțiuni care pot fi executate în **modul program** este o submulțime a setului corespunzător modului **supervizor**. Astfel instrucțiunile rezervate modului supervizor pot fi numite **privilegiate**, aici pot fi găsite instrucțiunile de intrare-ieșire și cele legate de întreruperi și protecție. Pot exista și alte moduri speciale.
 - (c) **Masca întreruperilor**.
- 2) Informații referitoare la contextul accesibil al memoriei și drepturile de acces asociate: tabele de segmente, indicatori de protecție a memoriei, etc.
- 3) Informații referitoare la derularea activității curente: codul condiției, contorul operației următoare (contor ordinal). Pentru unele calculatoare contorul, care conține adresa operației următoare, poate fi un registru distinct al cuvântului de stare, pentru altele el este un câmp al acestui cuvânt.

2.2. Întreruperi, devieri, apelarea supervizorului

2.2.1. Activități asincrone

Modelul descris mai sus poate fi folosit doar pentru un singur program, reprezentat printr-o secvență de activități, executate pe un singur procesor. Unicele mecanisme necesare pentru organizarea comunicărilor între activități sunt operațiile de apelare și retur pentru proceduri sau reluare pentru corutine.

Pentru cazuri mai generale sunt necesare mecanisme suplimentare, cum ar fi conceptele de **asincronism** sau de **protecție reciprocă între activități**.

Prin **asincronism** înțelegem efectul care îl pot avea asupra derulării unei activități anumite evenimente exterioare.

Numim **protecție reciprocă între activități** o modificare mai profundă a **contextului**, atunci când se trece de la o activitate la alta, în comparație cu ceea ce are loc în cazul unei simple apelări de procedură.

Un caz tipic de asincronism este executarea intrărilor-ieșirilor simultan cu execuția unui program. Trebuie să fie asigurată posibilitatea informării programului despre terminarea unui transfer de informații. O primă posibilitate, care nu necesită utilizarea unor dispozitive speciale, este cea a **așteptării active**, prezentată mai jos.

Arhitectura calculatoarelor CDC Cyber 170 conținea un procesor central *PC* și 10 procesoare periferice identice *PP*. Programele sistemului de operare erau executate pe *PP*: unul dintre acestea, numit *PS*, avea "grijă" de înlănțuirea lucrărilor și alocarea resurselor, celelalte, notate *PES(i)*, erau specializate în operații de I/E. *PC* și *PP* comunicau prin intermediul unei memorii comune. Schematic, o operație de I/E se derula în felul următor:

- 1) Presupunem că un program al utilizatorului, executat pe *PC*, cere o operație de I/E. Procedura utilizată pentru aceasta inițializează un cuplu de indicatori *D* (cerere) și *F* (terminare): $D:=1$, $F:=0$. Specificația precisă a transferului necesar este plasată într-un descriptor, adresa căruia este cunoscută de către *PS*.
- 2) Un program de supraveghere, executat de *PS*, controlează periodic indicatorul *D*. În momentul în care îl găsește pus în 1, acest program alege unul din *PES* liber, fie *PES(i)*, și-i cere să execute operația de I/E. Pentru aceasta sunt utilizați doi indicatori *DEX(i)* și *FEX(i)*, analogici cu *D* și *F*, transmițând lui *PES(i)* adresa descriptorului cu informațiile necesare operației de I/E.
- 3) Programul de I/E, care este executat pe *PES(i)*, testează periodic indicatorul său *DEX(i)*. Atunci când acesta este găsit pus în 1, programul execută transferul informațiilor cerute, utilizând datele găsite în descriptor. La terminarea transferului acest eveniment este semnalizat de către program prin punerea în 1 a indicatorului *FEX(i)*.
- 4) Supervizorul scrutează periodic *FEX(i)*. Dacă acesta este găsit în 1, supervizorul face același lucru cu indicatorul *F*, care este periodic consultat de către programul utilizatorului pentru a afla când se termină transferul.

Algoritmic putem reprezenta toate acestea astfel:

programul utilizatorului <cerere de I/E> $D:=1$; $F:=0$; <test terminare I/E> if $F=1$ then	programul supervizor ciclu if $D=1$ then caută <i>PES(i)</i> ; $DEX(i):=1$; $FEX(i):=0$; endif <test terminare execuție> if $FEX(i)=1$ then $F:=1$; endif endciclu	programul pentru I/E ciclu if $DEX(i)=1$ then execută I/E; <sincron> $FEX(i):=1$; endif endciclu
---	---	---

Pot fi făcute următoarele comentarii:

- relațiile între *PC* și *PS*, pe de o parte, și *PS* și *PES*, pe de alta, au aceeași schemă. Fiecare indicator poate fi pus în 1 sau consultat de un singur procesor.
- procesorul central este în totalitate eliberat de operațiile de I/E. El poate fi încărcat cu alte lucrări în timpul acestor operații. În același timp, programul, care cere transferuri de informații verifică în mod explicit terminarea operațiilor de I/E.
- operațiile de I/E sunt ele însăși separate în două părți: supervizarea (alegerea procesorului de intrare-ieșire în funcție de starea lui *PES* și urgența operației) și transferul propriu-zis al informațiilor, care poate fi realizat într-un mod mai eficient de un procesor eliberat de funcțiile precedente.

Exemplele care urmează sunt chemate să ilustreze limitele metodei de așteptare activă pentru organizarea comunicărilor între activitățile asincrone.

Exemplul 2.3. Sistem multiprocesoral. Fie un calculator, arhitectura căruia presupune o memorie comună la care sunt asociate mai multe procesoare identice (sistem multiprocesoral cu memorie comună), aceste procesoare nefiind specializate cum a fost în cazul precedent, ci banalizate, adică o activitate poate fi executată pe oricare procesor.

Comunicarea între activitățile executate pe diferite procesoare poate fi realizată prin modificarea și testarea periodică a indicatorilor memoriei comune. Însă așteptarea activă conduce în acest caz la eficiență scăzută, deoarece consultarea periodică imobilizează procesorul. ◀

Exemplul 2.4. Măsurarea timpului. În cadrul derulării unui program adesea este necesar să se ia în considerație timpul real (cazul proceselor tehnologice, raționamente de securitate - oprirea unui program care abuzează de procesor din cauza unei bucle infinite, etc.). Deoarece ceasul calculatorului este un

dispozitiv extern procesorului, el trebuie periodic consultat de către program, soluție costisitoare și adesea imprecisă. Este necesar un mecanism care ar permite ceasului la momente fixe să acționeze asupra procesorului. ◀

Exemplul 2.5. Intervenții externe. Din mai multe considerente (forță majoră, securitate, etc.) poate fi necesar să existe posibilitatea întreruperii derulării unui program pentru a impune procesorul să execute o acțiune anume. Această întrerupere poate fi declanșată de către un operator uman, un dispozitiv automat, etc. Este o situație analogică cu cea din exemplul precedent; din aceleași considerente nu este binevenită consultarea periodică a unui indicator. Avem nevoie de un mecanism de acționare directă în acest caz. ◀

2.2.2. Mecanisme de comutare a contextului

Comutarea contextului unui procesor permite executarea într-o manieră indivizibilă a următoarelor două operații:

- trecerea cuvântului de stare într-un amplasament specificat al memoriei,
- încărcarea în cuvântul de stare a conținutului unui alt amplasament specificat al memoriei.

Aceasta se poate întâmpla doar dacă procesorul se află într-o stare observabilă (de exemplu, între execuția a două instrucțiuni) sau de așteptare. Din aceste considerente noțiunea de "punct de întrerupere" este sinonim al noțiunii "punct observabil".

Comutarea contextului poate fi necesară din mai multe cauze distincte. Presupunem că fiecărei cauze i-a fost asociat un număr de ordine. Pot fi întâlnite două scheme de comutare a contextului.

- 1) **Salvare în amplasamente fixe.** Fiecărei cauze (numărul unei cauze fiind i) îi sunt atașate în mod constant o pereche de amplasamente în memorie adresele cărora le vom nota prin $csp_vechi[i]$ și $csp_nou[i]$ (csp semnificând cuvânt de stare program). Comutarea se produce după cum urmează:

$$\begin{aligned} Mp[csp_vechi[i]] &:= \text{cuvânt de stare program} \\ \text{cuvânt de stare program} &:= Mp[csp_nou[i]] \end{aligned}$$

În setul de instrucțiuni există o instrucțiune privilegiată *schimbă_csp(adr)* cu următorul efect:

$$\text{cuvânt de stare program} := Mp[adr].$$

- 2) **Salvare într-o stivă.** Aici avem același procedeu în ceea ce constă cuvântul de stare nou. Însă cuvântul de stare vechi nu este salvat într-un amplasament fix, ci într-o stivă specială:

$$\begin{aligned} ptr &:= ptr + 1 \\ stiva[ptr] &:= \text{cuvânt de stare program} \\ \text{cuvânt de stare program} &:= Mp[csp_nou[i]] \end{aligned}$$

Instrucțiunea *schimbă_csp(adr)* este identică celei din 1); există însă și o instrucțiune *restabilește_csp*, care restabilește cuvântul de stare a procesorului folosind pentru acesta top-ul stivei:

$$\begin{aligned} \text{cuvânt de stare program} &:= stiva[ptr] \\ ptr &:= ptr - 1 \end{aligned}$$

Comutarea contextului, descrisă mai sus, este declanșată sub influența stării unor indicatori din cuvântul de stare program pe care procesorul îi consultă la interpretarea fiecărei instrucțiuni. Conform semnificației acestor indicatori și maniera în care ei sunt modificați, pot fi evidențiate trei mecanisme de comutare, descrise în tabelul de mai jos:

Tabelul 2.1. Mecanisme de comutare a contextului

Denumirea mecanismului	Cauza	Utilizarea
Întrerupere	Exterioară derulării instrucțiunii curente	Reacționare la un eveniment asincron extern
Deviere (excepție)	Legată de derularea instrucțiunii curente	Tratarea unei erori sau situații excepționale
Apelarea supervisorului	Comutare explicită	Apelarea unei funcții a S.O.

Adesea toate aceste trei denumiri sunt înlocuite cu una singură - **întrerupere**.

2.2.3. Întreruperi

O **întrerupere** este comutarea contextului procesorului declanșată de o cauză externă derulării instrucțiunii curente. Fizic, întreruperea înseamnă trimiterea unui semnal procesorului, acest semnal provocând schimbarea stării unuia dintre indicatorii, consultați în cursul executării fiecărei instrucțiuni. Semnalul poate proveni de la alt procesor, de la un organ de I/E, de la un dispozitiv extern, și în genere, de la orice proces fizic, extern procesorului întrerupt. O întrerupere permite să cerem procesorului să suspende executarea programului curent, din primul punct întreruptibil, și să treacă la execuția unui program predefinit. Acesta din urmă este numit **program de tratare a întreruperii** (*interrupt handler*, eng., *traitant de l'interruption*, fr.). Programul de tratare a întreruperii este executat într-un context diferit de cel al programului întrerupt, diferența fiind legată de modul de tratare, protecție, informațiile accesibile, etc.

Nivele de prioritate. Cauzele care duc la necesitatea întreruperii unui procesor sunt diferite, drept rezultat și programele predefinite, care tratează întreruperile diferă. Mecanismul întreruperilor trebuie să poată deosebi aceste cauze. Două scheme de bază sunt utilizate în acest scop:

- Există un indicator unic pentru toate întreruperile și acestui indicator îi este asociat un program unic de tratare a întreruperilor. O informație suplimentară (codul întreruperii), care se conține în cuvântul de stare sau într-un amplasament de memorie, dă posibilitatea de a deosebi cauzele. Prima obligație a programului de tratare a întreruperilor este de a consulta codul întreruperii pentru a stabili originea acesteia, doar apoi se va trece la tratarea propriu-zisă.
- Fiecărei cauze este atașat un indicator, se mai spune că fiecare cauză este atașată unui nivel de întrerupere. Fiecărui nivel îi corespunde un program distinct de tratare a întreruperii, activat în mod automat de către mecanismul de comutare a contextului.

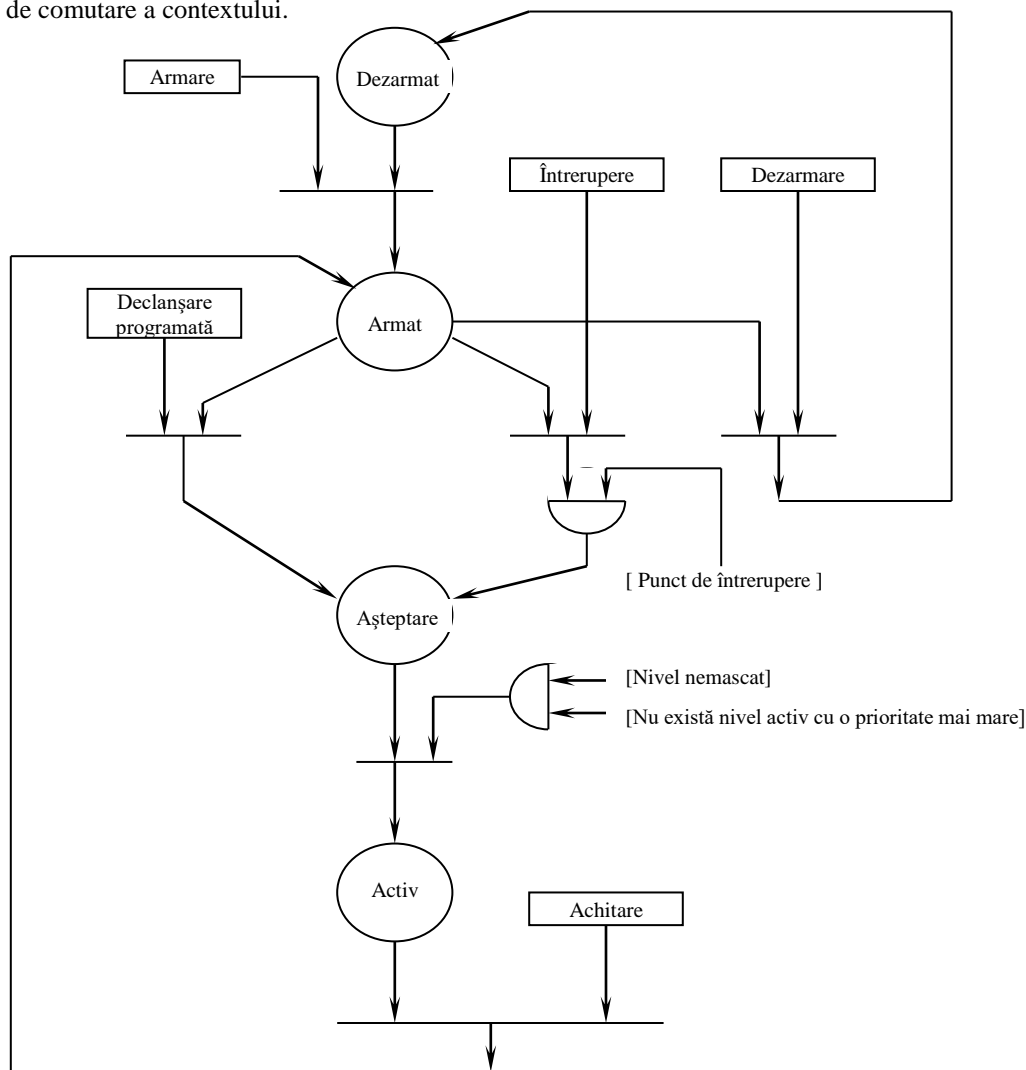


Fig.2.3. Stările unui nivel de întrerupere

Priorități și mascarea întreruperilor. Atunci când există mai multe nivele de întrerupere este posibilă necesitatea modificării simultane a doi indicatori, legați de două cauze diferite. Conflictul poate fi reglat stabilind o ordine de prioritate în cadrul nivelelor de întrerupere. Această ordine poate fi fixată odată pentru totdeauna sau modificabilă prin microprogramare.

Adesea este utilă protejarea, contra unor întreruperi anume, a execuției unei suite de instrucțiuni (de exemplu, poate fi interzisă întreruperea unui program de tratare a întreruperii). Aceasta ar însemna întârzierea comutării contextului, comutare, provocată de sosirea unui semnal asociat unui nivel oarecare de întrerupere. Se zice atunci, că nivelul este **mascat** sau **inhibat** (**întrerupere mascată**). Ridicarea inhibării ("*demascarea*") va autoriza schimbarea ulterioară a contextului. Informațiile asociate mascării întreruperilor se află în cuvântul de stare a procesorului.

Pentru unele nivele de întrerupere efectul sosirii semnalului de întrerupere poate fi suprimat (nu doar întârziat). Totul se va petrece în acest caz ca și cum însăși cauza întreruperii a fost suprimată: nivelul întreruperii este **dezarmat**. Un nivel dezarmat poate fi **rearmat**, adică repus în serviciu.

Declanșare programată. Pentru unele calculatoare, îndeosebi cele utilizate în controlul proceselor, există o instrucțiune de declanșare programată care permite modificarea indicatorului, asociat unui nivel de întrerupere, din interiorul unui program. În acest fel este posibilă simularea apariției unei cauze externe de întrerupere.

Atunci când toate condițiile necesare pentru ca o întrerupere să fie luată în considerație sunt prezente, nivelul se numește **activ**. Această stare corespunde executării programului de tratare a întreruperii. Notăm, că această execuție poate fi suspendată pentru a permite tratarea unei întreruperi cu o prioritate mai înaltă. Ieșirea din starea activă se face prin **achitarea** întreruperii. Achitarea este realizată folosind instrucțiunea *schimbă_csp*, care termină tratarea schimbând contextul.

Operațiile de armare, dezarmare, mascare, demascare și declanșare a întreruperilor sunt totdeauna realizate prin intermediul unor instrucțiuni privilegiate.

Figura 2.3 prezintă schematic tranzițiile de stare pentru un nivel de întrerupere.

Schema unui program de întrerupere. O întrerupere forțează procesorul să reacționeze la un eveniment. Executarea programului curent este suspendată, comanda fiind transmisă programului de tratare a întreruperii. Programul reluat de către procesor după tratarea întreruperii nu este în mod obligator programul întrerupt (întreruperea putea avea drept scop realocarea procesorului). Schema generală de tratare a unei întreruperi este prezentată în fig.2.4.

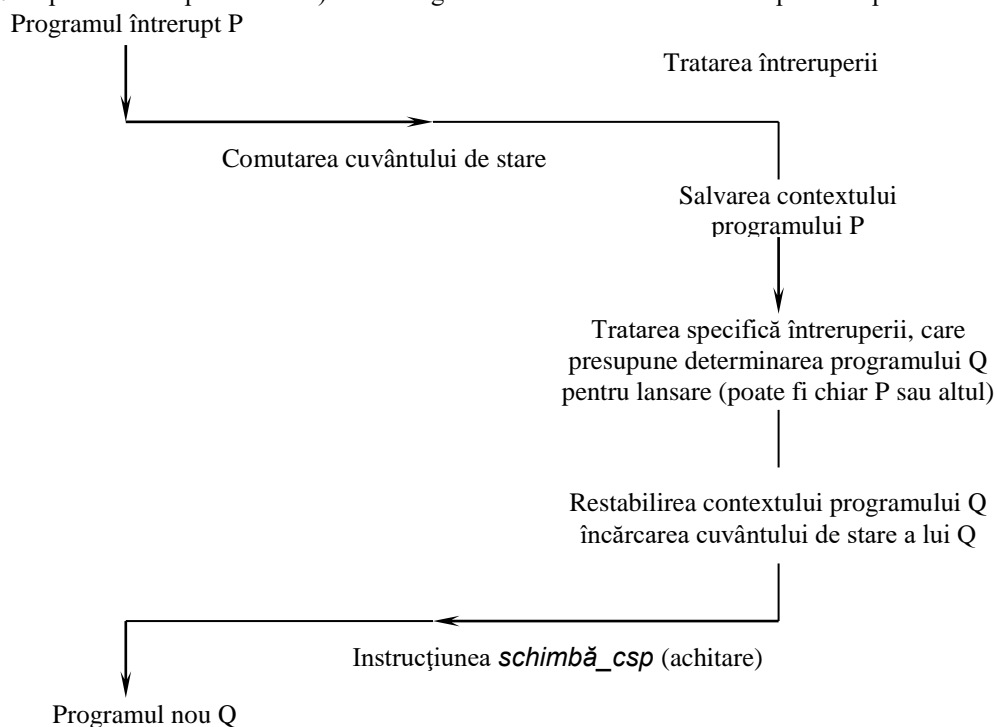


Fig.2.4. Schema generală a tratării unei întreruperi

2.2.4. Devieri și apelarea supervisorului

Spre deosebire de o întrerupere, o deviere sau un apel al supervisorului sunt provocate de o cauză legată direct de derularea instrucțiunii curente.

O deviere (trap, exception, eng., d  routement, exception, fr.) semnalizează o anomalie în derularea unei instrucțiuni, care prohibitează executarea instrucțiunii. Originile pot fi diverse:

- date incorecte, care conduc la imposibilitatea execuției corecte a instrucțiunii (împărțirea la zero, de exemplu),
- tentativa executării unei operații interzise de mecanismul de protecție (violarea protecției memoriei, executarea unei instrucțiuni privilegiate în modul program, etc.),
- instrucțiune neexecutabilă (cod neautorizat de operație, adresă în afara memoriei existente, utilizarea unui dispozitiv opțional, care este lipsă în configurația dată, ș.a.).

Devierile pot fi clasificate, ca și întreruperile, conform cauzelor care le generează. Efectul unor cauze poate fi suprimat (de exemplu devierile legate de operațiile aritmetice, erorile fiind semnalate doar de valoarea codului condiției).

Natura unei devieri nu permite aplicarea noțiunii de mască. O deviere poate fi suprimată, dar nici într-un caz retardată.

Un apel al supervisorului (supervisor call, prescurtat SVC, eng., appel au superviseur, fr.) este o instrucțiune chemată să provoace o comutare a contextului procesorului. Acest efect este analogic apelării unei proceduri, însă modificarea contextului este mai profundă, fiindcă ea afectează întreg cuvântul de stare și nu numai contorul ordinal.

Destinația unui apel al supervisorului este de a permite apelarea unei proceduri a sistemului de operare, pretinzând la drepturi mai mari (modul master, întreruperi mascate, drepturi de acces, etc.), direct din programul utilizatorului. Mecanismul comutării contextului permite asigurarea protecției, impunând condițiile de intrare procedurii apelate. Ca rezultat:

- contextul nou (modul, masca, etc.,) este specificat în noul cuvânt de stare, amplasat într-o zonă de memorie inaccesibilă utilizatorilor,
- programul de tratare a apelului supervisorului începe cu o secvență de verificare a drepturilor utilizatorului de a executa acest apel și stabilirea validității parametrilor transmiși.

Parametrii sunt transmiși ca și în cazul apelului unei proceduri obișnuite. Returul în programul apelant se face prin restabilirea cuvântului de stare salvat la apelare.

Alegerea procedurii accesibile în cazul unui apel al supervisorului este determinată de un parametru suplimentar, aflat într-un registru sau în partea de adresă a instrucțiunii de apelare. Putem considera, că mulțimea procedurilor accesibile utilizatorului în acest mod constituie o extensie a setului de instrucțiuni, formând astfel o "mașină" nouă. Operațiile de accesare a fișierelor și de intrare-ieșire sunt disponibile utilizatorilor sub forma apelării supervisorului.

Figura 2.4, care descrie schematic întreruperile, este aplicabilă și pentru cazul devierilor sau a apelării supervisorului.

2.2.5. Exemple de sisteme de întreruperi

Funcționarea sistemelor de întrerupere este ilustrată prin două exemple reprezentative, unul pentru un calculator mare, altul pentru calculatoarele personale.

Exemplul 2.6. IBM 370.

Cuvântul de stare (64 biți) conține următoarele câmpuri:

<0-7>	masca întreruperii	<16-31>	codul întreruperii
<8-11>	cheie de protecție	<32-33>	lungimea instrucțiunii
<12>	codul caracterelor	<34-35>	codul condiției
<13>	masca întreruperii	<36-39>	suprimarea devierii
<14>	1 - așteptare, 0 - activ	<40-63>	contor ordinal
<15>	0 - stăpân, 1 - sclav.		

Sistemul de întreruperi are 5 nivele (în ordinea de descreștere a priorităților): eroare hardware, deviere, apelare supervisor, extern și intrare-ieșire. Fiecărui nivel îi corespunde în memoria operativă un cuplu de amplasamente rezervate cuvintelor de stare vechi și nou. Fiecare nivel conține mai multe cauze de întrerupere. Pentru a face o deosebire a acestor cauze este utilizat un cod al întreruperii format din biții 16 - 31 ai cuvântului de stare. Acest cod este în mod automat pus la zi în cazul unei întreruperi. De exemplu, pentru o întrerupere de intrare-ieșire el va conține adresa

canalului și a perifericului care au provocat întreruperea; pentru o întrerupere externă acest cod permite să se stabilească originea - ceasul, apel al operatorului, adresare a unui organ extern, etc. Biții 0 - 7 și 13 ai cuvântului de stare permit introducerea măștii întreruperii. Ei permit mascarea nivelelor de întrerupere externă, eroare hardware și, selectiv, întreruperile de intrare-ieșire, care provin de la diferite canale. Biții 36 - 39 permit inhibarea a 4 cauze de deviere.

Observăm, că devierile și apelările supervisorului sunt tratate ca și întreruperi particulare. ◀

Exemplul 2.7. IBM PC. Este propus ca exercițiu.

2.3. Implementarea mecanismelor de comutare a contextului

Implementarea mecanismelor descrise mai sus este ilustrată printr-o serie de exemple, legate de utilizarea lor.

Vom preciza notația utilizată în schemele programelor:

- conținutul unui cuvânt de stare este reprezentat prin notația *<activitate, mod, mascare, contor ordinal>*. Primele trei câmpuri pot lua, respectiv, valorile: așteptare/activ, master/slave, mascat/demascat. Dacă *csp* desemnează un cuvânt de stare, câmpurile sale vor fi desemnate de *csp.act*, *csp.mod*, *csp.masc* și *csp.co*.
- operatorul **adr** aplicat unui identificator de variabilă sau de procedură, desemnează adresa amplasamentului unde se află variabila sau prima instrucțiune a procedurii,
- notația *Mp[adr]* desemnează conținutul amplasamentului cu adresa *adr*.
- Notațiile *svc_vechi*, *dev_vechi*, *intr_x_vechi*, *svc_nou*, *dev_nou*, *intr_x_nou* desemnează amplasamentele unde sunt plasate și de unde sunt încărcate cuvintele de stare.

Vom mai presupune că

- apelarea supervisorului este de forma *SVC <cod>*, unde *<cod>* reprezintă un număr care permite identificarea funcției cerute,
- un indicator *<cauză>* permite stabilirea cauzei care provoacă o deviere.

Schemele prezentate conțin un program de inițializare, executat la prima încărcare a sistemului. Funcția acestui program este de a inițializa cuvântul de stare asociat tratării întreruperilor, devierilor și apelurilor supervisorului.

2.3.1. Utilizarea devierilor și apelării supervisorului

Simularea instrucțiunilor lipsă. Unele instrucțiuni din setul de bază de instrucțiuni ale procesorului pot fi opționale și, deci, pot lipsi în unele configurații ale calculatorului. Tentativa executării unei instrucțiuni opționale lipsă generează o drivere de tipul *instrucțiune inexistentă*. Mecanismul devierilor poate fi utilizat pentru a realiza prin program instrucțiunea inexistentă în setul de bază. De exemplu, pentru o configurație în care operațiile aritmetice în virgulă mobilă nu sunt disponibile ele pot fi simulate prin apelarea procedurilor corespunzătoare. Aceste proceduri trebuie executate în mod slave pentru a permite tratarea explicită a erorilor: ele sunt apelate prin încărcarea cuvântului de stare respectiv. O adresă de retur trebuie să fie pregătită de către programul de tratare a devierii în top-ul stivei pentru a asigura returnul la instrucțiunea care urmează instrucțiunii de operație aritmetică simulată.

Realizarea prin program:

procedura inițializare;

dev_nou:=<activ, master, mascat, adr tratare_deviere>;

csp[ADD_FL]:= <activ, slave, demascat, adr ADD_FL>;

.....

csp [DIV_FL]:= <activ, slave, demascat, adr DIV_FL>;

procedura tratare deviere;

begin

save(zonă);

case cauză of

.....

instrucțiune inexistentă:

cod_op:=Mp[dev_vechi.co].cod_operatie;

case cod_op of

.....

ADD_FL: determinarea operanzilor;

introdu_in_stiva(stiva_utilizator, dev_vechi.co+1);

```

    încarcă_csp(csp[ADD_FL])
    .....
    else                -- caz de eroare
    <tratarea erorii>
    end;

end;

restabilire(zonă);
încarcă_csp(dev_vechi)
end

```

Operanzii vor fi determinați prin analiza conținutului instrucțiunii, care conține adresele lor; returnul rezultatelor utilizează convențiile proprii instrucțiunii în cauză (plasarea într-un registru, etc.).

Măsurarea capacității memoriei. Un sistem de operare presupune a fi utilizat pentru diverse configurații ale calculatorului. Capacitatea memoriei, numărul și natura dispozitivelor periferice, etc., pot fi diferite. Sistemul de operare trebuie să se adapteze configurației concrete, ca și condițiilor particulare de utilizare (număr de utilizatori, priorități, etc.). Crearea unei asemenea versiuni specifice se numește **generarea** sistemului de operare. Pentru a reduce frecvența generărilor S.O. unii parametri de configurare pot fi determinați în mod automat la inițializare.

Astfel, poate fi determinată capacitatea memoriei operative utilizând o deviere pentru adresa amplasamentului de memorie inexistent. Memoria constă dintr-un număr n_{bloc} de blocuri (care trebuie determinat), fiecare bloc conținând p cuvinte. Un program executat la inițializarea sistemului încearcă să acceseze ciclic primul cuvânt al fiecărui bloc; tentativa de accesare a primului bloc inexistent în configurația curentă provoacă, prin deviere, părăsirea buclei. Numărul de blocuri este egal cu numărul primului bloc neimplantat (blocurile fiind numerotate începând cu 0).

Realizarea prin program:

program principal:

```

    begin
        dev_nou:= <activ, master, mascat, adr măsurare>;
        i:=1;
        ciclu
            <accesare cuvânt cu adresa i.p>;
            i:=i+1;
        endciclu;
    ieșire ciclu:  nbloc:=i;
                  dev_nou := <activ, master, mascat, adr tratare_deviere>;
    end
    procedura măsurare;                -- apelare prin deviere
    if cauză = adresă în afara memoriei then
        csplucrare:= <activ, master, mascat, adr ieșire ciclu>;
        încarcă_csp(csplucrare)
    endif

```

La ieșirea din programul de măsurare a capacității memoriei se va restabili tratarea normală a devierilor (procedura *tratare_deviere*).

Gestionarea devierilor de către utilizatorul sistemului. Reacția standard la o deviere care are loc în timpul execuției unui program utilizator este apelarea unei proceduri de sistem, care provoacă emiterea unui mesaj de eroare, oprirea programului curent și trecerea la programul următor.

Este de dorit ca fiecare utilizator să aibă posibilitatea să asocieze fiecărei cauze distincte de deviere i o procedură proprie, tratarea căreia ar înlocui reacția standard. Pentru a evita o buclă infinită, o deviere din aceeași cauză i în interiorul acestei proceduri trebuie să apeleze procedura standard.

Asocierea unei proceduri *proc* de reluare a cauzei i de deviere se face cu ajutorul unui apel al supervisorului (SVC *asociere_deviere*) cu parametrii i și *proc*.

Pentru trecerea la programul următor se va apela o procedură a sistemului de operare, apel realizat prin încărcarea unui cuvânt de stare, numit *schimbare*.

Realizarea prin program:

```

const ndev=<numărul de cauze de deviere>;
var C: array[0..ndev-1] of boolean;
    adrtratare: array[0..ndev-1] of adresă;

procedura inițializare;
begin
    svc_nou:=<activ, master, mascat, adr tratare_svc >;
    for i:=0 to ndev-1 do          -- tratare standard
        C[i]:=false;
    endfor;
    dev_nou:=<activ, master, mascat, adr tratare_dev >;
end

procedura tratare_svc;
begin
    save(zonă);
    case cod of
        .....
    asociere_deviere:                                -- parametrii i, proc
        C[i]:=true;
        adrtratare[i]:=adr_proc;
        restabilire(zonă);
        încarcă_csp(svc_vechi)
        .....
    endcase
end

procedura tratare_dev(i);
begin
    save(zonă);
    if C[i] then
        C[i]:=false;                                -- restabilire tratare standard
        introdu_în_stivă(stivă_utilizator, dev_vechi.co); -- pentru retur
        dev_vechi.co:= adrtratare[i];
        restabilire(zonă);
        încarcă_csp(dev_vechi);
    else
        <tratare standard[i]>;
    încarcă_csp(schimbare);                            -- programul următor
    endif
end

```

Programul de tratare a devierii, specificat de către utilizator se va executa în modul *slave*, iar returul se va face cu ajutorul mecanismului standard de retur dintr-o procedură, deoarece adresa de retur a fost pusă în vârful stivei de execuție.

2.3.2. Exemple de utilizare a întreruperilor

Principala utilizare a întreruperilor este măsurarea timpului și administrarea operațiilor de intrare-ieșire. Prezentăm mai jos câteva exemple de utilizare a ceasului calculatorului.

Un ceas de calculator este realizat cu ajutorul unui oscilator cu cuarț, care emite impulsuri periodice. Perioada de emisie, de obicei poate fi aleasă dintr-o plajă de valori prestabilită, de exemplu de la 0.1 până la 100 microsecunde. Aceste impulsuri sunt utilizate pentru a decrementa valoarea unui contor, conținut într-un registru special sau într-un cuvânt de memorie, rezervat acestui scop. Când acest contor trece prin zero este declanșată o întrerupere, numită întrerupere de ceas, care corespunde unui nivel rezervat acestui efect.

Pentru aplicațiile care urmează vom presupune, că fiecare impuls decrementează cu *I* conținutul unei locațiuni de memorie, notat *ceas*.

Limitarea timpului de execuție a unei proceduri. Este necesar să fie executată o procedură p astfel, încât dacă după un interval de timp prestabilit q , numit *timeout*, executarea nu se va termina, ea va fi întreruptă și o procedură specificată *tratare_eroare* este apelată.

Realizarea prin program:

```

procedura inițializare;
    intr_ceas_nou:=<activ, master, mascat, adr intr_ceas>;
    svc_nou      :=<activ, master, mascat, adr tratare_svc >;
    dezarmare(intr_ceas);
procedura tratare_svc;
    save(zonă);
    case cod of
        ...
    apel_lim_timp_ex:                                -- parametrii  $p$ ,  $q$ , tratare_eroare
        ceas:=q;
        cspretur:=svc_vechi;                          -- salvare pentru retur
        csplucrare:= <activ, slave, demascat, adr  $p$ >;
        csperoare:= <activ, slave, demascat, adr tratare_eroare>;
        armare(intr_ceas);
        restabilește(zonă);
        încarcă_csp(csplucrare);
        ...
    retur:                                           -- datorat terminării procedurii  $p$ 
        dezarmare(intr_ceas);
        încarcă_csp(cspretur);
        ...
    endcase
procedura intr_ceas;                                -- expirarea timpului limită
    dezarmare(intr_ceas);
    încarcă_csp(csperoare);

```

Primul eveniment, care va avea loc (expirarea timpului q , rezervat executării, sau returul din p), dezarmează ceasul și activează procedura adecvată pasându-i contextul curent. Returul din p trebuie să se facă prin apelarea supervisorului și nu printr-o instrucțiune obișnuită de retur. La fel se va proceda și cu returul din *tratare_eroare*, dacă se cere revenirea la contextul apelării inițiale a procedurii p .

Culegerea unor date de măsurare. Un calculator are obligațiunea să preia periodic datele unor măsurări legate de o instalație industrială. Perioada ceasului este de 5 μ s. Datele trebuie culese fiecare 100 ms (perioada de eșantionare). Deoarece timpul necesar culegerii datelor este cu mult inferior perioadei de eșantionare, calculatorul poate executa alte lucrări în regim de fond.

Realizarea prin program:

```

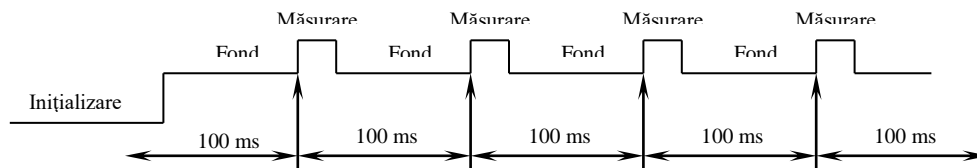
const  $q = 20000$                                 -- 100ms/5 $\mu$ s
procedura inițializare;
    begin
        intr_ceas_nou:=<activ, master, mascat, adr intr_ceas>;
        csplucrare:= <activ, slave, demascat, adr fond>;
        cspmăsurare:= <activ, slave, demascat, adr măsurare>;
        ceas:=q;
        încarcă_csp(cspdev)
    end
procedura intr_ceas;
    begin
        save(zonă);                                salvarea contextului de fond
        cpsave:=intr_ceas_vechi;                    salvarea cuvântului de stare pentru fundal
        ceas:=q;
        încarcă_csp(cspmăsurare)                    programul de culegere a datelor
    end

```


Programul de măsurare trebuie să se termine printr-o apelare a supervisorului *SVC retur* efectul căreia este de a restabili contextul lucrului în fond. Acest apel execută secvența:

```
restabilește (zonă);
încarcă_csp(cspsave);
```

Schema de mai jos ilustrează funcționarea sistemului descris:



Remarcă. Putem include procedura *măsurare* direct în programul de tratare a întreruperii, care ar fi avut în forma

```
save(zonă);
ceas:=q;
măsurare;
restabilește(zonă);
încarcă_csp(intr_ceas_vechi)
```

Dar în acest caz programul de măsurare va trebui să fie executat în modul *master* și întreruperile să fie mascate, ceea ce nu ar permite modificarea sau înlocuirea lui de către un utilizator neprivilegiat. Această remarcă ilustrează un principiu general, care cere îndeplinirea independentă (decuplată) a programelor de tratare a întreruperilor (secvențe de scurtă durată, executate cu privilegii înalte) și programele activate de către procedurile de tratare a întreruperilor și apelate prin încărcarea unui cuvânt de stare (tratare primară și secundară a întreruperii).

Administrarea lucrărilor în timp partajat. O mulțime de programe sau lucrări trebuiesc executate pe un calculator, utilizând procesorul în regim de partajare a timpului: procesorul este alocat succesiv lucrărilor într-o ordine prestabilită, pentru tranșe de timp de durată fixă q (cuanta de timp). Dacă o lucrare este încheiată înainte de expirarea cuantei q , procesorul este imediat alocat lucrării următoare.

Lucrările sunt numerotate de la 0 la $n-1$. Este definită o zonă de amplasare a cuvântului de stare a procesorului $csp[i]$ pentru fiecare lucrare i și o altă zonă $reg[i]$ pentru registrele acesteia. Aceste zone permit salvarea contextului procesorului de fiecare dată când o lucrare este întreruptă pentru a permite reluarea ulterioară a lucrării întrerupte.

Realizarea prin program:

Pentru început, presupunem că lucrările nu se vor termina niciodată. Vom utiliza un fir circular de lucrări, notat *fir_lucr* și gestionat de trei proceduri *intrare*, *ieșire* și *urm*.

```
procedura inițializare;
begin
  for i:=0 to n-1 do
    csp[i] := <activ,slave,demascat,adr lucrare[i]>;
    intrare(i, fir_lucr);
  endfor
  intr_ceas_nou:=<activ,master,mascata,adr intr_ceas>;
  svc_nou:=<activ,master,mascata,adr tratare_svc>;
  lucr_ales:=0; -- începem cu lucrarea 0
  încarcă_csp(csp[lucr_ales]);
end

procedura intr_ceas;
begin
  csp[lucr_ales]:=intr_ceas_vechi;
  save_registre(reg[lucr_ales]);
  lucr_ales:=urm(lucr_ales);
  ceas:=q;
  încarcă_registre(reg[lucr_ales]);
  încarcă_csp(csp[lucr_ales]);
end
```

Pentru a lua în considerație terminarea lucrărilor, fiecare lucrare trebuie să înștiințeze sistemul atunci când execuția sa a luat sfârșit printr-un apel al supervisorului *SVC end* după cum este prezentat mai jos.

```
procedura tratare_svc;  
...  
case cod of  
...  
term:  
    suc:=urm(lucr_ales);  
    ieșire(lucr_ales, fir_lucr);  
    lucr_ales:=suc;  
    ceas:=q;  
    încarcă_registre(reg[lucr_ales]);  
    încarcă_csp(csp[lucr_ales]);  
endcase
```

Am presupus că firul de lucrări nu va deveni niciodată vid. În practică aceasta poate fi obținut prin trecerea la o lucrare de fond, care poate eventual fi redusă la o buclă.

2.3.3. Concluzii

Exemplele precedente ilustrează modurile elementare de comunicare dintre programele unui sistem de operare și mediul exterior. Programele sistemului sunt activate:

- 1) fie de către programul utilizatorului, care semnalează o anomalie (deviere) sau cere achitarea unui serviciu (apelarea supervisorului),
- 2) fie de către un dispozitiv extern (ceas, proces comandat, organ periferic sau linie de comunicații), care semnalează producerea unui eveniment și care cere o reacție imediată a sistemului.

Ca și rezultat putem afirma că un sistem de operare este pilotat de evenimente (*event-driven*, eng.). Notăm de asemenea, că pentru comunicarea internă între programele unui sistem se folosește apelarea supervisorului dacă un anumit tip de protecție trebuie să fie activat (program executat în modul slave, de exemplu) și apelarea unei proceduri obișnuite în caz contrar. O secvență de execuție a unui program de sistem se termină prin încărcarea unui cuvânt de stare a procesorului care permite controlul total al contextului restabilit.

2.4. Programarea operațiilor de intrare-ieșire

Prin noțiunea de **intrare-ieșire** (prescurtat I/E; eng. input/output, I/O; fr. entrée-sortie, E/S) numim orice transfer de informații din sau spre nucleul calculatorului. Operațiile de I/E semnifică:

- transferurile de informații dintre diferite nivele ierarhice ale memoriei,
- transferurile de informații din sau spre mediul exterior (organe periferice locale sau la distanță, captoare sau dispozitive de acționare, alte calculatoare, etc.).

2.4.1. Organizarea generală

2.4.1.1. Periferice, controlere, canale

Un organ de intrare-ieșire este un dispozitiv capabil să transfere informații între procesorul sau memoria calculatorului și un suport extern de informație. Acest transfer este comandat de către procesorul central. În cel mai simplu caz, o instrucțiune specială a procesorului permite transferarea informației între suportul extern și un registru al procesorului, care va fi deci ocupat pe toată perioadă transferului informației. Odată cu evoluția calculatoarelor, în scopul unei mai bune utilizări a procesorului s-a ajuns la necesitatea acordării unei autonomii organelor de intrare-ieșire încredințându-le funcții tot mai complicate de înlănțuire și comandă, procesorului central lăsându-i-se doar inițiativa de lansare și de control a operațiilor. Din considerente economice mai apoi s-a trecut la separarea dispozitivelor de comandă a perifericelor de perifericele propriu-zise, pentru ca dispozitivele de comandă să poată fi partajate între mai multe periferice.

Câteva scheme de organizare a perifericelor sunt prezentate în fig.2.5. Schema (c) este proprie unui calculator de putere mare, (a) și (b) corespund configurațiilor calculatoarelor de putere mai mică. Precizăm funcțiile organelor reprezentate în această figură.

- 1) Un **canal** (sau unitate de schimb) este un procesor specializat în operațiile de intrare-ieșire. El poate fi lansat doar de un procesor central, nu posedă întreruperi, dar poate întrerupe un procesor central. Setul de instrucțiuni ale canalului îi permite să acționeze controlerul și perifericele, care-i sunt conectate. Mini- și microcalculatoarele pot poseda organe, numite *Unități de acces direct la memorie (ADM)*, care sunt niște canale simplificate.
- 2) Un **contrôler** este un dispozitiv de comandă adaptat la un tip concret de echipament periferic. Autonomia sa este limitată de operații foarte elementare. Destinația principală a unui controler este de a permite conectarea a mai multor periferice de același tip la un singur controler. Un singur dispozitiv periferic poate transmite informații prin intermediul controlerului la un moment de timp dat. În același timp, este posibilă executarea simultană a unor operații pe alte periferice, operații care nu implică transferul de informații (rebobinarea unei bande magnetice, deplasarea brațului unui disc, etc.). Partajarea funcțiilor între periferic și controler depinde de tipul perifericului. De obicei, funcțiile logice (înlănțuirea și sincronizarea operațiilor, emiterea unor semnale în caz de accident sau terminarea normală a execuției) sunt încredințate controlerului, iar funcțiile fizice (transferul propriu-zis) - perifericului. În programarea intrărilor-ieșirilor nu este necesar, de obicei, să se facă o deosebire între un controler și un periferic.
- 3) Un **periferic** este un organ capabil să transfere informații din sau spre un suport extern. Controlerul este legat de periferic printr-o interfață, care conține un set de funcții (intrare, ieșire, semnalizări de comandă și de accident) și o linie de comunicație, care servește la transferul informațiilor.

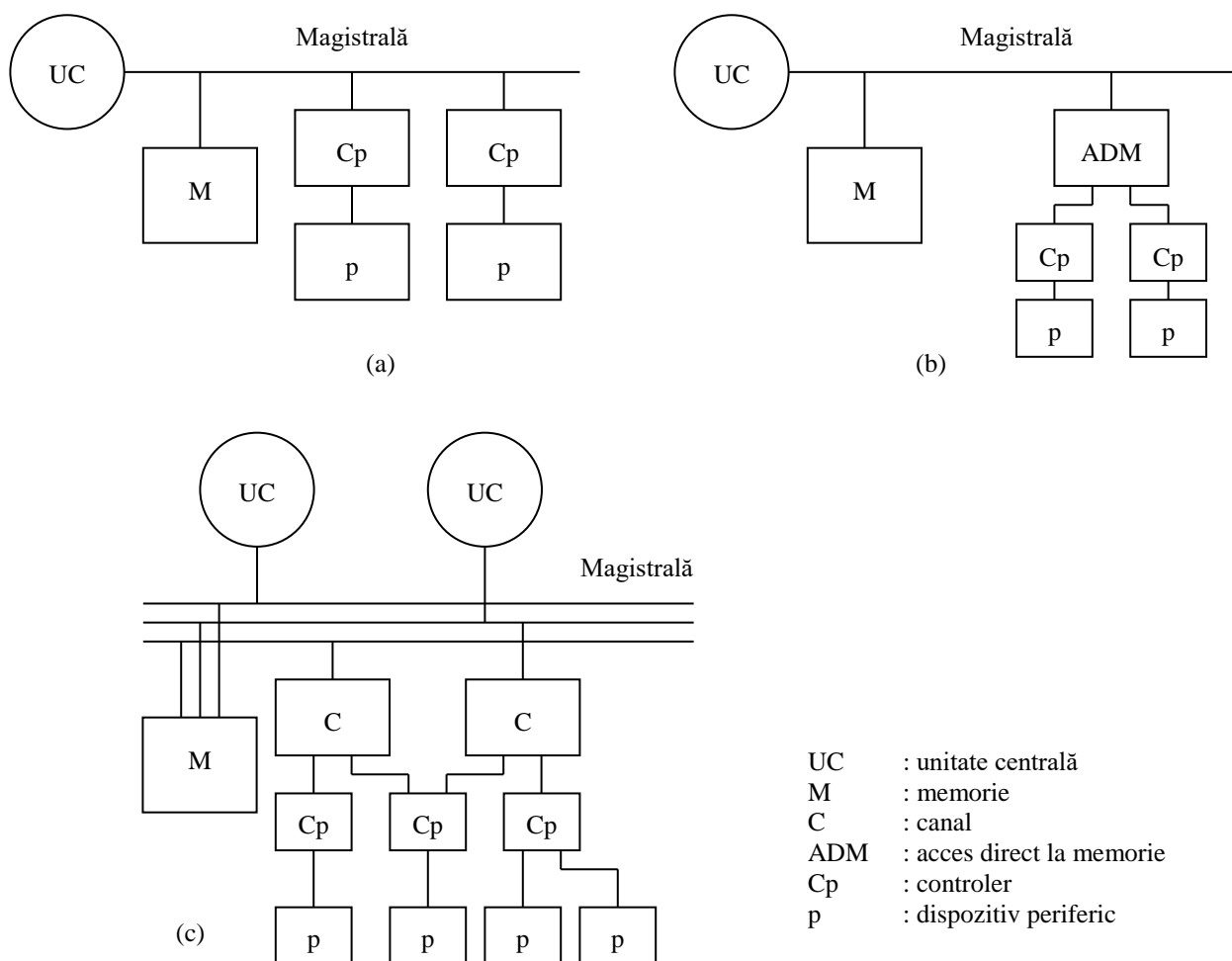


Fig. 2.5. Organizarea intrărilor-ieșirilor

Un canal poate comanda un singur dispozitiv periferic cu debit ridicat (disc, de ex.) sau poate fi multiplexat pentru mai multe periferice cu debitul mai mic. Încercarea mai multor procesoare (unități centrale sau canale) de a accesa simultan memoria operativă poate genera conflicte. Conflictele sunt reglate de către dispozitivul hardware de accesare,

care impune o ordine de acces conform unor priorități prestabilite. Canalele au prioritate față de unitățile centrale, deoarece ele trebuie să reacționeze cât se poate de rapid la evenimentele externe.

2.4.1.2. Adresarea dispozitivelor periferice

Diferite organe sunt desemnate, la fiecare nivel, printr-o adresă care permite să evidențiem:

- canale legate de memorie,
- controlere atașate fiecărui canal,
- dispozitive periferice atașate fiecărui controler.

La un nivel anume adresa este un simplu număr de ordine. Un periferic este desemnat printr-o adresă compusă

<numărul canalului, numărul controlerului, numărul dispozitivului periferic>.

Un controler poate fi conectat la mai multe canale, iar un periferic la mai multe controlere, care vor fi, obligator, de același tip. Astfel, un periferic are mai multe căi de acces la memorie (doar una singură poate fi activă la un moment de timp dat) și poate fi desemnat prin mai multe adrese (fig.2.6).

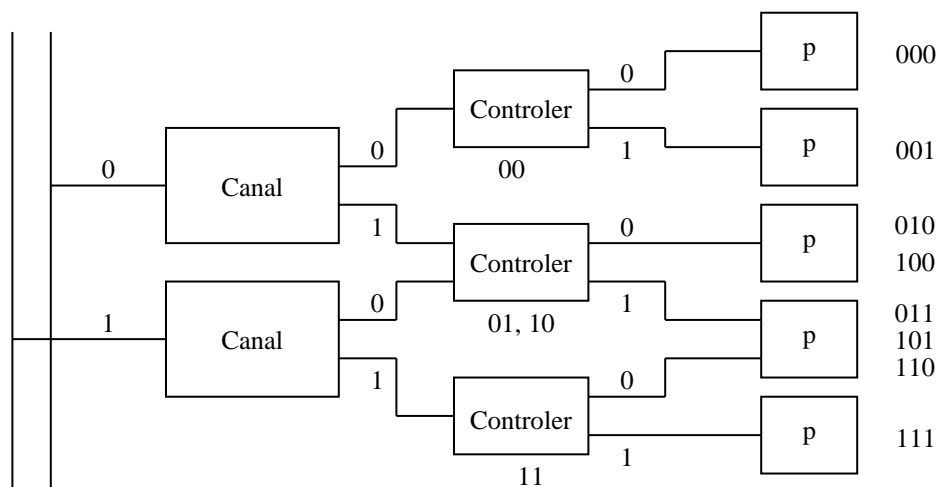


Fig.2.6. Adresarea perifericelor

Această organizare permite ameliorarea performanțelor și disponibilității sistemului. Existența mai multor căi de acces la un periferic diminuează riscul unor indisponibilități din cauza saturației sau ieșirii din funcțiune a unui canal sau controler.

În cazul unor calculatoare, cum ar fi de exemplu DEC, adresarea perifericelor utilizează amplasamente de memorie rezervate, care sunt asociate cuvântului de stare sau registrului de date a unui controler specificat. Accesarea cuvântului de stare sau a registrului de date este realizată prin intermediul instrucțiunilor obișnuite de accesare a memoriei. Această schemă simplifică desemnarea perifericelor și programarea intrărilor-ieșirilor.

2.4.2. Metode de comandă a perifericelor

Programul, care controlează funcționarea elementară a unui dispozitiv periferic se numește **driver**. Driverul gestionează în mod direct interfața controlerului perifericului, tratează întreruperile generate de acesta, detectează și tratează cazurile de eroare. El este, de obicei, invizibil unui utilizator obișnuit al sistemului, care apelează funcții de intrare-ieșire prin intermediul unor servicii de înalt nivel, realizate prin apelări ale supervisorului. Vom prezenta mai jos modulele principale de control ale perifericelor și primitivele elementare de intrare-ieșire.

2.4.2.1. Intrări-ieșiri sincrone

În acest caz nu există nici un fel de paralelism între procesare și transferul informațiilor. Procesorul este ocupat pentru toată durata transferului.

Schema care urmează nu descrie doar un caz particular, ci este reprezentativă pentru organizarea intrărilor-ieșirilor sincrone pentru mai multe tipuri de calculatoare.

1) Specificarea mecanismului

Operația de bază constă în transferarea unor informații elementare de volum fix între un amplasament de memorie și un dispozitiv periferic. Presupunem că volumul informației transmise, care depinde de perifericul considerat, este un octet. Starea ansamblului controler-periferic este definită printr-un cuvânt de stare, aflat în controler. Acest cuvânt de stare conține o mulțime de indicatori booleani, dintre care doar 3 ne vor interesa aici:

- *preg* : perifericul este pregătit (gata) de funcționare,
- *term* : transferul este terminat; perifericul este gata să transfere un nou caracter,
- *err* : în cursul transferului a avut loc o eroare; natura ei este precizată de un cod care face parte din cuvântul de stare.

Controlerul este comandat de unitatea centrală cu ajutorul a trei instrucțiuni de intrare-ieșire, efectul cărora este descris mai jos:

IN(adr_mem, adr_perif) : cerere de transfer tip introducere a unui octet,

OUT(adr_mem, adr_perif) : cerere de transfer tip extragere a unui octet,

TEST(adr_perif) : copie cuvântul de stare într-un registru cu scopul de a consulta indicatorii.

Prin *adr_mem* și *adr_perif* sunt desemnate adresele amplasamentului memoriei și perifericului.

2) Programul driver-ului

Fie că vrem să extragem o secvență de n caractere care se află într-un masiv $T[0..n-1]$. Caracterul $T[i]$, dacă $i > 0$, poate fi extras doar dacă a fost transferat $T[i-1]$. Pentru a verifica această condiție se testează iterativ (așteptare activă) indicatorul *term*.

```

inițializare : term:=false;
               TEST(adr_perif);
               if preg = false then // perifericul nu este pregătit
                 <tratare eroare>
               endif;
for i:=0 to n-1 do
  OUT(adr T[i], adr_perif);
  ciclu : TEST(adr_perif);
  if err = true then
    <tratare eroare>
  endif;
  if term = false then goto ciclu
endif;
endfor

```

Intrările-ieșirile sincrone sunt folosite la microprocesoarele cele mai simple sau atunci când procesorul nu poate fi exploatat în mod util în timpul transferului (înregistrări de măsurare, încărcarea inițială a unui sistem).

2.4.2.2. Intrări-ieșiri asincrone cu întreruperi

1) Specificarea mecanismului.

Terminarea procesului de transferare a caracterului $T[i]$ este semnalizată printr-o întrerupere. Dacă acest caracter nu este ultimul ($i < n-1$), următorul caracter poate fi transmis. Procesul este declanșat de transferul primului caracter. Acest transfer este cerut de către programul principal prin intermediul unui apel a supervizorului (*SVC intrare* sau *ieșire*), care are drept parametri:

- adresa perifericului,
- numărul de caractere care vor fi transferate,
- adresa de origine sau de destinație a primului caracter,
- booleanul *term*, valoarea *TRUE* a căruia semnalizează sfârșitul transferului.

Programul principal

```

SVC      { term:=FALSE
ieșire   { i:=0;
          { OUT(adr T[i], adr_perif);

```

programul de tratare a întreruperii

(la părăsirea lui $T[i]$)

save context;

```

...
TEST(adr_perif);
if err then
    <tratare eroare>
else
    if i < n-1 then
        i:=i+1;
        OUT(adr T[i], adr_perif)
    else
        term:=TRUE
    endif
endif;
<restabilire context>

```

2.4.2.3. Intrări-ieșiri programate pe canal sau acces direct la memorie

Un canal este un procesor capabil să execute o secvență de operații de intrare-ieșire, definite de un program din memorie, pentru un periferic conectat la acest canal. El conține un cuvânt de stare în care este inclus un contor ordinal ca și un set de indicatori despre starea operației curente. Programul unui canal este compus dintr-o suită de instrucțiuni, fiecare specificând o operație elementară de intrare-ieșire. Acest program trebuie să fie pregătit anticipat de procesorul central. Principiul de funcționare a unui canal este următorul:

- 1) Un canal poate fi lansat doar de un procesor central cu ajutorul unei instrucțiuni *SIO* (*Start Input-Output*, eng.). Aceasta inițializează cuvântul de stare a canalului, specificând adresa primei instrucțiuni care trebuie executată și adresa perifericului origine sau destinație a transferului. După aceasta, activitatea canalului și a procesorului central decurg în mod paralel.
- 2) Odată lansat, canalul execută programul său. Această execuție se poate termina în trei moduri:
 - a) terminarea execuției programului,
 - b) terminare cauzată de o eroare (pană hardware, program incorect, etc.),
 - c) la comanda unui procesor central, care poate în orice moment stopa execuția programului canalului cu ajutorul unei instrucțiuni speciale *stop_canal* (*HIO, Halt Input-Output*, eng.).

Cazul a) este cel al funcționării normale. Procesorul central este informat despre terminarea executării programului canalului prin intermediul unei întreruperi. Toate datele necesare derulării intrării-ieșirii sunt prezente în cuvântul de stare a canalului, care poate fi consultat de către procesorul central cu ajutorul unei instrucțiuni *testare_canal* (adesea notată prin *TIO*, eng. *Test Input Output*). În cazul b) o întrerupere oricum are loc, cu excepția, evidentă, a cazului în care însuși dispozitivul întreruperii a fost afectat. Cuvântul de stare a canalului conține toate informațiile necesare despre cauza opririi. Pentru o oprire de urgență, dacă procesorul central detectează o situație anormală, este folosită instrucțiunea *stop_canal* (cazul c).

3) Procesorul central, la orice moment de timp, poate consulta cu ajutorul instrucțiunii *testare_canal* starea canalului. Această consultare nu împiedică executarea programului procesorului central. Starea obținută este starea corespunzătoare ultimului punct observabil.

Programul unui canal reflectă specializarea acestuia în operații de intrare-ieșire. O instrucțiune a canalului specifică următoarele:

- natura operației care va fi executată (citire, scriere, deplasarea brațului unui disc, etc.),
- adresa de început a zonei de memorie origine sau destinație,
- numărul caracterelor care urmează a fi transmise.

Există o instrucțiune, care permite un salt condiționat în cadrul programului. Pot fi de asemenea programate iterații.

Exemplul 2.8. Canalele calculatoarelor IBM 370. Instrucțiunile canalului conțin informațiile menționate mai sus la care sunt adăugați trei indicatori:

- un bit de **înlănțuire a instrucțiunilor**. Dacă acest bit este pus în 1, la terminarea instrucțiunii curente se va executa instrucțiunea următoare, în caz contrar execuția se oprește,
- un bit de **înlănțuire a datelor**. Dacă acest bit este pus în 1, canalul execută, la terminarea instrucțiunii curente, o instrucțiune, care are același cod al operației și este atașată acelui periferic, ca și instrucțiunea precedentă, dar care utilizează o zonă de memorie, specificată în

instrucțiunea următoare. Aceasta permite executarea unui transfer spre sau dintr-o zonă non-contiguă de memorie,

- un bit de **cerere a unei întreruperi**. Dacă valoarea acestui indicator este 1, o întrerupere are loc atunci când canalul începe execuția instrucțiunii date. Aceasta permite culegerea unor date statistice.

Un canal este lansat cu ajutorul unei instrucțiuni SIO care specifică adresa perifericului. În prealabil adresa primei instrucțiuni, care va fi executată și cheia de protecție utilizată în timpul transferului, trebuie plasate într-o locațiune rezervată de memorie. ◀

Mai sus au fost prezentate doar aspectele esențiale ale funcționării unui canal. Există însă câteva mecanisme, care complică în mod substanțial descrierea unui sistem real de intrare-ieșire:

- **multiplexarea canalelor și a contolerelor**. Suntem impuși să știm a determina imediat momentul de timp în care canalul sau controlerul devin disponibile, pentru a le utiliza în mod eficient. Pentru aceasta sunt folosiți indicatori și întreruperi speciale,
- **necesitatea de a ține cont de caracteristicile diverselor periferice**, ceea ce complică în mod substanțial relațiile de ordonanțare,
- **detectarea și tratarea erorilor**, cărora sunt consacrate majoritatea programelor unui administrator al intrărilor-ieșirilor.

Un ADM este o formă simplificată a unui canal: "programul" unui ADM conține o instrucțiune unică, care specifică o adresă în memorie, o adresă de periferic, numărul octeților care vor fi transferați, sensul transferului și semnalul terminării transferului (să se ceară sau nu o întrerupere). Acest program nu este plasat în memorie, ci într-un registru al ADM, utilizat ca și cuvânt de stare, care poate fi consultat în timpul transferului pentru a duce evidența octeților rămași pentru a fi transmiși.

2.4.3. Intrări-ieșiri buferizate în memorie

2.4.3.1. Specificarea problemei

Diferența considerabilă dintre viteza de lucru a unității centrale și cea a organelor periferice impune "buferizarea" intrărilor-ieșirilor, adică introducerea unei zone de memorie-tampon între periferic și programul utilizatorului. Scopul este de a reduce timpul de inactivitate a unității centrale, dezlegând funcționarea acesteia de periferice. Programul utilizatorului va transfera informațiile din sau spre zona-tampon, iar această zonă-tampon va servi, în mod paralel, drept sursă sau destinație la schimbul de date cu perifericul. Dezlegarea unității centrale de periferic este cu atât mai bine realizată cu cât este mai mare capacitatea zonei-tampon. Adesea, pentru a nu supraîncărca memoria principală, zona-tampon este situată pe discul fix.

Pentru descrierea modelului sunt necesare următoarele specificații:

- schimburile de informații cu perifericele se va face prin înregistrări de lungime fixă,
- zona-tampon este de volum fix egal cu N înregistrări,
- pentru un program utilizator, schimbul de informații cu zona-tampon trebuie să simuleze schimbul cu perifericul, drept consecință, ordinea de depozitare sau de extragere a informațiilor trebuie să fie bine stabilită și nici o înregistrare să nu fie pierdută,
- așteptările inutile trebuie reduse la minimum, atât în cazul unității centrale, cât și a perifericului,
- capacitatea suporturilor nu este limitată: în cazul unei operații de citire organul de intrare va fi totdeauna alimentat; în cazul unei operații de scriere, organul de ieșire poate accepta întotdeauna o înregistrare,
- transferul se va efectua fără eroare.

2.4.3.2. Descrierea algoritmilor

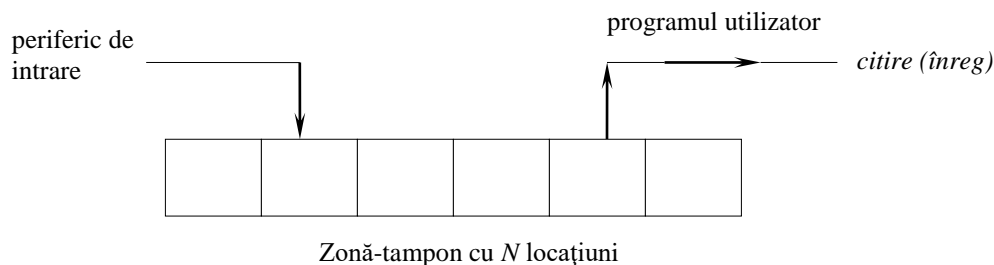
1) Citire

Un program de citire este o procedură *citire*(înregistrare), care prezintă drept rezultat valoarea înregistrării citite. Această procedură, realizată printr-o apelare a supervisorului, are ca efect citirea din zona-tampon a înregistrării următoare. Citirea este posibilă doar dacă zona-tampon conține cel puțin o înregistrare, care nu a fost încă citită. În caz contrar, activitatea apelantă trece în starea de așteptare.

În ambele cazuri, continuitatea alimentării zonei-tampon este asigurată de introducerea unei înregistrări de la perifericul de intrare, dacă un transfer nu are deja loc. Terminarea transferului unei înregistrări în zona-tampon provoacă o întrerupere. Pentru a menține perifericul în stare activă, programul de tratare asociat acestei întreruperi trebuie să

relanseze transferul următor, dacă mai există loc în zona-tampon. Plus la aceasta, dacă activitatea apelantă era în așteptarea sosirii unei înregistrări, ea trebuie relansată.

Acest mod de funcționare poate fi schematic prezentat conform schemei programului de mai jos.



procedura citire(înreg)
(apelare supervizor)

```

if tamponul_nu_este_vid then
    extragere(înreg, tampon);
    lansare_transfer în caz de necesitate;
else
    lansare_transfer în caz de necesitate;
    așteptare
endif

```

tratare întrerupere

```

if tamponul_nu_este_plin then
    lansare_transfer;
if așteptare then // așteptare pentru citire
    reluare_citire
endif

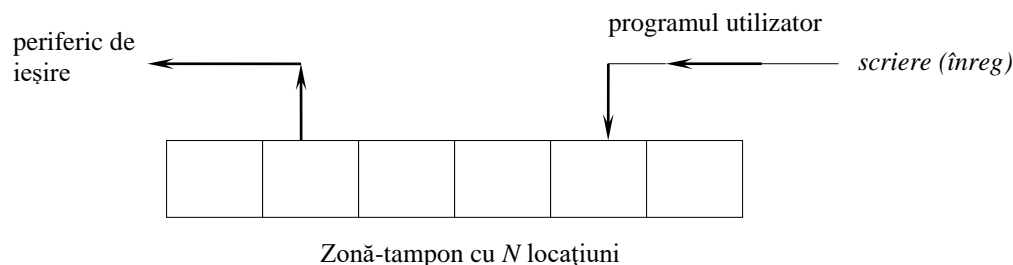
```

În acest program "în caz de necesitate" semnifică "dacă un transfer nu este deja în curs". Sistemul este inițializat de citirea primei înregistrări, care provoacă transferuri succesive până la umplerea zonei-tampon.

2) Scriere

Schema care corespunde unei scrieri se obține din precedenta, înlocuind după cum urmează:

<i>citire</i>	prin	<i>scriere</i>
<i>extragere</i>	prin	<i>introducere</i>
<i>tampon_vid</i>	prin	<i>tampon_plin</i>
<i>tampon_plin</i>	prin	<i>tampon_vid</i>



procedura scriere(înreg)
(apelare supervizor)

```

if tamponul_nu_este_plin then
    introducere(înreg, tampon);
    lansare_transfer în caz de necesitate;
else
    lansare_transfer în caz de necesitate;
    așteptare
endif

```

tratare întrerupere

```

if tamponul_nu_este_vid then
    lansare_transfer;
if așteptare then
    reluare_scriere
endif

```

3) Programe

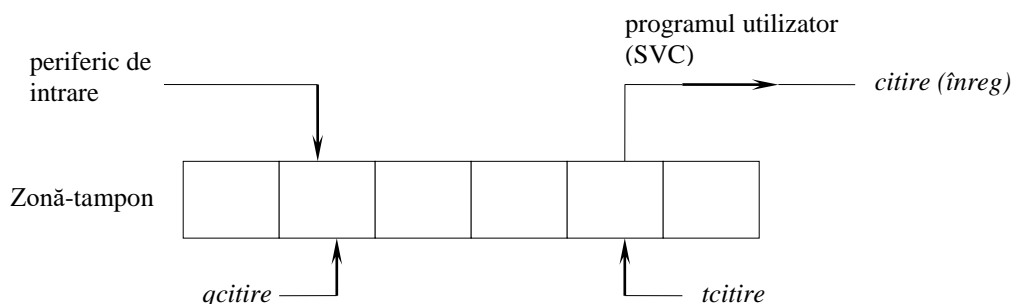
Programele sunt o transcriere a schemelor de mai sus. Zona-tampon este un fir de așteptare, gestionat circular cu ajutorul a doi pointeri: *tcitire* (top-ul FA) - indică următoarea înregistrare care urmează a fi preluată, *qcitire* (coada FA) -

indică amplasamentul unde se va introduce următoarea înregistrare. Funcția *suc* realizează înlănțuirea amplasamentelor; o realizare simplă pentru o zonă-tampon secvențială, care are *N* înregistrări a câte *L* amplasamente este de forma:

$$suc(ptr) = (ptr + L) \bmod (L * N)$$

Vom presupune, că activitatea care cere operația *citire* este unica care va utiliza procesorul; trecerea acesteia în starea de așteptare se va realiza trecând în starea de așteptare procesorul. Această soluție este impracticabilă în cazul unor activități multiple (este necesar de a relansa o altă activitate), dar o vom accepta din motive de simplitate.

Mai subliniem că transferul este comandat de un canal sau un ADM, fără a detalia programul respectiv, pregătit de obicei anticipat; numai valorile parametrilor se vor schimba de la o execuție la alta. Procedurile *lansare_citire* și *lansare_imprimare* realizează pregătirea programului și lansarea transferului.



Variabile	Semnificație	Valoare inițială
<i>L</i>	lungimea unei casete (înregistrări)	const.
<i>Ncitire</i>	numărul de casete a zonei-tampon	const
<i>nvcitire</i>	numărul de casete vide	<i>Ncitire</i>
<i>citire_activ</i>	indicator al activității perifericului de intrare	<i>false</i>
<i>tcitire</i> , <i>qcitire</i>	pointeri top și coadă	0, 0
<i>suc()</i>	pointer spre caseta următoare	...

<i>citire(înreg)</i>	<i>tratare_întrerupere_perif_de_intrare</i>
----------------------	---

<pre> save(zonă_svc); început: if nvcitire<Ncitire then înreg:=tampon[tcitire]; tcitire:=suc(tcitire); nvcitire:=nvcitire+1; if non citire_activ then citire_activ:=true; lansare_perif_de_intrare(qcitire) endif else if non citire_activ then citire_activ:=true; lansare_perif_de_intrare(qcitire) endif; csplucrare:=<așteptare,slave,demascat, adr început>; așteptare_citire:=true; încărcare_csp(csplucrare); endif; restabilire(zonă_svc); încărcare_csp(svc_vechi); </pre>	<pre> save(zonă_întrerupere); qcitire:=suc(qcitire); nvcitire:=nvcitire-1; if nvcitire>0 then lansare_perif_de_intrare(qcitire) else citire_activ:=false endif; if așteptare_citire then întrerupere_veche.act:=activ; așteptare_citire:=false endif; restabilire(zonă_întrerupere); încărcare_csp(întrerupere_veche); lansare_perif_de_intrare(qcitire) elaborare prog.canal: <sens=citire adr.memorie=adr tampon[qcitire] contor_octeți=L> SIO <prog=prog.canal perif= perif_de_intrare> </pre>
--	--

Execuția programelor de mai sus ne impun să facem o remarcă foarte importantă. Trebuie să notăm, că executarea tratării întreruperii este declanșată de sfârșitul transferului fizic al unei înregistrări, activitate, care are loc paralel cu executarea programului primitivei *citire(înreg)* pe procesor. Drept rezultat, este posibil ca întreruperea să survină într-un

punct oarecare (observabil) al executării acestei primitive, ceea ce va însemna intercalarea executării programului de tratare a întreruperii între două puncte oarecare ale programului *citire(înreg)*. Consecințele pot fi catastrofale, cum ne arată exemplul următor.

Să considerăm instrucțiunea a doua

```

if non citire_activ then
    citire_activ:=true;
    lansare_perif_de_intrare(qcitire)
endif

```

din programul *citire(înreg)*. Ea se descompune în următoarele instrucțiuni elementare:

```

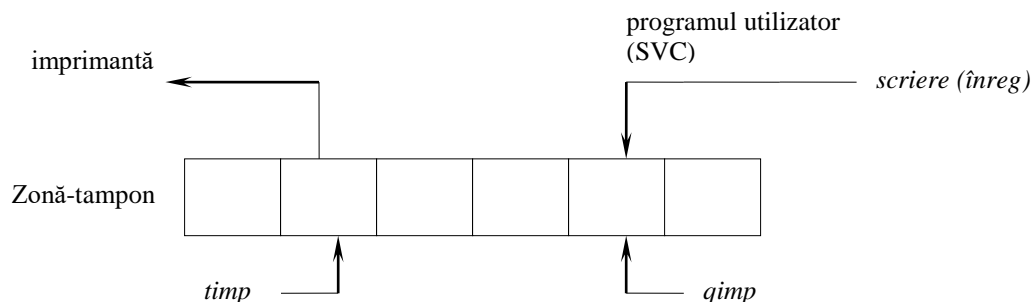
(a) load R, citire_activ
(b) jifz R, urm          -- ramificare dacă true
(c) ...
urm: ...
    <așteptare>

```

Presupunem că întreruperea sosește între instrucțiunile (a) și (b), valoarea citită în *R* de (a) este *true*; programul de tratare a întreruperii pune *citire_activ* în *false*. După prelucrarea întreruperii, instrucțiunea (b) este executată cu *R* având valoarea *true* și activitatea apelantă trece în starea de așteptare în care rămâne un timp indefinit, deoarece perifericul nu a fost relansat. Pot exista și alte cazuri de funcționare incorectă, legată de momentul sosirii unei întreruperi.

Putem afirma, că validitatea variabilelor comune (de ex. *citire_activ*, *nvcitire* etc.,) nu poate fi garantată dacă autorizăm sosirea întreruperilor de terminare a operațiilor de intrare-ieșire în orice moment de timp. Apelarea supervizorului pentru a realiza secvența de cod *citire_înreg* trebuie executată cu *întreruperile de intrare-ieșire mascate*. Situația dată este cunoscută sub numele de **excludere mutuală** și este o consecință a execuției activităților asincrone.

Programele pentru un periferic de ieșire (imprimare, de ex.) sunt analogice. Remarca despre mascarea întreruperilor rămâne valabilă.



Variabile	Semnificație	Valoare inițială
<i>L</i>	lungimea unei casete (înregistrări)	const.
<i>Nimp</i>	numărul de casete a zonei-tampon	const
<i>nvimp</i>	numărul de casete vide	<i>Nimp</i>
<i>imp_activ</i>	indicator al activității perifericului de intrare	false
<i>timp</i> , <i>qimp</i>	pointeri top și coadă	0, 0
<i>suc()</i>	pointer spre caseta următoare	...

scriere(înreg)

tratare_întrerupere_imp

```

save(zonă_svc);
început:
if nvimp>0 then
    tampon[timp]:= înreg;
    timp:=suc(timp);
    nvimp:=nvimp-1;

```

```

save(zonă_întrerupere);
qimp:=suc(qimp);
nvimp:=nvimp+1;
if nvimp<Nimp then
    lansare_imp(qimp)
else

```

```

if non imp_activ then
    imp_activ:=true;
    lansare_imp(qimp)
endif
else
    if non imp_activ then
        imp_activ:=true;
        lansare_imp(qimp)
    endif;
    csplucrare:= :=<așteptare,slave,demascat, adr început>; lansare_imp(qimp)
    așteptare_imp:=true;
    încărcare_csp(csplucrare);
endif;
restabilire(zonă_svc);
încărcare_csp(svc_vechi);

                                imp_activ:=false
                                endif;
                                if așteptare_imp then
                                    întrerupere_veche.act:=activ;
                                    așteptare_imp:=false
                                endif;
                                restabilire(zonă_întrerupere);
                                încărcare_csp(întrerupere_veche);
                                elaborare_prog.canal:
                                <sens=ieșire
                                adr.memorie=adr tampon[qimp]
                                contor_octeți=L>
                                SIO
                                <prog=prog.canal
                                perif= imprimantă>

```

2.4.4. Încărcarea inițială

Pentru a începe lucrul mașina "goală" trebuie să aibă încărcat în memoria operativă programul sistemului de operare și să execute un salt la prima instrucțiune a acestui program. Aceasta presupune prezența în memorie a unui program de citire, care el însuși trebuie încărcat în prealabil. La primele calculatoare, un program de câteva instrucțiuni, introdus manual în memorie cu ajutorul unor comutatoare ale pupitrului de comandă la o adresă fixă, permitea încărcarea unui program de citire mai elevat capabil să citească versiunea completă a sistemului de operare. Acest proces era numit **încărcare** (bootstrapping, eng.).

În calculatoarele contemporane, programul de inițializare se află permanent într-o memorie constantă (BIOS). Execuția acestui program este declanșată odată cu punerea sub tensiune a calculatorului (autoîncărcare).

Exerciții

Exercițiul 2.1.

Elaborați schema unui program de intrare-ieșire cu tratare a întreruperilor conform schemei date în 2.4.2.2. cu modificările următoare:

- în cazul detectării unei erori de transfer, se va încerca repetarea operației până la un număr maxim de încercări n_{max} , înainte de a anula intrarea-ieșirea,
- dacă transferul nu a fost realizat într-o perioadă de timp t_{max} specificată, să se anuleze operațiile de intrare-ieșire.

Pentru ambele cazuri să se apeleze o procedură specificată de tratare a erorii.

Exercițiul 2.2.

Un calculator este utilizat pentru culegerea unor date de măsurare. El execută periodic (cu perioada T) un ciclu de activități:

- culegerea rezultatelor de măsurare de la captoare (durata t_m)
- procesarea rezultatelor de măsurare (durata t_p)
- vidajul pe disc al rezultatelor (durata t_v)

Toate cele trei operații de mai sus trebuie să fie executate consecutiv pentru fiecare ciclu. Există un ceas, care provoacă o întrerupere la trecerea unui contor prin zero. Să se elaboreze programele acestui sistem (programul principal, programul de tratare a întreruperilor) pentru următoarele trei cazuri (formulând pentru fiecare caz, dacă va avea loc, condiția posibilității tratării în funcție de durata diferitor operații).

- Captoarele și controlerul discului sunt comandate de unitatea centrală. Ciclurile succesive de măsurare trebuie executate consecutiv și un task de fond este executat pentru perioada timpului mort.
- Presupunem că $t_m + t_p < T < t_m + t_p + t_v$. Vidajul ciclului i trebuie efectuat paralel cu preluarea datelor ciclului $i+1$. Se presupune că discul este comandat de ADM.

- c) Presupunem că $t_m < T < t_m + t_p$. Trebuie executat în paralel și preluarea datelor și vidajul pentru ciclurile consecutive.

Exercițiul 2.3.

O instrucțiune *citire_pozitie(x,y)* permite citirea poziției curente pe ecran a mouse-ului, definită prin coordonatele sale carteziane x și y . O altă instrucțiune *init_mouse* permite să definim poziția curentă a mouse-ului drept origine a sistemului de coordonate.

Să se elaboreze un program, care va permite urmărirea deplasării mouse-ului pe ecran.

- a) Admitem că viteza maximă de deplasare a mouse-ului este de 10 cm/s . Care este frecvența de preluare a coordonatelor dacă se cere să localizăm poziția mouse-ului definită printr-un pixel pe un ecran de $30 \times 30 \text{ cm}$ și care conține 1024×1024 pixeli?
- b) Mouse-ul este gestionat de un program activat periodic, cu perioada T aleasă în funcție de rezultatul obținut.
- a) Să se elaboreze acest program presupunând disponibile două proceduri:
- *afișare_cursor(x,y)*, care afișează un cursor centrat pe x, y ,
 - *depl sare_cursor(d_x,d_y)*, care deplasează cursorul, presupus afișat, la distanța dictată de vectorul (d_x, d_y) .

Avem la dispoziție un ceas cu întrerupere la trecerea prin zero.