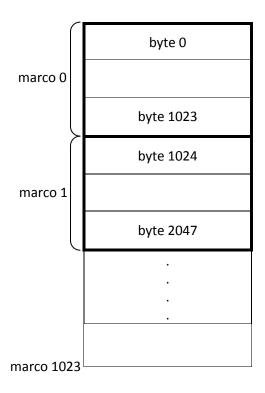
Cuestionario de paginación.

Supongamos un sistema paginado cuyo tamaño máximo de página lógica es de 1 Kbyte y donde el tamaño de cada posición de memoria es de 1 byte. Responded a las siguientes cuestiones razonando con brevedad y claridad.

a. Si la memoria principal tiene un tamaño de 1 Mbyte, ¿en cuántos marcos de página se dividirá dicha memoria principal?



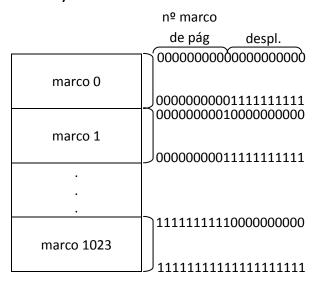
- 1 Mbyte = 1024 Kbytes
- 1 Kbyte = 1024 bytes

Tamaño MP / tamaño marco de pág.

1 Mbyte / 1 Kbyte = 1024 Kbyte / 1 Kbyte = 1024 marcos de página.

b. ¿Cuántos bits serán necesarios para especificar la dirección real de una posición de memoria?

Memoria principal = 1 Mbyte = 2²⁰ Cada posición ocupa 1 Byte. Serán necesarios 20 bits. c. ¿Cuál será la dirección real donde comienza el segundo marco de página (expresado en binario)? ¿Y la dirección real donde termina ese mismo marco de página (expresado en binario)?



Comienza en: 0000000010000000000₂ Termina en: 00000000011111111111₂

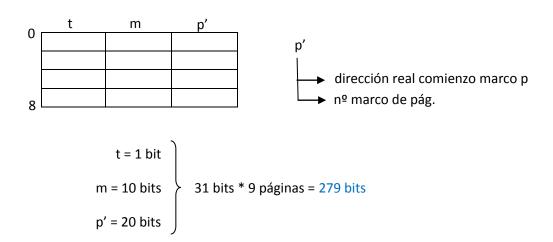
$$dr (n, d) \begin{cases} - d = 10 \text{ bits} \longrightarrow \text{ tamaño máximo de página 1 Kbyte} = 2^{10} \\ - n = 10 \text{ bits} \end{cases}$$

d. Si se usa 6 bits para indicar el número de página, p, dentro de una dirección virtual, ¿cuál sería el tamaño máximo del trabajo que puede aceptar este Sistema Operativo?

dv = (p, d)
p = 6 bits
d = 10 bits
$$2^6$$
 = 64 páginas
1 Kbyte / 64 páginas = 16 bytes

e. Si el Sistema Operativo acepta un trabajo cuyo tamaño es de 8'25 Kbytes, ¿en cuántas páginas se dividirá dicho trabajo?

- f. ¿Qué cantidad de fragmentación interna y externa se produce al aceptar el trabajo citado en el apartado anterior?
 - · 1 Kbyte 0'25 Kbytes = 0'75 Kbytes de fragmentación interna.
 - · No existe fragmentación externa.
- g. Si se usan 10 bits para indicar la dirección en memoria secundaria donde está cada página, ¿qué cantidad de fragmentación de tablas se genera si se acepta el trabajo citad en el apartado e si en dicha tabla se almacena la dirección real donde comienza el marco que contiene a cada página?



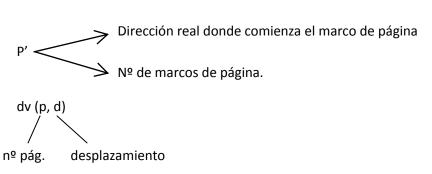
h. Suponiendo que la tabla de páginas asociada a un trabajo es la siguiente:

t	m	p'
0		2
1		0
1		7

Donde t es el bit de residencia (0 no reside, 1 si reside), m es la dirección en memoria secundaria, y p' es el número del marco de página expresado en decimal.

Suponiendo que la dirección virtual es de 16 bis, traducir las siguientes direcciones virtuales expresadas en hexadecimal a direcciones físicas expresadas también en hexadecimal:

1. 0005)_H



<u>1^{er} paso:</u> Transformar a binario la dirección virtual.

2º paso:

р	t	m	Ρ'
000000) 2	0		2
000001) 2	1		0
000010) 2	1		7

$$p = 000000)_2 = 0)_D$$
 \longrightarrow $t (p = 0) = 0$ No reside. Fallo de pérdida de página.

2. 080F)
$$_{H} = dv$$

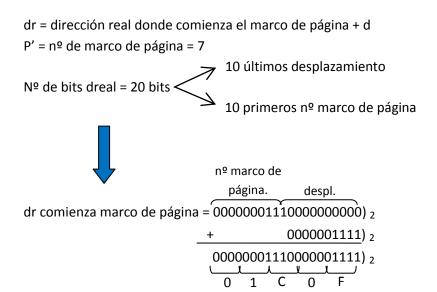
1^{er} paso:

$$080F)_{H} = 0000100000001111)_{2}$$

2º paso:

$$p = 000010)_2 = 2)_D \longrightarrow t = 1$$
 Si reside.

3^{er} paso:



i. ¿Cómo se modificaría la tabla anterior si se usa una transformación asociativa?

Añadiéndole una columna que contenga p.

р	t	m	p'

j. ¿Cuál sería la fragmentación de tablas que genera la tabla de páginas almacenada en memoria asociativa?

Tabla de páginas en memoria asociativa:

