### Εισαγωγή σε VLSI

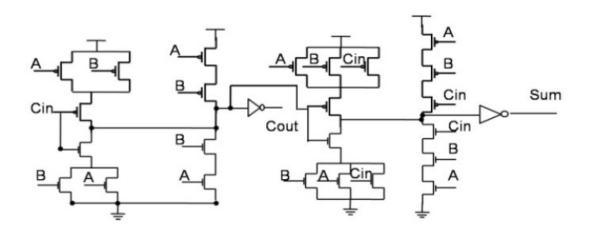
## Εργαστηριακή ασκηση 2

### Ομάδα Χρηστών 7

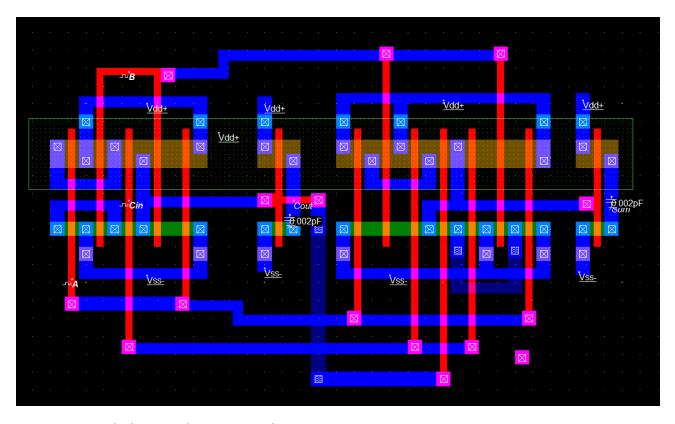
Στεργίου Γεώργιος 1072503

Λαμπρινουδάκη Μαρία 1072510

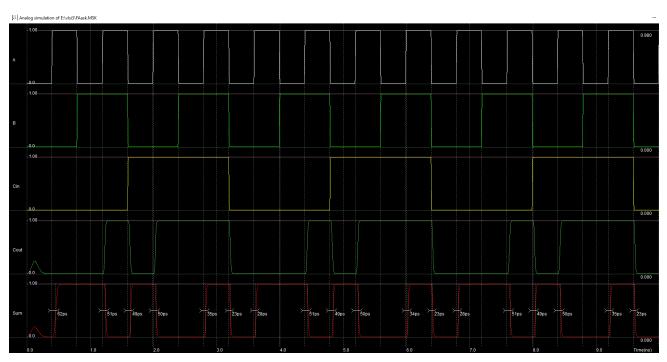
### 10 ΕΡΩΤΗΜΑ



Αποφασίσαμε να εκτελέσουμε την τεχνική Euler paths στο εικονιζόμενο κύκλωμα ενός πλήρη αθροιστή . Εκτελέσαμε δύο διαφορετικά Euler στο κύκλωμα αριστερά του πρώτου αναστροφέα και στο κύκλωμα αριστερά του δεύτερου αναστρογφέα . Ο λογικός φόρτος που έχει το εικονιζόμενο κύκλωμα είναι g=4 καθώς όλα τα pMos τρανζίστορ έχουν χωρητικότητα c=2 και όλα τα nMos τρανζίστορ έχουν χωρητικότητα c=1. Έτσι επειδή το κύκλωμα παράγει ίδιο ρεύμα με τον αναστροφέα όπου έχει λογικό φόρτο g=3/2 το συνολικό g=gb=gcin=g=6/(3/2)=4.



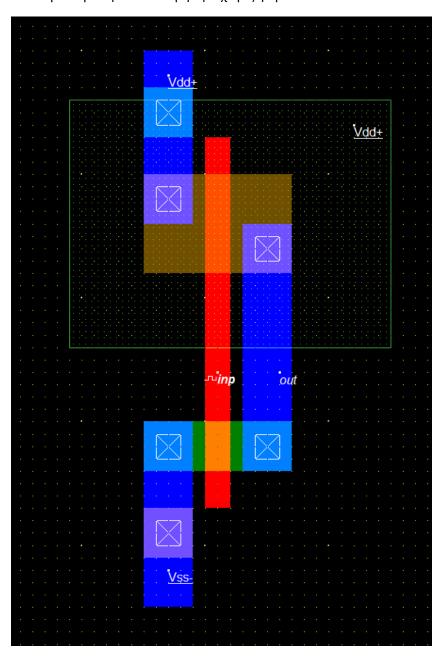
Το τελικό κύκλωμα είναι το παραπάνω

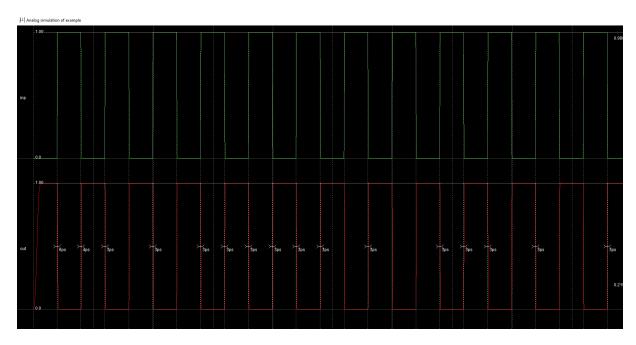


Οι κυμματομορφές του κυκλώματος είναι οι παραπάνω και απο την συγκεκριμένη εικόνα συμπεραίνουμε οτι το κύκλωμα λειτουργεί σωστά και οτι η μέγιστη καθυστέριση που εισάγει το

# 2ο ΕΡΩΤΗΜΑ

Αρχικά υλοποιήσαμε έναν ελάχιστο αναστροφέα με τις διαστάσεις όπου ζητήθηκαν ώστε να υπολογίσουμε την καθυστέρηση  $\,$ t χωρίς φορτίο  $\,$ .



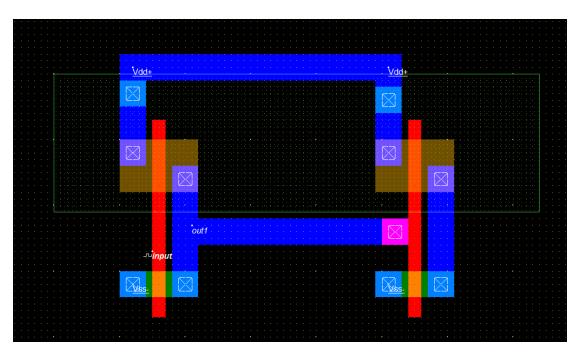


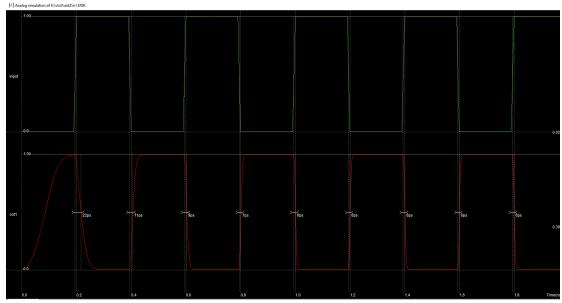
όπως παρατηρούμε και απο τις κυμματομορφές t= 3ps.

Έπειτα υλοποιήσαμε κυκλώματα ώστε να οδηγεί έναν αριθμό η όμοιων αναστροφέων, με τον παραπάνω αναστροφέα, που είναι παράλληλα συνδεδεμένοι.

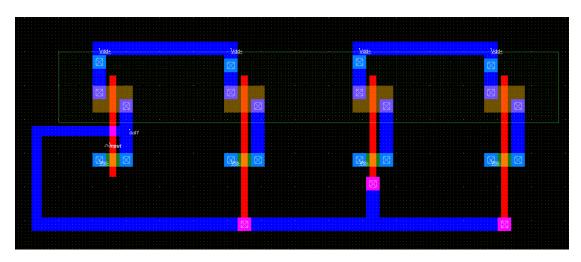
Ελάχιστος αναστροφέας που οδηγεί <i>n</i> ελάχιστους αναστροφείς	Υπολογισμός καθυστέρησης d
n=1	d=1+1*1=2
n=3	d=1+1*3=4
n=6	d=1+1*6=7

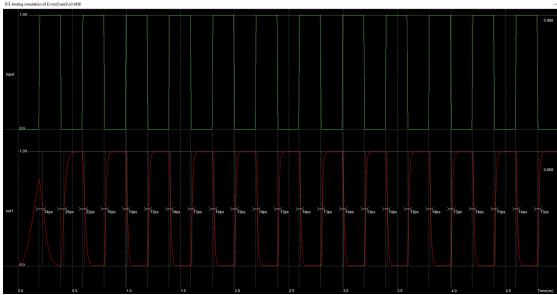
n=1



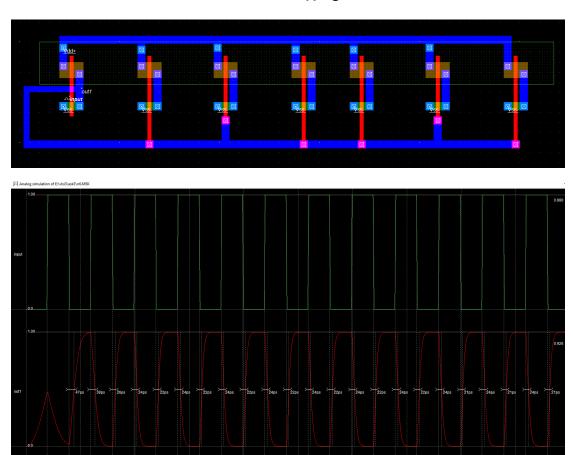


d=2 => t\*2=6ps όσο δίνουν οι κυμματομορφές.





d=4 => t\*4=12ps/ εδώ οι κυμματομορφές μας δείχνουν 13ps όπου είναι πολύ κοντά στο αποτέλεσμα που περιμέναμε, το 1 ps παραπάνω πιθανός να οφείλεται στο πολύ μέταλλο που χρησιμοποιήθηκε.



d=7 => t\*7=21ps/ εδώ οι κυμματομορφές μας δείχνουν 23ps όπου είναι πολύ κοντά στο αποτέλεσμα που περιμέναμε, τα 2 ps παραπάνω πιθανός να οφείλονται στο πολύ μέταλλο που χρησιμοποιήθηκε.