

Università degli Studi di Brescia Dipartimento di Ingegneria dell'Informazione Corso di Laurea in Ingegneria Elettronica e delle Telecomunicazioni

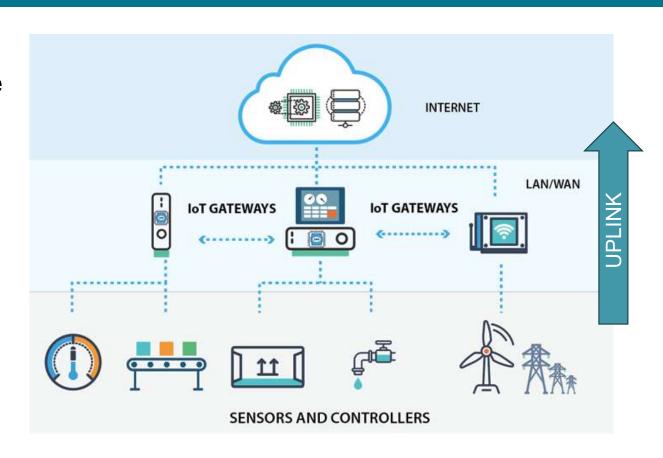
Anno accademico 2024/2025

Sistema di inserimento numerico tramite tastiera su LCD16x2 connesso a ThingSpeak

Stefano Molari 727197 Daniil Kretinin 729256 Prof. Emiliano Sisinni

INTERNET OF THINGS - IoT

- Smart things: offrono capacità di elaborazione e di comunicazione
- Campi di impiego
 - ✓ Industria (IIoT)
 - ✓ Agricoltura
 - ✓ Domotica
- Architettura a tre livelli
- Flusso bidirezionale (uplink direzione preferenziale)
- Eterogeneità delle applicazioni e dei protocolli di comunicazione a livello di campo



OBIETTIVI

Conoscere

- Circuiti digitali e IOT
- FPGA, linguaggio VHDL, linguaggio C
- Funzionamento di un LCD

- Modelsim
- Intel Quartus II

Progettare

- Programmazione HPS in C
- Realizzazione circuito elettrico

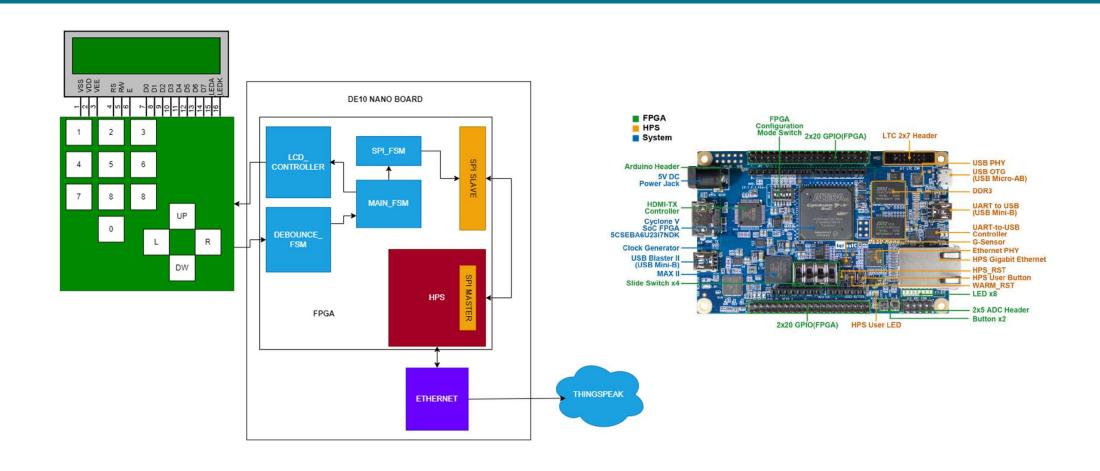
Verificare

- Simulazioni
- Test su FPGA con analizzatore logico
- Verifica funzionamento complessivo

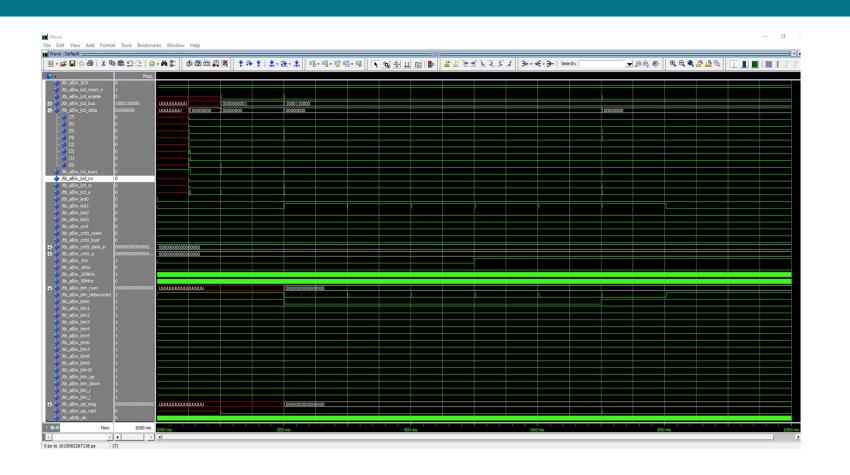
FLUSSO DEL PROGETTO

- Definizione delle specifiche
- Realizzazione di schemi a blocchi
- Scrittura codice VHDL per FPGA
- Simulazione con Modelsim
- Sintesi tramite Quartus
- Scrittura codice C per HPS
- Montaggio circuito fisico
- Verifica programma e circuito tramite analizzatore logico e ThingSpeak
- Stesura relazione e presentazione

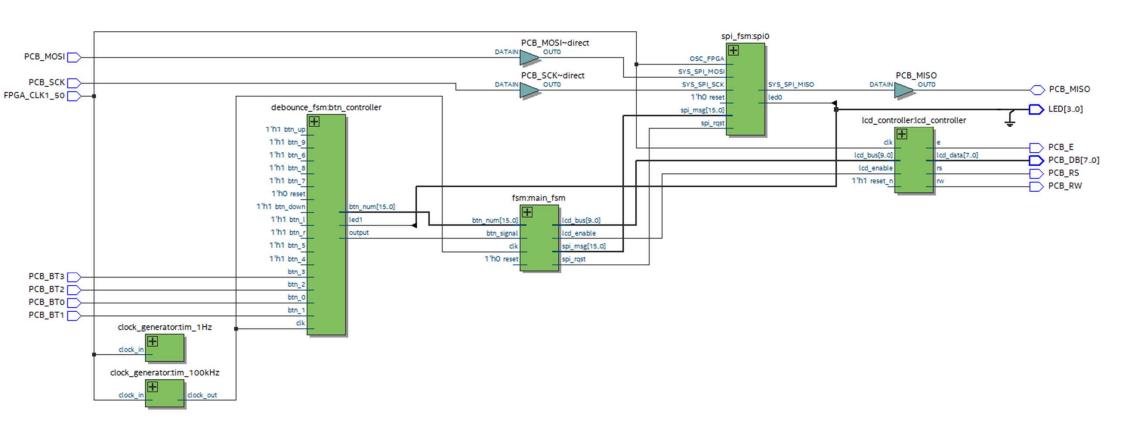
SCHEMA A BLOCCHI DI PRINCIPIO



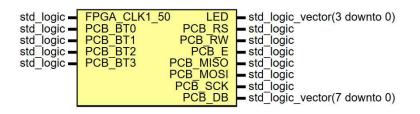
SIMULAZIONE MODELSIM



SINTESI E VISTA RTL



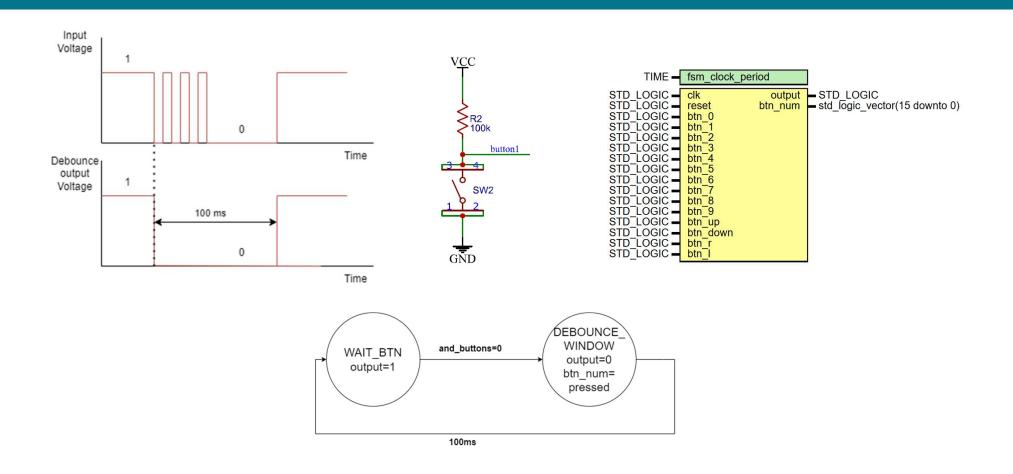
TOP



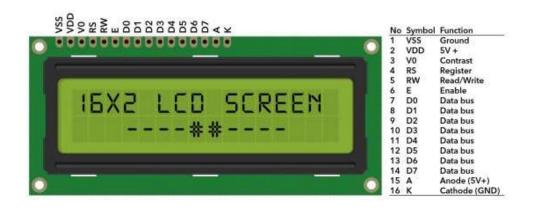


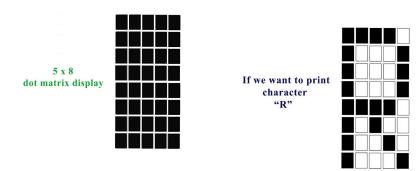
		GI	II) 0 OI	21)						GP	10 1 (JP	7)		
RIGHT	GPIO_0[0]	1	0 0	2	GPIO_0[1]	PIN_E8		DB7	GPIO_1[0]	1	0 0	2	GPIO_1[1]	PIN_AC24
UP	GPIO_0[2]	3	0 0	4	GPIO_0[3]	PIN_D11		DB6	GPIO_1[2]	3	 	4	GPIO_1[3]	PIN_AD26
BT9	GPIO_0[4]	5	9 9	6	GPIO_0[5]	PIN_AH13		DB5	GPIO_1[4]	5	•	6	GPIO_1[5]	PIN_AF28
BT6	GPIO_0[6]	7	0 0	8	GPIO_0[7]	PIN_AH14		DB4	GPIO_1[6]	7	9 9	8	GPIO_1[7]	PIN_AF27
BT3	GPIO_0[8]	9	0 0	10	GPIO_0[9]	PIN_AH3		DB3	GPIO_1[8]	9	0	10	GPIO_1[9]	PIN_AH27
<u>5V</u>	5V	11	0 0	12	GND	Gnd		<u>5V</u>	5V	11	0	12	GND	
BT0	GPIO_0[10]	13	0 0	14	GPIO_0[11]	PIN_AG14		DB2	GPIO_1[10]	13	0 0	14	GPIO_1[11]	PIN_AH26
PIN_AE23	GPIO_0[12]	15	0 0	16	GPIO_0[13]	PIN_AE6	PI	N_AH24	GPIO_1[12]	15	0	16	GPIO_1[13]	PIN_AF25
PIN_AD23	GPIO_0[14]	17	00	18	GPIO_0[15]	PIN_AE24	PI	N_AG23	GPIO_1[14]	17	0	18	GPIO_1[15]	PIN_AF23
PIN_D12	GPIO_0[16]	19	0 0	20	GPIO_0[17]	PIN_AD20	PI	N_AG24	GPIO_1[16]	19	0 0	20	GPIO_1[17]	PIN_AH22
PIN_C12	GPIO_0[18]	21	0 0	22	GPIO_0[19]	PIN_AD17	PI	N_AH21	GPIO_1[18]	21	•	22	GPIO_1[19]	PIN_AG21
PIN_AC23	GPIO_0[20]	23	9 9	24	GPIO_0[21]	PIN_AC22	1	BT1	GPIO_1[20]	23	9 9	24	GPIO_1[21]	PIN_AA20
PIN_Y19	GPIO_0[22]	25	0 0	26	GPIO_0[23]	PIN_AB23		BT2	GPIO_1[22]	25	0 0	26	GPIO_1[23]	PIN_AE22
PIN_AA19	GPIO_0[24]	27	••	28	GPIO_0[25]	PIN_W11		BT4	GPIO_1[24]	27	0 0	28	GPIO_1[25]	PIN_AF21
<u>3V3</u>	3.3V	29	0	30	GND	Gnd			3.3V	29	0	30	GND	
DB1	GPIO_0[26]	31	0 0	32	GPIO_0[27]	PIN_W14		BT5	GPIO_1[26]	31	0 0	32	GPIO_1[27]	PIN_AH19
DB0	GPIO_0[28]	33	0 0	34	GPIO_0[29]	PIN_Y17		BT7	GPIO_1[28]	33	0 0	34	GPIO_1[29]	PIN_AH18
E	GPIO_0[30]	35	0 0	36	GPIO_0[31]	SCK		BT8	GPIO_1[30]	35	0	36	GPIO_1[31]	PIN_AF20
RW	GPIO_0[32]	37	9	38	GPIO_0[33]	MOSI		LEFT	GPIO_1[32]	37	0	38	GPIO_1[33]	PIN_AE20
RS	GPIO_0[34]	39	0 0	40	GPIO_0[35]	MISO	<u></u>	OOWN	GPIO_1[34]	39	<u> </u>	40	GPIO_1[35]	PIN_AE17

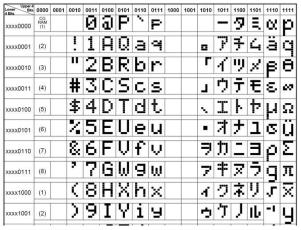
DEBOUNCE FSM



Funzionamento LCD

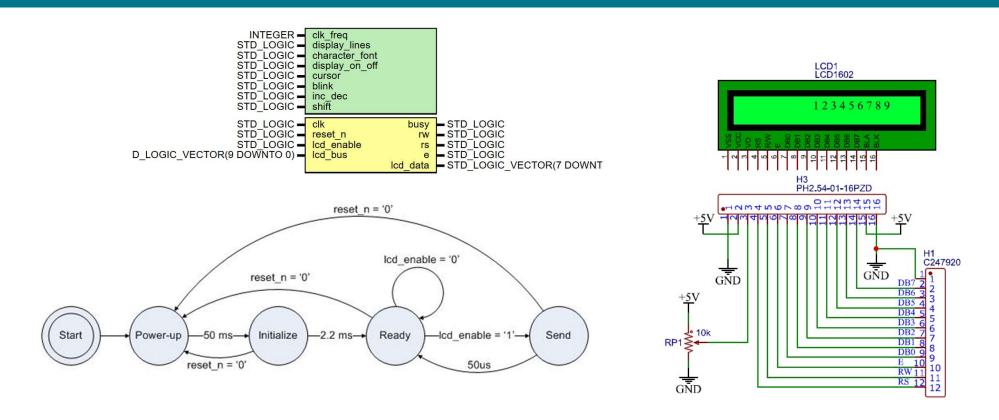




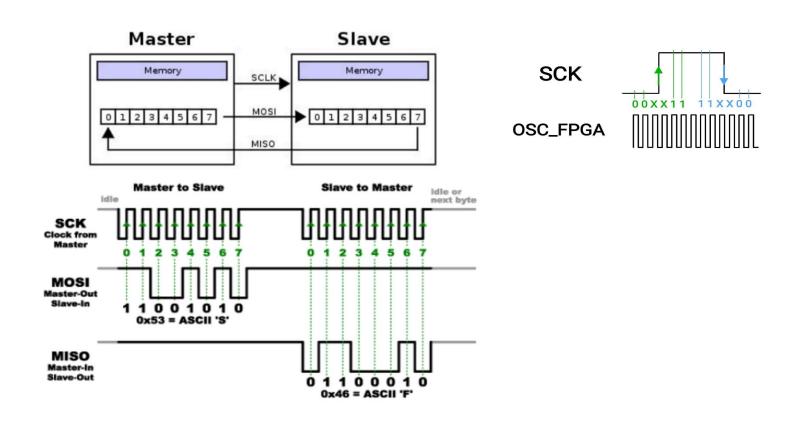


Sr. No.	Command in Hex	Operation						
1	01	Clear display						
2	02	Return home						
3	04	Shift cursor to left						
4	05	Shift display to right						
5	06	Shift cursor to right						
6	07	Shift display to left						
7	08	Display off, Cursor off						
8	0A	Display off, Cursor on						
9	0C	Display on, Cursor off						
10	OE	Display on, Cursor on						
11	OF	Display on, Cursor blinking						
12	10	Shift cursor to left						
13	14	Shift cursor to right						
Sr. No.	Command in Hex	Operation						
14	80	Cursor at first line, first character						
15	CO	Cursor at second line, first character						
16	38	2 Lines, 5x7 crystal matrix and 8 bit mode						
17	28	2 Lines, 5x7 crystal matrix and 4 bit mode						

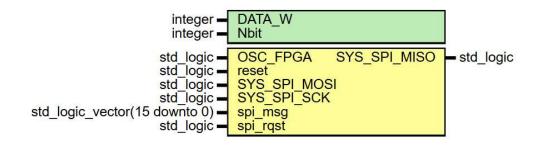
LCD CONTROLLER

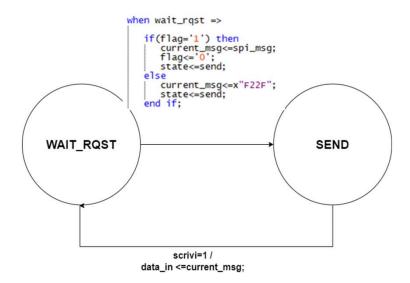


FUNZIONAMENTO SPI



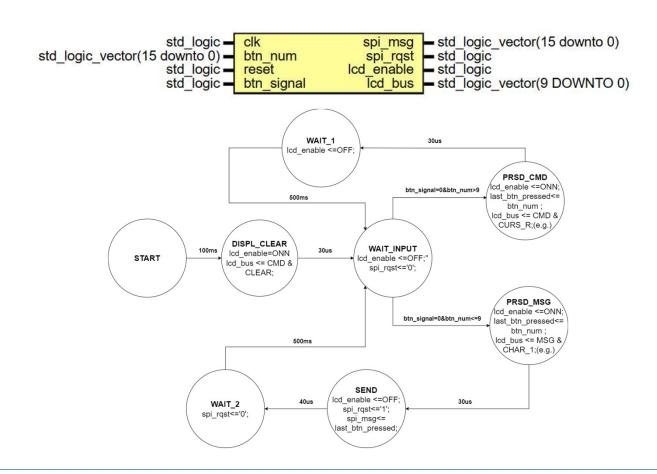
SPI FSM



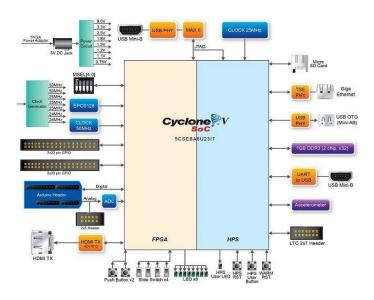




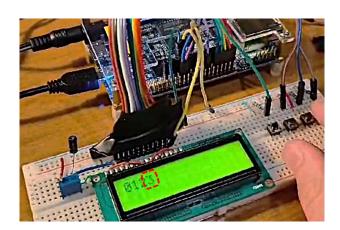
MAIN FSM

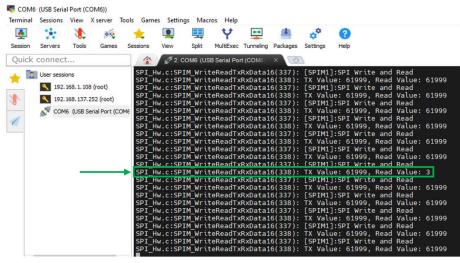


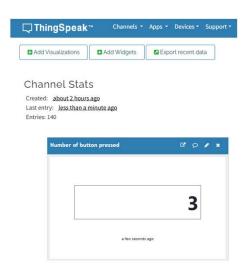
HPS



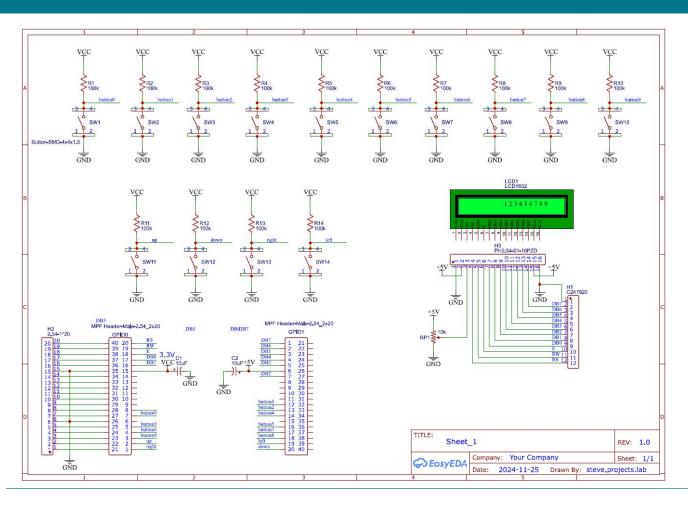
THINGSPEAK

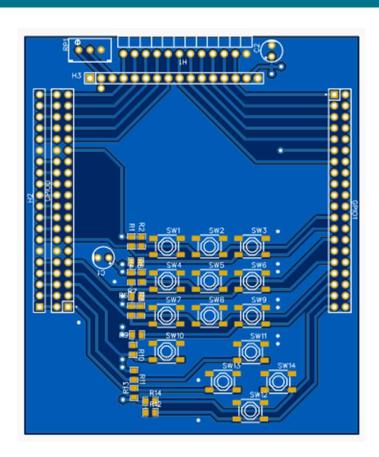






SCHEMA ELETTRICO E LAYOUT





CONCLUSIONI E SVILUPPI FUTURI

- Compreso gli argomenti
 - √ Tematica IOT e FPGA
 - √ Funzionamento LCD
 - √ Funzionamento SPI
- Simulazione Modelsim
- Programmazione FPGA in VHDL
- Programmazione HPS in C
- Utilizzo piattaforma ThingSpeak
- Sviluppi futuri
 - √ Completamento codice VHDL
 - ✓ Arricchimento funzionalità main_fsm
 - ✓ Modulo custom ThingSpeak con MATLAB

