

3 Projekt-Aufgabe 2 – Kurzzeitwecker/Eieruhr

Im Rahmen dieser Projektaufgabe soll ein Kurzzeitwecker (umgangssprachlich Eieruhr) entwickelt werden, deren Einsatz z.B. beim Kochen Verwendung finden kann. Es handelt sich hierbei um einen Timer/Zeitmesser der kurze Zeiteinheiten, z.B. 60 Minuten, misst und durch ein akustisches, optisches oder mechanisches Signal anzeigt.

3.1 Spezifikation des Kurzzeitweckers

Der Kurzzeitwecker soll mit dem DE2-115-Developmentboard realisiert werden. Der Kurzzeitwecker soll über die folgenden Komponenten verfügen, die sich im Wesentlichen auf dem DE2-115-Developmentboard befinden (siehe Abbildung 4):

- Einer vierstelligen 7-Segment-Anzeige zur Anzeige der zu messenden Zeit.
- Ein Tastenfeld bestehend aus vier Tasten mit denen verschiedene Einstellungen vorgenommen werden können bzw. Funktionen des Kurzzeitweckers ausgelöst werden.
- Ein Signalgeber, über den ein akustisches Signal ausgegeben werden kann. Hinweis: Der Signalgeber ist die einzige Komponente, die sich nicht auf dem Board befindet, sondern eine Komponente, die extern über den auf dem Board vorhandenen Expansions-Header angeschlossen werden soll.
- Ein Taktgeber für die Hardware. Für die Realisierung des Taktes soll der auf dem DE2-115-Development-Board vorhandene Takt von 50 MHz verwendet werden.

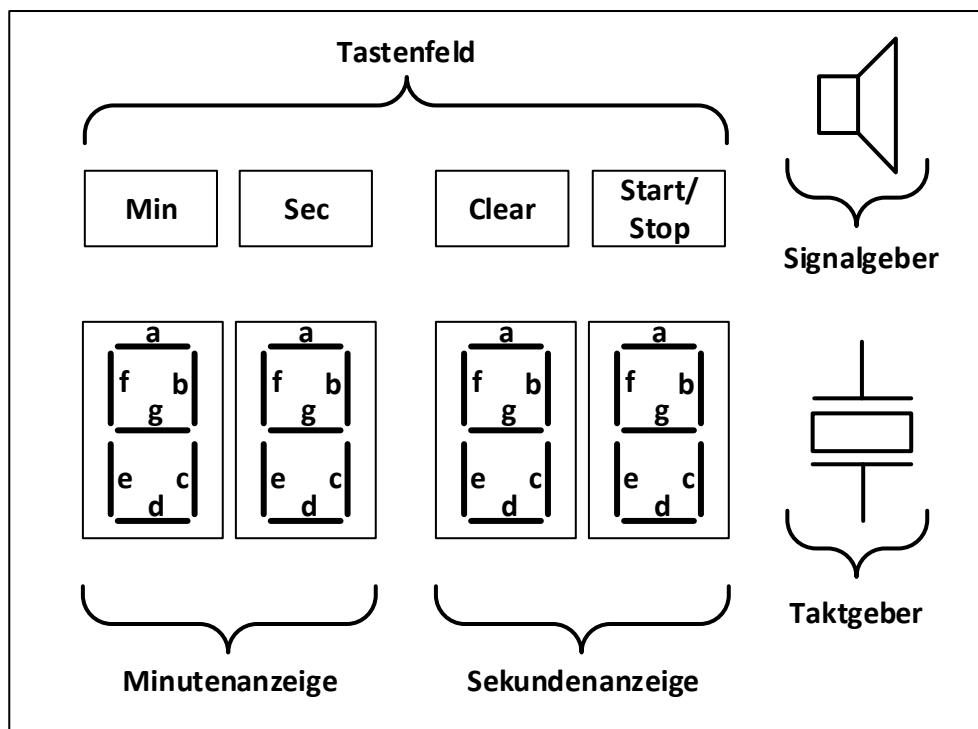


Abbildung 4: Komponenten des Kurzzeitweckers

Die Funktionsweise des Kurzzeitweckers soll wie folgt sein:

- Prinzipiell soll bei dem Kurzzeitwecker zwischen dem Einstellen der zu messenden Zeit und dem Messen der Zeit unterschieden werden. Die Tasten Min, Sec und Clear sollen die Einstellung der zu messenden Zeit ermöglichen. Die Taste Start/Stop soll die Steuerung des Messvorgangs der zu messenden Zeit ermöglichen.
- Die zu messende Zeit soll maximal 99 Minuten und 59 Sekunden betragen können.
- Die zu messende bzw. die noch verbleibende, zu messende Zeit während des Messvorgangs soll auf den 7-Segment-Anzeigen dargestellt werden. Zwei Stellen der vierstelligen 7-Segementanzeigen sollen für die Anzeige der Minuten dienen, die zwei weiteren Stellen sollen für die Anzeige der Sekunden dienen. Da mit den 7-Segement-Anzeigen des Developmentboards kein Doppelpunkt oder Punkt dargestellt werden kann, sollen für die Darstellung der Zeit die vier auf dem DE2-115-Developmentboard links unten angeordneten 7-Segement-Anzeigen verwendet werden (siehe Abbildung 5).

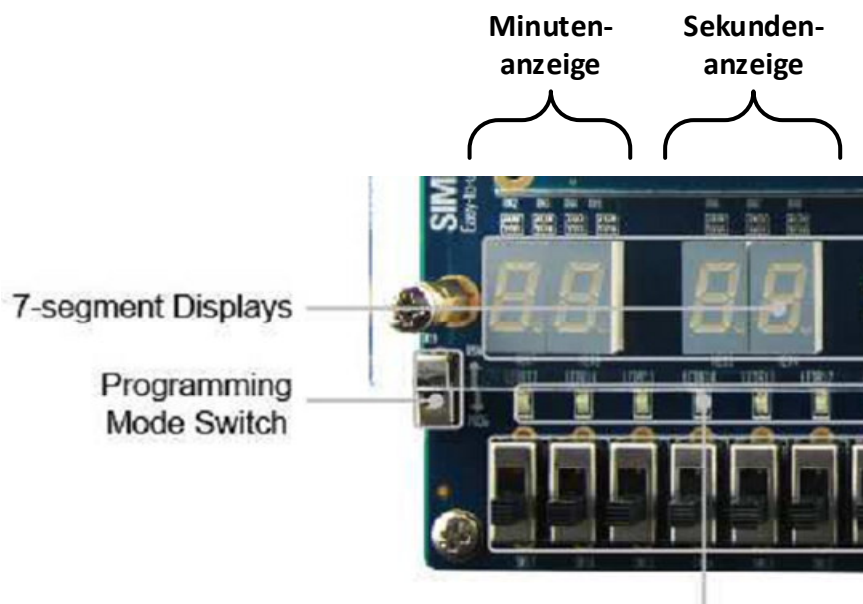


Abbildung 5: Die zu verwendenden 7-Segmentanzeigen für die Darstellung der zu vermessenden Zeit

- Für die Realisierung des Tastenfelds sollen die auf dem Developmentboard rechts unten angeordneten vorhandenen vier Push-Buttons verwendet werden
- Die zu messenden Zeit soll wie folgt eingestellt werden können:
 - Mit der Clear-Taste soll die messende Zeit auf 0 zurückgesetzt werden.
 - Durch Betätigen der Min-Taste sollen die zu messenden Minuten um jeweils eine Minute erhöht werden.
 - Durch Betätigen der Sec-Taste sollen die zu messenden Sekunden um jeweils eine Sekunde erhöht werden.

Der Messvorgang soll wie schon erwähnt durch die Start/Stop-Taste gesteuert werden können. Im Detail soll der Messvorgang wie im Folgenden beschrieben ablaufen bzw. gesteuert werden können:

- Durch Betätigen der Start-/Stop-Taste soll die Vermessung der eingestellten, zu vermessenden Zeit gestartet werden.
- Das Vermessen der Zeit soll derart erfolgen, dass die zu vermessende Zeit in 1-Sekunden-Schritten heruntergezählt wird.
- Die noch verbleibende, zu messende Zeit soll während des Messvorgangs auf den 7-Segment-Anzeigen dargestellt werden.
- Wird während des Messvorgangs die Start/Stop-Taste betätigt, so soll der Messvorgang abgebrochen werden. Es soll in diesem Fall die noch verbleibende zu messende Zeit auf der 7-Segment-Anzeige dargestellt werden.
- Nach Abbruch des Messvorgangs soll prinzipiell wieder ein Einstellen, der zu messenden Zeit möglich sein. Es soll aber auch möglich sein, durch Betätigung der Start/Stop-Taste der Messvorgang weiter durchzuführen.
- Wird der Messvorgang nicht durch Betätigen der Start/Stop-Taste abgebrochen, so soll nach Beendigung des Messvorgangs – also bei Erreichen der Zeit 0 – durch ein akustisches Signal signalisiert werden, dass der Messvorgang beendet wird.
- Das akustische Signal soll eine Minute lang ertönen. Der Signalgeber soll innerhalb dieser Minute jede Sekunde vier kurze Signal-Töne ausgeben. Zwischen diesen vier kurzen Tönen soll deutlich eine Signalfpause hörbar sein (also keine Ausgabe eines Dauertons).
- Nach Ablauf der akustischen Signalisierung soll auf der 7-Segment-Anzeige die ursprünglich während des Einstellvorgangs eingestellte, zu vermessende Zeit dargestellt werden.
- Die über eine Minute andauernde Ausgabe des akustischen Signaltons, soll durch Betätigen der Start/Stop-Taste abgebrochen werden können. Auch in diesem Fall soll auf der 7-Segment-Anzeige die ursprünglich während des Einstellvorgangs eingestellte, zu vermessende Zeit dargestellt werden.

3.2 Detaillierte Aufgabenstellung

Auf dem Developmentboard ist kein Signalgeber vorhanden. Im Labor stehen zwei Typen von Signalgebern zur Verfügung, die Sie an das Board anschließen können: Signalgeber AL-10SP05HT oder Signalgeber KPI-G3700-K6278 (siehe Technische Daten/Datenblatt auf Moodle). Bitte beachten Sie, dass die Signalgeber sich noch nicht an das Developmentboard anschließen lassen. Im Labor steht ausreichendes Material z.B. Leitungen, Stecker... zur Verfügung, um diese für den Anschluss an das Board aufzubereiten.

Es ist ein hierarchisch aufgebauter, synthetisierbarer VHDL-Entwurf zu erstellen, im Detail bedeutet dies:

- Erstellen Sie zunächst ein Konzept/Design für Ihre Schaltung. An Hand des Designs soll der spätere VHDL-Entwurf nachvollziehbar sein. Ihr Design kann alle Designmethoden für den Schaltungsentwurf enthalten. Z.B. der Entwurf eines Blockschaltbilds, aus dem die Teilkomponenten des Systems hervorgehen, der Entwurf eines Zustandsdiagramms, der Entwurf von Booleschen Gleichungen, der Entwurf von Ablaufdiagrammen usw.
- Entwerfen Sie nach Erstellung des Designs Ihre VHDL-Beschreibungen. Achten Sie darauf, dass Ihr VHDL-Design ausreichend Kommentare enthält, wie dies bei der Programmierung notwendig ist.
- Simulieren Sie Ihren VHDL-Entwurf funktional mit Modelsim unter der Verwendung geeigneter Do-Files. Auch das Do-File sollte ausreichend Kommentare enthalten, so dass man das Do-File versteht.
- Synthetisieren Sie die Schaltung.
- Überprüfen Sie die Funktion Ihrer Schaltung an der Hardware!
- Dokumentieren Sie Ihre Arbeit (maximal 15-20 Seiten).

3.3 Geforderte Ergebnisse/Dokumentation

Alle Ergebnisse sollen in Moodle in digitaler Form⁴ abgegeben werden:

- Die Dokumentation der Aufgabe (Design, Simulationsergebnisse etc.) als pdf-Datei. Bitte kennzeichnen Sie die Dokumentation auf einem Deckblatt mit Ihrem Namen, Datum und Matrikelnummer.
- Der VHDL-Source-Code, des Kurzzeitweckers. Bitte kennzeichnen Sie den VHDL-Code durch Ihrem Namen, Datum und Matrikelnummer.
- Das von Ihnen erstellte Do-File für die Simulation. Auch hier bitte darauf achten, dass Sie die Datei durch Ihren Namen, Datum und Matrikelnummer ergänzen.
- Vorführung des Kurzzeitweckers an der Hardware.

⁴ Digitale Form bedeutet alles in einer gepackten Dateien (z.B. ZIP, RAR) in Moodle hochzuladen. Beachten Sie bitte das Abgabedatum, danach ist keine Abgabe mehr möglich, und somit natürlich auch keine Bewertung mehr möglich.