Universidad Central del Ecoudor Programación Distribuida Nombre: Steven Ortiz Fecha: 28/02/2023 Gemestre? Micro Profile Fault Tole vance Foult Tolerance es parte del conjunto de especificacines de Micro Profile a Esta API define principalmente anotaciones que mejoran la solidez de la aplicación al brinder soporte para mu ne jur conveniente mente les condiciones de error (Fullus) que preder ocurrir en las aplica ciones del mondo real. Los ejem plos Incluyen reinicios de servicios, retra sos en la red, înesta bilidades temporales de la infra estructura, et co Con Kiero Profile Foult tolerance, los de sarrolla dores pueden agregor Tolerancia a fallos a sus aplicaciones mediante la adición de anotaciones a sus metodos, estos me canismos se utilizan para controlar y manejar las interaciones de la aplicación con ser viceos remotos o externos que pueden no estar disponibles, tener tiempos de respuesta tentos a experimentar errores a Esto permite a los do sarrollo doves Ident: Frax y solocionar problemus en la aplicación y megorar la calidad del Ser er cio, Las unotaceones disponibles son @ Retry, @ Fullback, @ Circuit Breaker, @ Bulkhead, @ Asynchronous a @ 13me aut. @Retry: permite configurar una cantidad maxima de intentos de éjecucion de un métade antes de que fulle. Les atributes de unotación se pueden 4 40x para controlar el nomero de reintentos, la demora entre reintentos y las excepciones en las que se reintenta o concela

@ Retry max Retvies = 3 delay = 0, delay Unit = Chrono Unit. MILLIS, max Duration = 180000, duration Unit = chropoUnit . A ILLIS, gitter Delay Unit = ChronoUnit. HILL I9, retry On = EException o classis, aborton = 35 @ Fallback: Estabece un controlo dor que se ejecuturá al cacontrar un error de in vocación. Un controlador es una clase que implementa Fallback Handler (T) a simplemente un método simple en la misma clase. Se utilizan propiedades adicionales para controlar las condiciones en las que so llama a estos contro la dares. Esemplo @ Fullback ( ralue = DEFAULT. class, Pallback Kethod = "", apply On - & Throwable . class & skip On = 23 @ Circuit Breaker & Hon? troseu el número de essoses en los métodos y, si te supera un umbbul prede Finida, interrumpe temporalmente el Hugo del metodo para evitur una mayor propagación de errores. Un interroptor automítico puede estar closed, open a half-open. En estado closed, un interroptor de circuito ejecutará la lágica normalmente. En estado open, un disyentor evitora la ejecución de la logica se ha visto fullar. Final mente, en estado half-open, un interruptor outomati-Lo permitiva eje cucion es de proeba en un intento de cambiar so estado interno a closed. Les otros para metros de unotación se utilizan para controlar cómo se activan estes transiciones de ostado.

Egemplo	. 1																	-														
gengio					a	Cir		2+ F	}			1																				
										-			13	1	1		2						-							300		
			Ale.					1010					Jah	100	Cle	155	5 7												138	9.5	113	+
								kip				1																				
								lay				/		Nice	333	300	-				200		-							- 0	130	3
								elay										LI	5,					-								L
								que							d =	29	9															
								iler																								
					1		500	cce	557	hy	es	ho	1 d	=	1_																	
					1				-				P.						3.5						N.				123			
	1 1	1	+			-	2		4	1	-	,																				
Bul	khed	ad i		îmî	tu	le	Ge	can	ti	dad	d	de	50	CU	790	05	9	ve	5	0	po	ed	en	a	Sig	na	7	a	ur	)		
											1																					
ne tod	0	ara	e	vit	ar	9	ve	5	0	4	90	ter	1 -00	en	Ca	150	d	e	fal	1/45		sin	nul	tá	neo	15		Se	u	13/1	20	
ina co	la	para		este	4 69	onu	r	tai	rec	25	en	A.	e50	CY	4	do		ege	Co	cia	5	0	les	00	és	-	de	a	10	56	9	
																																r
raya	ale	(4n 2	a de	2	el	1	im	? te	,	1	Una		60	la	51	010		261	ar a	P	1+	2	_	0	) Caro	110		0.		20		
0																												cas				
nvocac	?one	5	500		(a)	Asu	no	hre	no	205																						
	1 2 3				Men's	7		100	N. Carlo				7															1				
gemplo																																-
				a	B	olk	ha		1																		7					
						val															80		553						3	1000	30	N.
									-		0		-	10	,		-															
				1		Wa	161	11) 9	10	25 11	ui	eu	e -	10	13.00									170	DE					4343		
				1																												
D A			0	e	20	1				D		-	-			C				071	100	3					20				A	
D Asy,	ienr	ono	150	9	je	cula	4	un	4	in	VOL	461	on	0	le	71	nrm	4	ei.	Sin	CYO	ni	ca	5	?n		0/0	que	Car	- 6	2/	
		1		IV	539		P	1	-	1	0			33	3		A 1		1		1		\$0			Yo	300		2.5	20	MA	189
ubproc	650	d	9	llar	x a	9.	21	r	ne	to	do	9	not	tac	10	4	del	e	el	eve	olv,	er	to	JU	re	0	-	omp	let	ion (	ta	90
																																11
Por lo	ger	reva	1 1	4	se	4	160	2	pa	144	6	2011	tar	1	olo	400	ur		0	30	bp	800	0 5	0	0	le	114	ma	da			
					0																											
n E/S	a	en	un	0	all	culo	,	de		eje	PCU	Cin	5	6	YO	long	40	la.														
										U				·		0																
- 100 30		30,	350								gt.	18																				
Mime	out	0	2544	ble	ece		un	ti	em	100		lin	nit	e	n	ora	1	2	es	Pr	409	00		ele		n	m	5+	01	10		
										THE STATE OF																						
i el	me	too	lo	tu	rd	a	me	ís	e	N	con	01	ota	861	0	Car	P	00	+	0.00	00		0:	0	10	0	t	11.	0	10		
	49.7	36	1			1		Gra.		5 P4	2	P		2 7		1	7	3		EM	0					6 % p	714	018	CIC	10		
e can	cela		la	00	Pr	CA	1	8	1	Val	OY		* 0	10	+00	Cana	200	1/2		2.5	1	-	0.4		1 -							
Landy.	200		and the	0	4			439			65	6	2003	o e		1111	na	u	1	7	-	7	g	NO	9.							
emplo																														203		
0		11 10		@	19	me		+ 1					1																			
			1	,C		Val				2																						
											1 0		. 0	+														- 6			~	
			- CY	)		unit	5 =	ch	ror	30 U	Dit	T A	H	17	. L)	15			310			77.1										
				/							11																					
		3108																			350	1			13.	0/1						
	25(5)	3194	1020						10					-				53								30						
	25(5)	310							10									507	150							30						

Le utilización de técnicas de Fault Tolevance es Fundamental en sistemas distribuidos para garanticar su disponibilidad y contiabilidad, especialmente cuando se trata de aplicaciones empresariales criticas que requieren alta dis pon? b? 1? dad. Incorporación de mecanismos de Fault Tolerance en una aplicación agruda a mitigar los esetos negativos de posibles fallas y errores, permitiendo que la aplicación siga soncionando con un rendimiento aceptable, incluso en situaciones de fallos parciales o temporales de algonos componentes del sistema. Además, la incorporación de técnicas de Fault Tolerance permite a las empresas ofrecer un megor nivel de servicio a sos clientes y usuarios 24 que les gurantiza que la aplicación siempre estará disposible y que sus dates estarais segures y protegédes. Tambéen permête a las empresus aborrar costos, ya que evita tiempes de inactividad prolongados y redución de perdidas Linancieras de bido a la indisponib? li dad del sistema. Es importante destacar que esta herramienta esta disponible en varios lenguajes de programación, incluyendo Java, Kotling Go. Además, la especificación de MicroProFile Fault Tolerance es independiente del proveedor, le que significa que se puede utilizar en cualquier plata forma que compla con la especificación. Esto brinda a los de sarrolladores una mayor Fexibiliadad en la elección de herramientas y plata formas para sus proyectos. En resumen, la utilización de MicroProfile Fault Tolevance poede megorar signi ficativamente la tolevancia a fallos en las aplicaciones, proporcionando una mayor confiubilidad y estabilidad.

Depen den clas Para agregar lus dependencies de Micro Profile Fault Tolevance en un proyecto, se pueden utilizar las herramientas de gestion de dependencias de Maven a Gradle. Maven < dependency> ¿group Id) io. helidon, microprofile </group Id> Cartifact Id 7 he lidon - microprofile - fault - tolevance & lartifact Id> </alepandency> Gradle implementation ?o. helidonomicroprosile i helidon - microprosile - fault - tolerance implementation 80. helidon, microprosile, metrics: helidon-microprosile-metrics Es importante de que las versiones especificadas de las dependencias sean compatébles con la version de MicroProfile utilizadas en el proyeto Al implementar Fault Tolerance en un sistema, es importante tener en cuenta los siguientes aspectos: 1: Identificación de pontos de fallas: Es importante identificar los pontos criticos en el sistema que pueden fullar, ya sea por sobrecarga, fulta de recursos, errores de comexión, entre otros. Una vez identificados, se pueden explicar estrategias de tolerancia a fallas específicas. 2º Selección de estrategias de tolerancia a fallas : existen diversas estrategias de tolerançãos a fallas que se pueden aplicar en función de las necesidades del sistema y del tipo de Fallas que se espera. Es importante seleccionar la estrategia adecuada para cada punto critico. ESTILO

3. Monitoreo y registro de Sallas: Es importante contar con un mecanismo de monitores que pormita detectar y registrar las fallas que se presentan en el sistema. Este permitirà identificar patrones y tendencius que aguden a megorar las estrategias de tolerancia a Fallas. 4. Pruebas y simulaciones : Es importante tealizar pruebas y simulaciones para evaluar la efectividad de las estrategias de tolevancia a fallas a para identificar posibles pontos criticos que puedan haberse pasado 5. Nantenimiento a actualización: Las estrategias de toterancia a fallas deben ser actualizades y mantenidas constantemente para asegurar su efect?vidad y udaptabilidad a posibles cambias en el sistema o en