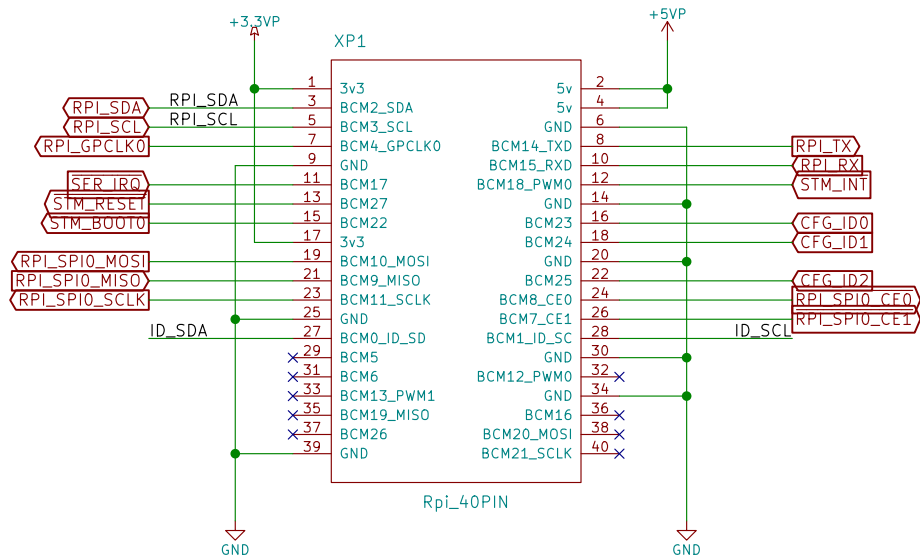


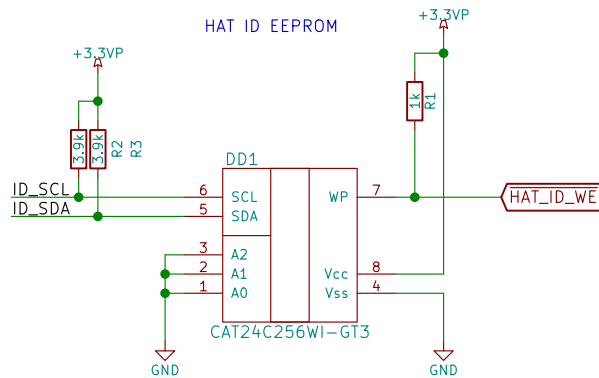
Инв.№подл.	Подп. и дата	Взам.инв.№	Инв.№дубл.	Подп. и дата	Справ. №	Перв. примен.	VEHQ-OBСDRONEHAT-V1	
<div><div><div><div><div>RPi</div><div>rpi.sch</div></div><div>RC IO MCU</div><div>rcio-mcu.sch</div></div><div><div>UART</div><div>uart.sch</div></div><div>RTC</div><div>rtc.sch</div></div><div><div>Connectors</div><div>conn.sch</div></div><div>DC-DC</div><div>dc-dc.sch</div></div>								

Копировал

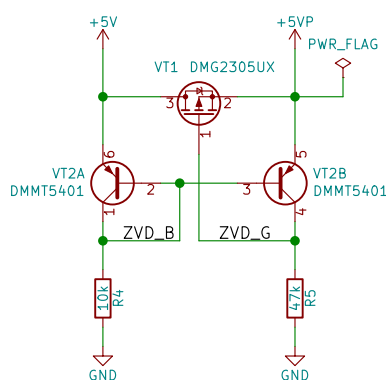
Формат А3



NOTES:  
 1. GPCLK0 mode 1 (19.2 MHz) used as clock source for other ICs  
 2. RPI I2C already have 1.8k pull-up to 3v3  
 3. RPI 3B can supply up to 500 mA at 3v3

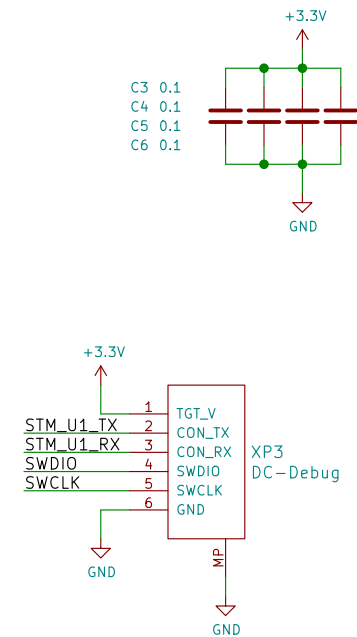
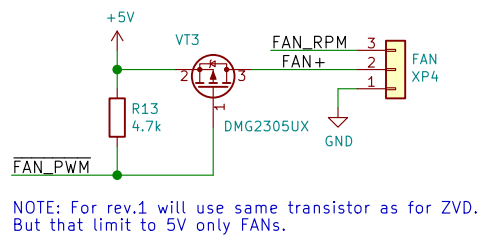
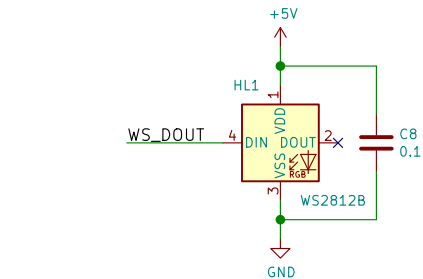
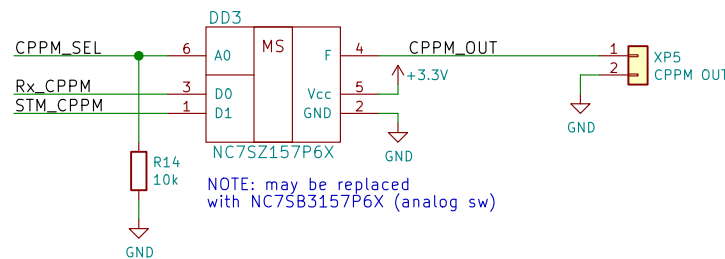
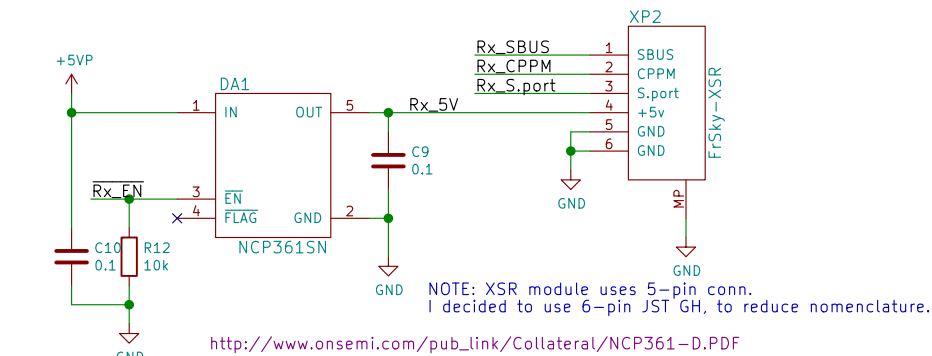
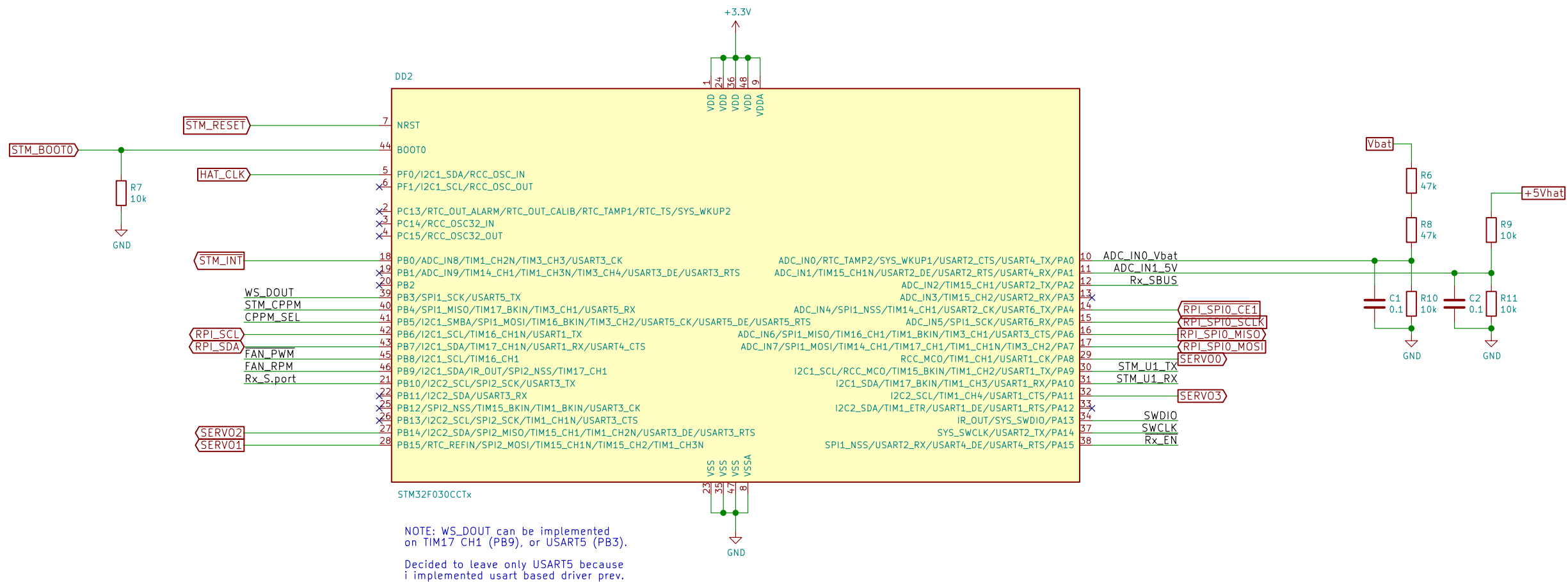


Zero voltage drop diode circuit  
 Recommended for HAT power supply



+3.3V +3.3VP PWR\_FLAG  
 Use RPi +3.3 as power source

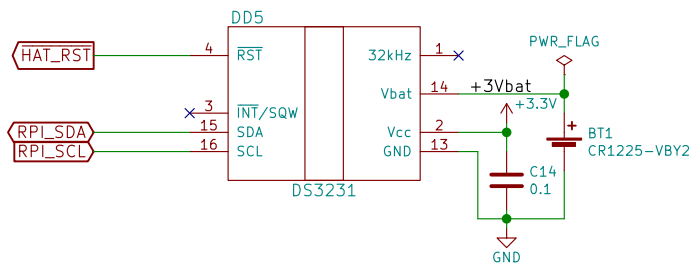
Инв.№подл.	Подп. и дата	Взам.инв.№	Инв.№дубл.	Подп. и дата
Изм.	Лист	№докум.	Подп.	Дата
VEHQ-OBCDRONEHAT-V1				
Копировал				
Формат А4				
Лист				2



Инв.№подл.	Подп. и дата
Взам.инв.№	Инв.№дубл.
Подп. и дата	Подп. и дата

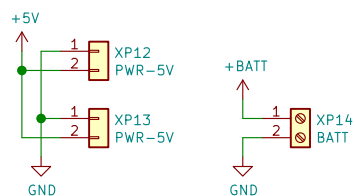
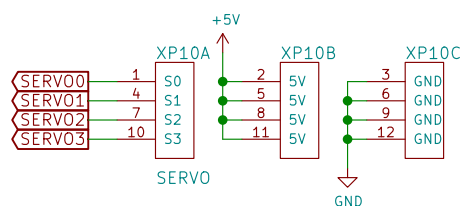
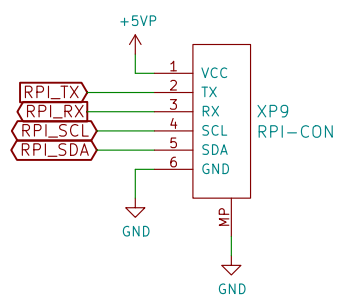
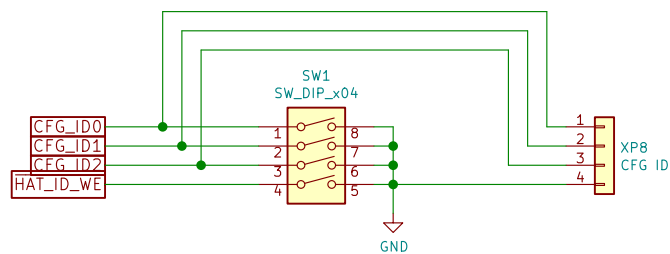
Изм.	Лист	№докум.	Подп.	Дата
------	------	---------	-------	------





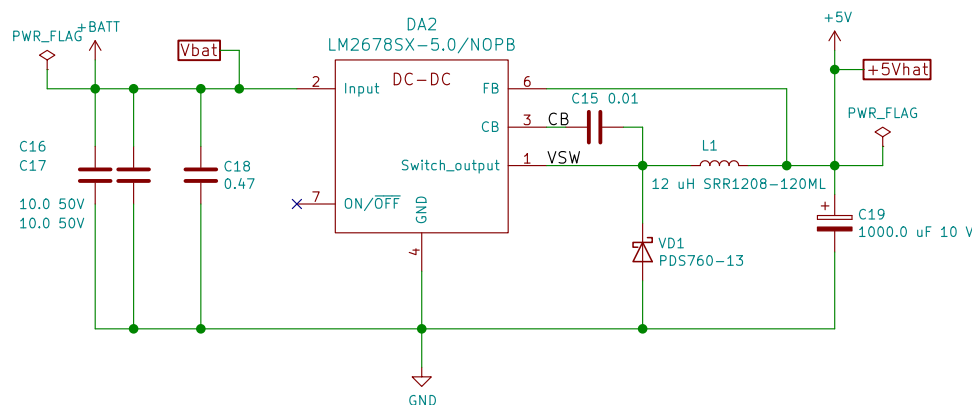
NOTE: That chip has integrated reset controller and 50k pull-up R.

Инв. N° подл.	Подп. и дата	Взам. инв. N°	Инв. N° дубл.	Подп. и дата	<p>NOTE: That chip has integrated reset controller and 50k pull-up R.</p>
Изм.	Лист	N° докум.	Подп.	Дата	<p>VEHQ – OBCDRONEHAT – V1</p>



Инв. N° подл.	Подп. и дата	Взам. инв. N°	Инв. N° дубл.	Подп. и дата

Изм.	Лист	№ докум.	Подп.	Дата



Инв.№подл. Подп. и дата Взам.инв.№ Инв.№дубл. Подп. и дата

Изм.	Лист	№докум.	Подп.	Дата
------	------	---------	-------	------