**Verilog第 次实验报告**

|  |  |  |  |  |  |
| --- | --- | --- | --- | --- | --- |
| 实验名称 |  | | | | |
| 学生姓名 |  | 学号 |  | 指导老师 |  |
| 实验地点 |  | | 实验时间 |  | |

1. **实验项目名称**
2. **实验目的**
3. **必修或选修**
4. **实验平台**
5. **实验内容及步骤**

根据不同的实验内容，写出具体的实验步骤。针对核心的功能模块需要有代码及注释讲解，必要时补充流程图原理图。

1. **关键问题讨论**

根据不同的实验内容，记录具体的实验数据或程序运行结果。针对波形图，效果图等需要有对应的介绍文字，某一时刻输入是什么，正确的输出是什么，图中结果是否正确等等。

1. **总结**

本次实验及本周课程的收获，感想，以及建议等等。