1. Hardware
   1. Register

基础类，用于构造Computer各个部件，用于实现各部件的基本显示，存取，转换等。某些方法需按寄存器的bit位数来进行重载。

1. Computer
   1. CPU

CPU各个部件，PC，IR等等。由Register类声明构造。

* 1. Cache

Register类型的一维数组（暂）。

* 1. Memory

Register类型的一维数组。

1. Operation
   1. Decode

Instruction的分解并送到CPU的相应部件。

* 1. Compute

用于模拟硬件上的计算。

* 1. Transfer

用于模拟硬件上的数据转移。

1. Execution
   1. Command

LDR,STR等命令的分解与执行。

* 1. Load/Words

从txt读入到memory

1. Simulate
   1. Simulate

整个的模拟器运行主程序的流程。

1. Interface
   1. Interface

界面