

INNOVATE CANADA: FPGA PROGRAMMING COMPETITION

<http://www.InnovateCanada.ca>

Proposal submission deadline
January 25th, 2008
feedback@innovatecanada.ca

Semi-finalist selection
February, 2008

Finalist selection
May, 2008

**\$5000 in cash prizes and
guaranteed publication**

LET'S SHOW THE WORLD OUR INNOVATION & DESIGN SKILLS

Following tremendous success in China, India, Japan, and the Nordic countries, we are excited to bring this programming competition to Canada for the first time.

Innovate Canada is open to undergraduate and graduate students enrolled in a Canadian college or university.

Teams with deserving proposals will receive their very own Altera DE1 evaluation board and development software; enabling all semi-finalists to bring their innovation to life!

Teams are required to have a mentor from their educational institution, or from industry. FPGA design experience is desirable but not required.

Sponsors



Organizers

IEEE Ottawa Section

IEEE Ottawa chapter of the Technology

Management Council (formerly EMS)

IEEE Ottawa Section Educational Activities

Contact: Alfredo Herrera, alfredo.herrera@ieee.org

**Ottawa
Section**



INNOVATE CANADA: COMPETITION DE PROGRAMMATION FPGA

<http://www.InnovateCanada.ca>

Soumission de proposition

25 Janvier, 2008

feedback@innovatecanada.ca

Sélection semi-finalistes

Février, 2008

Sélection finalistes

May, 2008

**\$5000 comptant en prix
et publication garantie**

MONTRONS AU MONDE NOTRE SAVOIR FAIRE EN INNOVATION ET DESIGN

Suite à grand succès en Chine, en Inde, le Japon et les pays nordiques, nous sommes heureux d'amener cette compétition au Canada pour la première fois. Elle est ouverte aux étudiants de premier ou deuxième cycle inscrits dans une université canadienne.

Les équipes se classifiant recevront un système DE1 d'Altera et des logiciels de design; ce qui leur permettra d'aller au bout leur créativité et ambitions!

Les équipes sont tenues d'avoir un mentor, soit de leur établissement d'enseignement ou travaillant pour une compagnie œuvrant dans le domaine. L'expérience dans le design de FPGAs est souhaitable mais pas obligatoire.

Sponsors



Organisateurs

IEEE Ottawa Section

IEEE Ottawa chapter of the Technology

Management Council (formerly EMS)

IEEE Ottawa Section Educational Activities

Contact: Alfredo Herrera, alfredo.herrera@ieee.org

**Ottawa
Section**

