



**Ottawa
Section**



"Innovate Canada" FPGA programming competition

November 2007, Ottawa

Dear colleagues,

In the name of the IEEE Ottawa Section, the IEEE Ottawa chapter of the Technology Management Council (formerly EMS) and the IEEE Ottawa Section Educational Activities Committee, I am writing to you to seek your support for our FPGA Programming Competition currently in progress. We are looking for sponsors and assistance in promoting this event across Canada to benefit as many students as possible.

Innovate Canada is an Altera sponsored student competition that has been successfully held in other parts of the world; we are the first ones to bring it to the Americas. It is open to undergraduate and graduate students enrolled in a Canadian college or university. Participants are asked to propose an FPGA design idea that is original, innovative and targets an FPGA. With the help of their Mentor, teams will go through the steps of implementing their idea by targeting the evaluation boards that will be provided, thus creating a learning environment encouraging innovation by doing.

Qualifying teams will draw from over (CAN) \$100,000 in donated tools to develop their own image processing, signal processing, computational finance, mathematical or high-performance computing algorithm or sub-system. Students are also encouraged to use the newest design tools that will be provided free, including the ImpulseC compiler. The prize pool is over (CAN) \$5,000, and all working examples are guaranteed publication. The latest information is available at the event's website:

<http://www.innovatecanada.ca/>

The Institute of Electrical and Electronic Engineers (IEEE) is the largest professional organization in the world. It is a non-profit professional association with more than 400,000 members in 150 countries. It produces 30% of world's technical information and organizes more than 300 conferences each year. The IEEE vision is to advance global prosperity by: fostering technological innovation, enabling members' careers, and promoting community world-wide.

The target audience for the Innovate Canada FPGA programming competition is students in: electrical, electronic or communication engineering, computer science, or software engineering. Mentoring opportunities may interest professors and professionals with links to the fields listed.

We look forward to your support and working with your organization to promote this event.

Sincerely,

Alfredo Herrera,
2007 IEEE FPGA Workshop Chair
Senior Member, Section Secretary (2008)
Vice-Chair EMS-Ottawa (2004-2008)
alfredo.herrera@ieee.org , (613) 763-9598



Ottawa
Section



"Innovate Canada" compétition de programmation FPGA

November 2007, Ottawa

Chers collègues,

Au nom de la Section IEEE d'Ottawa, le chapitre d'Ottawa du *Technology Management Council* (anciennement EMS) et du Comité d'Activités Educatives de la Section IEEE d'Ottawa, je vous écris pour vous demander votre appui pour notre compétition de programmation FPGA actuellement en cours. Nous recherchons des commanditaires et de l'aide dans la promotion de cette compétition partout au Canada pour le bénéfice du plus grand nombre possible d'étudiants.

Innovate Canada est une compétition commanditée par Altera qui s'est déroulée avec succès dans d'autres parties du monde et que nous sommes les premiers à présenter en Amérique. Elle est ouverte aux étudiants de maîtrise ou de premier cycle inscrits dans un collège ou une université canadienne. Les participants sont invités à proposer une idée de design FPGA qui est originale, innovatrice et ciblant un FPGA. Avec l'aide de leur mentor, chaque équipe passera par les étapes d'implémentation de leur idée en utilisant les cartes d'évaluation fournies, créant ainsi un environnement d'apprentissage pragmatique encourageant l'innovation.

Les équipes participantes pourront bénéficier des (CAN) \$ 100000 en dons de matériel de design pour bâtir leur propre système ou sous-système de traitement d'image, traitement de signal, accélération de calculs financiers, algorithme de computation haute-performance. Les étudiants sont également encouragés à utiliser les plus récents outils de conception qui seront fournis gratuitement, y compris le compilateur ImpulseC. Les finalistes se partageront la somme des prix qui dépasse les (CAN) \$ 5000, et tous les exemples fonctionnels sont garantis d'être publiés. Les dernières informations sont disponibles sur le site web:

<http://www.innovatecanada.ca/>

L'*Institute of Electrical and Electronic Engineers* (IEEE) est la plus grande organisation professionnelle dans le monde. C'est un organisme à but non-lucratif qui compte plus de 400,000 membres dans 150 pays. Elle produit 30% des publications techniques du monde et organise plus de 300 conférences annuellement. La vision de l'IEEE est de faire progresser la prospérité mondiale en faisant la promotion de l'innovation technologique, en facilitant l'avancement de la carrière de ses membres et en faisant la promotion d'une communauté globale.

Le public cible de la compétition de programmation FPGA *Innovate Canada* est les étudiants dans les domaines de: génie électrique, génie électronique ou génie en télécommunication, l'informatique, ou le génie logiciel. Les opportunités de mentorat pourraient intéresser les professeurs et les professionnels ayant des liens avec ces domaines énumérés ci-dessus.

Nous nous réjouissons déjà de votre soutien et de votre aide dans la promotion de cet événement.

Sincèrement,

Alfredo Herrera,
2007 IEEE FPGA Workshop Chair
Senior Member, Section Secretary (2008)
Vice-Chair EMS-Ottawa (2004-2008)
alfredo.herrera@ieee.org , (613) 763-9598