

SYD8811 VBAT 与管脚 ADC 值的差异以及 VBAT 的测量

Syd8811adc 芯片内部对于 VBAT 通道的分压比例是 17/36, VBAT=3.6V 的时候,内部分压之后得到的 1.7V,精确一点的比例是 127.912k 和 114.447k,规格书示意图如下:

出),从而可以广泛用于电源监测、温度

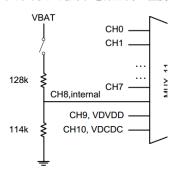


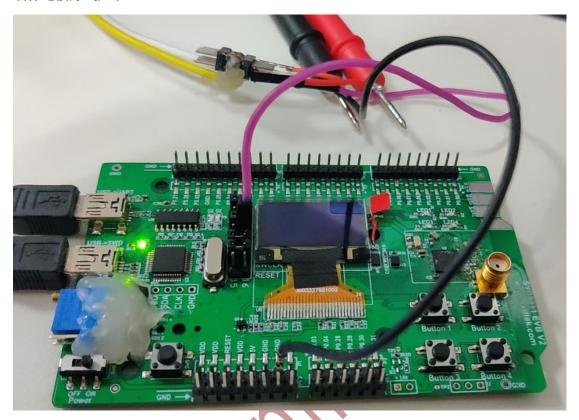
图 11. GPAD

所以 VBAT 代码换算公式如下:

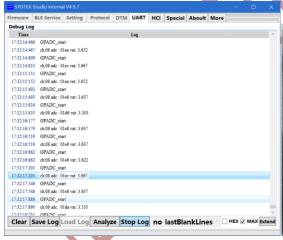
对于其他 GPIO 通道因为没有分压所以用正常的公式计算,要测试 VBAT 通道,在 main 函数的 while1 主循环之前设置 ADC 通道为 8,然后在主循环中以 1S 的频率打印:



硬件连接方式如下:



下载代码然后不断调整 VBAT 的电压可以得到下面的测试结果





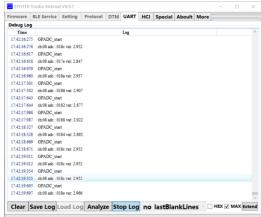




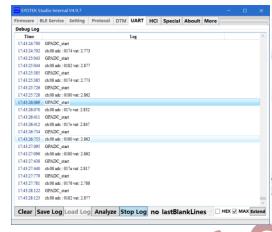
Clear Save Log Load Log Analyze Stop Log no lastBlankLines HEX V MAX Extend

Auto

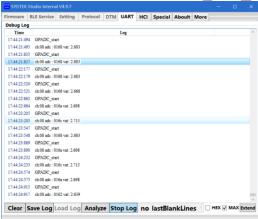




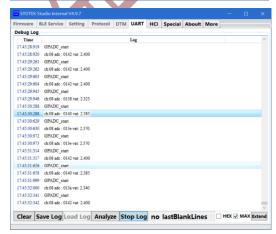


















总结: 当电压降低到 1.8V 以下,芯片确实不能够工作了。因为 VBAT 是电源端,所以他的抖动比较大,所以这里应该加上平均算法!