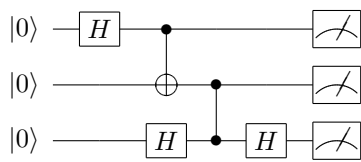
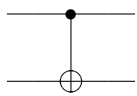


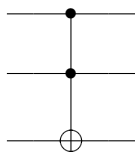
1 サンプルの回路



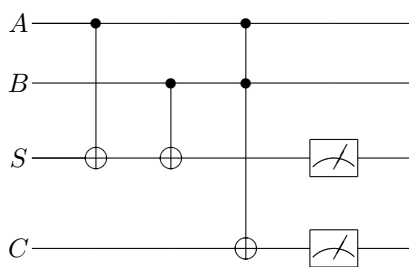
2 CNOT ゲート



3 Toffoli ゲート



4 加算の回路



5 桁上がりの処理

