

Micro operaciones

Unidad	Código	Descripción	Nombre	Fuente 1	Fuente 2	Destino
-	0000	No hace nada	NHN	-	-	-
00	0001	Suma de dos números	SUM	Registro	Registro	Registro
00	0010	Resta de dos números	SUB	Registro	Registro	Registro
00	0011	Multiplicación de dos números	PRO	Registro	Registro	Registro
00	0100	Incremento en 1 de un número	INC	Registro	-	Registro
00	0101	Decremento en 1 de un número	DEC	Registro	-	Registro
01	0110	Operación lógica AND entre dos registros	AND	Registro	Registro	Registro
01	0111	Operación lógica OR entre dos registros	OR	Registro	Registro	Registro
01	1000	Operación lógica XOR entre dos registros	XOR	Registro	Registro	Registro
01	1001	Operación lógica NOT al valor de un registro	NOT	Registro	-	Registro
10	1010	Corrimiento a la izquierda	COL	Registro	-	Registro
10	1011	Corrimiento a la derecha	COR	Registro	-	Registro
10	1100	Rotación a la izquierda	ROL	Registro	-	Registro
10	1101	Rotación a la derecha	ROR	Registro	-	Registro
11	1110	Transfiere el valor de un registro a otro	TRF	Registro	-	Registro
-	1111	Carga un registro con el valor en la dirección de memoria	CAR	Dirección 8 Bit de Memoria		Registro

Estructura de Instrucción

Unidad	Microoperación	Registro Fuente 1	Registro Fuente 2	Destino
2 Bits	4 Bits	4 Bits	4 Bits	4 Bits

Registros

Código	Nombre
0000	-
0001	R1
0010	R2
0011	R3
0100	R4
0101	R5
0110	R6
0111	R7
1000	R8
1001	R9
1010	RA
1011	RB
1100	RC
1101	RD
1110	RE
1111	RF

Unidad

Código	Nombre
00	Aritmética
01	Lógica
10	Corrimiento
11	Transferencia