## ΕΡΓΑΣΤΗΡΙΟ ΣΥΓΧΡΟΝΗΣ ΑΡΧΙΤΕΚΤΟΝΙΚΗΣ

Τριαντάφυλλος Πράππας ΑΜ:1067504

## ΕΡΓΑΣΤΗΡΙΑΚΗ ΑΣΚΗΣΗ 5

BOOTST		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	MSTAT	LD	PC	CARR	MD	DDAT	ADDR
RAP	BRA	Ν	Ν	1	1	1	RT	RT	TA	~	LB	E~	LK	US	S~	E~	YE~	E~	AE~	ESS
		(2:	(2:	(2:	(5:	(8:														
	(4:0)	0)	0)	0)	3)	6)	(3:0)	(3:0)	(1:0)											
SW+0-	XXX	00	XX	11	00	01	XXX													
>PC,MAR	XX	0	Χ	1	0	1	Χ	1000	XX	0	1	1	1	0	1	0	1	1	1	m00
NEXT(PC	XXX	00	XX	00	00	00	XXX	XXX												
)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m01

LOAD		ВІ	CO				APO	BPO	DDA	SH	SE	MW	MARC	MSTAT	LD	PC	CARR	MD	DDATA	ADDRE
R, \$K	BRA	Ν	N	1	1	1	RT	RT	TA	~	LB	E~	LK	US	S~	E~	YE~	E~	E~	SS
		(2:	(2:	(2:	(5:	(8:														
	(4:0)	0)	0)	0)	3)	6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M		00		10	00	01														
AR	XX	0	Χ	1	0	1		1000	01	0	1	1	1	0	1	1	1	1	0	m02
MDR+0		00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m03
PC+1-																				
	XXX	00		10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m04
MDR+0		00	XX	11	00	00	XXX	XXX												
->MAR	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m05
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m06
MDR+0																				
-		00	XX	10	00	00	XXX	XXX												
>RAMF	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	1	1	1	0	1	m07
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0		1000	1000	01	0	1	1	1	0	1	1	1	1	0	m08
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m09

PC + 1 -> PC,MAR >> To όνομα του R στο MDR

MDR + 0 -> X >> Το όνομα του R στο X

PC + 1 -> PC,MAR >> Δείχνει στην επόμενη θέση μνήμης

 $MDR + 0 \rightarrow NOP$ ,  $MAR \rightarrow MAR \leftarrow K$ ,  $MDR \leftarrow (K)$ 

X + 0 -> NOP >>To όνομα του R στον feedback register.

MDR + 0 -> RAMF >> Στον MDR βρίσκονται τα περιεχόμενα της θέσης μνήμης με διεύθυνση K. Τροφοδοτούμε το PortB με την τιμή του FeedbackReg που είναι ο R και κάνουμε εγγραφή σε αυτόν τα περιεχόμενα της διεύθυνσης R απο τον MDR.

NEXT(PC) >> φόρτωση στον μPC του περιεχομένου της διεύθυνσης μνήμης την οποία υποδεικνύει ο Mapper

STORE		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	<b>MSTAT</b>	LD	PC	CARR	MD	DDATA	ADDRE
R, \$K	BRA	N	Ν	-		-	RT	RT	TA	?	LB	E~	LK	US	s~	E~	YE~	E~	E~	SS
	(4:0)	(2: 0)	(2: 0)	(2: 0)	(5: 3)	(8: 6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m0a
MDR+0		00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m0b
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m0c
MDR+0	XXX	00	XX	11	00	00	XXX	XXX												
->MAR	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m0d
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m0e
portB +																				
0 ->	XXX	00	XX	01	00	00	XXX	XXX												
MDR	XX	0	Χ	1	0	1	Χ	Χ	XX	0	0	0	0	0	1	1	1	1	1	m0f
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m10
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m11

ADD		וח	00				۸۵۸	DDO	DDA	CLI	CE.	N 4\ A /	MADO	MOTAT	ID	DC	CADD	MD		ADDDE
ADD		BI	CO				APO RT	BPO RT	DDA TA	SH ~	SE LB	MW E~	LK	MSTAT US	LD S~	PC E~	CARR YE~	MD E~	E~	ADDRE
R1, \$K	BRA	N	N	/O	75	/0	ΚI	ΚI	IA	~	LD	_~	LN	08	<u>٥~</u>	⊏~	1 =~	~		SS
	(4:0)	(2:	(2: 0)	(2: 0)	(5: 3)	(8: 6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AŔ	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m12
MDR+0	XXX	00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m13
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m14
MDR+0	XXX	00	XX	11	00	00	XXX	XXX												
->MAR	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m15
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m16
Bport +	XXX	00	XX	01	00	00	XXX	XXX												
0 -> Q	XX	0	Х	1	0	0	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	0	m17
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m18
MDR+																				
Q-	XXX	00	XX	11	00	01	XXX	XXX												
>Bport	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	1	1	1	0	1	m19
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m1a
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m1b

SUB		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	<b>MSTAT</b>	LD	PC	CARR	MD	DDATA	ADDRE
R1, \$K	BRA	Ν	Ν	1	1	1	RT	RT	TA	~	LB	E~	LK	US	S~	E~	YE~	E~	E~	SS
	(4:0)	(2: 0)	(2: 0)	(2: 0)	(5: 3)	(8: 6)	(3:0)	(3:0)	(1:0)											
PC+1-								\ /												
>PC,M	XXX	00	XX	10	00	01														
AŔ	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m1c
MDR+0	XXX	00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m1d
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m1e
MDR+0	XXX	00	XX	11	00	00	XXX	XXX												
->MAR	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m1f
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1		Χ	XX	0	1	1	0	0	1	1	1	1	0	m20
Bport +	XXX	00	XX	01	00	00	XXX	XXX												
0 -> Q	XX	0	Χ	1	0	0	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	0	m21
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m22
Q-MDR	XXX	00	XX	11	00	01	XXX	XXX												
->Bport	XX	0	Χ	0	1	1	Χ	Χ	XX	0	0	1	0	0	1	1	1	0	1	m23
PC+1-																				
>PC,M	XXX	00		10	00	01														
AR	XX	0	Χ	1	0	1		1000	01	0	1	1	1	0	1	1	1	1	0	m24
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m25

ADD		BI	CO				APO	BPO	DDA	SH	SE	1/1/1/	MADC	MSTAT	LD	PC	CARR	MD	DDATA	ADDDE
R1, R2	DDA	N	N	1		١,	RT	RT	TA	оп ~	LB	E~	LK	US	S~	F~	YE~	E~	E~	SS
KI, KZ	DINA	(2:	(2:	(2:	(5:	(8:	NI	ΝI	IA	~	LD	E	LIX	03	3.4	E~	TE	E	E~	33
	(4:0)	(2.	0)	(2.	3)	6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Х	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m26
MDR+0	XXX	00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m27
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m28
MDR+0	XXX	00	XX	11	00	00	XXX	XXX												
->NOP	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m29
Bport+	XXX	00	XX	01	00	00	XXX	XXX												
0->Q	XX	0	Χ	1	0	0	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	0	m2a
Q+0	XXX	00	XX	01	00	01	XXX													
->Y	XX	0	Χ	0	0	1	Χ	0000	XX	0	1	1	0	0	1	1	1	1	1	m2b
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m2c
Bport +																				
Y ->	XXX		XX	00	00	01		XXX												
Bport	XX	0	Χ	1	0	1	0000	Χ	XX	0	0	1	0	0	1	1	1	1	0	m2d
PC+1-				١		<b>.</b> .														
>PC,M	XXX		XX		00							١.						١.		
AR	XX	0	Χ	1	0	1		1000	01	0	1	1	1	0	1	1	1	1	0	m2e
NEXT(	XXX	00	XX	00	00	00	XXX	XXX	\/\/		_				_		•			0.6
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m2f

		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	<b>MSTAT</b>	LD	PC	CARR	MD	DDATA	ADDRE
SHL R	BRA	Ν	Ν	1	1	1	RT	RT	TA	~	LB	E~	LK	US	S~	E~	YE~	E~	E~	SS
		(2:	(2:	(2:	(5:	(8:														
	(4:0)	0)	0)	0)	3)	6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m30
MDR+0	XXX	00	XX	11	00	00	XXX	XXX												
->NOP	XX	0	Χ	1	0	1	Χ	Χ	XX	0	1	1	1	0	1	1	1	0	1	m31
SHLA	XXX	00	XX	01	00	11	XXX	XXX												
enable	XX	0	Χ	1	0	1	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	1	m32
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m33
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m34

		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	<b>MSTAT</b>	LD	PC	CARR	MD	DDATA	ADDRE
DEC	BRA	Ν	Ν	_	_	_	RT	RT	TA	~	LB	E~	LK	US	s~	E~	YE~	E~	E~	SS
		(2:	(2:	(2:	(5:	(8:														
	(4:0)	0)	0)	0)	3)	6)	(3:0)	(3:0)	(1:0)											
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m35
MDR+0	XXX	00	XX	11	00	01	XXX													
->X	XX	0	Χ	1	0	1	Χ	1010	XX	0	1	1	0	0	1	1	1	0	1	m36
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m37
Bport+	XXX	00	XX	01	00	00	XXX	XXX												
0->Q	XX	0	Χ	1	0	0	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	0	m38
X+0 -	XXX	00	XX	10	00	00		XXX												
>NOP	XX	0	Χ	0	0	1	1010	Χ	XX	0	1	1	0	0	1	1	1	1	0	m39
Q-1-	XXX	00	XX	11	00	01	XXX	XXX												
>Bport	XX	0	Χ	0	1	1	Χ	Χ	XX	0	0	1	0	0	1	1	1	1	0	m3a
PC+1-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	1	0	1	1000	1000	01	0	1	1	1	0	1	1	1	1	0	m3b
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Χ	Χ	XX	0	0	1	0	0	0	0	0	0	0	m3c

		BI	CO				APO	BPO	DDA	SH	SE	MW	MARC	MSTAT	LD	PC	CARR	MD	DDATA	ADDRE
HALT	BRA	N	Ν	1	1	1	RT	RT	TA	~	LB	E~	LK	US	S~	E~	YE~	E~	E~	SS
		(2:	(2:	(2:	(5:	(8:														
	(4:0)	0)	0)	0)	3)	6)	(3:0)	(3:0)	(1:0)											
SW+0-																				
>PC,M	XXX	00	XX	10	00	01														
AR	XX	0	Χ	0	0	1	1000	1000	XX	0	0	1	0	0	1	1	1	1	1	m3d
NEXT(	XXX	00	XX	00	00	00	XXX	XXX												
PC)	XX	0	Χ	0	0	1	Х	Х	XX	0	0	1	0	0	0	0	0	0	0	m3e

	MAPPER	
Κώδικας Εντολής	Opcode/Θέση	Περιεχόμενα
LOAD R, \$K	00	02
STORE R, \$K	01	0a
ADD R1, \$K	02	12
SUB R1, \$K	03	1c
ADD R1, R2	04	26
SHL R	05	30
DEC R	06	35
HALT	07	3d

ı	MAIN MEMORY	
Κώδικας Εντολής	Θέση	Περιεχόμενο
LOADBR #K	00	00/opcode
	01	28/έντελο
	02	A0/Y
ADD R1, \$K	03	02/opcode

	04	0b/έντελο
	05	A1/X
	06	03/opcode
SUB R1, \$K	07	0b
, .	08	A2/Z
_	09	06
DEC	0A	0b
_	ОВ	05
SHL R1	0C	0b
_	0D	05
SHL R1	OE	0b
	OF	00
LOAD	10	0C
	11	A0
	12	02
ADD	13	0C
	14	A1
	15	06
DEC	16	0C
	17	05
SHL R2	18	OC OC
ADD R1, R2	19	04
	1A	0b
	1B	0c
	1C	01
STORE	1D	ОВ
	1E	A3
HALT	1F	07
	A0	\X
	A1	\Y
ΔΕΔΟΜΕΝΑ	A2	\Z
	A3	00\W