



数字逻辑和处理器基础实验

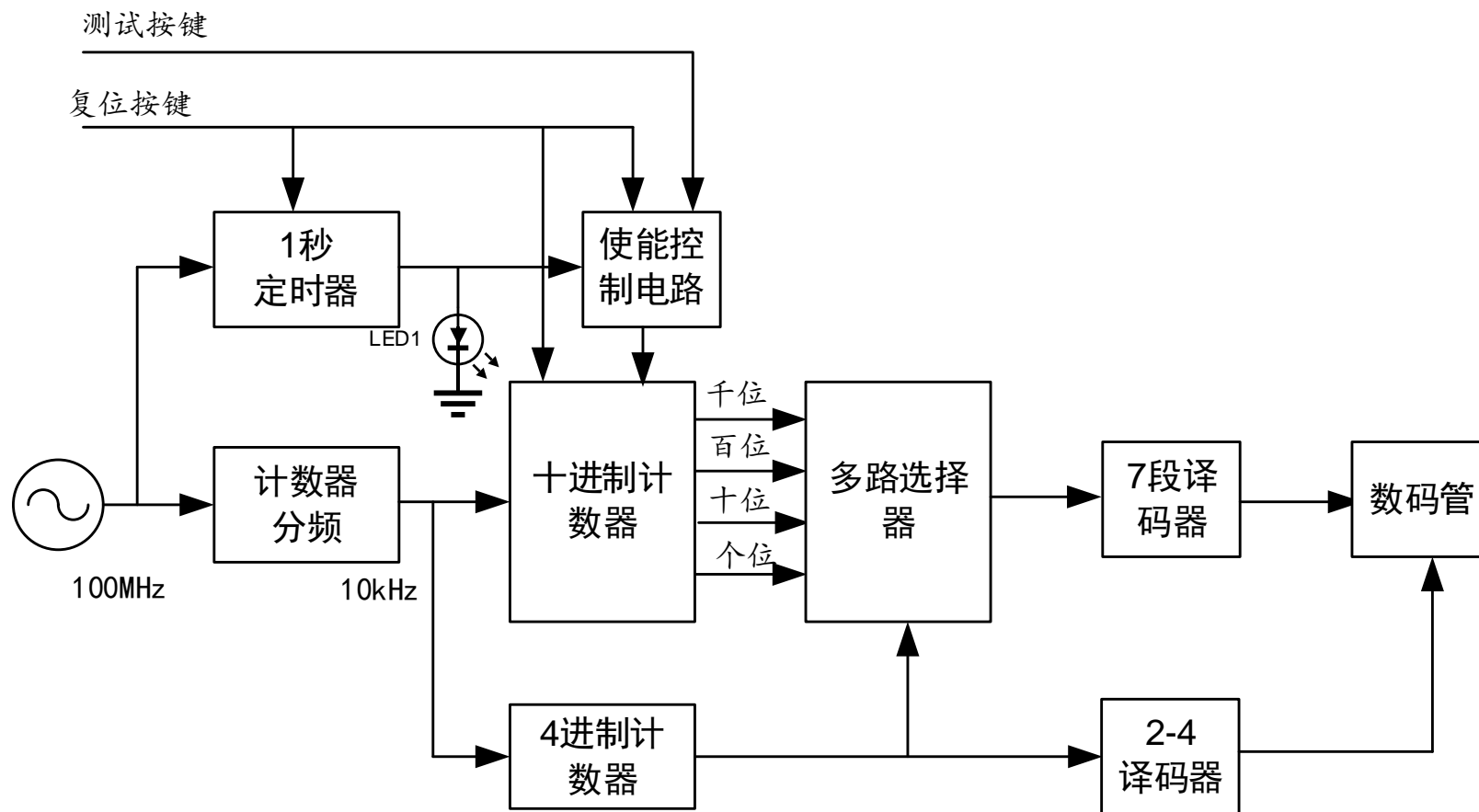
实验二



反应速度测试仪

- 系统复位后，延时1秒（或其他任意合适的数值），点亮某LED，被测试者观察到LED点亮后，立即按动按钮S2。电路测量自LED亮起到按钮按下之间的时间差，并显示在数码管上，按按钮S4后，系统复位，并重复上述测试过程。
- 采用全同步设计，即电路中所有触发器的时钟均为100MHz系统时钟或系统分频后的10kHz时钟。
- 采用4位七段数码管显示，量程为0.0ms~999.9ms。

实现参考框图



七段数码管的动态显示

- 显示3125
- 3→1001111
- 1→0000110
- 2→1011011
- 5→1101101

