

数字逻辑作业提交规范

以实验一提交为例，本次实验共分 5 个小实验，分别为：

1.1 extend (存放的内容：实验报告，extend.v，extend_tb.v，.bit 文件，logisim 原理图)

1.2 logic_gates_1 (存放的内容：logic_gates_1.v，logic_gates_1_tb.v，.bit 文件)

1.3 logic_gates_2 (存放的内容：logic_gates_2.v，logic_gates_2_tb.v，.bit 文件)

1.4 logic_gates_3 (存放的内容：logic_gates_3.v，logic_gates_3_tb.v，.bit 文件)

1.5 three_state_gates (存放的内容：three_state_gates.v，three_state_gates_tb.v，.bit 文件)

每个小实验，存为一个.zip 压缩包（**直接将需要的文件压缩，不要先放在文件夹中再压缩**），交到相应的位置。

注意：1) 实验报告应放在第一个小实验的压缩包中（如 1.1 、2.1。。。。）

2) 压缩包命名：学号-姓名-实验序号（123456-姓名-1.1）

3) 每次实验共**三次**提交机会。

a.提交显示 QD：正在排队。

b.提交显示 CE：编译错误。

c:提交显示 AC：正确。

d:提交显示 WA：答案错误。

4) .v 文件可以任意命名，但文件中的模块名（例如： module extend），务必和实验指南上保持一致。