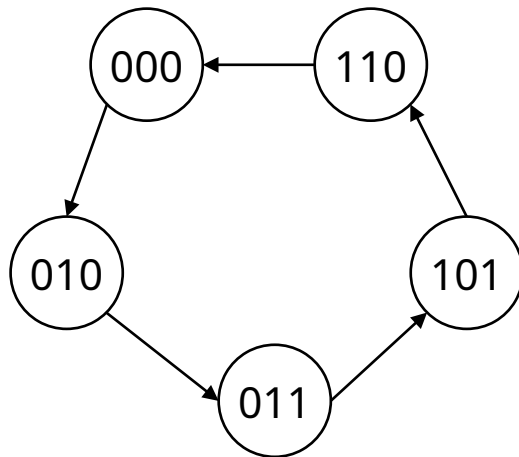


Simple Counter

กำหนดให้สร้าง Simple Counter ที่มีสัญญาณเข้าเป็น clock (**clk**) 1 ตัว, และ สัญญาณ input **reset** และมี output เป็น A, B และ C ซึ่งมี output ดังต่อไปนี้



โดยกำหนดให้ เมื่อ reset = 1 ค่าจะเริ่มต้นที่ CBA = 000, (reset เป็น synchronous) เมื่อนำค่า reset = 0, CBA จะเปลี่ยนเป็น 010, 011, 101, 110 แล้ววนมาที่ 000 ตามลำดับ

ข้อมูลนำเข้า

- reset
- clock

ข้อมูลส่งออก

- Output, A, B, และ C
- Busy

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานถูกต้องตาม Input ทุกรูปแบบ