**Glitch\_I**

จากสมการบูลลีน F(A,B,C,D) = A’ + C’D + AB’D จงสร้างวงจรก่อนและหลังกำจัด Hazard แล้วเขียน test vector ที่แสดง Glitch เปรียบเทียบให้เห็นชัดเจนว่าวงจรก่อนกำจัด hazard มี glitch ส่วนวงจรหลังกำจัดไม่มี ให้แสดง K-Map ให้ผู้ตรวจดูด้วย ในวงจรประกอบด้วย Input คือ A,B,C,D ขนาด 1 Bit และ Output คือ Before,After ขนาด 1 Bit โดยที่ Before คือ Output ของวงจรก่อนการแก้ไข Glitch (สร้างวงจรตามสมการบูลลีนที่กำหนดให้) และ After คือ Output ของวงจรหลังการแก้ไข Glitch แล้ว

**A diagram of a circuit

Description automatically generated**

รูปที่ 1. วงจรก่อนแก้ glitch

**ข้อมูลนำเข้า**

* A ขนาด 1 Bit
* B ขนาด 1 Bit
* C ขนาด 1 Bit
* D ขนาด 1 Bit

**ข้อมูลส่งออก**

* Before ขนาด 1 Bit
* After ขนาด 1 Bit

**ชุดข้อมูลทดสอบ**

* 100% โปรแกรมทำงานถูกต้องตาม Input ทุกรูปแบบและไม่มี Glitch