# 電子回路

最終コンパイル 平成 30 年 7 月 26 日

All Rights Reserved (c) Takumi Ueda 2018-present. 個人使用目的以外での使用を禁じます. ただし, 教育目的での再配布に限り著作者を明示する場合に許諾します.

電子回路 3

# 目 次

第1章	半導体	5
1.1	真性半導体と不純物半導体	5
1.2	バンド理論	5
1.3	ダイオード	5
1.4	ダイオードを使った基本回路	6
	1.4.1 全波整流と半波整流	6
	1.4.2 チョッパー回路	6
第2章	トランジスタ	7
2.1	トランジスタの種類	7
2.2	パイポーラトランジスタ	7
2.3	電界効果トランジスタ	7
	2.3.1 JFET	8
第3章	オペアンプ	9
第4章	保護回路	10

## 第1章 半導体

#### 1.1 真性半導体と不純物半導体

添加物を付加していない純粋な半導体のことを真性半導体という. 真性半導体に少量の不純物を付加したものを不純物半導体という. 真性半導体に5族の不純物を付加したものをn型半導体という. 真性半導体に3族の不純物を付加したものをp型半導体という. 多数キャリア 少数キャリア ホール 電子

#### 1.2 バンド理論

フェルミ準位

価電子帯

禁制帯

励起

LSI

IC

熱暴走

サーミスタ

トライアック

### 1.3 ダイオード

整流用ダイオード定電圧ダイオード定電流ダイオードツェナーダイオードホトダイオード発光ダイオードダイアック

- 1.4 ダイオードを使った基本回路
- 1.4.1 全波整流と半波整流
- 1.4.2 チョッパー回路

電子回路 6

## 第2章 トランジスタ

動作点 プッシュプル シュミットトリガー CMOS FET チャネル カレントミラー カレントミラー回路 増幅作用とスイッチング作用 エミッタ コレクタ ベース 寄生容量 バイアス

### 2.1 トランジスタの種類

- 1. パイポーラトランジスタ
- 2. FET
- 3. JFET

サイリスタトライアック

- 2.2 パイポーラトランジスタ
- 2.3 電界効果トランジスタ
  - 1. デプレッション型

2. エンハンスメント型

#### 2.3.1 JFET

電子回路 8

## 第3章 オペアンプ

オペアンプ コンパレータ イマジナリショート 反転増幅器

$$v_{in} = R_1 i \tag{3.1}$$

$$v_{in} = (R_1 + R_2)i + v_{out}$$

$$v_{in} = (R_1 + R_2) \times \frac{v_{in}}{R_1} + v_{out}$$

$$v_{in} = v_{in} + \frac{R_2}{R_1}v_{in} + v_{out}$$

$$\frac{v_{out}}{v_{in}} = -\frac{R_2}{R_1}$$
(3.2)

非反転增幅器

$$v_{in} = R_1 i (3.3)$$

$$v_{in} + R_{2}i = v_{out}$$

$$v_{in} + R_{2} \times \frac{v_{in}}{R_{1}} = v_{out}$$

$$\frac{R_{1} + R_{2}}{R_{1}}v_{in} = v_{out}$$

$$\frac{v_{out}}{v_{in}} = \frac{R_{1} + R_{2}}{R_{1}}$$
(3.4)

作動増幅器 積分器

微分器

## 第4章 保護回路

ヒューズ温度ヒューズ限流ヒューズ避雷器ガス放電管ブレーカー漏電ブレーカーポ リスイッチバリスタ

# 索引

<u>I</u>
IC5
<u>L</u>
LSI5
<u></u>
イマジナリショート9
エミッタ7
オペアンプ9
非反転增幅器9
積分器9
非反転增幅器9
微分器9
<u>m</u>
価電子帯5
寄生容量7
禁制带5
コレクタ7
コンパレータ9
<u> </u>
#7 J Z 2 7
少数キャリア5
<i></i>
<u></u>
ダイオード
整流用ダイオード5
ダイアック5
ツェナーダイオード5
定電圧ダイオード5
定雷流ダイオード 5

発光ダイオード	. 5
ホトダイオード	. 5
多数キャリア	. 5
電子	. 5
トライアック	. 7
な	
は	
反転増幅器	. 9
フェルミ	
フェルミ準位	5
ベース	. 7
ホール	.5
6	