

## **INDICE del TEMARIO**

- \* Capítulo 1: Arquitectura de computadores: introducción y clasificación.
- \* Capítulo 2: El rendimiento en los computadores.
- \* Capítulo 3: La familia x86.
- \* Capítulo 4: Características de los sistemas operativos para los microprocesadores Avanzados.
- \* Capítulo 5: La memoria caché.
- \* Capítulo 6: Arquitectura del Pentium.
- \* Capítulo 7: Modelo del procesador para el programador de aplicaciones.
- \* Capítulo 8: Memoria segmentada.
- \* Capítulo 9: El mecanismo de paginación.
- \* Capítulo 10: Mecanismos de protección.
- \* Capítulo 11: Modelo del pentium para el programador de sistemas.
- \* Capítulo 12: Puertas de llamada.
- \* Capítulo 13: Conmutación de tareas.
- \* Capítulo 14: Interrupciones y excepciones.
- \* Capítulo 15: Diagrama de conexionado.
- \* Capítulo 16: El bus y los ciclos de bus.
- \* Capítulo 17: Repertorio de instrucciones.
- \* Capítulo 18: Coprocesador matemático (FPU).
- \* Capítulo 19: Funciones especiales, entornos de trabajo y compatibilidad.
- \* Capítulo 20: Pentium-Pro.
- \* Capítulo 21: Pentium-MMX.
- \* Capítulo 22: Pentium II.
- \* Capítulo 23: Pentium III.

\* Capítulo 24: Pentium 4.

\* Capítulo 25: Itanium.

\* Anexo A: Diseño de procesadores RISC.

\* Anexo B: Ejercicios.