

实验四 七段数码管

DDL: 2020-11-10

实验要求

1. 阅读 74LS138.pdf 和 74LS151.pdf，并在 lab4.sv 中的模块 mod_74LS138 和 mod_74LS151 中实现这两个逻辑器件（语法无限制）。
2. 阅读 ans.sv 中七段数码管的硬件代码，在实验报告中画出真值表（**实验报告第一部分**）。
3. 分别使用 74LS138 和逻辑门、74LS151 和逻辑门（不允许使用 always_comb），实现该真值表。在实验报告中画出电路图（**实验报告第二部分**）。
4. 在模块 seg_138 和 seg_151 中，用你画好的电路图，实现该真值表的功能。
5. 仿真+上板测试。

上板现象：

- Step 0: 先把右边八个开关往上拨。
- Step 1: 把最左边开关往下拨，数码管从左到右依次显示7到0。
- Step 2: 把最左边开关往上拨，数码管从左到右依次显示F到8。