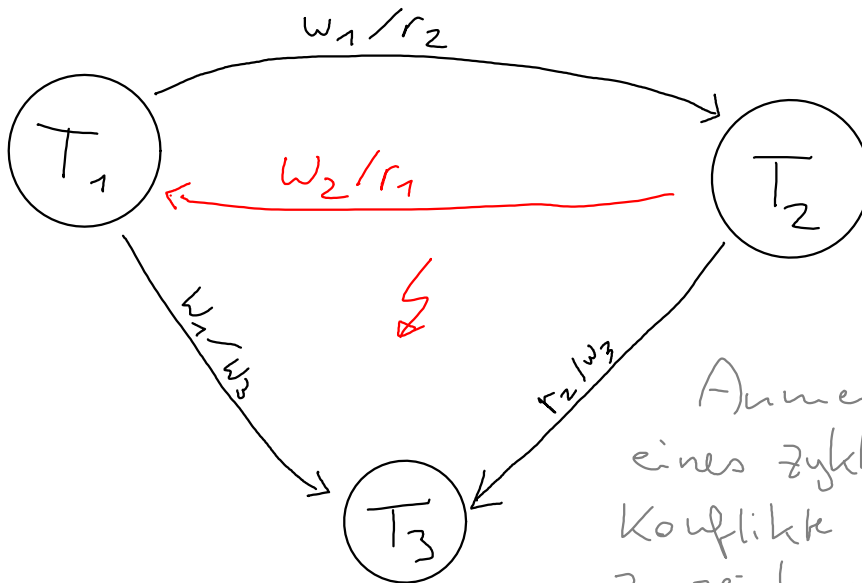


1. a)

vest

$$S_1 = \underline{w_1(x)} \underline{r_2(x)} \underline{w_2(y)} \underline{r_1(y)} \underline{w_1(y)} \underline{w_3(x)} \underline{w_3(y)}$$

$$C_{S_1} = \left\{ (\underline{w_1(x)}, \underline{r_2(x)}), (\underline{w_1(x)}, \underline{w_3(x)}), (\underline{r_2(x)}, \underline{w_3(x)}), \right. \\ \left. (\underline{w_2(y)}, \underline{r_1(y)}), (\underline{w_2(y)}, \underline{w_3(y)}), (\underline{r_1(y)}, \underline{w_3(y)}), \right. \\ \left. (\underline{w_1(y)}, \underline{w_3(y)}), (\underline{w_2(y)}, \underline{w_1(y)}) \right\}$$

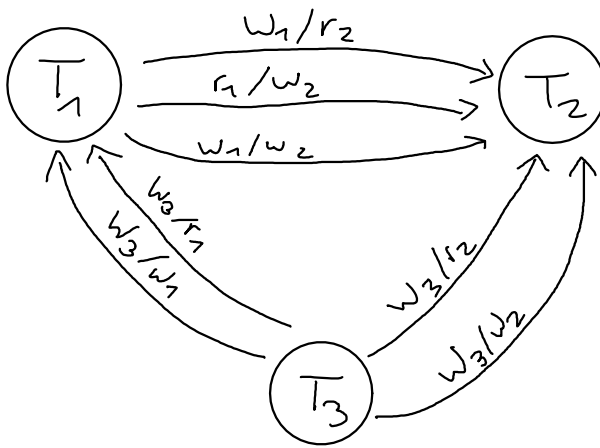


nicht  
serialisierbar!

Anmerkung: Nach auftreten  
eines Zyklus h re ich auf  
Konflikte in den Graphen  
zu zeichnen.

$$S_2 = \underline{w_3(x)} \underline{w_1(x)} \underline{r_2(x)} \underline{w_3(y)} \underline{r_1(y)} \underline{w_1(y)} \underline{w_2(y)}$$

$$C_{S_2} = \left\{ (\underline{w_3(x)}, \underline{w_1(x)}), (\underline{w_3(x)}, \underline{r_2(x)}), (\underline{w_1(x)}, \underline{r_2(x)}), \right. \\ \left. (\underline{w_3(y)}, \underline{r_1(y)}), (\underline{w_3(y)}, \underline{w_1(y)}), (\underline{w_3(y)}, \underline{w_2(y)}), \right. \\ \left. (\underline{r_1(y)}, \underline{w_2(y)}), (\underline{w_1(y)}, \underline{w_2(y)}) \right\}$$



serialisierbar!

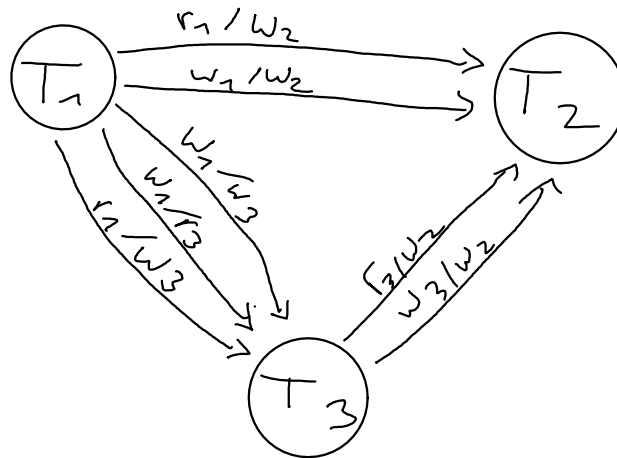
$T_3 \rightarrow T_1 \rightarrow T_2$

b)

$S_3 = \underline{r_1(y)} \underline{r_2(z)} \underline{r_1(x)} \underline{w_1(y)} \underline{r_3(y)} \underline{w_3(y)} \underline{w_1(x)} \underline{w_2(x)} \underline{w_2(y)} \underline{w_2(z)}$

Wechsel auf  $[x]$  für bessere Lesbarkeit!

$$C_{S_3} = \left\{ (r_1[y], w_3[y]), (r_1[y], w_2[y]), (r_1[x], w_2[x]), \right. \\ (w_1[y], r_3[y]), (w_1[y], w_3[y]), (w_1[y], w_2[y]), \\ \left. (r_3[y], w_2[y]), (w_3[y], w_2[y]), (w_1[x], w_2[x]) \right\}$$



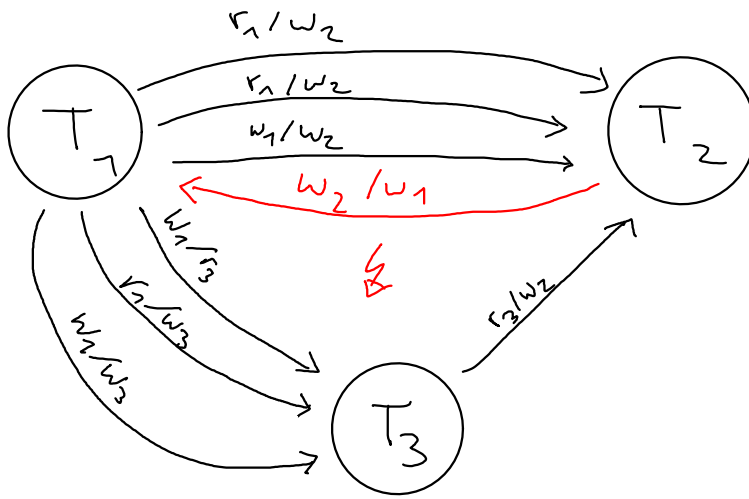
serialisierbar!

$T_1 \rightarrow T_3 \rightarrow T_2$

$S_4 = \underline{r_1(y)} \underline{r_1(x)} \underline{w_1(y)} \underline{r_3(y)} \underline{r_2(z)} \underline{w_2(x)} \underline{w_1(x)} \underline{w_2(y)} \underline{w_3(y)} \underline{w_2(z)}$

$$C_{S_4} = \left\{ (r_1[y], w_2[y]), (r_1[y], w_3[y]), (r_1[x], w_2[x]), \right. \\ (w_1[y], r_3[y]), (w_1[y], w_2[y]), (w_1[y], w_3[y]), \\ \left. (r_3[y], w_2[y]), (w_2[x], w_1[x]), (w_2[y], w_3[y]) \right\}$$

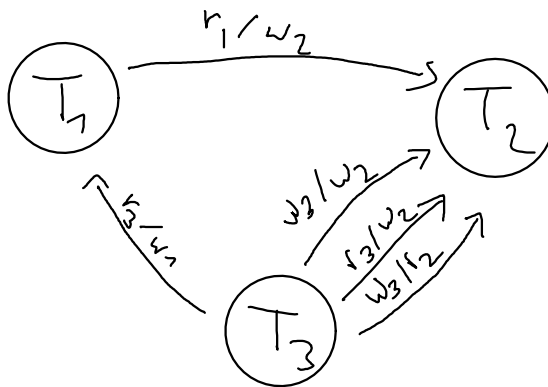
Verst



nicht  
serialisierbar!

c)  $S_5 = r_1(x) \ r_2(z) \ \underline{r_1(z)} \ \underline{r_3(x)} \ \underline{r_3(y)} \ \underline{w_1(x)} \ \underline{w_3(y)} \ \underline{r_2(y)} \ \underline{w_2(z)} \ \underline{w_2(y)}$

$$C_{S_5} = \left\{ (r_1[z], w_2[z]), (r_3[x], w_1[x]), (r_3[y], w_2[y]), (w_3[y], r_2[y]), (w_3[y], w_2[y]) \right\}$$

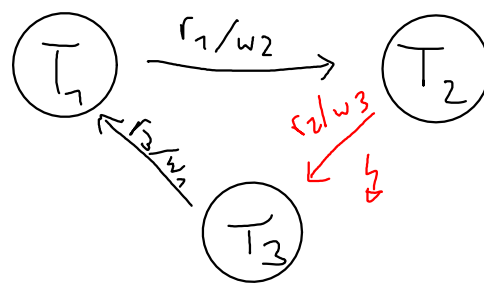


serialisierbar!

$$T_3 \rightarrow T_1 \rightarrow T_2$$

$S_6 = r_1(x) \ r_2(z) \ \underline{r_3(x)} \ \underline{r_1(z)} \ \underline{r_2(y)} \ \underline{r_3(y)} \ \underline{w_1(x)} \ \underline{w_2(z)} \ \underline{w_3(y)} \ \underline{w_2(y)}$

$$C_{S_4} = \left\{ (r_3[x], w_1[x]), (r_1[z], w_2[z]), (r_2[y], w_3[y]), (w_3[y], w_2[y]) \right\}$$



nicht  
serialisierbar!

2)

	RC	ACA	ST
$S_7$	✓	✗	✗
$S_8$	✗	✗	✗
$S_9$	✓	✓	✓

$$S_7 = r_1(y) \ r_1(x) \ w_1(x) \ w_2(x) \ r_1(x) \ w_1(y) \ a_1 \ a_2$$

$$S_8 = r_1(x) \ r_2(z) \ r_1(z) \ r_3(x) \ r_3(y) \ w_1(x) \ w_3(y) \ r_2(y) \ w_2(z) \ w_2(y) \ c_1 \ c_2 \ c_3$$

$$S_9 = w_1(x) \ w_1(y) \ r_2(z) \ c_1 \ w_2(x) \ r_2(y) \ w_2(y) \ c_2$$

- RC verhindert durch ...
- ACA verhindert durch ...
- ST verhindert durch ...

3)

Schritt	$T_1$	$T_2$	$T_3$	Bemerkung	Locks		
					x	y	z
1	w[x]				$T_1[w]$		
2	r[x]				$T_1[w]$		
3		r[y]			$T_1[w]$	$T_2[r]$	
4		r[y]			$T_1[w]$	$T_2[r]$	
5	w[x]				$T_1[w]$	$T_2[r]$	
6	v[x]					$T_2[r]$	
7	commit					$T_2[r]$	
8			w[z]			$T_2[r]$	$T_3[w]$
9			r[z]			$T_2[r]$	$T_3[w]$
10			r[x]		$T_3[r]$	$T_2[r]$	$T_3[w]$
11		r[x]		$T_2$ wartet	$T_3[r]$	$T_2[r]$	$T_3[w]$
12			r[x]		$T_3[r]$	$T_2[r]$	$T_3[w]$
13			v[x]	$T_2$ wecken	$T_2[r]$	$T_2[r]$	$T_3[w]$
14		r[x]			$T_2[r]$	$T_2[r]$	$T_3[w]$
15			w[z]		$T_2[r]$	$T_2[r]$	$T_3[w]$
16			v[z]		$T_2[r]$	$T_2[r]$	
17			commit		$T_2[r]$	$T_2[r]$	
18		w[z]			$T_2[r]$	$T_2[r]$	$T_2[w]$
19		w[z]			$T_2[r]$	$T_2[r]$	$T_2[w]$
20		v[x]				$T_2[r]$	$T_2[w]$
21		v[y]					$T_2[w]$
22		v[z]					
23		commit					

4)

Verst

Welche Aussagen treffen zu? Kreuzen Sie an.

- ☐ Datenbanksysteme bewerten im Mehrbenutzerbetrieb die Fehlersicherheit, um eine Isolationsstufe zu wählen.
- ☒ Serielle Schedules gewährleisten, dass keine Konflikte auftreten, allerdings sinkt die Performance.
- ☐ Wenn ein Schedule strikt ist, können Sie davon ausgehen, dass er auch konfliktserialisierbar ist.