Міністерство освіти і науки України Національний технічний університет Укараїни "Київський політехнічний інститут імені Ігоря Сікорського" Факультет інформатики та обчислювальної техніки Кафедра обчислювальної техніки

ЛАБОРАТОРНА РОБОТА №1

з дисципліни "Архітектура комп'ютерів 3" на тему "Створення мінімального програмного проекту на мові асемблера"

Виконала: студентка III курсу ФІОТ групи IB-81 Дьяченко Тетяна

> Перевірив: Нікольський С. С.

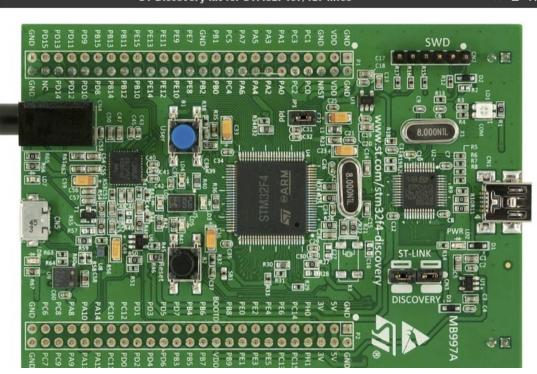
Мета: Створити мінімальний проект, перевірити виконання відлагоджувачем.

Виконання роботи

```
start.S
.syntax unified
.cpu cortex-m4
//.fpu softvfp
.thumb
// Global memory locations.
.global vtable
.global reset handler
* vector table
*/
.type vtable, %object
vtable:
.word __stack_start
.word hard reset +1
.size vtable, .-vtable
  hard reset :
\overline{ldr} r0, = \underline{stack} start
mov sp, \overline{r0}
b hard reset
lscript.ld
MEMORY
FLASH (rx)
: ORIGIN = 0x08000000, LENGTH = 1M
RAM (rxw)
: ORIGIN = 0x20000000, LENGTH = 128K
__stack_start = ORIGIN(RAM) + LENGTH(RAM);
```

```
^ _ D X
               Terminal - miya@miya-MacBookPro: ~/Documents/CA-3/Lab1
File Edit View Terminal Tabs Help
  miya@miya-MacBookPro: ~/Document... ×
                                                miya@miya-MacBookPro: ~/Document... ×
Image: 'firmware.bin'.
Command line: (none).
           20 bytes at 0x08000000-0x08000013.
Load
Cortex-M4 r0p0 core initialised.
'/machine/mcu/stm32/RCC', address: 0x40023800, size: 0x0400
 /machine/mcu/stm32/FLASH', address: 0x40023C00, size: 0x0400
'/machine/mcu/stm32/PWR', address: 0x40007000, size: 0x0400
 /machine/mcu/stm32/SYSCFG', address: 0x40013800, size: 0x0400
 /machine/mcu/stm32/EXTI', address: 0x40013C00, size: 0x0400
/machine/mcu/stm32/GPIOA', address: 0x40020000, size: 0x0400
/machine/mcu/stm32/GPIOB', address: 0x40020400, size: 0x0400
 /machine/mcu/stm32/GPIOC', address: 0x40020800, size: 0x0400/machine/mcu/stm32/GPIOD', address: 0x40020C00, size: 0x0400
 /machine/mcu/stm32/GPI0E', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/GPIOF', address: 0x40021400, size: 0x0400
 /machine/mcu/stm32/GPIOG', address: 0x40021800, size: 0x0400
/machine/mcu/stm32/GPIOH', address: 0x40021C00, size: 0x0400
'/machine/mcu/stm32/GPI0I', address: 0x40022000, size: 0x0400
'/machine/mcu/stm32/USART1', address: 0x40011000, size: 0x0400
'/machine/mcu/stm32/USART2', address: 0x40004400, size: 0x0400
'/machine/mcu/stm32/USART3', address: 0x40004800, size: 0x0400
'/machine/mcu/stm32/USART6', address: 0x40011400, size: 0x0400
'/peripheral/led:green' 8*10 @(258,218) active high '/machine/mcu/stm32
/GPIOD',12
 /peripheral/led:orange' 8*10 @(287,246) active high '/machine/mcu/stm3
2/GPIOD',13
'/peripheral/led:red' 8*10 @(258,274) active high '/machine/mcu/stm32/G
PIOD',14
 /peripheral/led:blue' 8*10 @(230,246) active high '/machine/mcu/stm32/
'/peripheral/button:reset' 40*40 @(262,324)
 /peripheral/button:user' 40*40 @(262,164) active high '/machine/mcu/st
m32/GPIOA',0
GDB Server listening on: 'tcp::1234'...
Cortex-M4 r0p0 core reset.
... connection accepted from 127.0.0.1.
```





<u>Makefile</u>

```
SDK PREFIX?=arm-none-eabi-
CC = \$(SDK PREFIX)gcc
LD = S(SDK PREFIX)ld
SIZE = \$(SDK PREFIX)size
OBJCOPY = $(SDK PREFIX)objcopy
QEMU = qemu-system-gnuarmeclipse
BOARD ?= STM32F4-Discovery
MCU=STM32F407VG
TARGET=firmware
CPU CC=cortex-m4
TCP ADDR=1234
deps = \
start.S \
lscript.ld
all: target
target:
     $(CC) -x assembler-with-cpp -c -O0 -g3 -mcpu=$(CPU CC) -Wall start.S -o
start.o
     $(CC) start.o -mcpu=$(CPU CC) -Wall --specs=nosys.specs -nostdlib -lgcc -
T./lscript.ld -o $(TARGET).elf
     $(OBJCOPY) -O binary -F elf32-littlearm $(TARGET).elf $(TARGET).bin
qemu:
     $(QEMU) --verbose --verbose --board $(BOARD) --mcu $(MCU) -d
unimp, guest errors --image $(TARGET).bin --semihosting-config
enable=on,target=native -gdb tcp::$(TCP ADDR) -S
clean:
     -rm *.o
     -rm *.elf
     -rm *.bin
```

<u>Результат виконання команди make gemu</u>

```
Terminal - miya@miya-MacBookPro: ~/Documents/CA-3/Lab1
                                                                                                                                                ^ _ O X
 File Edit View Terminal Tabs Help
miya@miya-MacBookPro:~/Documents/CA-3/Lab1$ make qemu
qemu-system-gnuarmeclipse --verbose --verbose --board STM32F4-Discovery --mcu ST
M32F407VG -d unimp,guest errors --image firmware.bin --semihosting-config enable
=on,target=native -gdb tcp::1234 -S
xPack 64-bit QEMU v2.8.0-7 (qemu-system-gnuarmeclipse).
Board: 'STM32F4-Discovery' (ST Discovery kit for STM32F407/417 lines).
Board picture: '/home/miya/opt/xPacks/qemu-arm/2.8.0-7/share/qemu/graphics/STM32
F4-Discovery.jpg'.
Device file: '/home/miya/opt/xPacks/qemu-arm/2.8.0-7/share/qemu/devices/STM32F40
x-qemu.json'.
Device: 'STM32F407VG' (Cortex-M4 r0p0, MPU, 4 NVIC prio bits, 82 IRQs), Flash: 1
024 kB, RAM: 128 kB.
Image: 'firmware.bin'.
Command line: (none).
                  20 bytes at 0x08000000-0x08000013.
Load
Cortex-M4 r0p0 core initialised.
  /machine/mcu/stm32/RCC', address: 0x40023800, size: 0x0400
  /machine/mcu/stm32/FLASH', address: 0x40023C00, size: 0x0400
  /machine/mcu/stm32/PWR', address: 0x40007000, size: 0x0400
/machine/mcu/stm32/SYSCFG', address: 0x40013800, size: 0x0400
 '/machine/mcu/stm32/SYSCFG', address: 0x40013800, size: 0x0400
'/machine/mcu/stm32/EXTI', address: 0x40013C00, size: 0x0400
'/machine/mcu/stm32/GPIOA', address: 0x40020000, size: 0x0400
'/machine/mcu/stm32/GPIOB', address: 0x40020400, size: 0x0400
'/machine/mcu/stm32/GPIOC', address: 0x40020800, size: 0x0400
'/machine/mcu/stm32/GPIOD', address: 0x40020C00, size: 0x0400
'/machine/mcu/stm32/GPIOE', address: 0x40021000, size: 0x0400
'/machine/mcu/stm32/GPIOF', address: 0x40021400, size: 0x0400
'/machine/mcu/stm32/GPIOG', address: 0x40021800, size: 0x0400
'/machine/mcu/stm32/GPIOH', address: 0x40021C00, size: 0x0400
'/machine/mcu/stm32/USART1', address: 0x40011000, size: 0x0400
'/machine/mcu/stm32/USART2', address: 0x40004400, size: 0x0400
'/machine/mcu/stm32/USART3', address: 0x40004800, size: 0x0400
'/machine/mcu/stm32/USART6', address: 0x40011400, size: 0x0400
'/peripheral/led:green' 8*10 @(258,218) active high '/machine/m
  /peripheral/led:green' 8*10 @(258,218) active high '/machine/mcu/stm32/GPIOD',1
  /peripheral/led:orange' 8*10 @(287,246) active high '/machine/mcu/stm32/GPIOD'
 //peripheral/led:red' 8*10 @(258,274) active high '/machine/mcu/stm32/GPIOD',14
 '/peripheral/led:blue' 8*10 @(230,246) active high '/machine/mcu/stm32/GPIOD',15 '/peripheral/button:reset' 40*40 @(262,324)
  /peripheral/button:user' 40*40 @(262,164) active high '/machine/mcu/stm32/GPIOA
GDB Server listening on: 'tcp::1234'...
Cortex-M4 r0p0 core reset.
```

Висновок

В ході виконання лабораторної роботи було створено мінімальний проект на асемблері. Виконання проекту було перевірено за допомогою відлагоджувача gdb. Також було створено Makefile для автоматизації створення прошивки.