* Processors structre:-
processors usually contain:
1- arthemetic and Logic unit 2- Registers
3- Buses y-Nested vector Interrupts controller
5- Memory protection unit
* (- regimes L'ag Processor Jeripé +)*
R 72719
Flash memory 11
Peripherals
baneway of lash 1 05/1 (-, x, -, +) and of infa-
IFU 94 5
PAM II vo Registers II Inputs 1 in pour -
- Le 41 dat latitude l'écheur l'alore plus
و يمنع كذلك مورالرقم الثاني على الرحد ثر تداخل وبالتالي بتم المخدامة
die Tois
- E Ein to la
ALADIB.net all all all all all all all all all al

