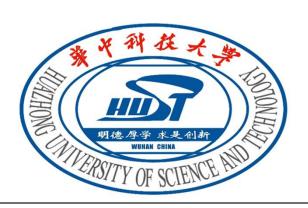
## 微机原理与接口技术

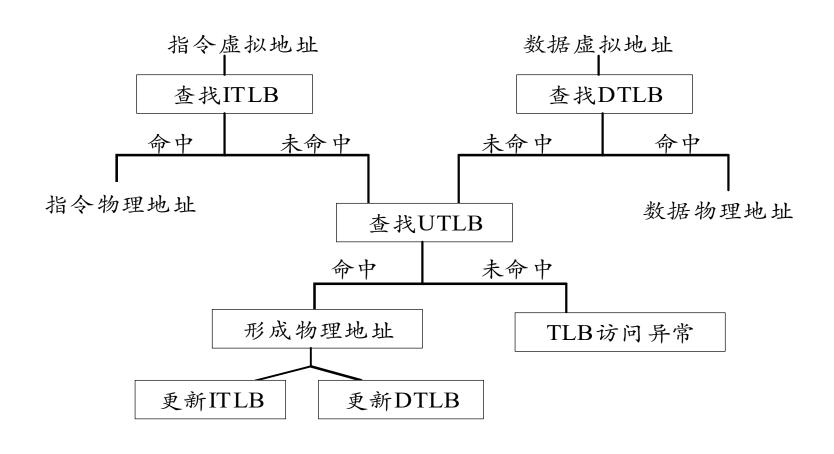
# MicroBlaze分级存储管理系统

华中科技大学 左冬红

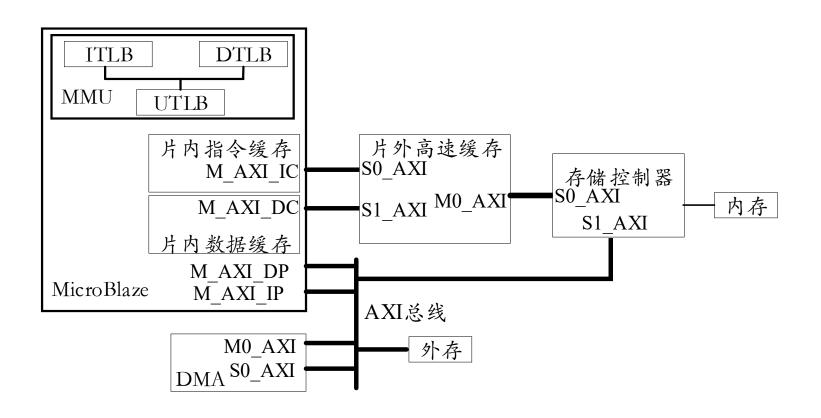


#### MicroBlaze软核结构 物理地址 物理地址 MIMILE UTLB ITLB DTLB 虚拟地址 D-Cache I-Cache ALU PC 移位 特殊功能 桶形移位器 寄存器 乘法器 分支预 除法器 取部件 FPU Bus Bus IF IF 指令缓冲 指令译码 寄存器组 数据 32 X 32b 可选部件

#### MicroBlaze MMU TLB表访问过程



### MicroBlaze微处理器存储系统结构



#### 小结

- ·MicroBlaze微处理器存储管理系统
  - •虚拟存储器技术
  - Cache
  - •内存-半导体存储器-存储控制器
  - ·外部存储器-外部总线控制器-DMA控制器负责数据传输

下一讲:半导体存储器接口