

一。

1.5环电阻 $1k\Omega$ 色环前四个颜色是，瓷片电容 $0.22\mu F$,标在电容的数字是多少

2.阻塞式，非阻塞式赋值区别

3.方波 $V_{pp} = 1V, offset = 0.5V$ ，触发0.25v，上升沿触发，画直流耦合，交流耦合波形

4.192和161在清零置数的异同

二。给了一段verilog程序

1.画电路，说明功能（结果是一个一位全加器）

2.写数据流和行为描述的代码

3.给了仿真代码，要求仿真所有情况，填仿真代码的空白部分

4.拓展成多位全加器，实例化使用位置关联法写出程序

三。给了一个异步清零上升沿触发计数器的verilog代码，空了几个地方输出out,清零nRst（低电平有效），使能EN（高电平有效），时钟CP

```
1 always@(_____)
2     if(!nRst)out <= 0;
3     else if(~EN)_____;
4     else out<= out + 1;
```

1.填代码块的空

2.给了一个仿真代码，大概如下，CP周期是多少,EN什么时候生效，说明理由

```
1 `timescale 1ns \ 1ps
2 always #10 CP=~CP
3 initial begin
4     CP=0,nRst=0,EN=0;
5     #20 nRst=1;
6     #30 EN=1;
7 end
```

四。给了一个计数器的图，补全电路说明是模几的，画出状态图

五。192改成模四计数器， q_0 ， q_1 提供给译码器(低电平有效)，译码器结果给发光二极管电路，要求一次只能有一个二极管亮

1.写出译码器输出的表达式（给了 $q_0, q_1, y_1 \sim y_4$ 的真值表）

2.补全电路，计数器电路怎么接，二极管电路怎么接。