Architecture des Ordinateurs

Partie III : Liens avec le système d'exploitation

2. Génération de code

David Simplot simplot@fil.univ-lille1.fr





Objectifs

- Voir la génération de code ainsi que les mécanismes implicites utilisés
 - Gestion des données
 - Gestion des appels de fonctions
 - Gestion de l'allocatio dynamique

D. SIMPLOT - Architecture des Ordinateurs

2

Au sommaire...

- Schéma général d'un compilateur
- Organisation de l'espace mémoire
- Accès aux noms non locaux
- Passage de paramètres
- Techniques pour l'allocation dynamique

D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur (1/8)

Vision simplifiée d'un compilateur :



- Programme source
 - C, C++, Java, ADA, Cobol, Fortran, Pascal...
- . Programme cible
 - Programme « binaire » en langage machine
 - Bytecode (type bytecode Java ou P-Code MS)

D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur (2/8) Squelette de programme source Préprocesseur Programme source Compilateur Programme cible en assembleur bibliothèques Code machine translatable Code machine absolu D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur (3/8)

- Modèle de la compilation par analyse et synthèse
 - Analyse = partitionner le programme et construire une représentation intermédiaire des parties
 - · Voir cours d'ASC
 - Analyse lexicale = identifier les tokens
 - Analyse syntaxique = déduire les structures
 - $\rightarrow \text{structure d'arbres abstraits}$
 - Analyse sémantique = contrôle des types, bon utilisage des opérateurs, etc.
 - Synthèse = contruire le programme cible désiré à partir de la représentation intermédiaire

D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur (4/8)Programme source Analyseur lexical Analyseur syntaxique Gestionnaire de la table des symboles Gestionnaire des erreurs Analyseur sémantique Générateur de code intermédiaire Programme cible en assembleur D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur

- Rôle de la table des symboles
 - Stocker les identificateurs utilisés dans le programme
 - Déterminer leurs types (variables, fonctions, etc...)
 - Pour les fonctions : le nombre et le type des arguments
 - · Déterminer leurs portées dans le programme
- Le code intermédiaire est généré à l'issue de la phase d'analyse sémantique

D. SIMPLOT - Architecture des Ordinateurs

Schéma général d'un compilateur (6/8) Exemple Table des symboles Programme source note = vrai_note * 2 + mini vrai note float Analyseur lexical id1 ← id2 * entier + id3 mini float Analyseur syntaxique D. SIMPLOT - Architecture des Ordinateurs

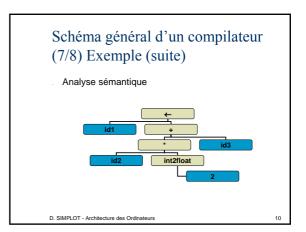


Schéma général d'un compilateur (8/8) Exemple (suite)

Générateur de code intermédiaire

tmp1 ← int2float(2) tmp2 ← id2 * tmp1 $\texttt{tmp3} \leftarrow \texttt{tmp2} + \texttt{id3}$ $id1 \leftarrow tmp3$

Optimiseur de code

, tmp1 ← id2 * 2.0

Générateur de code MOVF R1, id2

MULF R1, %2.0 MOVF R2, id3 ADDF R1, R2 MOVF id1, R1

 $id1 \leftarrow tmp1 + id3$

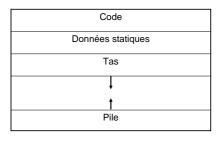
D. SIMPLOT - Architecture des Ordinateurs

Au sommaire...

- Schéma général d'un compilateur
- Organisation de l'espace mémoire
- Accès aux noms non locaux
- Passage de paramètres
- Techniques pour l'allocation dynamique

D. SIMPLOT - Architecture des Ordinateurs

Organisation de l'espace mémoire (1/4)



D. SIMPLOT - Architecture des Ordinateurs

13

Organisation de l'espace mémoire (2/4)

- Tas
 - Sert pour l'allocation dynamique de mémoire
 - E.g. le mallo
- Pile
 - Sert pour I'« appel des fonctions »
 - Idem pour les invocations de méthodes en langage objet
 - À chaque appel de fonction, on se sert de cette pile pour mettre un « enregistrement d'activation »
 - · Aussi appelé « frame »

D. SIMPLOT - Architecture des Ordinateurs

14

Organisation de l'espace mémoire (3/4)

Exemple d'enregistrement d'activation :



- État machine sauvegardé
 - Appelant : PC lors de l'appel à la sous-routine (CALL/JSR)
 - Appelé : sauvegarde des registres

D. SIMPLOT - Architecture des Ordinateurs

15

Organisation de l'espace mémoire (4/4)

- La taille de chacun des champs « données »
 - Aussi bien données locales, paramètres que valeur de retour
- dépend de la représentation en mémoire des types du langage de haut-niveau
- L'accès aux variables locales et au paramètres passent donc par la pile (par le frame).
- Problème :
- La taille du programme est limité ⇒ on majore la taille du tas et de la pile ⇒ gaspillage d'espace mémoire dans la plupart des cas
- Solution : chaînage de pile et de tas...

D. SIMPLOT - Architecture des Ordinateurs

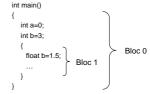
Au sommaire...

- Schéma général d'un compilateur
- Organisation de l'espace mémoire
- Accès aux noms non locaux
- Passage de paramètres
- Techniques pour l'allocation dynamique

D. SIMPLOT - Architecture des Ordinateurs

Accès aux noms non locaux (1/3)

- Variables globales ou variables de classes
- Adresse connue à la compilation ou on a un « adresseur » qui connaît l'adresse de réification de la classe
- Variables de bloc



D. SIMPLOT - Architecture des Ordinateurs

18

Accès aux noms non locaux (2/3)

On renomme les variables

D. SIMPLOT - Architecture des Ordinateurs

Accès aux noms non locaux (3/3)

C'est à la charge de l'optimiseur de déterminer la durée de vie des variables et de réutiliser l'espace mémoire si possible

D. SIMPLOT - Architecture des Ordinateurs

20

Au sommaire...

- Schéma général d'un compilateur
- Organisation de l'espace mémoire
- Accès aux noms non locaux
- Passage de paramètres
- Techniques pour l'allocation dynamique

D. SIMPLOT - Architecture des Ordinateurs

Passage de paramètres (1/6)

- Passage par valeur
 - Ce qui est mis dans le frame, c'est une copie de la valeur de l'argument
- Passage par référence
 - On met dans le frame l'adresse de l'argument
 - . Il s'agit d'un pointeur
 - Cette adresse pointe sur une données accessible par la fonction appelante
- Passage par donnée-résultat
- Mixe des deux précédents
- On donne un pointeur et un peut éventuellement utiliser la valeur stockée à l'adresse passée en paramètre

D. SIMPLOT - Architecture des Ordinateurs

22

Passage de paramètres (2/6) Exemple

```
void swap(int *a, int *b)
                                        int min(int a, int b)
    int tmp;
                                           if ( a<b )
    tmp = *a;
                                                 return a;
    *a = *b
                                           return b;
    *b = *a;
                                        main()
void tri(int *a, int *b)
                                           int x=7, y=5, z;
    if ( *a > *b) swap(a, b)
                                           z=min(x, 3);
                                           tri(&x, &y);
D. SIMPLOT - Architecture des Ordinateurs
```

Passage de paramètres (3/6) Exemple (suite)

```
Function main
                                                                           ; arg1
      .return none
                                                    tmp1 \leftarrow 3
      .param
                                                    push tmp1
                                                                           ; arg2
                                                 call min
      .locals
        x int
                                                sp ← sp - 8
        y int
                                                pop tmp1
                                                                ; retour
         z int
                                                z \leftarrow tmp1
     .temp
                                                tmp1 \leftarrow @x
         tmp1 db 4 dup(?)
                                                push tmp1
      .code
                                                tmp1 ← @y
        x \leftarrow 7
                                                push tmp1
         v ← 5
                                                call swap
         sp ← sp + 4 ; réservation
                                                end function ; fin main
D. SIMPLOT - Architecture des Ordinateurs
```

Passage de paramètres (4/6) Exemple (suite)

Function min cmp tmp1, tmp2 .return int jb min_suite .param return ← tmp1 ; retour a int jmp min_fin b int min suite: .locals return ← tmp2 ; retour .temp min_fin: tmp1 int end function; fin min tmp2 int code tmp1 ← a $tmp2 \leftarrow b$ D. SIMPLOT - Architecture des Ordinateurs

Passage de paramètres (5/6) Exemple (suite)

Appel de la fonction min

D. SIMPLOT - Architecture des Ordinateurs

Passage de paramètres (6/6) Exemple (suite)

Function swap .code .return none $tmp \leftarrow [a]$.param $tmp1 \leftarrow [b]$ a int* $[a] \leftarrow tmp1$ b int* $[b] \leftarrow tmp$.locals End function tmp int

Exécution de la fonction swap

D. SIMPLOT - Architecture des Ordinateurs

.temp tmp1 int

Au sommaire...

- Schéma général d'un compilateur
- Organisation de l'espace mémoire
- Accès aux noms non locaux
- Passage de paramètres
- Techniques pour l'allocation dynamique

D. SIMPLOT - Architecture des Ordinateurs

Techniques pour l'allocation dynamique

- But : construire des données/objets persistant à la destruction du contexte d'une fonction
- Il s'agit de « gérer » le tas
- Implémentation « bitmap »
- Implémentation par « chaînage » des emplacements libres
 - On regroupe par « slots » d'une taille fixée
 - On chaîne les emplacements vides

D. SIMPLOT - Architecture des Ordinateurs

Conclusion

- Optimisation du code intermédiaire
 - Durée de vie des variables
- Génération de code natif
 - Encore une phase d'optimisation
 - Pour utiliser les instructions les moins coûteuses du microprocesseur
 - À chaque instruction, on peut attribuer un coût qui est le nombre de cycles nécessaire pour faire l'instructions
 - De plus en plus difficile avec les processeurs optimisants
 - Réécriture avec des règles de traductions des instructions du code intermédiaire
 - Cross-compilateur?

D. SIMPLOT - Architecture des Ordinateurs

30