

HÖHERE TECHNISCHE BUNDESLEHRANSTALT ST. PÖLTEN

Abteilung: **Elektronik und Technische Informatik** Ausbildungsschwerpunkt: Wireless Systems

PROJEKTARBEIT DOKUMENTATION

Namen der Verfasser/innen	Chwatal Bernhard / Dengler Jakob		
Jahrgang / Klasse Schuljahr	4BHELS / 2022/2023		
Thema der Diplomarbeit	Eine 8-Bit CPU		
Kooperationspartner			
Aufgabenstellung	Eine Art Machbarkeitsstudie, ob das Konzipieren, Entwickeln und Bauen einer 8-Bit CPU, im vorgegebenen Zeitraum – etwa ein dreiviertel Jahr –, möglich wäre.		
Realisierung	Ein Prototyp wird auf Steckbrettern, Drahtbrücken und ICs aufgebaut; größere Schaltungen, werden durch PCBs realisiert. Das Programm wird über einen eigenen Compiler bzw. Assembler via EEPROM-Programmer auf ein EEPROM geladen.		
<u></u>			
Ergebnisse			



HÖHERE TECHNISCHE BUNDESLEHRANSTALT ST. PÖLTEN

Abteilung: **Elektronik und Technische Informatik** Ausbildungsschwerpunkt: Wireless Systems

Typische Grafik, Foto etc. (mit Erläuterung)		
Teilnahme an Wettbewerben, Auszeichnungen		
Möglichkeiten der Einsichtnahme in die Arbeit		
Approbation (Datum / Unterschrift)	Prüfer/in	DiplIng. W. U. KURAN Abteilungsvorstand