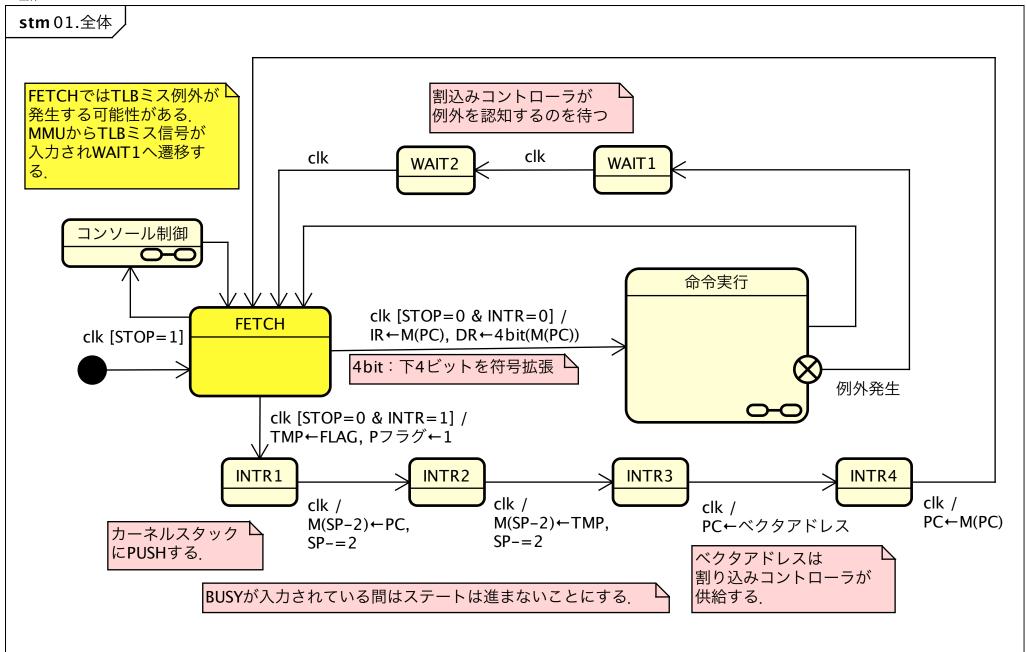
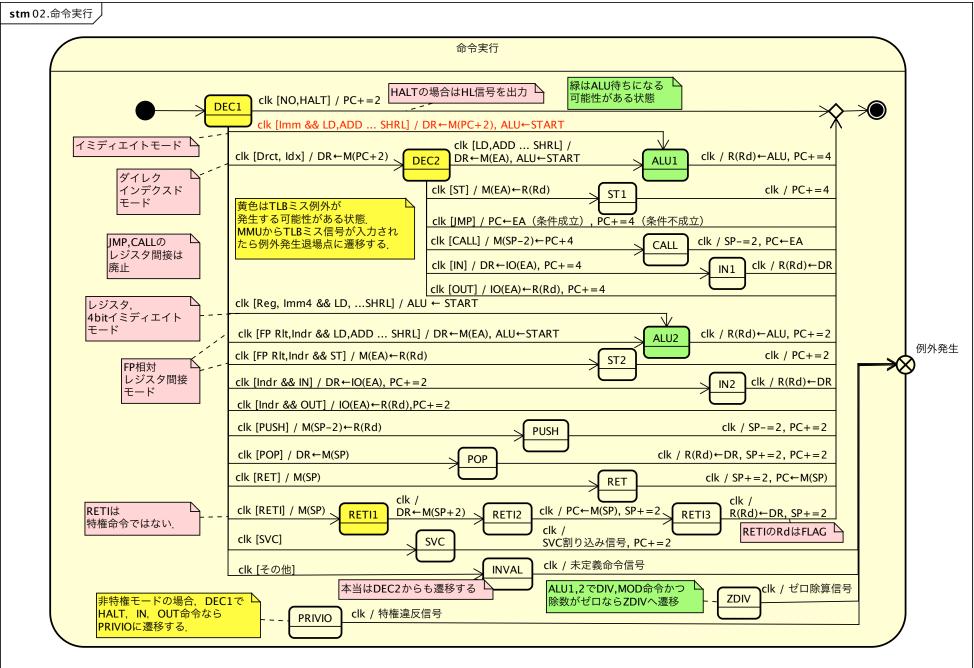
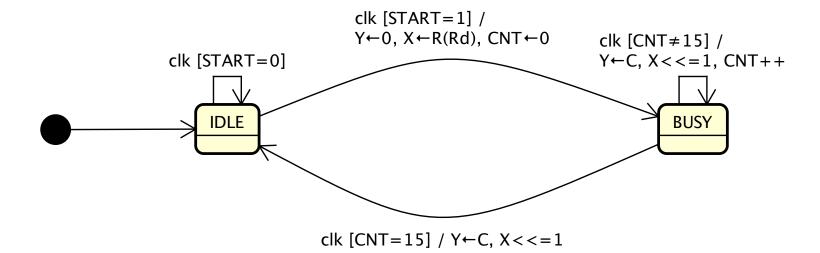
01.全体 2021/11/18





03.割り算器 2021/11/18

stm 03.割り算器



04.コンソール制御 2021/11/18

stm 04.コンソール制御 PanelのFucRegの内容: ReadReg=00H&Rd&0H WriteReg=02H&Rd&0H ReadPC=0100H clk / CON←"11", WritePC=0300H GR[Rd]←DR (OP2(1..0)="10"の場合), NOP="xxxx xxx1 xxxx xxyy" PC←DR (OP2(1..0)="11"の場合) |(x:無視, y:どこかに1を含む)| CON1 CON2 CON3 clk [OP2(0)='0'] /clk [STOP=1] / CON←"10", CON←"01", clk [STOP=0] / IR←Din (PanelのFucReg) DR←Din (PanelのDatReg), CON←"00" Dout←GR[Rd] (OP2(0)='0'の場合), Dout←PC (OP2(0)='1'の場合) CONは2ビットのレジスタ 初期値は"00" このレジスタの値をコンソール(Panel)が参照 してFucRegやDatRegの値をDinに届ける.