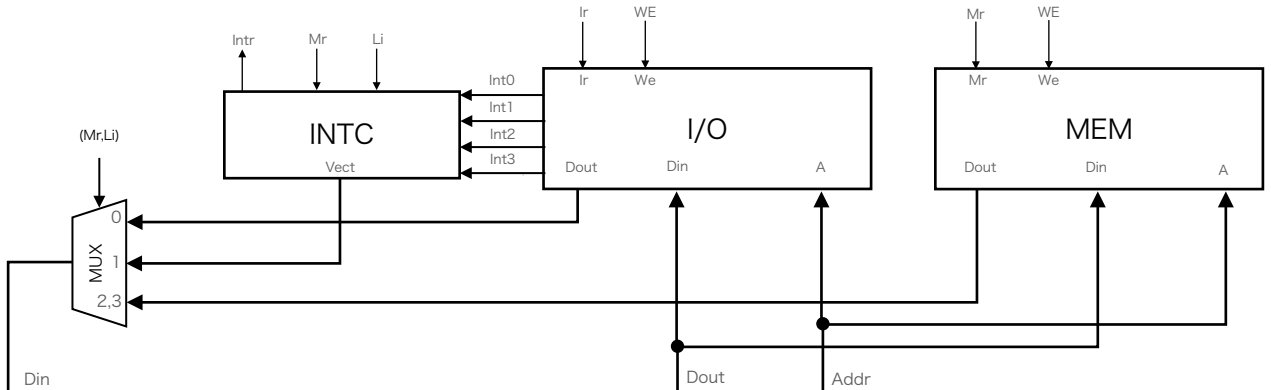


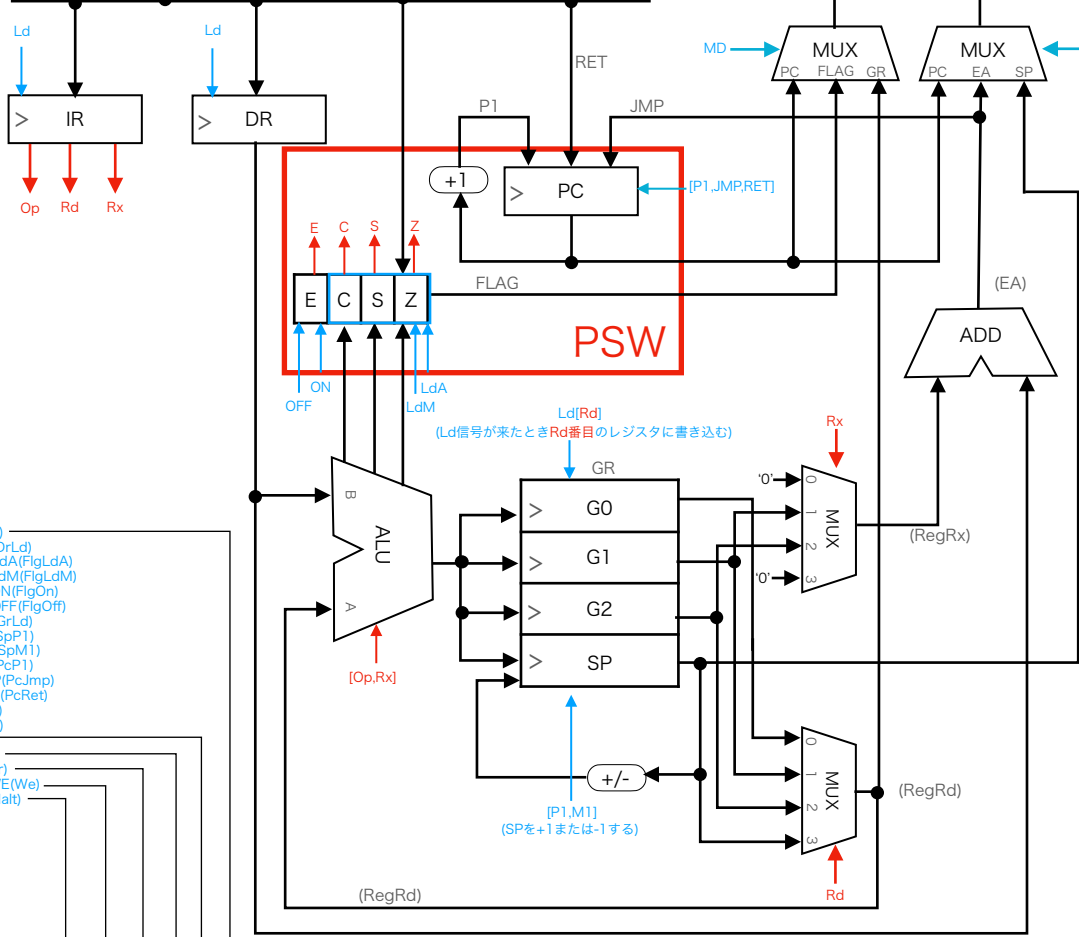
TeCデータパス

MD	入力	MA	入力
0	PC	0	PC
1	FLAG	1	EA
2	GR	2	SP
3	-	3	-



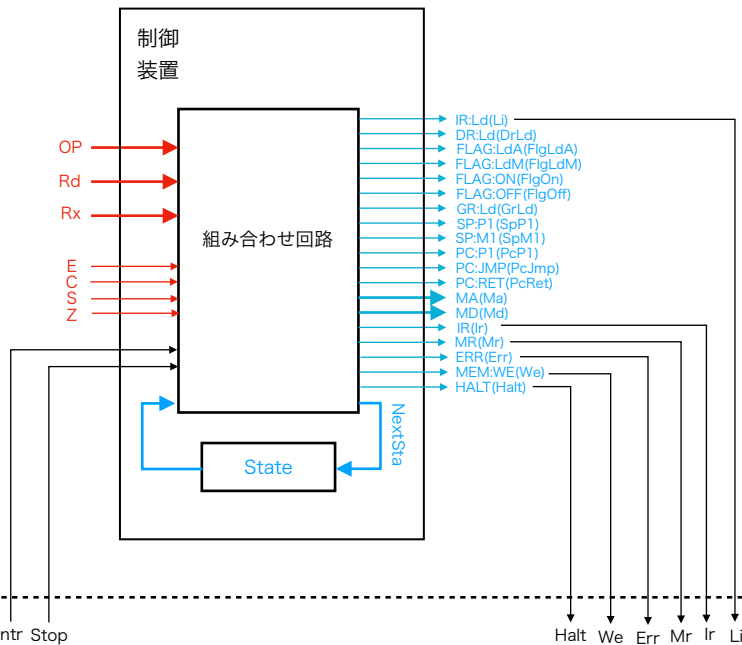
FLAGの解説

データ形式	E0000CSZの8bit
ON/OFF	Eを変化させる
LdA	ALUからCSZへ入力
LdM	DinからECSZへ入力



ALUの制御

命令	Op	Rx	ALU機能
NO	0	-	-
LD	1	-	B
ST	2	-	-
ADD	3	-	A+B
SUB	4	-	A-B
CMP	5	-	A-B
AND	6	-	A&B
OR	7	-	A B
XOR	8	-	A^B
SHLA	9	0	Aを左に算術シフト
SHLL	9	1	Aを左に論理シフト
SHRA	9	2	Aを右に算術シフト
SHRL	9	3	Aを右に論理シフト
JMP	A	-	-
CALL/JMP	B	-	-
IN/OUT	C	-	B
PUSH/POP	D	-	B
RET	E	-	-
HALT	F	-	-



CPU