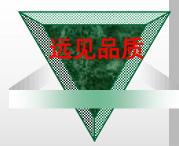


# 基于DSP的数字滤波的仿真和实现





## <u>今天的内容</u>

- V 数字滤波的基本原理
- V 数字滤波的MATLAB仿真
- V 基于DSP的数字滤波的软件实现
- ∨ 基于DSP的硬件系统
- V 基于硬件系统的数字滤波实现





#### 第一部分

### 数字滤波的基本原理





## 数字滤波器的设计

1 滤波器的应用对象

频率估计, 去噪, 信号处理

2 滤波器的设计要求

指标 (理论和实际)

阶数, 转折频率, 纹波系数等

3 滤波器的设计

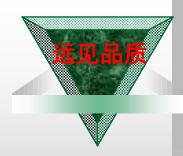
高级语言, 汇编语言

4 滤波器的实现

软件调试, 硬件调试

FAR IGHT

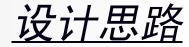


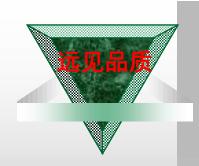


#### V滤波器的设计要求

设计滤波器对信号频率为100Hz, 250Hz, 270Hz的三正弦信号, 采样 频率为600Hz, 要求滤去200Hz以上 的信号成分。







V1. 低通滤波器

V2. 不需要很高的阶数





### 设计思路

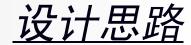
V1. 定指标

V2. 确定滤波器的系数

∨3. 设计程序

V4. 调试







∨设计一个3阶低通切比雪夫滤波器将信号源中频率为200Hz以上的信号滤掉,留下频率为100Hz的信号频率, 达到滤波的效果。

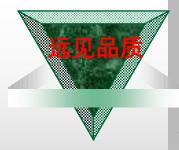




### 第二部分

### 数字滤波的MATLAB仿真





#### 设计过程

- V1. 在Matlab语言中确定滤波器的各种参数
- ∨2. 将Matlab语言转换成通用语言形式
- ∨3. CCS中编写实际模拟运行的程序, 采用DSP语言(C54xx和C6x)
- V4. 在硬件系统中调试程序





#### MATLAB编程

- ✓MATLAB由于具有数值计算功能、 符号计算功能、数据可视化功能、 建模仿真可视化功能使得在命题构 思、模型建立、仿真研究、假想验 证、数据可视化各个环节有着非凡 的功能。
- ∨使用MATLAB中的Cheby1型函数。 下面是在MATLAB中设计的低通IIR 型切比雪夫滤波器程序





#### MATLAB程序

- **∨** N=256; 数据点数
- ∨ fs=600; 采样频率
- $\vee$  dt=1/fs;
- $\vee$  for k=1:N;
- ∨ f1=100; f2=250; 信号频率
- y(k)=sin(2\*pi\*f1\*k\*dt)+sin(2\*pi\*f2\*k\*dt)+0.5\*sin(2\*pi\*(f2+20)\*k\*dt);
- v end
- ∨ lp=200; 截止频率
- ∨ wn1=2\*lp/fs; 函数的参数
- ∨ [z1,p1,k1] = CHEBY1(2,0.5,wn1);滤波器的极零点表示
- ∨ [b1,a1] = CHEBY1(2,0.5,wn1); 滤波器的传递函数表示
- ∨ b1=b1/(8\*1.0711); 将参数按比例缩小
- ∨ a1=a1/(8\*1.0711); カアDSP做准备, MATLAB中不需要





#### MATLAB程序

∨ yy1=filter(b1,a1,y);

滤波

 $\vee$  y=fft(y,N);

将信号做FFT变换

 $\vee$  pyy=y.\*conj(y);

做功率谱分析

 $\vee$  f=(0:(N/2-1));

 $\vee$  figure(1);

 $\vee$  plot(f,pyy(1:N/2))

∨y=fft(yy1,N);将滤波后数据做功率谱分析

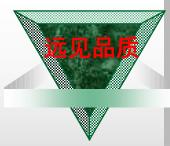
 $\vee$  pyy=y.\*conj(y);

 $\vee$  f=(0:(N/2-1));

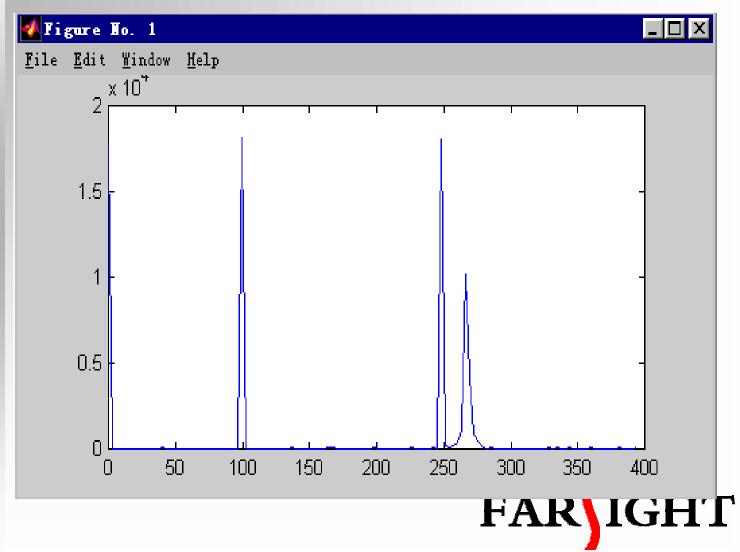
 $\vee$  figure(2);

 $\vee$  plot(f,pyy(1:N/2))

FAR IGHT

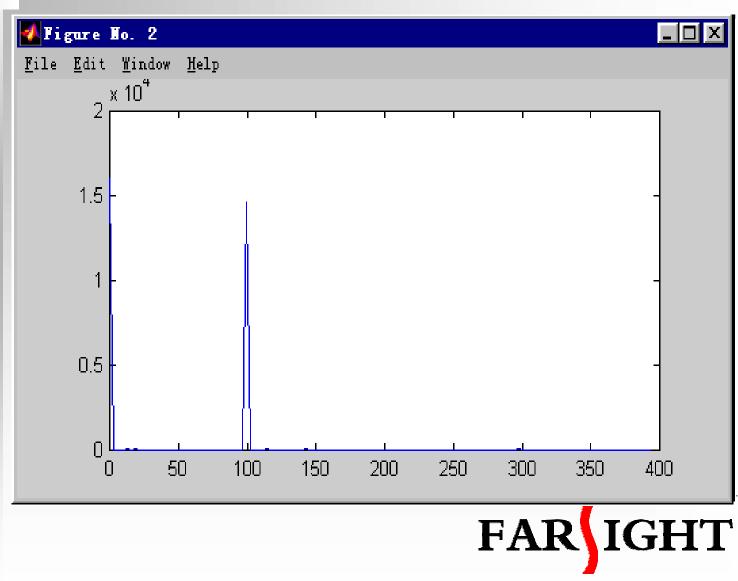


### 滤波前的信号





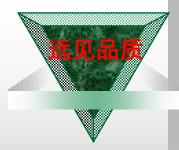
## 滤波后的信号





- ∨滤波器设计的第一步, 参数选择已 经完成。
- V紧接着, 做一些必要的程序转换





#### 程序变换

- ∨将一些Matlab中的函数替换成简单 的形式
- ∨将原来的filter函数去掉,自己编写一段函数,使其功能与filter函数的功能是等同的,为了方便程序从MATLAB的平台转换到DSP汇编的平台上。





#### 程序变换

VY=FILTER[B, A, X]是以B, A系数对X输入进行滤波, 以得到输出Y, 它是由如下的数学表达式执行滤波 功能. 表达式如下:





#### <u>程序变换</u>

- ∨可以编写一个for循环来实现上面的表达式,在 上面程序中去掉yyl=filter(b1,a1,y),加入如下程 序:
- $\vee$  yy1(1)=0;
- $\vee$  yy1(2)=0;
- $\lor$  b(1)=0.0625; b(2)=0.1250; b(3)=0.0625;
- $\vee$  a(1)=0.1167; a(2)=0.1033; a(3)=0.0448;
- $\vee$  n=254;
- ∨ for i=1:n
- yy1(i+2)=0.5\*y(i+2)+y(i+1)+0.5\*y(i)-
- $\lor$  0.83\*yy1(i+1)-0.36\*yy1(i);
- **v** end



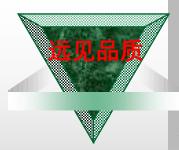


#### 第三部分

基于DSP的数字滤波的软件实现







#### V1. 待滤波数据的产生

.global inputdata

inputdata .word 21315

#### V2. 初始化数据的输入

b1 .set 1456H ; b1=0.1589

b2 .set 3D07H ; b2=0.4768

∨3. 滤波器程序





#### C54xx滤波器代码

FAR IGHT

```
STM #DATA_SIZE,BRC
                                   : 设置块循环计数器
       RPTB filter end-1
                                   头3个值直接通过
       MVDD *ORIGIN+,*INPUT
       RPT #K B-1-1
                                    b1,b2,b3, b4的个数
                                   : 调整输入到相应位置
       MAR *INPUT-0%
       MPY *INPUT+0%,#b4,B
                                   B=b4*x(i)
       LD B,A
       MPY *INPUT+0%,#b3,B
                                   ; B=b3*x(i+1)
V
       ADD
           B,A
V
       MPY *INPUT+0%,#b2,B
                                   ; B=b2*x(i+2)
V
       ADD B,A
V
       MPY *INPUT+0%,#b1,B
                                   ; B=b1*x(i+3)
V
       ADD B,A
                                   y(x+3)=A
V
       MPY *FILTER+0%,#a3,B
                                   ; B=y(i)*a3
V
       ADD B,A
                                   : A=A+B
V
       MPY
            *FILTER+0%,#a2,B
                                   B=y(i+1)*a2
V
       ADD B,A
                                   : A=A+B
V
       MPY *FILTER+0%,#a1,B
                                   ; B=y(i+2)*a1
V
       ADD B.A
                                   y(x+3)=A+B
V
       STH A,*FILTER-0%
                                   : 为下一次滤波保存数据
       STH A,*OUTPUT+
                                   : 输出数据到OUTPUT的下一个单元
       MAR *FILTER-0%
                                   : 调整滤波器到相应位置
   filter_end:
            NOP
```

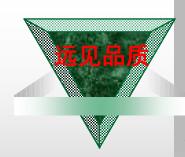


#### C6x滤波器代码

```
FILTER LOOP:
        LDW *ORIGIN++.A4
                                            : 第1个源数据送到A4
        LDW *ORIGIN++,A5
                                             第2个源数据送到A5
        LDW *ORIGIN++,A6
                                            : 第3个源数据送到A6
        LDW *ORIGIN--(8),A7
                      ; 第4个源数据送到A7, 修改指针到第2个源数据, 为下一次滤波作准备
        LDW *OUTPUT++,A8
                                            : 第1个输出数据送到A8
                                            : 第2个输出数据送到A9
        LDW *OUTPUT++,A9
        LDW *OUTPUT++,A10
                                            : 第3个输出数据送到A10
        MPY A4.coffb4.B9
                                            ; 开始做滤波的乘法, 并将结果累加
        MPY A5,coffb3,B10
        MV B9.A0
        ADD B10,A0,A0
        MPY A6,coffb2,B9
        MPY A7.coffb1.B10
        ADD B9.A0.A0
        ADD B10.A0.A0
        MPY A8.coffa3.B9
        MPY A9.coffa2.B10
        ADD B9,A0,A0
        ADD B10.A0.A0
        MPY A10,coffa1,B9
V
     [B0] B FILTER LOOP
                                            : 判断是否完成252个数据的滤波
        ADD B9,A0,A0
                                            ;此时A()为一次滤波的结果
V
        SHR A0,16,A0
                                            ; 将A0右移16为, 取其高16位
        STW A0,*OUTPUT--(8)
                                 ;将滤波结果送到输出数据,并将输出数据指针调整到下一个滤波位置
      [B0] SUB B0,1,B0
```







- V1. 待滤波数据的产生
- V2. 初始化数据的输入
- V3. 滤波器程序
- V4. 编写相关文件
- V5. 查看运行结果





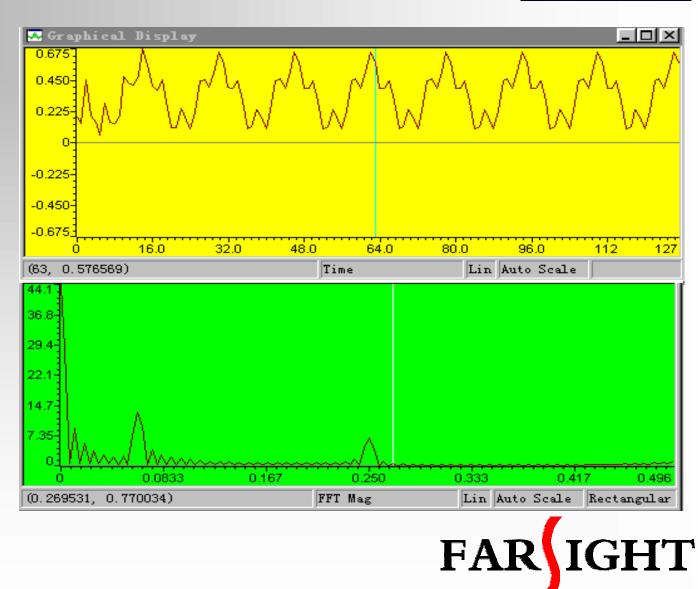
#### 软件编程

V利用CCS的图像功能





#### <u>软件编程</u>





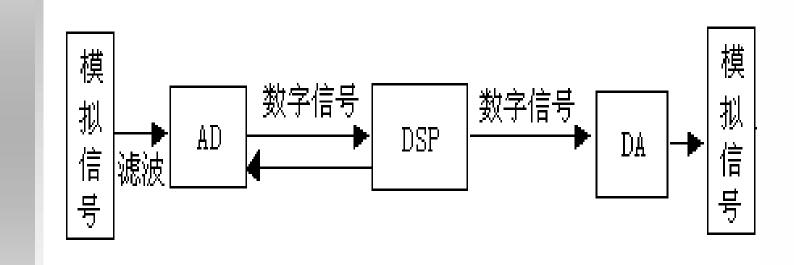
#### 第四部分

基于DSP的数字滤波的硬件系统





### 硬件组成







#### 第五部分

基于DSP的数字滤波的硬件实现

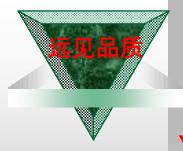




#### 硬件实现

采样频率的选取, 过采样(过饱和),欠采样 抽取滤波器,插值滤波器





#### 硬件实现

- V计算时间的要求
- V线性相位的要求

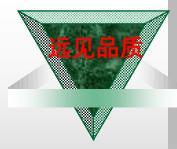




#### 其他滤波器

- V自适应滤波器的设计
- V自适应陷波器的设计
- V卡尔曼滤波器的设计
- V小波滤波器的设计
- V混沌滤波器的设计

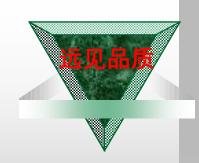




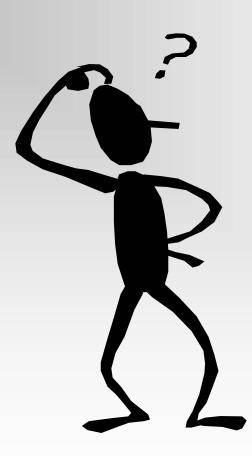
#### 华清远见DSP相关培训课程

- VDSP开发高级项目实战班
- VC5000DSP系统开发培训班
- ∨C6000DSP系统开发培训班
- VDSP/FPGA信号处理系统设计班
- Ⅴ视频压缩技术与MPEG标准班





# 让我们一起讨论!



FAR IGHT

