

[Página Principal](#) / [Mis cursos](#) / [Carreras de Grado](#) / [Ingeniería en Informática](#) / [Período Lectivo 2023](#) / [OrgComp2023](#) / [Tema 4](#)
/ [Evaluacion parcial sobre memoria](#)

Comenzado el Wednesday, 29 de November de 2023, 22:06

Estado Finalizado

Finalizado en Wednesday, 29 de November de 2023, 22:11

Tiempo empleado 5 minutos 6 segundos

Puntos 2,00/5,00

Calificación 4,00 de 10,00 (40%)

Pregunta **1**

Incorrecta

Se puntúa 0,00
sobre 1,00

El conjunto de instrucciones de un procesador debe implementar instrucciones de control de flujo.

Seleccione una:

☒ Verdadero ❌

☐ Falso

La respuesta correcta es 'Falso'

Pregunta **2**

Correcta

Se puntúa 1,00
sobre 1,00

Los procesadores que se utilizan para construir los dispositivos móviles (celulares inteligentes y tablets) utilizan ISA modulares.

Seleccione una:

☐ Verdadero☒ Falso ✓

La respuesta correcta es 'Falso'

Pregunta **3**

Incorrecta

Se puntúa 0,00
sobre 1,00

Little-endian es una forma de organizar las palabras multibytes en memoria de forma que el byte más significativo se almacena en la dirección más alta.

Seleccione una:

☐ Verdadero☒ Falso ✗

La respuesta correcta es 'Verdadero'

Pregunta 4

Incorrecta

Se puntúa 0,00
sobre 1,00

El conjunto de instrucciones de un procesador debe implementar varios modos de operacion, como los modos usuario, supervisor y maquina virtual

Seleccione una:

☒ Verdadero ✖☐ Falso

La respuesta correcta es 'Falso'

Pregunta 5

Correcta

Se puntúa 1,00
sobre 1,00

Los procesadores que se utilizan para construir las computadoras personales y portatiles (notebooks) utilizan ISA incrementales.

Seleccione una:

☒ Verdadero ✔☐ Falso

La respuesta correcta es 'Verdadero'

[◀ MMU](#)[Ir a...](#)

[Encuesta sobre el material provisto
por la cátedra y las clases de memoria
del sistema ▶](#)

