

Aula 3: Paradigma de Codificação em VHDL

- Ler *Guia 03: Paradigma de Codificação em VHDL*.
- Entregar estudo dirigido antes da aula. (2 pontos)
- Implemente em VHDL as funções lógicas (AND, NAND, OR, NOR, XOR, XNOR e NOT) e verifique seu funcionamento através de testbench no EDA Playground e no FPGA do kit.
- Entregar atividade desenvolvida no laboratório no Moodle. (2 pontos)