

表 1.5: 課題 8 のプログラム

アドレス	機械語	ラベル	ニーモニック	コメント
0005			PB EQU 05H	ポート B のアドレス
0007			CTL EQU 07H	コントロールポートのアドレス
0090			CLWD EQU 90H	コントロールワード
8400			ORG 8400H	
8400	---		LD A, CLWD	コントロールワードを A レジスタに転送
8402	---		OUT (CTL), A	コントロールポートに A レジスタの値を出力
8404	---		LD A, 08H	値 08H を A レジスタに転送
8406	---	SHIFT:	OUT (PB), A	ポート B に A レジスタの値を出力
8408	---		XOR FFH	A レジスタと FFH との排他的論理和をとる
840A	----		CALL TIMER	タイマを呼び出す
840D	----		JP SHIFT	シフトにジャンプ
8440			ORG 8440H	
8440	21 00 40	TIMER:	LD HL, 4000H	値 4000H を HL レジスタに転送
8443	5F		LD E, A	A レジスタの値を E レジスタに転送
8444	2B	TLOOP:	DEC HL	HL レジスタの値から 1 を引く
8445	7C		LD A, H	H レジスタの値を A レジスタに転送
8446	B5		OR L	A の値と L の値の論理和をとる
8447	20 FB		JR NZ, TLOOP	フラグレジスタが NZ ならば TLOOP にジャンプ
8449	7B		LD A, E	E レジスタの値を A レジスタに転送
844A	C9		RET	ルーティンの終了
844B			END	