



UNIVERSIDADE FEDERAL DE MINAS GERAIS
FÓRMULA TESLA



Relatório: GNSS

Primeira Versão

Autores:

Raphael Henrique Braga Leivas

Belo Horizonte

19/12/2025

SUMÁRIO

1	INTRODUÇÃO	2
2	REQUISITOS DE PROJETO	3
3	FUNDAMENTAÇÃO TEÓRICA	4
3.1	Antenas Patch Cerâmicas	4
3.2	Circuitos RF	6
3.2.1	Impedância Característica de Trilhas	6
3.2.2	Plano de Terra	7
4	PROJETO	8
4.1	Esquemático	8
4.2	PCB	10
4.2.1	Circuitos RF	10
4.2.2	Demais Circuitos	12
4.3	Posicionamento e Encapsulamento	12
4.4	Software	12
4.4.1	STM32U5	12
4.4.2	Configurações do Teseo-LIV3f	13

1 INTRODUÇÃO

O subsistema da Aquisição de Dados surgiu no final de 2018 com o objetivo de coletar e armazenar dados importantes para o estudo do carro e que podem guiar melhorias nos projetos de todos os outros subsistemas. Dessa forma, os demais projetos da equipe podem ser validados e é possível obter um maior entendimento do funcionamento do carro durante os testes e provas dinâmicos.

Nesse sentido, o projeto do GNSS visa aquisitar as coordenadas geográficas do carro ao longo do tempo, de modo que as demais variáveis podem ser estudadas não somente em função do tempo, mas também em função da localização geográfica do carro. Assim, espera-se que perguntas como as abaixo podem ser respondidas:

- Qual a curva que apresentou maior estresse mecânico nas estruturas? (Extensometria + GNSS)
- Como está o perfil de descarga das células do acumulador a cada volta completa? (BMS + GNSS)
- Se foi detectado um comportamento inesperado do carro pelo piloto em uma curva específica, é possível analisar as variáveis do carro exatamente durante essa curva, uma vez que as variáveis estão em função da coordenada geográfica.

Todas essas perguntas poderiam ser respondidas se for possível construir uma tabela como a Tabela 1:

Tabela 1 – Uso das coordenadas geográficas na análise.

Timestamp	Latitude	Longitude	Corrente Shunt (A)	Tensão Acumulador (V)	...	Velocidade (km/h)
17855484156	-19.244548	-43.5658115	125	79.8	...	15.7
17855484166	-19.244548	-43.5658115	119	79.8	...	14.5
17855484176	-19.244549	-43.5658117	110	79.8	...	14.0
17855484189	-19.244549	-43.5658119	110	79.7	...	13.9

2 REQUISITOS DE PROJETO

Nesse contexto, o objetivo do projeto é desenvolver uma PCB que extrai as coordenadas geográficas do carro e as escreva no barramento CAN com os seguintes requisitos:

R1: Taxa de amostragem de 5 a 10 Hz;

R2: Erro máximo de medição de 5 metros;

R3: Posicionamento protegido de água e fatores ambientais externos

R1 surge da seguinte análise. Suponha que o carro está andando em linha reta a $V = 50$ km/h. Nesse caso, o carro percorre 14 metros a cada 1 segundo. Considerando que o carro tem aproximadamente 3 metros de comprimento, é interessante que seja extraído a posição no mínimo a cada um comprimento do carro. Assim, amostrando-se a 5 Hz, extrai-se a coordenada do carro a cada 2.8 metros, e é definido essa taxa como a frequência mínima de amostragem do GNSS.

R2 vem do fato de que a pista em que o carro se desloca tem aproximadamente 4 metros de largura. Assim, com um erro de um raio de 5 metros ainda é possível posicionar o carro na pista, realizando a análise da motivação.

Por fim, R3 surge da prova do rain test, e para a antena e PCB não estejam muito expostas ao vento e fatores ambientais quando o carro estiver se deslocando a altas velocidades.

3 FUNDAMENTAÇÃO TEÓRICA

Sinais de GNSS são sinais de 1.5 GHz extraídos de antenas. Por serem de alta frequência, temos que estudar práticas de circuitos de RF (Radio Frequency) para garantir o funcionamento correto do circuito. Além disso, sinais de GNSS são muito fracos, o que exige cuidados adicionais no projeto do circuito.

Toda a fundamentação teórica está baseada nos seguintes documentos principais:

- Manual do Hardware do Teseo-LIV3f da ST: https://drive.google.com/file/d/1f-_5UErfYuVgv-IKlNlQNE1Cbe42LFDT/view?usp=drive_link
- White Paper de boas práticas para layout de circuitos de RF: https://drive.google.com/file/d/17EAXY1Gev_J_ZbgDPay-ZY9WCtNQap2y/view?usp=drive_link
- Guia da ST para circuitos RF: https://drive.google.com/file/d/15d90DjYcKH08I-ajw5/view?usp=drive_link
- Tese de análise de antenas de patch cerâmica: https://drive.google.com/file/d/1AVxLt7DhbOgQ1vpqmCdneyk6QVYBsWJfR/view?usp=drive_link

Um White Paper é um documento publicado por uma empresa que aborda os detalhes técnicos de como um determinado produto é desenvolvido, sendo assim uma excelente fonte de informações para a equipe.

3.1 Antenas Patch Cerâmicas

A antena patch cerâmica é um tipo de antena de microfita compacta, formada por um elemento metálico (patch) sobre um substrato cerâmico de alta permissividade dielétrica e um plano de terra na face oposta. A estrutura básica está exibida na Figura 1.

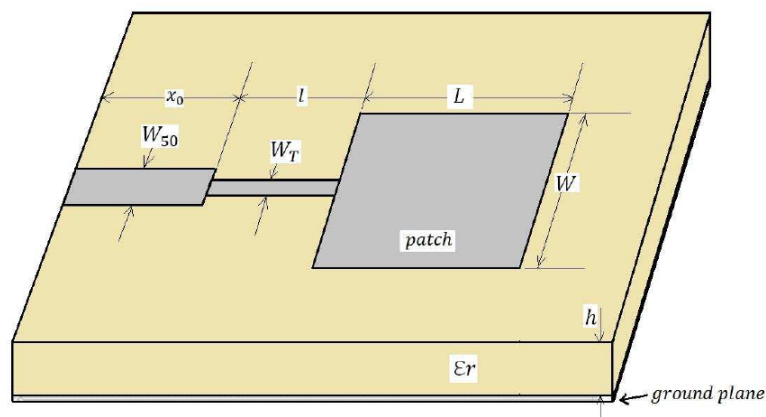


Figura 1 – Antena Patch Cerâmica.

A partir dos valores da estrutura física da antena, ela apresenta uma determinada resposta em frequência, de modo que ela consegue capturar e transmitir sinais em uma faixa de frequência específica. No caso do GNSS, a antena deve ser projetada para operar na faixa de 1.5 GHz, que é a frequência em que os sinais de satélites GNSS são transmitidos.

A Figura 2 mostra a resposta em frequência de uma antena patch cerâmica típica para GNSS. Note que ela opera apenas na faixa de interesse de 1.5 GHz em que os satélites enviam os sinais. Além disso, esse comportamento evita interferência de outros sinais em frequências diferentes, como o LoRa que opera em 900 MHz.

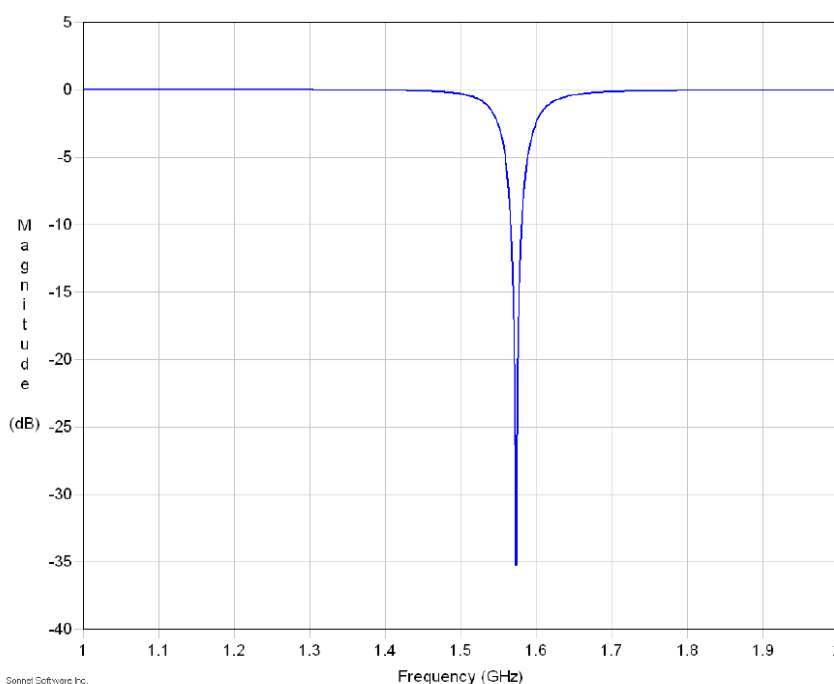


Figura 2 – Resposta em frequência de uma antena patch cerâmica para GNSS.

Antenas de patch cerâmicas podem ainda ser classificadas como ativas ou passivas:

- Ativas: apresentam amplificador LNA embutido na antena, de modo que o sinal enviado à placa já chega amplificado, e basta enviá-lo a um módulo GNSS (no nosso, caso, o Teseo-LIV3f) através de um filtro pi (será explicado mais a frente).
- Passivas: não possuem amplificador embutido, de modo que o sinal deve ser amplificado na própria placa antes de chegar ao módulo GNSS.

O amplificador LNA comumente usado é o MAX2659 <https://www.digikey.com.br/pt/products/detail/analog-devices-inc-maxim-integrated/MAX2659ELT-T/2062078>. No seguinte link uma antena de patch cerâmica ativa é desmontada, exibindo o circuito interno que amplifica o sinal <https://www.youtube.com/watch?v=s-jFprdDcM4>.

3.2 Circuitos RF

Condutores que transportam sinais de alta frequência (RF) devem tomar uma série de cuidados especiais, uma vez que nessa frequência capacitâncias e indutâncias parasitas podem afetar significativamente o desempenho do circuito.

3.2.1 Impedância Característica de Trilhas

A impedância caracterísitica de uma trilha é dada pela Equação (3.1):

$$Z_0 = \frac{87}{\sqrt{\epsilon_r + 1.41}} \ln \left(\frac{5.98h}{0.8w + t} \right) \quad (3.1)$$

onde:

- Z_0 : Impedância característica da trilha (Ohms)
- ϵ_r : Permissividade relativa do material da PCB
- h : Espessura do dielétrico (distância entre a trilha e o plano de terra) (mm)
- w : Largura da trilha (mm)
- t : Espessura da trilha (mm)

Para circuitos GNSS, é ideal que as trilhas de RF possuam $Z_0 = 50 \Omega$. Como exemplo, considera uma trilha padrão usada pela equipe com o fabricante que nos patrocina. Temos os seguintes valores das constantes:

- $\epsilon_r = 4.5$: varia entre 3.5 e 5.5, então assumimos a média
- $h = 1.5$ mm: é altura da PCB, pois o fabricante só nos fornece PCBs de duas layers. Se tivesse PCB de quatro layers, poderia ser $h = 0.508$ mm
- $w = 0.254$ mm: largura de trilha default, podemos ajustar no EasyEDA
- $t = 0.35 \mu$ m: valor padrão

o que resulta em $Z_0 = 129.78 \Omega$.

É por esse motivo que PCBs de quatro layers são recomendadas: a distância entre as trilhas de RF e o plano de terra h abaixo é menor, de modo que é mais fácil obter $Z_0 = 50 \Omega$.

Além disso, para que não exista mudanças na impedância da trilha, é recomendado que os pads dos componentes de RF sejam do mesmo tamanho da trilha, evitando descontinuidades na largura da trilha. Para isso, use 0402 ou 0603 para que a largura dos pads e trilha seja a mais próxima possível.

3.2.2 Plano de Terra

Como visto na Equação (3.1), a impedância característica de uma trilha depende do plano de terra abaixo. Portanto, é essencial que o plano de terra seja contínuo, sem cortes, fendas ou trilhas passando imediatamente por baixo das trilhas de RF, para que a impedância característica não varie ao longo da trilha.

Outro ponto essencial são as conexões do plano de terra. Devem ser usadas várias vias conectando o plano de terra superior ao inferior, de modo que a impedância entre os planos seja minimizada.

O plano de terra na camada das trilhas de RF também não pode estar muito próximo das trilhas de RF. Uma boa regra é manter uma distância entre o plano de GND e a trilha no mínimo igual à largura da trilha.

4 PROJETO

A Figura 3 mostra um diagrama de blocos com os principais componentes do projeto e sua função básica.

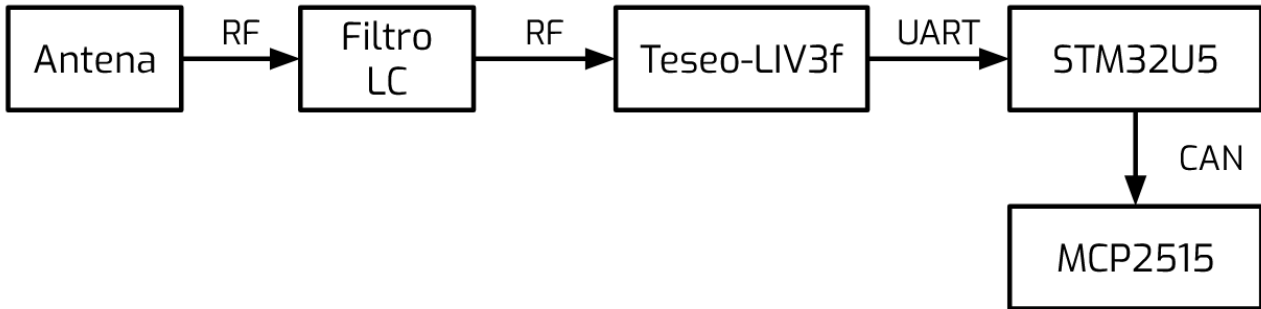


Figura 3 – Diagrama de blocos dos principais componentes da placa.

Em essência, a antena capta o sinal GNSS, que é filtrado e enviado ao módulo Teseo. O Teseo processa o sinal e envia os dados de posição ao microcontrolador STM32U5 via UART usando o protocolo NMEA. O STM32U5 pode então enviar esses dados via CAN para o restante do carro através do MCP2515 conectado ao barramento CAN.

4.1 Esquemático

A Figura 4 mostra o circuito de aquisição do sinal da antena. O sinal entra pelo conector H6, um conector IPEX padrão para antenas GNSS. Em seguida, ele passa pelo filtro LC composto por L3 e C12, cujos valores estão especificados no manual do hardware da ST. O sinal VCC_RF vem do Teseo, e RF_IN é o que entra no Teseo para ser processado pelo módulo GNSS.

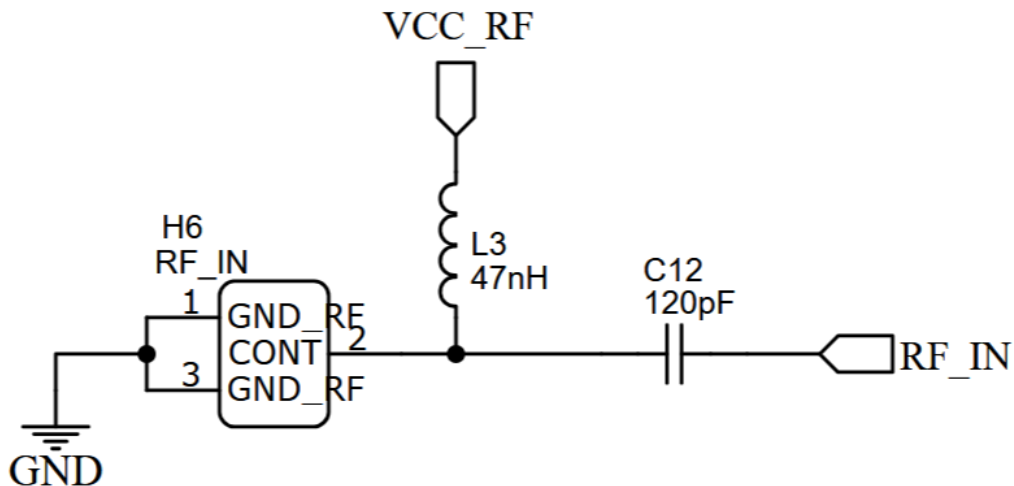


Figura 4 – Circuito de aquisição do sinal da antena.

Note que a antena é ativa, logo ela precisa de alimentação. Tanto a alimentação quanto o sinal passam pelo mesmo pino CONT (2) em H6. O capacitor C11 bloqueia a componente DC do sinal, de modo que apenas o sinal RF é enviado ao Teseo. O indutor L3 bloqueia a componente RF, de modo que apenas a componente DC é enviada à antena para alimentá-la.

A Figura 5 mostra o circuito do Teseo projetado. Novamente ele segue quase à risca o que está no manual do hardware.

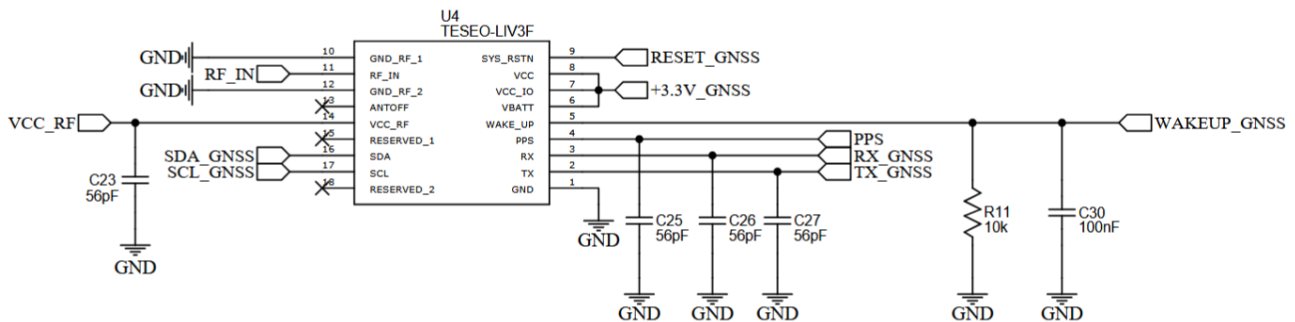


Figura 5 – Circuito do Teseo projetado.

As principais interfaces da Figura 5 estão listadas abaixo:

- VCC_RF: alimentação do sinal RF.
- RF_IN: sinal RF que entra no Teseo.
- SDA_GNSS: linha de dados I2C entre o STM e o Teseo.
- SCL_GNSS: linha de clock I2C entre o STM e o Teseo.
- RX / TX _GNSS: linhas de UART entre o STM e o Teseo.
- PPS: onda quadrada com período de 1 segundo emitida pelo módulo. Usada para piscar um LED, indicando que o Teseo está vivo.
- WAKEUP_GNSS: pino usado para acordar o módulo de um estado de baixo consumo. (ativo em 5 V)
- RESET_GNSS: pino para resetar o Teseo. (ativo em 0 V)

Note que não é necessário resistores pull-up no I2C uma vez que eles já estão presentes internamente no Teseo. Os filtros de 56 pF estão especificados no manual.

A alimentação do Teseo usa o 3.3 V da placa, passando por um filtro pi exibido na Figura 6, especificado no manual do hardware da ST.

Os demais circuito da placa: alimentação GLV, comunicação CAN e circuitos auxiliares do STM (capacitores de acoplamento, botões de reset / boot, programação) são iguais às demais placas da equipe, em particular o IMU que também usa o STM32U5. Assim, esses circuitos não serão detalhados aqui.

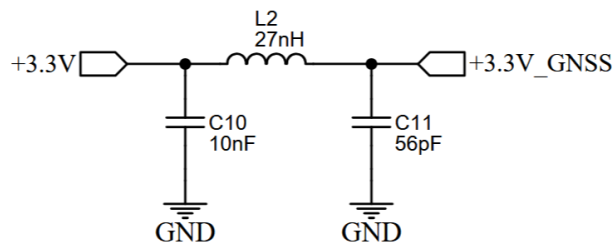


Figura 6 – Filtro para alimentação do Teseo.

4.2 PCB

4.2.1 Circuitos RF

A Figura 7 (a) mostra o layout das trilhas de RF usadas no projeto, comparada com o layout recomendado pela ST na Figura 7 (b).

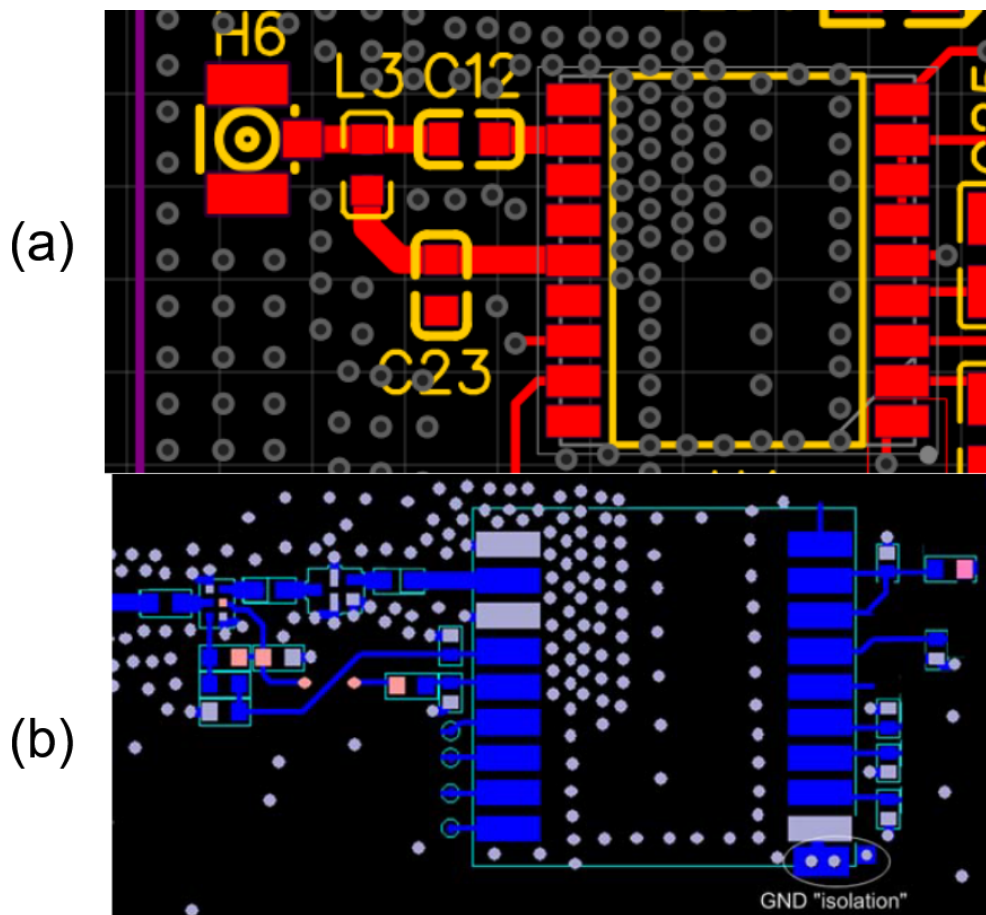


Figura 7 – Layout das trilhas de RF na placa (a) implementado e (b) recomendado pela ST.

Algumas observações importantes sobre a Figura 7:

- Os componentes das trilhas de RF são 0603 para terem a mesma largura da trilha
- L3 está posicionado em T com a trilha, como sugerido no manual

- A largura das trilhas de RF é 0.762 mm (30 mils). Isso resulta em $Z_0 = 94.2 \Omega$ para uma PCB de duas layers (nosso caso) e $Z_0 = 55.47 \Omega$ para quatro layers com 0.508 mm entre as layers externas e intermediárias (cenário ideal, que não é o nosso caso pois o patrocinador só imprime PCBs de duas layers)
- Note que não há trilhas passando embaixo do Teseo, conforme recomendado
- O posicionamento das múltiplas vias segue o layout recomendado

A Figura 8 mostra o layout com ambos planos de GND exibidos. Mais observações importantes sobre a Figura 8 estão listadas abaixo:

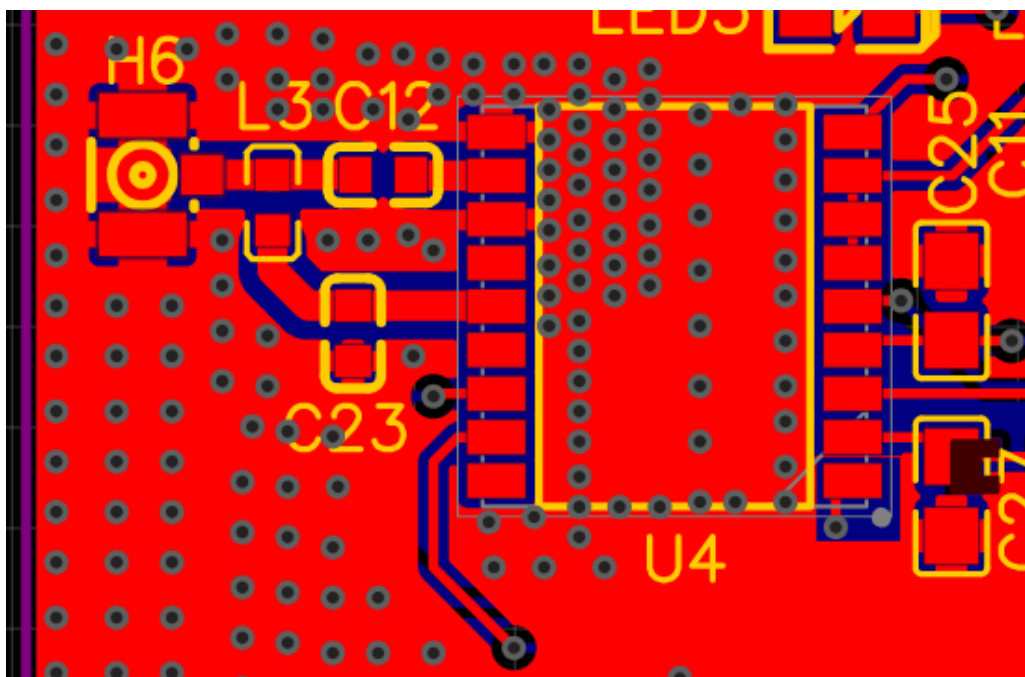


Figura 8 – Layout das trilhas de RF na placa com os planos de GND exibidos.

- Não há trilhas passando embaixo do Teseo e embaixo dos circuitos de RF, conforme recomendado
- O plano de GND no bottom layer cobre toda a área abaixo do circuito de RF de forma contínua
- A distância entre as trilhas RF e o plano de terra no top layer é 0.508 mm
- A "isolação" no pino 1 do Teseo no canto inferior direito é feita com somente uma via (manual diz que pode ser feito com uma ou duas), manualmente adicionando uma região sólida de keep-out depois que o plano de GND é feito no EasyEDA

Note que as trilhas no canto direito do Teseo não são de alta frequência, e portanto possuem largura default de 0.254 mm e não precisam seguir as diversas recomendações do manual.

4.2.2 Demais Circuitos

O posicionamento do restante do circuito é feito em duas layers, ao contrário das demais placas da equipe que em geral posicionam componentes apenas no top layer. Componentes "altos" estão no top layer para não atrapalharem o encapsulamento, enquanto componentes pequenos e de baixa relevância estão no bottom layer para minimizar o tamanho da placa. Todos os conectores estão no top layer no canto direito para facilitar o acesso dos chicotes quando a placa estiver no carro.

A Figura 9 destaca os top e bottom layers da placa.

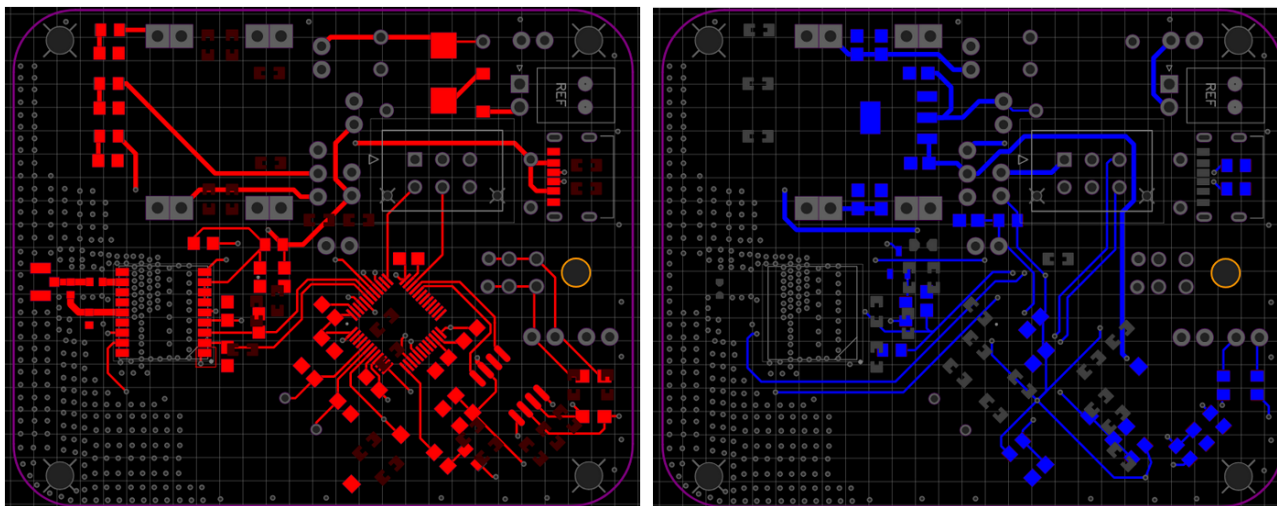


Figura 9 – Top (vermelho) e bottom (azul) layers da placa.

Em suma, no top layer estão posicionados: todos os conectores, regulador 5 V do GLV, todo o circuito RF, LEDs indicadores, maior parte dos circuitos do STM32U5, todos os jumpers. No bottom layer estão posicionados: regulador 3.3 V, parte do circuito da CAN, alguns capacitores de acoplamento do STM32U5 e capacitores de filtro da alimentação.

Trilhas de alimentação possuem largura de 20 mils (0.508 mm), enquanto as demais trilhas de sinal (exceto as de RF) possuem largura de 10 mils (0.254 mm). Note que a alimentação do Teseo é de 10 mils pois é de baixa potência.

4.3 Posicionamento e Encapsulamento

4.4 Software

4.4.1 STM32U5

O código executado pelo STM32U5 deve executar as seguintes funções.

1. Salvar as strings NMEA recebidas do Teseo via UART em um buffer
2. Processar as strings NMEA para extrair os dados de posição (latitude, longitude)
3. Atualizar uma estrutura de dados (struct) global com os dados de posição

4. Enviar os dados struct através do periférico FDCAN para o restante do carro

Usando freeRTOS, é possível que uma thread processe as strings NMEA e atualize a estrutura de dados global, enquanto outra thread sempre pega a estrutura de dados atual e a escreve no CAN. É importante que a thread de processamento da UART opera na mesma taxa de amostragem em que o Teseo está configurado.

As strings NMEA enviadas pelo Teseo tem o formato exibido na Figura 10. Basta criar um código em C que as processa e extrai as variáveis de latitude e longitude, bem como se o fix é válido - se o fix é inválido, deve-se descartar a mensagem.

```
$GPRMC,123242.000,A,1954.31095,S,04355.66349,W,0.1,0.0,190925,A*6C
$GPGGA,123242.000,1954.31095,S,04355.66349,W,1.05,2.0,849.36,M,-5.7,M,,*71
$GPVTG,0.0,T,M,0.1,N,0.1,K,A*0D
$GNGSA,A,3,11,06,24,,,,,,,,,6.0,2.0,5.6*2B
$GNGSA,A,3,74,84,,,,,,,,,6.0,2.0,5.6*24
$GPGSV,1,1,04,24,54,224,31,11,52,036,42,06,48,102,24,19,30,147,25*79
$GLGSV,2,1,05,85,71,011,,84,49,141,30,74,45,144,34,75,23,204,*6F
$GLGSV,2,2,05,86,14,342,,,,,,,,,*5E
$GPGLL,1954.31095,S,04355.66349,W,123242.000,A,A*5C
$PSTMCPU,100.00,-1.49*7E
```

Figura 10 – Strings NMEA enviadas pelo Teseo via UART.

4.4.2 Configurações do Teseo-LIV3f

O Teseo possui uma memória interna configurável onde é possível salvar diversas parâmetros de operação como explicado na seção 2.2.2 do manual do software. Em particular, duas configurações são importantes para atender aos requisitos do projeto

1. Aumentar baud rate para 115200: \$PSTMSETPAR,3102,0x9
2. Aumentar taxa de amostragem para 5 Hz: \$PSTMSETPAR,1303,0.2

Os comandos acima devem ser enviados via UART para o Teseo. Eles ainda não foram testados. Se o Teseo parar de funcionar após enviar esses comandos, é possível resetar os parâmetros para os valores de fábrica com o comando: \$PSTMRESTOREPAR (não testado ainda).

