

# Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

# «Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 ИНФОРМАТИКА И ВЫЧИСЛИТЕЛЬНАЯ ТЕХНИКА

### РАСЧЕТНО-ПОЯСНИТЕЛЬНАЯ ЗАПИСКА

## К КУРСОВОЙ РАБОТЕ НА ТЕМУ:

## «Ортолинейная сплит-клавиатура»

Студент	гр. ИУ6-62Б		И.С. Марчук
• •	(Группа)	(Подпись дата)	(И.О. Фамилия)
Руководит	гель курсовой работы		Т.А. Ким
		(Подпись, дата)	(И.О. Фамилия)

### Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

«Московский государственный технический университет имени Н.Э. Баумана (национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

	УТВЕРЖДА	АЮ
	Заведующий каф	
		.В. Пролетарский (И.О.Фамил ия) 2022 г.
	W //	2022 1.
ЗАДАН	НИЕ	
на выполнение ку	рсовой работы	
по дисциплине	кника	
Студент группы ИУ6-62Б		<del></del>
	ергеевич	
Тема курсовой работы«Ортолинейная сплит	•	лвига»
• • • • • • • • • • • • • • • • • • • •		
Направленность КР (учебная, исследовательская	я, практическая, производ	ственная, др.)
учебная		
Источник тематики (кафедра, предприятие, НИН	P) <u>кафедра ИУ6</u>	
График выполнения KP: 25% к 4 нед., 50% к 7	у нед., 75% к 11 нед., 100%	6 к 14 нед.
Техническое заданиесм. техническое задани	ие в приложении А	
Оформление курсовой работы:	_	
<ol> <li>Расчетно-пояснительная записка (РПЗ) на</li> <li>Техническое задание на 5-9 листах о приложения А к РПЗ.</li> <li>Перечень графического материала, оформо схема функциональная электрическая,</li> <li>схема принципиальная электрическая,</li> <li>временные диаграммы работы устройства</li> </ol>	формата А4 – оформля мляемого на листах форма	ется в качестве
Дата выдачи задания « <u>7</u> » <u>февраля</u> 2022 г.		
Руководитель курсовой работы	тл	Ким
туководитель курсовой работы		<u>Ким</u> (И.О.Фамилия)
Студент		<u>И.С. Марчук</u>
	(Подпись, дата)	(И.О.Фамилия)

Примечание: Задание оформляется в двух экземплярах: один выдается студенту, второй хранится на кафедре.

## Содержание

Реферат	4
Определения, обозначения и сокращения	5
Введение	6
1 Описание работы устройства	7
2 Разработка электрической функциональной схемы	9
3 Разработка электрической принципиальной схемы	10
4 Моделирование работы	16
5 Размещение компонентов и разводка печатной платы	18
6 Расчет параметров быстродействия и энергопотребления	21
Заключение	21
СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ	22
ПРИЛОЖЕНИЕ А. Техническое задание	23
ПРИЛОЖЕНИЕ Б. Функциональная схема.	27
ПРИЛОЖЕНИЕ В. Принципиальная электрическая схема	28
ПРИЛОЖЕНИЕ Г. Временные диаграммы	29
ПРИЛОЖЕНИЕ Д. Печатная плата.	30
ПРИЛОЖЕНИЕ Е. Перечень элементов	31

### Реферат

28 стр., 16 рис., 6 источников, 6 прил.

СХЕМОТЕХНИКА, КЛАВИАТУРА, СПЛИТ-КЛАВИАТУРА, ЛИНЕЙНАЯ КЛАВИАТУРА, СДВИГОВЫЙ РЕГИСТР, МЕХАНИЧЕСКАЯ КЛАВИАТУРА, QWERTY.

Цель работы — проектирование и моделирование работы, а также разработка устройства «Ортолинейная сплит-клавиатура», считывающего информацию о нажатых клавишах из матрицы через регистры сдвига и передающего информацию в компьютер пользователя посредством протокола USB-HID[1].

При проектировании решены следующие задачи: анализ объекта разработки на функциональном уровне, разработка функциональной схемы устройства, выбор элементной базы для реализации устройства, разработка принципиальной схемы, разработка печатной платы, расчет потребляемой мощности и параметров быстродействия.

Результатом разработки является проект на языке Verilog, предназначенный для загрузки в ПЛИС, и набор конструкторской документации.

В результате было спроектировано требуемое техническое устройство и получена сопутствующая документация - функциональная и принципиальная схемы, временные диаграммы, поясняющие принцип работы декодера. Также была спроектирована и заказана печатная плата, на основе которой было собрано готовое устройство.

## Определения, обозначения и сокращения

Таблица 1 - Основные сокращения и понятия

T3	Техническое задание	
УУ	Устройство управления	
КМОП	Комплементарная структура металл-	
	оксид-полупроводник	
SMD	Технология, предполагающая	
	поверхностный монтаж детали	

### Введение

За сто с лишним лет клавиатуры сильно изменились внешне: стали лёгкими, тонкими, есть даже проекционные со сканером. Но рынок ничего не меняет в их раскладке («QWERTY» появилась в 1890 году), клавиатуры не стали удобней для пальцев, не адаптированы для положения кистей и предплечий. Всё человечество стало проводить жизнь за компьютером, но эргономика главного инструмента ввода осталась в позапрошлом веке.

Поэтому я и решил, почему бы не сделать клавиатуру, на которой лично мне было бы удобно набирать текст оставив только те клавиши, которые мне нужны и расположить их на самых удобных позициях.

Затем я узнал про раздельные или сплит- клавиатуры. Они разделены буквально на две половины для того, чтобы пользователь мог разнести руки при печати так как ему будет удобно.

На ортолинейных клавиатурах клавиши имеют выравнивание по вертикали чтобы при печати пальцы стояли прямо.

После проектирования раскладки я понял, что буду делать ортолинейную сплит-клавиатуру.

### 1 Описание работы устройства

Клавиатура – устройство ввода, имеющее набор клавиш, с помощью которых можно вводить символы в компьютер. Также клавиатура включает микроконтроллер с прошивкой, который считывает нажатия клавиш и отправляет их в компьютер при помощи протокола usb.

Но клавиши клавиатуры не подключаются к контроллеру напрямую, ведь обычно клавиш в клавиатуре больше чем доступно ног у микроконтроллера. По этому практически во всех клавиатурах используются матрицы из кнопок что позволяет подключить 16 кнопок через 8 линий (как например на рисунке 1), или 64 кнопки через 16 линий, итд.

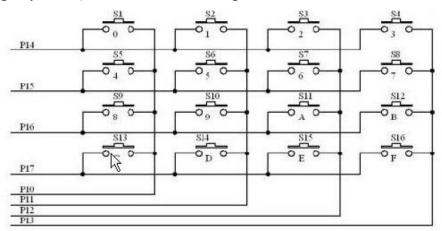


Рисунок 1 – пример матрицы кнопок

Однако на такой клавиатуре нельзя обработать одновременно больше 2х одновременных нажатий, так как возникнут фантомные нажатия.

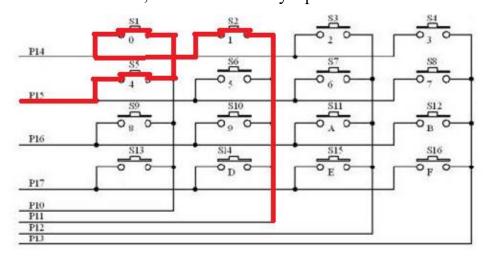


Рисунок 2 – Пример фантомного нажатия

Вот к примеру на рисунке 2 на матрице нажаты S1, S2, S5, и из-за этого возникло замыкание между контактами ключа S6.

Для того чтобы избежать этих случаев, на каждый из ключей ставят индивидуальный диод, благодаря которым сигнал через ключи проходит только в одном направлении. То есть если брать пример из рисунка 2, ключ S1 не пропустит сигнал в обратном направлении.

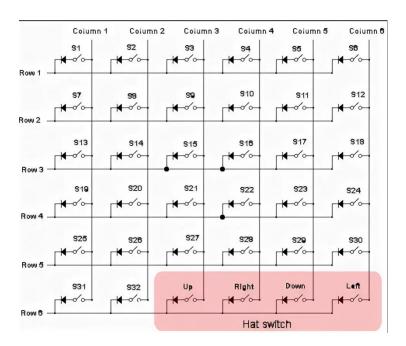


Рисунок 3 – Пример клавиатурной матрицы с диодами

Но даже с использованием матрицы, входов и выходов на микроконтроллере не хватало, а также соединений между двумя половинами клавиатуры получалось слишком много.

Поэтому, забегая вперёд, я решил использовать сдвиговые регистры на вводе и на выводе матрицы. Сдвиговые регистры подключаются всего по трем проводам, то есть от каждой матрицы к микроконтроллеру будет идти по 6 линий, три линии на регистр вывода и три линии на регистр ввода.

После этого принцип работы прост, на одну из линий матрицы выводится положительный сигнал, а потом с другой стороны матрицы считываются нажатия клавиш на этой линии.

### 2 Разработка электрической функциональной схемы

По техническому заданию клавиатура взаимодействует с компьютером при помощи USB, то есть как уже писалось выше необходим микроконтроллер с поддержкой USB. Он обрабатывает считанные нажатия и передает их на компьютер.

Нажатия будут считываться из матрицы кнопок, при помощи сдвиговых регистров соответственно нужны регистр вывода и регистр ввода для каждой из матриц клавиатуры. Регистры будут выводить сигнал из последовательного в параллельные на линии матрицы. И считывать сигнал из параллельных линий матрицы и выводить на последовательную линию к микроконтроллеру.

Матриц кнопок будет две в каждой не более 64х клавиш, поэтому будет достаточно одного 8 разрядного регистра для каждого из блоков ввода или вывода.

В итоге получается схема представленная на рисунке 4.

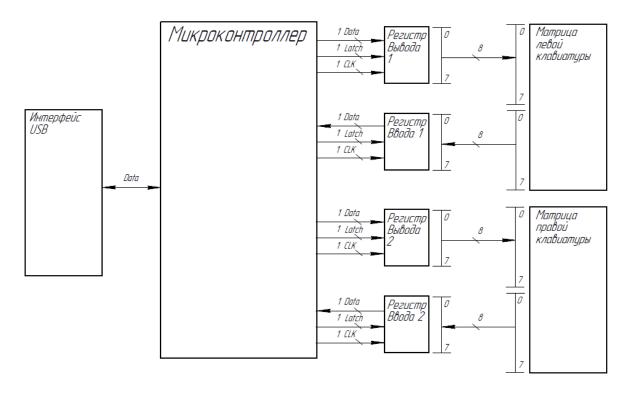


Рисунок 3 — Пример клавиатурной матрицы с диодами На схеме представлены:

- Блок шины USB и питания;

- Блок микроконтроллера и обвязки для его работы;
- 4 блока регистров, два на вывод, два на чтение (сообщаться с микроконтроллером они должны через три линии, линия тактирования, линия данных и линия разрешения вывода/считывания данных на контакты);
- 2 матрицы клавиш с индивидуальными диодами для каждой клавиши, имеющие максимум 8 входов и 8 выходов.

### 3 Разработка электрической принципиальной схемы

В первую очередь была выбрана элементная база (на КМОП логике):

- Микроконтроллер ATmega32u4 в корпусе TQFP44;
- Два сдвиговых регистра ввода 74НС165;
- Два сдвиговых регистра вывода 74НС595D;
- Диоды 1N4148-SMD-0805-SOD-323 и посадочные гнезда для переключателей клавиш Gateron Hot-swap PCB Socket;
- Разъем USB type c;
- Шлейфовый коннектор для соединения плат «половинок» между друг другом ВН-10
- Также различные элементы обвязки необходимые для работы контроллера.

Выбрана именно КМОП логика была по тому что при закупке компонентов была доступна только КМОП версия микроконтроллера.

Для экономии места на конечной плате были выбраны преимущественно SMD компоненты, не считая соединителей половин клавиатуры.

Создание принципиальной схемы

Принципиальную схему как и разводку печатной платы я выполнял в онлайн среде EASY EDA[2]. САПР имеет достаточно много удобных

инструментов, а также библиотек компонентов. В её обширной библиотеке (которая активно пополняется другими пользователями) есть практически все необходимые компоненты с УГО, разводкой для печатной платы и шелкографией, 3Д-моделью и даже параметрами для тестирования (которых увы для моих комплектующих не было).

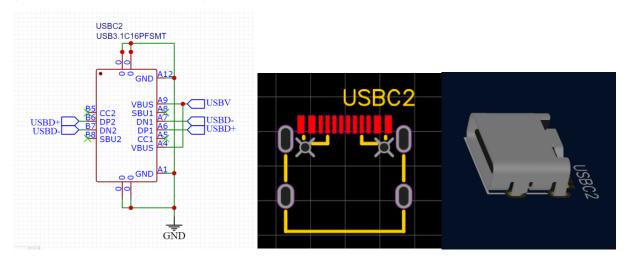


Рисунок 4 — Схематика, разводка для печатной платы с шелкографией и 3Д модель USB порта

Создание схемы я начал с микроконтроллера и его обвязки. Базово микроконтроллеру для работы нужен генератор частоты, я использовал внешний в виде кварцевого резонатора на 16 МГц и двух конденсаторов.

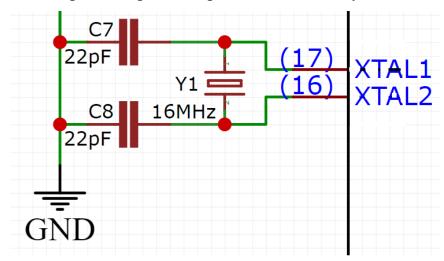


Рисунок 5 – Генератор частоты

Также необходимо было подтянуть reset и вход опорного напряжения к питанию 5 вольт. На линии данных необходимо было поставить

токоограничивающие резисторы чтобы избежать сликом большого тока на сигнальных выводах во время подключения USB.

Вся обвязка подключалась согласно рекомендуемым схемам в даташите ATMega32u4 [3].

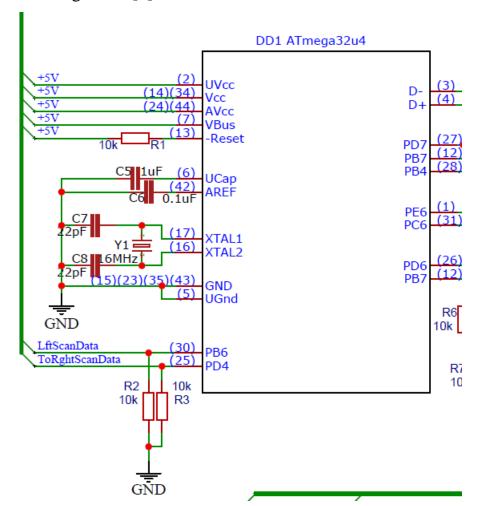


Рисунок 6 – Микроконтроллер с обвязкой

Следующим я подключал сдвиговые регистры ввода (74HC165) и вывода (74HC595D), причем мне необходимо было проверить действительно ли они выполняли нужные мне задачи, поэтому я заранее приобрел аналогичные регистры, но уже в корпусе DIP-16, который я мог использовать для теста на макетной плате.

Я собрал тестовый стенд для матрицы из 9-ти клавиш с одним регистром ввода и одним вывода, в качестве модуля с микроконтроллером я

взял отладочную плату Arduino Leonardo [4], имеющую нужный мне микроконтроллер со всей необходимой обвязкой.

После тестирования я понял, что регистру ввода необходимы подтягивающие резисторы на 8 ми контактах, идущих от матрицы чтобы убрать помехи, возникающие от внешних наводок и наводок системы питания. Также подтягивающие регистры нужны были на выходах микроконтроллера, передающих сигнал к регистрам и от них.

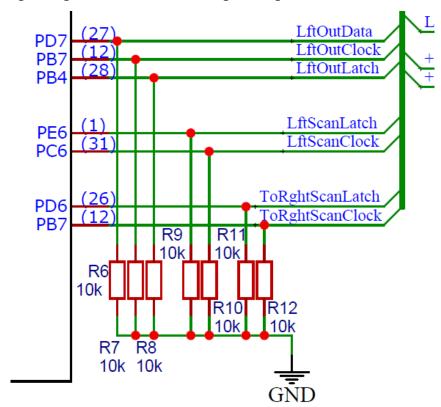


Рисунок 7 – Подтягивающие резисторы на выходах микроконтроллера, передающих сигнал к регистрам и от них

Следующими я проектировал две матрицы клавиатуры с диодами под каждый переключатель и подтягивающими резисторами на линиях выхода.

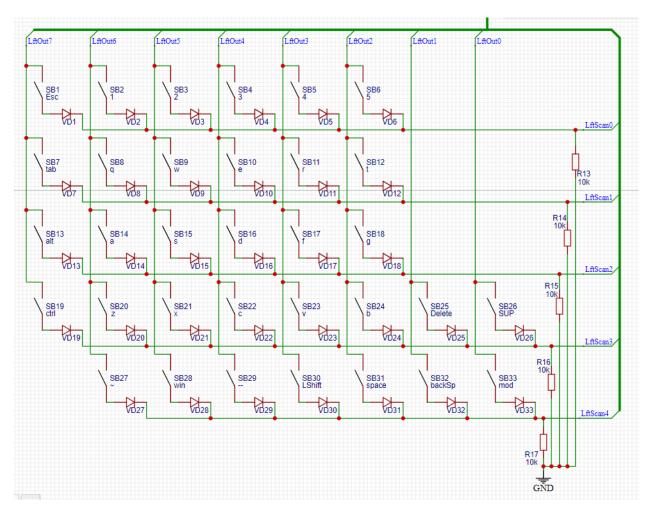


Рисунок 8 – Матрица левой части клавиатуры

Причем модель переключателя я выбрал из библиотеки, созданной другими пользователями которую в дальнейшем, доработал, потому что нужного мне элемента не было среди стандартных.

Сделано это было для того, чтобы у компонента была удобная для проектирования шелкография и слой «документа» - слой, который не влияет на готовое изделие, а нужен лишь для проектирования. Благодаря ему удалось выровнять клавиши ровно по сетке при проектировании печатной платы, но об этом позже.

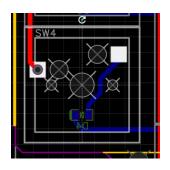


Рисунок 9 – Шелкография, разводка и слой документа у крепления клавиши

Также немаловажным было разнести элементы одной из половинок клавиатуры на отдельную плату, но с минимальным количеством соединительных проводов.

Так я решил вынести всю правую матрицу клавиатуры а также регистры ввода и вывода правой части на отдельную плату, и соединить получившиеся платы через шлейфовый разъем.

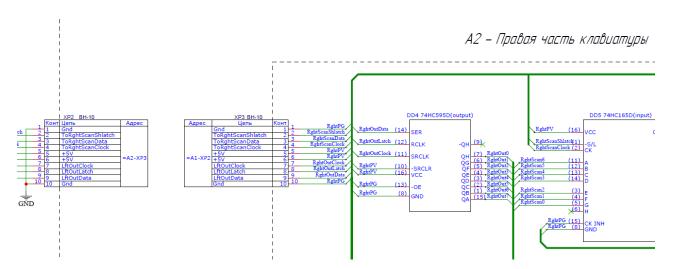


Рисунок 10 – Разъёмы для соединения плат, а также регистры вынесенные на отдельную плату

Ну и наконец последним этапом создания принципиальной схемы, стало проектирование защиты питания от разъёма USB.

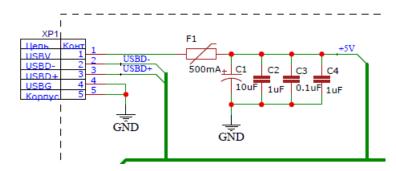


Рисунок 11 – Коннектор USB и схема стабилизации питания

Для защиты платы от внешних помех, а также защиты USB порта компьютера в случае, если микроконтроллер выйдет из строя, на линию питания был добавлен самовосстанавливающийся предохранитель F1 на 500мА.

Для защиты от высокочастотных помех используются керамические конденсаторы малой емкости C2, C3 и C4. Для защиты от низкочастотных помех возникающих, например, при подключении порта USB, используется танталовый конденсатор большей емкости C1.

### 4 Моделирование работы

Для того чтобы проверить подходят ли мне данные микросхемы регистров я начал тестировать их в среде proteus, изучая логику работы и документацию на них [5].

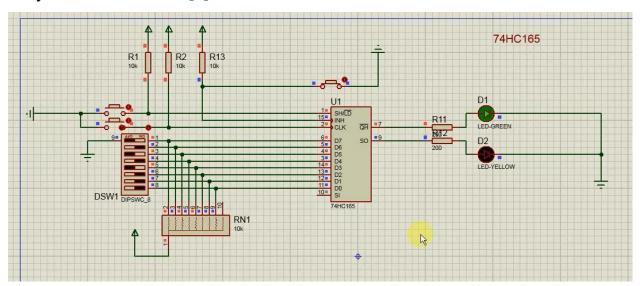


Рисунок 12 — Тестовая схема в proteus демонстрирующая подключение сдвигового регистра ввода 74HC165

Таким образом я выяснил что данные микросхемы удовлетворяют моим требованиям по подключению. А также я выяснил, что микросхема регистра 74hc165 имеет инверсные входы для работы защелки и тактирования и срабатывает при отрицательном фронте. А у микросхемы 74hc595 всё ровно наоборот (что видно из рисунка 13).

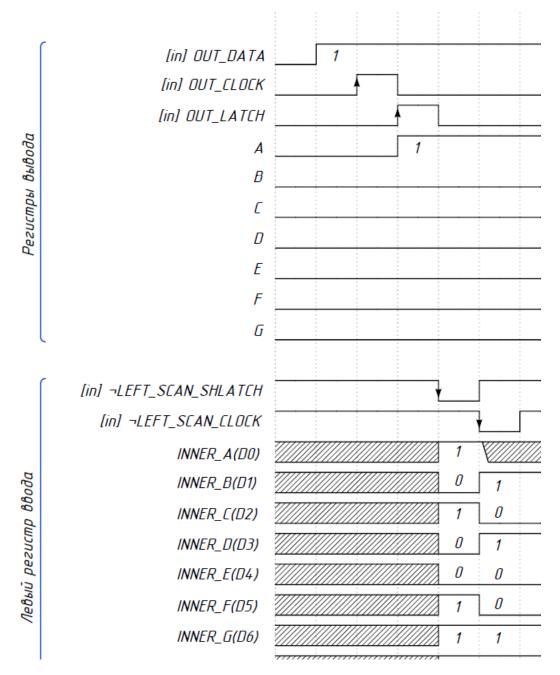


Рисунок 13 — Фрагмент диаграммы работы регистров для уже готового устройства

Но такое тестирование не учитывало, что при работе схемы могут возникнуть помехи, порождаемые питанием, также нельзя было понять будет ли иметь такая схема достаточно высокую скорость работы на реальном железе, для того чтобы пользователь мог с удобством набирать текст.

Поэтому для тестирования логики работы схемы я собрал тестовый стенд из матрицы из 9-ти клавиш с одним регистром ввода и одним вывода. В качестве модуля с микроконтроллером я взял отладочную плату Arduino

Leonardo [4], имеющую нужный мне микроконтроллер со всей необходимой обвязкой.

И как я уже писал выше, я понял, что для нормальной работы устройства в схеме должны быть подтягивающие резисторы.

Однако это не все что мне удалось выяснить, благодаря изучению системы питания отладочной платы я выяснил как лучше изменить стабилизацию питания и какие лишние компоненты можно убрать из схемы, так как они избыточны.

Ну и в конце концов я смог замерить скорость считывания нажатий клавиш, после того как написал тестовую прошивку. И после того как я добавил эмулируемую задержку считывания 120 клавиш я получил отклик клавиши меньше 5 миллисекунд. Это меня полностью устраивало.

### 5 Размещение компонентов и разводка печатной платы

Печатную плату я делал в той же САПР – EASY EDA. Хотя в программе есть авто трассер, я производил трассировку вручную, так как для экономии места элементы приходилось размещать очень близко друг к другу. И из-за сложности схемы автотрассировщик не справлялся.

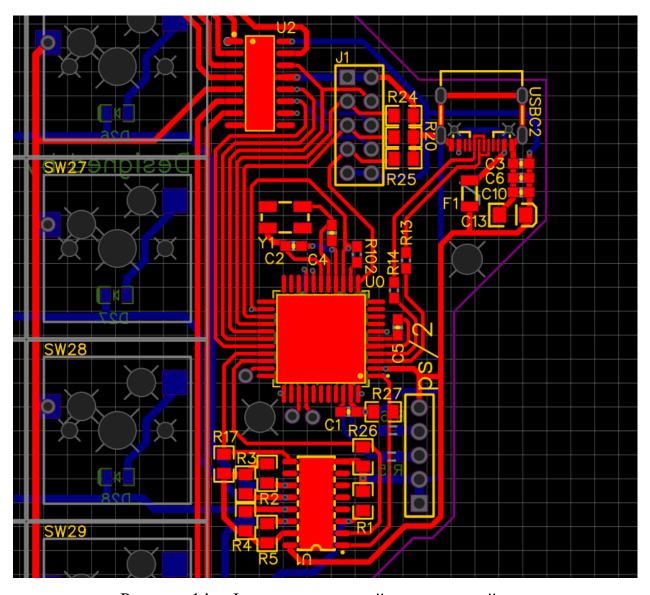


Рисунок 14 – Фрагмент печатной платы устройства

Как видно из рисунка 14 в центре рисунка размещен микроконтроллер, справа вверху порт USB слева сверху регистр вывода, внизу регистр ввода, как J1 обозначен межплатный соединительный разьем.

Из-за большого количества связей плата была спроектирована двухсторонняя, однако по возможности элементы я старался ставить только с одной стороны, так как при двусторонней пайке smd компоненты с обратной стороны могли отвалиться.

Также дорожки соединений между микросхемами были менее тонкими, а дорожки строк и столбцов матрицы были толще. Это связано с тем, что связи между микросхемами были достаточно короткими и хорошо защищены от помех и при этом не являлись частью устройства, с которой

взаимодействует пользователь. Я старался максимально уменьшить место на плате, которое занимает эта часть схемы.

А дорожки строк и столбцов у матрицы кнопок и диодов наоборот были достаточно плохо экранированы и имели большую длину. Но если увеличить ширину проводника, то наводки тоже станут меньше, поэтому дорожки матрицы я старался сделать максимально широкими.

Также я старался в тех местах, где проводники проходят друг над другом делать пересечение в 45 градусов, а не 90, это тоже уменьшает наводки между проводниками, особенно если они пересекают лини питания или тактирования. Поскольку по правилу правой руки направление индуцирования тока перпендикулярно направлению движения тока вызвавшего индукцию.

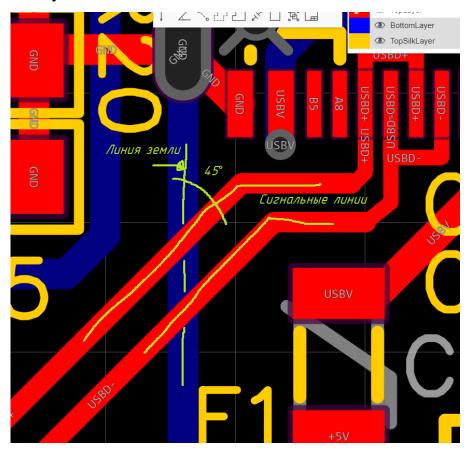


Рисунок 15 – Пересечение проводников на разных сторонах платы, один из них земли – синий, другие два линии данных usb - красные

### 6 Расчет параметров быстродействия и энергопотребления

Микроконтроллер ATmega32u4 не может потреблять мощность больше 200mA, да и потребляет он столько только если от него запитаны другие элементы или подключена система индикации с большим потреблением тока, а также включен внутренний генератор, чего в моем проекте нет. Сдвиговые регистры потребляют до 80-µA согласно документации.

То есть устройство потребляет точно меньше 200,32 мА, что соответствует стандартам USB2.0.

А конкретно собранное устройство потребляло 65-70мА и меньше, что при питании в 5 вольт составляет примерно 0,35 Вт.

### Заключение

В ходе выполнения курсовой работы были спроектированы функциональная диаграмма, принципиальная схема. Была получена временная диаграмма, а также спроектирована печатная плата.

На основе полученной документации было изготовлено готовое устройство, полностью удовлетворяющее изначальным требованиям пользователя, то есть моим, изложенным в ТЗ.

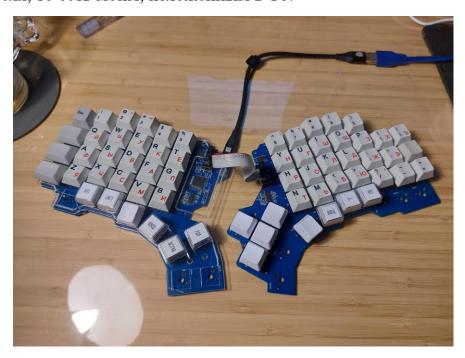


Рисунок 16 – Фото собранного устройства «ортолинейная сплит-клавиатура»

### СПИСОК ИСПОЛЬЗОВАННЫХ ИСТОЧНИКОВ

- USB-HID Information [Электронный ресурс]. URL:
   <a href="https://www.usb.org/hid">https://www.usb.org/hid</a> (Дата обращения: 02.05.2022);
- 2. EASY EDA [Электронный ресурс]. URL: <a href="https://easyeda.com">https://easyeda.com</a> (Дата обращения: 02.05.2022);
- Микроконтроллер АТмеga32u4 [Электронный ресурс]. URL:
   <a href="https://static.chipdip.ru/lib/314/DOC000314012.pdf">https://static.chipdip.ru/lib/314/DOC000314012.pdf</a> (Дата обращения: 02.05.2022);
- Arduino Leonardo [Электронный ресурс]. URL:
   <a href="https://store.arduino.cc/products/arduino-leonardo-with-headers">https://store.arduino.cc/products/arduino-leonardo-with-headers</a> (Дата обращения: 02.05.2022);
- 8-bit parallel-in/serial out shift register [Электронный ресурс]. URL: <a href="https://assets.nexperia.com/documents/data-sheet/74HC\_HCT165.pdf">https://assets.nexperia.com/documents/data-sheet/74HC\_HCT165.pdf</a> (Дата обращения: 02.05.2022);
- 6. 8-bit serial-in, serial or parallel-out shift register with output latches; 3-state [Электронный ресурс]. URL: <a href="https://assets.nexperia.com/documents/data-sheet/74HC\_HCT595.pdf">https://assets.nexperia.com/documents/data-sheet/74HC\_HCT595.pdf</a> (Дата обращения: 02.05.2022).



# Министерство науки и высшего образования Российской Федерации Федеральное государственное бюджетное образовательное учреждение высшего образования

# «Московский государственный технический университет имени Н.Э. Баумана

(национальный исследовательский университет)» (МГТУ им. Н.Э. Баумана)

#### ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 ИНФОРМАТИКА И ВЫЧИСЛИТЕЛЬНАЯ ТЕХНИКА

### Ортолинейная сплит-клавиатура

Техническое задание на курсовую работу по дисциплине: Схемотехника

Листов 4

Студент	гр. ИУ6-62Б		И.С. Марчук
	(Группа)	(Подпись, дата)	(И.О. Фамилия)
Руководитель курсовой работы			Т.А. Ким
		(Подпись, дата)	(И.О. Фамилия)

### 1 ВВЕДЕНИЕ

Настоящее техническое задание распространяется на разработку электрической функциональной и принципиальной схем, моделирование работы устройства «Ортолинейной сплит-клавиатуры», именуемой в дальнейшем «устройством». Данное устройство предназначено для ввода информации в компьютер посредством нажатия клавиш, обозначающих символы. Устройство использует для работы протокол USB HID[1].

### 2 ОСНОВАНИЯ ДЛЯ РАЗРАБОТКИ

Данная курсовая работа выполняется на основании учебного плана кафедры ИУ6 «Компьютерные системы и сети» МГТУ им. Н.Э.Баумана.

### 3 ЦЕЛИ И ЗАДАЧИ

### 3.1. Цель работы

Целью курсового проектирования является моделирование работы, разработка функциональной и принципиальной схем устройства.

- 3.2. Решаемые задачи
- 3.2.1. Анализ технического задания и возможных путей решения поставленной задачи.
  - 3.2.2. Разработка электрической функциональной схемы устройства.
  - 3.2.3. Выбор элементной базы на основании технических требований.
  - 3.2.4. Разработка электрической принципиальной схемы устройства.
  - 3.2.5. Формирование временных диаграмм.
  - 3.2.6. Расчет параметров потребляемой мощности устройства.
  - 3.2.7. Разработка печатной платы устройства.

### 4 ТРЕБОВАНИЯ К РАЗРАБАТЫВАЕМОМУ УСТРОЙСТВУ

- 4.1. Требования к составу и параметрам технических средств
- 4.1.1. Поддержка протокола USB Human Interface Devices.
- 4.1.2. Устройство реализуется на базе микроконтроллера AVR семейства ATMega и сдвиговых регистрах ввода и вывода.
  - 4.1.3. Тактовая частота 16 МГц.
  - 4.1.4. Мощность потребления не более 2 Вт.
  - 4.2. Требования к эксплуатации
  - 4.2.1. Условия эксплуатации в соответствие с СанПиН2.2.2/2.4.1340-03.

### 5 ОПИСАНИЕ РАБОТЫ УСТРОЙСТВА

Устройство должно иметь матрицу клавиатурных клавиш. Считывание информации, с которой, происходит при помощи регистров ввода и вывода.

Микроконтроллер записывает информацию в регистры вывода с одной стороны матрицы, а затем считывает информацию из регистров ввода с другой стороны матрицы.

Затем, полученная информация о нажатых клавишах передается на компьютер через протокол USB HID.

### 6 ТРЕБОВАНИЯ К ДОКУМЕНТАЦИИ

- 6.1 В состав сопровождающей документации должны входить:
- 6.1.1 Расчетно-пояснительная записка на 25 30 листах формата А4;
- 6.1.2 Техническое задание;
- 6.1.3 Перечень элементов.
- 6.2 Графическая часть должна быть включена в расчетно-пояснительную записку в качестве приложений и иллюстраций:
  - 6.2.1 Временные диаграммы;
  - 6.2.4 Схема электрическая функциональная;
  - 6.2.5 Схема электрическая принципиальная;
  - 6.2.6 Плата печатная;
  - 6.2.6 Перечень элементов.

### 7 СТАДИИ И ЭТАПЫ РАЗРАБОТКИ

Таблица 1 – Этапы разработки

No	Название этапа	Срок, %	Отчетность	
		выполнения		
1	Исследование предметной	1 – 4 нед., 15%	Описание общего	
	области		принципа работы	
			устройства.	
2	Разработка технического задания	5 нед., 20%	Техническое задание	
3	Проектирование и разработка	6 – 7 нед. 40%	Функциональная схема	
	функциональной электриче			
	ской схемы			

4	Проектирование	и разработка	8 – 10 нед. 60%	Принципиальная схема,
	принципиальной	электрической		печатная плата,
	схемы			перечень элементов.

### Продолжение таблицы 1

5	Оформление	расчетно-	11 – 14 нед. 90%	Расчетно-пояснитель-
	пояснительной записки			ная записка
6	Защита курсовой работы		15 – 16 нед., 100%	Доклад (3 – 5 минут)

### 8 ПОРЯДОК КОНТРОЛЯ И ПРИЕМА

8.1 Порядок контроля

Контроль выполнения осуществляется руководителем еженедельно.

8.2 Порядок защиты

Защита осуществляется перед комиссией, состоящей из преподавателей кафедры ИУ6.

8.3 Срок защиты

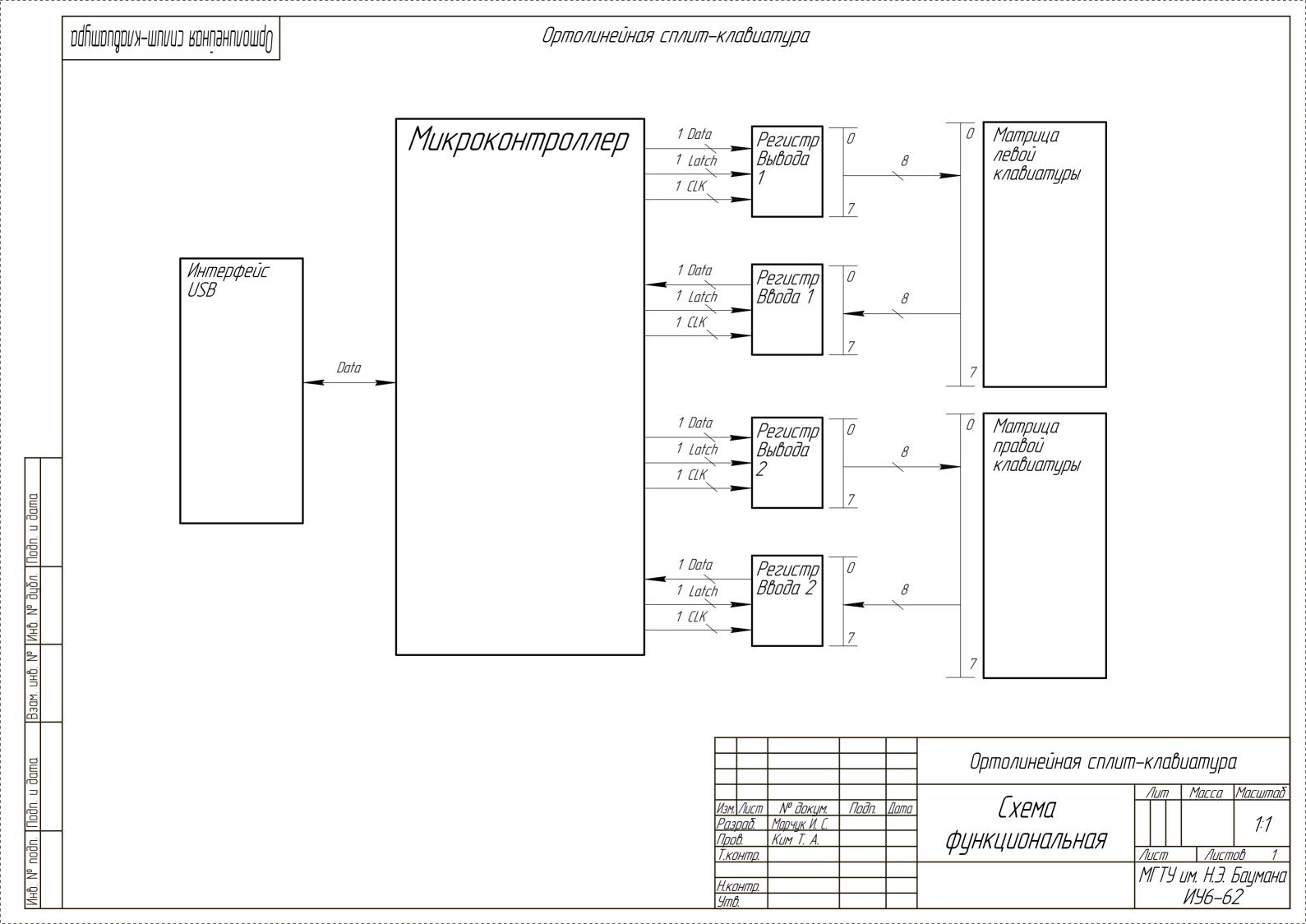
Срок защиты: 15-16 недели.

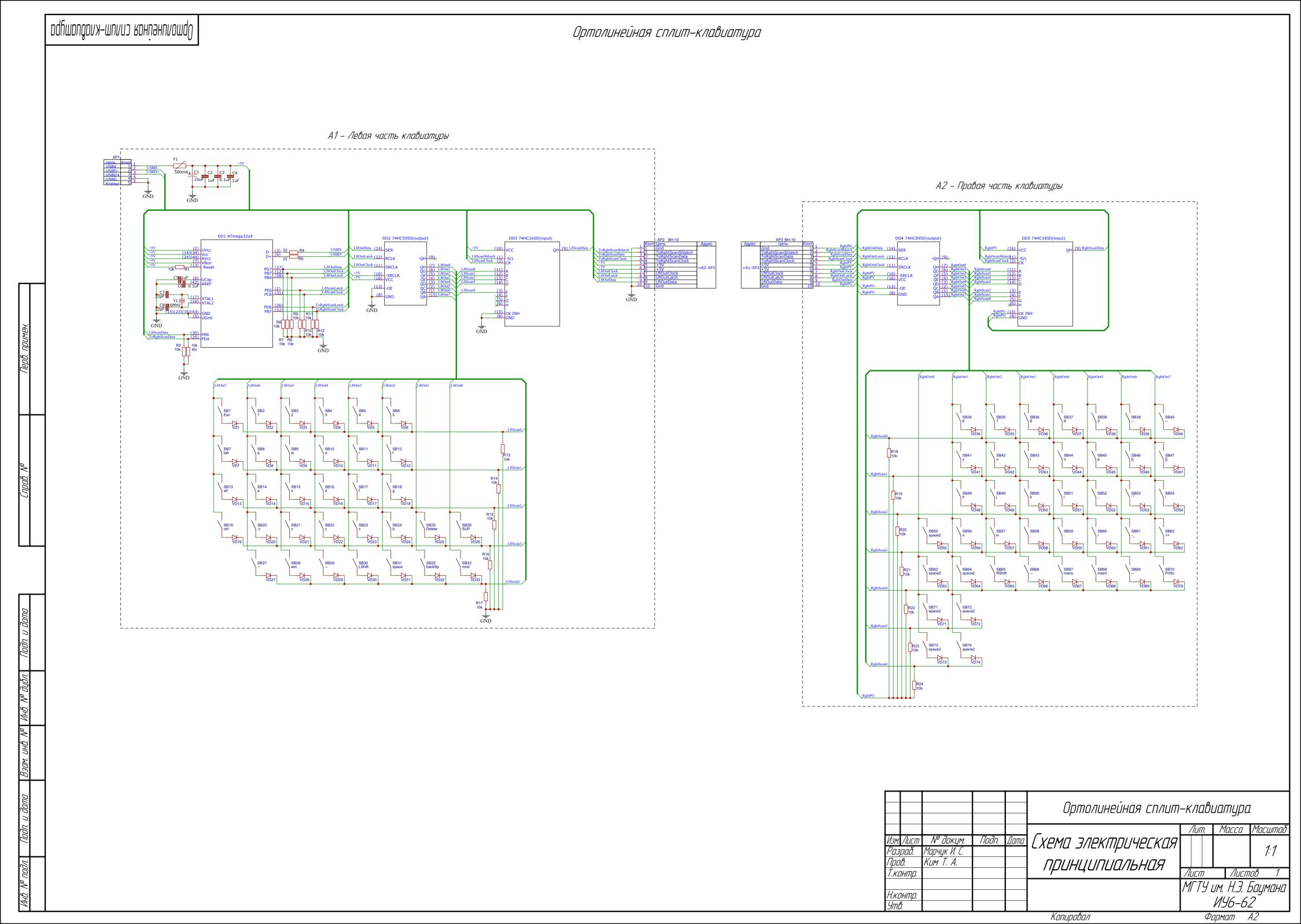
### 9 ПРИМЕЧАНИЕ

В процессе выполнения работы возможно уточнение отдельных требований технического задания по взаимному согласованию руководителя и исполнителя.

### СПИСОК ИСПОЛЬЗУЕМЫХ ИСТОЧНИКОВ

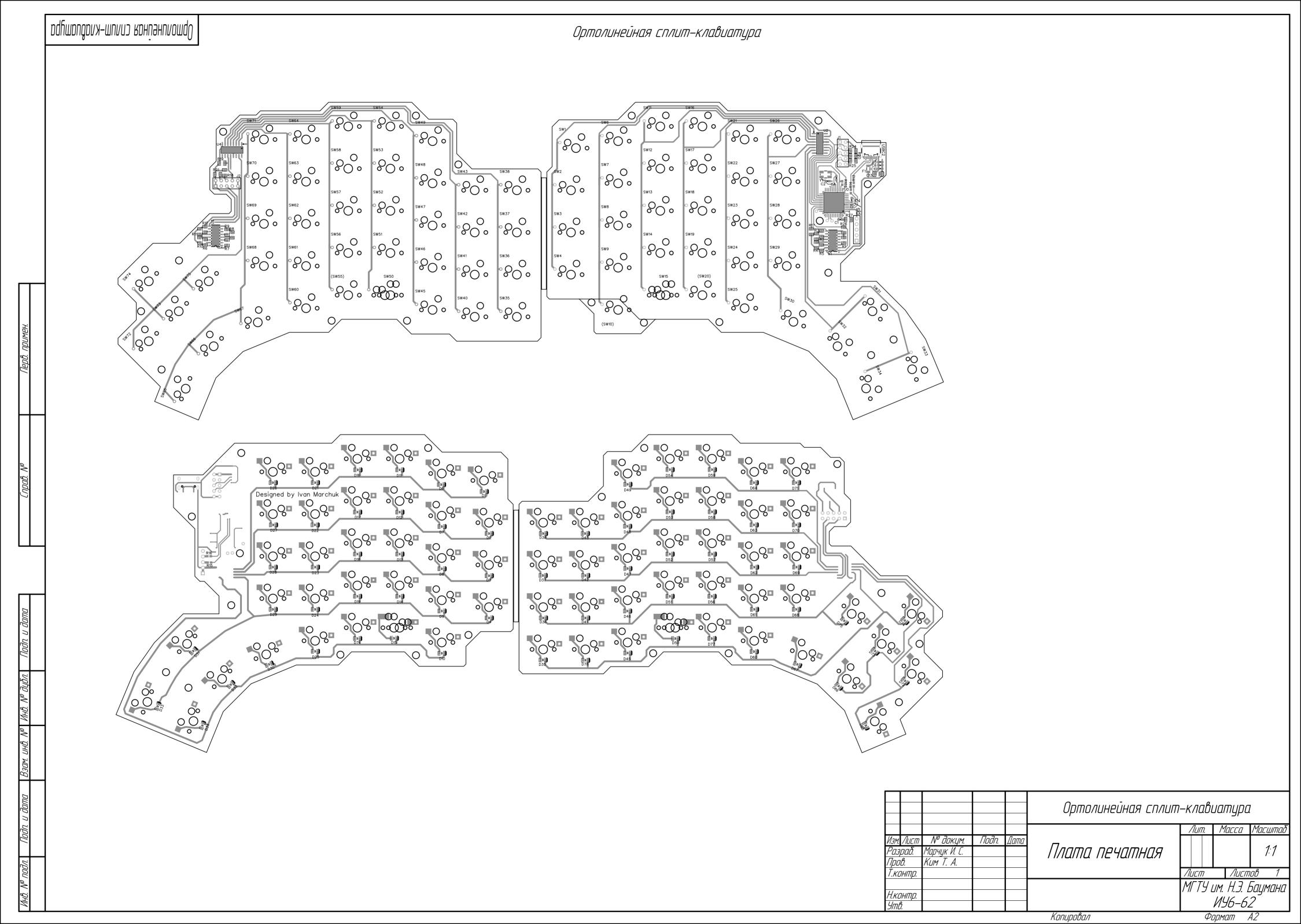
1) Human Interface Devices (HID) Information [Электронный ресурс]. URL: <a href="https://www.usb.org/hid">https://www.usb.org/hid</a> (Дата обращения: 26.04.2022).





Ортолинейная сплит-клавиатура Ортолинейная сплит-клавиатура [in] OUT\_DATA 1 [in] OUT\_CLOCK [in] ¬LEFT\_SCAN\_SHLATCH [in] ¬LEFT\_SCAN\_CLOCK INNER\_A(D0) 0 1 INNER\_B(D1) INNER\_D(D3) INNER\_E(D4) INNER\_F(D5) INNER\_H(D7) [out] LEFT\_SCAN\_DATA(Q7) [in] ¬RIGHT\_SCAN\_SHLATCH [in] ¬RIGHT\_SCAN\_CLOCK INNER\_A(D0) INNER\_C(D2) INNER\_E(D4) INNER\_G(D6) 0 1 INNER\_H(D7) [out] RIGHT\_SCAN\_DATA(Q7) Ортолинейная сплит-клавиатура Масса Масштаб Лит Временные диаграммы № докум. Подп. Изм. Лист Дата Разраб. Пров. Марчук И. С. 1:1 KUM T. A. Листов Т.контр. МГТУ им. Н.Э. Баумана ИУ6-62 Н.контр.

Взам. инв. № (Инв. № дубл. (Подп. и дата



Mukpocxemы   1   DD1   A Tmega32u4   1   DD2, DD4   74HC595D   2   DD3, DD5   74HC165D   2   DD3, DD5   DD	We
DD1   A Tmega32u4   1   DD2, DD4   74HC595D   2   2   DD3, DD5   74HC165D   2   2   2   2   2   2   2   2   2	
DO2, DO4 74HC595D   2     DO3, DO5 74HC165D   2     Pa3ъёмы	
ВОЗ, DD5 74HC165D         Разъёмы         ХР1 USB3.1C16PFSMT         ХР2, XР3 ВН—10 (DS1013—10S)         Посадочные гнездовые соединители         SB1-SB74 Gateron Hot—swap PCB Socket         Конденсаторы         С1 ЕІАЗ216—10UF         С2,C4,C5 0603—CAP—1UF         С3, C6 0603—CAP—0.1uF         С7, С8 0603—CAP—22pF         Резисторы         R1-R3,R6-24 SMD—0805—10k       22         R4-R5 SMD—0603—22       2         Диоды       VD1-VD74 1N4148—SMD—0805—SOD—323       74         Кварцевые резонаторы	
Разъёмы         ХР1 USB3.1C16PFSMT       1         ХР2, ХР3 ВН-10 (DS1013-10S)       2         Посадочные гнездовые соединители         S81-S874 Gateron Hot-swap PCB Socket       74         Конденсаторы         С1 ЕІАЗ216-10uF       1         С2,С4,С5 0603-САР-1uF       3         С3, С6 0603-САР-0.1uF       2         С7, С8 0603-САР-22pF       2         Резисторы         R1-R3,R6-24 SMD-0805-10k       22         Диоды         V01-V074 1N4148-SMD-0805-S0D-323       74         Кварцевые резонаторы	
XP1       USB3.1C16PFSMT       1         XP2, XP3       BH-10 (DS1013-10S)       2         Посадочные гнездовые соединители         SB1-SB74       Gateron Hot-swap PCB Socket       74         Конденсаторы       1         C2,C4,C5       0603-CAP-1uF       3         C3, C6       0603-CAP-01uF       2         С7, C8       0603-CAP-22pF       2         Pesucmopы       22         R1-R3,R6-24       SMD-0805-10k       22         R4-R5       SMD-0603-22       2         Quodы       VD1-VD74       1N4148-SMD-0805-S0D-323       74	
XP2, XP3       BH-10 (DS1013-10S)       2         № Посадочные гнездовые соединители         SB1-SB74       Gateron Hot-swap PCB Socket       74         Конденсаторы       1         C1       EIA3216-10uF       1         C2,C4,C5       0603-CAP-1uF       3         C3, C6       0603-CAP-0.1uF       2         C7, C8       0603-CAP-22pF       2         № R1-R3,R6-24       SMD-0805-10k       22         № R4-R5       SMD-0603-22       2         Диоды       VD1-VD74       1N4 148-SMD-0805-S0D-323       74         № W1-VD74       IN4 148-SMD-0805-S0D-323       74	
Посадочные гнездовые соединители  SB1-SB74 Gateron Hot-swap PCB Socket   Конденсаторы  С1 ЕІАЗ216-10uF  С2,С4,С5 0603-САР-1uF  С3, С6 0603-САР-0.1uF  С7, С8 0603-САР-22pF  2  П-R3,R6-24 SMD-0805-10k  22  Пиоды  VD1-VD74 1N4148-SMD-0805-SOD-323  Кварцевые резонаторы  Кварцевые резонаторы	
SB1-SB74       Gateron Hot-swap PCB Socket       74         Конденсаторы         C1       EIA3216-10uF       1         C2,C4,C5       0603-CAP-1uF       2         C3, C6       0603-CAP-0.1uF       2         C7, C8       0603-CAP-22pF       2         R1-R3,R6-24       SMD-0805-10k       22         R4-R5       SMD-0603-22       2         Image: SMD-0603-22       2         Image: SMD-0603-23       74         Image: SMD-0603-23       74	
SB1-SB74       Gateron Hot-swap PCB Socket       74         Конденсаторы         C1       EIA3216-10uF       1         C2,C4,C5       0603-CAP-1uF       2         C3, C6       0603-CAP-0.1uF       2         C7, C8       0603-CAP-22pF       2         R1-R3,R6-24       SMD-0805-10k       22         R4-R5       SMD-0603-22       2         Image: SMD-0603-22       2         Image: SMD-0603-23       74         Image: SMD-0603-23       74	
Конденсаторы         Конденсаторы         С1 ЕІАЗ216-10uF       1         С2,С4,С5 0603-САР-1uF       2         С7, С8 0603-САР-22pF       2         Резисторы         R1-R3,R6-24 SMD-0805-10k       22         R4-R5 SMD-0603-22       2         УО1-VD74 1N4 148-SMD-0805-SOD-323       74         Кварцевые резонаторы	
С1	
С1	
(2,C4,C5) 0603-CAP-1uF         СЗ, С6 0603-CAP-0.1uF       2         Резисторы         R1-R3,R6-24 SMD-0805-10k       22         R4-R5 SMD-0603-22       2         Диоды       VD1-VD74 1N4148-SMD-0805-S0D-323       74         Кварцевые резонаторы       Кварцевые резонаторы	
СЗ, С6 0603-CAP-0.1uF 2  С7, С8 0603-CAP-22pF 2  Резисторы  R1-R3,R6-24 SMD-0805-10k 22  R4-R5 SMD-0603-22 2  Диоды  VD1-VD74 1N4148-SMD-0805-S0D-323 74	
С7, С8 0603-САР-22pF         Резисторы         R1-R3,R6-24 SMD-0805-10k         R4-R5 SMD-0603-22         Диоды         VD1-VD74 1N4148-SMD-0805-S0D-323       74         Кварцевые резонаторы	
Резисторы  R1-R3,R6-24 SMD-0805-10k  22  R4-R5 SMD-0603-22  Диоды  VD1-VD74 1N4148-SMD-0805-SOD-323  КВарцевые резонаторы	
Резисторы         R1-R3,R6-24       SMD-0805-10k       22         R4-R5       SMD-0603-22       2         Диоды       VD1-VD74       1N4 14 8-SMD-0805-SOD-323       74         Кварцевые резонаторы       Кварцевые резонаторы	
R1-R3,R6-24   SMD-0805-10K   22	
<u>Диоды</u> VD1-VD74 1N4 148-SMD-0805-SOD-323 <u>Кварцевые резонаторы</u>	
№ <u>Кварцевые резонаторы</u>	
№ <u>Кварцевые резонаторы</u>	
Y1 MJ-16.000-12-30/30/-40+85 1	
<u> </u>	
У Подп. Лист № докум. Подп. Дата	
Разраб. Марчук И.С. // // // // // // // // // // // // //	<u> 1ucmob</u> 1
Перечень элементов МГТУ им. Н.Э. Ба	умана
Утв. 17.КОНТР. 1976—62 Копировал Формат А4	