



Министерство науки и высшего образования Российской Федерации
Федеральное государственное бюджетное образовательное учреждение
высшего образования
«Московский государственный технический университет
имени Н.Э. Баумана
(национальный исследовательский университет)»
(МГТУ им. Н.Э. Баумана)

ФАКУЛЬТЕТ ИНФОРМАТИКА И СИСТЕМЫ УПРАВЛЕНИЯ

КАФЕДРА КОМПЬЮТЕРНЫЕ СИСТЕМЫ И СЕТИ (ИУ6)

НАПРАВЛЕНИЕ ПОДГОТОВКИ 09.03.01 Информатика и вычислительная техника

О Т Ч Е Т

по лабораторной работе № 6

Название: Последовательный обмен данными по каналу UART

Дисциплина: Микропроцессорные системы.

Студент

ИУ6-62Б

(Группа)

(Подпись, дата)

Ашуров Д. Н. Марчук И. С.

(И.О. Фамилия)

Преподаватель

(Подпись, дата)

(И.О. Фамилия)

Москва, 2022

Вариант 2.

Цели работы:

- изучение структуры канала последовательного интерфейса UART (Universal Asynchronous Receiver-Transmitter)
- программирование передачи и приема данных по интерфейсу UART;
- моделирование и проверка работы последовательного канала в режиме обмена между двумя микроконтроллерами.

Ход работы.

Задание 1

Подготовить программы для исследования передачи и приёма по последовательному каналу UART.

Проверить работу программы в режиме отладки, наблюдая состояния регистров и битов состояния канала UART и контролируя состояние линии PD1/TxD. С помощью системных часов Stop Watch измерить длительность одного бита данных на линии PD1 и оценить скорость передачи.

Проверить работу программы.

Структурные схема передатчика и приемника модуля UART приведены на рисунках 1 и 2 соответственно.

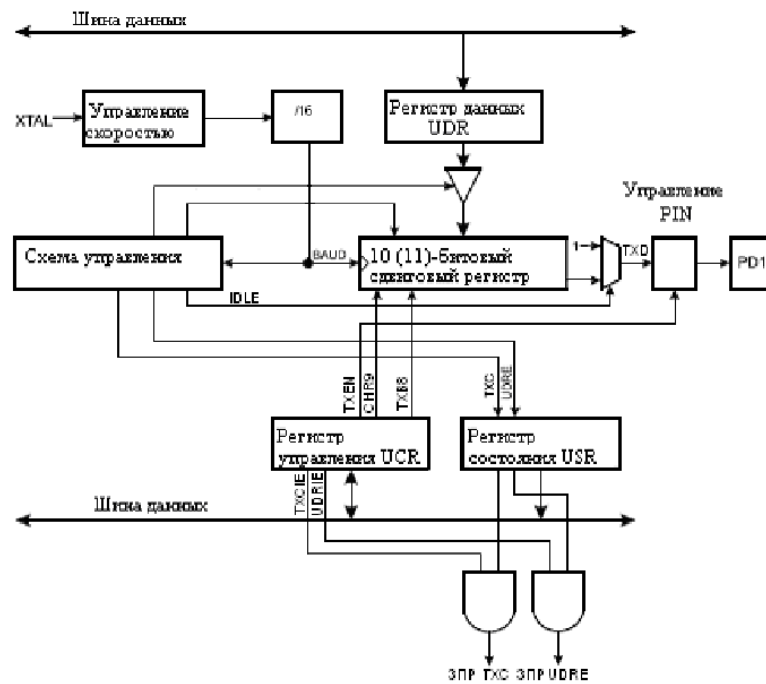


Рисунок 1 - структурная схема передатчика модуля UART

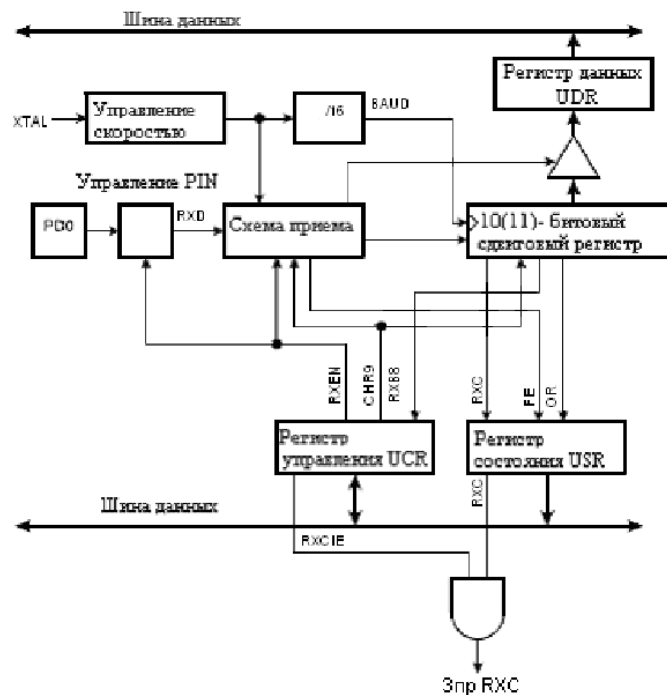


Рисунок 2 - структурная схема приемника модуля UART

Схемы алгоритмов передачи и приема приведены на рисунке 3.

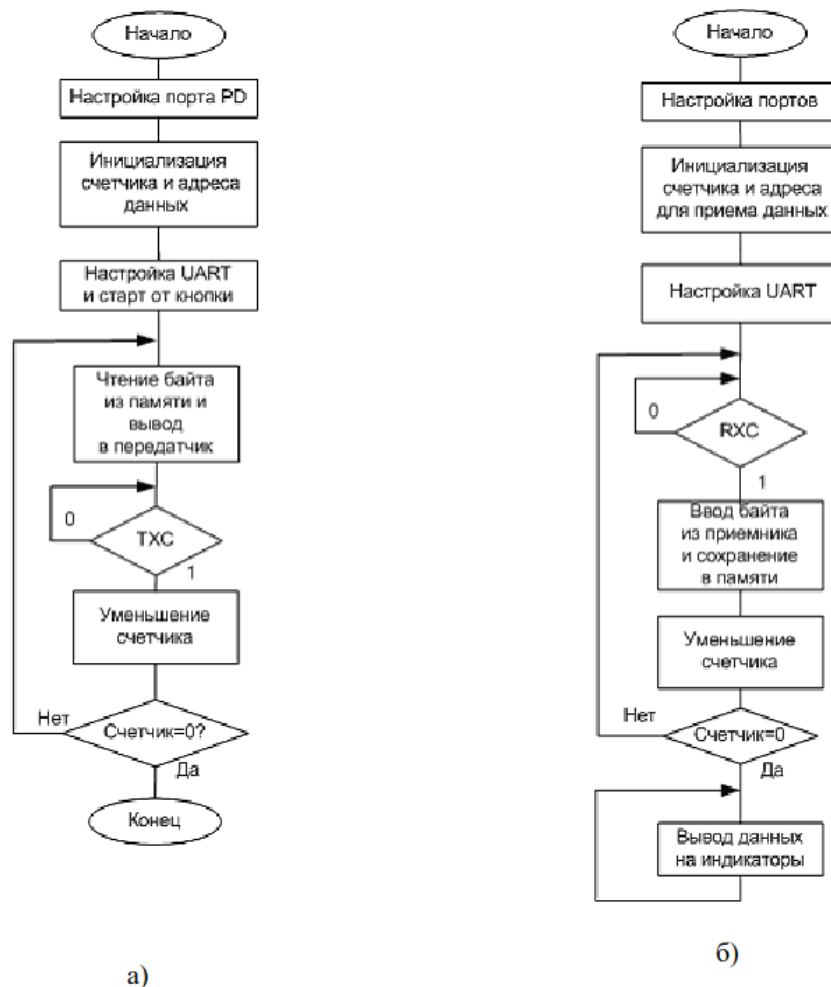


Рисунок 3 - схемы алгоритмов передачи и приема

В листингах 1 и 2 приведен исходный код программ передачи и приема соответственно.

Листинг 1 – программа передачи

```

;*****
;
;Программа 6.1 для МК ATx8515: демонстрация работы UART
;При нажатии на SW4 (START) происходит последовательная передача
;по каналу UART трёх байтов сообщения, считываемых из ячеек flash-памяти.
;Частота тактового генератора = 3,69 МГц,
;при UBRR1=11 скорость передачи 19219 бод
;Соединения: PD4-SW4, PD1-TXD (PD0-RXD)
;*****
;
#include "8515def.inc" ;файл определений AT90S8515
#include "m8515def.inc" ;файл определений ATmega8515
.def temp = r16 ;временный регистр
.def count = r17 ;счётчик
.equ START = 4 ;4-й вывод порта PD

```

```

.org $000
rjmp init

;***Инициализация МК
INIT: ldi ZL,low(text*2) ;загрузка адреса текста
ldi ZH,high(text*2) ; сообщения в регистр Z
ldi count,3 ;установка счётчика байтов
clr temp ;настройка
out DDRD,temp ; вывода
ldi temp,0x10 ; порта PD4
out PORTD,temp ; на ввод

;***Настройка UART на передачу данных
;/// для AT90S8515 регистр UCR вместо UCSRB и UBRR
ldi temp,0x08 ;разрешение
out UCSRB,temp ; передачи по каналу UART
ldi temp,11 ;скорость передачи для UBRR (UBRR)
out UBRR,temp ; 19219 бод
WAIT_START:sbic PIND,START ;ожидание нажатия
rjmp WAIT_START ; кнопки START
OUTPUT: lpm ;считывание байта из flash-памяти в r0
out UDR,r0 ;вывод байта в передатчик
;/// для AT90S8515 регистр USR вместо UCSRA
sbi UCSRA,TXC ; сброс флага TXC
WAIT: sbic UCSRA,TXC ;ожидание

rjmp next ; завершения
rjmp WAIT ; передачи

next: adiw zl,1 ;увеличение указателя адреса на 1
dec count ;уменьшение счётчика на 1
brne OUTPUT ;продолжение вывода
fin: rjmp fin ;передача завершена
text: .db 'A','V','R' ;текст сообщения (коды $41,$56,$52)

```

Листинг 2 – программа приема

```

;*****;Программа 6.2
для МК ATx8515: демонстрация работы канала UART
;в режиме приема трёх байтов. Частота тактового генератора = 3,69 МГц,
;при UBRR=11 скорость обмена 19219 бод
;Соединения: шлейфом порт PB-LED, PD5-SW5, PD0-RXD (PD1-TXD)
;*****
;include "8515def.inc" ;файл определений AT90S8515

```

```

.include "m8515def.inc" ;файл определений ATmega8515
.def temp = r16 ;временный регистр
.def count = r17 ;счётчик
.equ SHOW = 5 ;5-й вывод порта PD
.org $000
rjmp init

;***Инициализация МК
INIT: ldi temp,low(RAMEND) ;установка
out SPL,temp ; указателя стека
ldi temp,high(RAMEND) ; на последнюю
out SPH,temp ; ячейку ОЗУ
ldi YL,0x80 ;в регистре Y - адрес, по которому
ldi YH,0x01 ; происходит запись принятых данных
ldi count, 3 ;установка счётчика байтов
ser temp ;настройка
out DDRB,temp ; порта PB на вывод
out PORTB,temp ; и выключение светодиодов
clr temp
out DDRD,temp ;настройка
ldi temp,0x20 ; вывода PD5
out PORTD,temp ; на ввод

;***Настройка UART на приём данных
;/// для AT90S8515 регистр UCR вместо UCSRB и UBRR
ldi temp,0x10 ;разрешение приёма
out UCSRB,temp ; по каналу UART
ldi temp,11 ;скорость приёма/передачи
out UBRR1,temp ; 19200 бод
;/// для AT90S8515 регистр USR вместо UCSRA

WAIT_RXC: sbic UCSRA,RXC ;ожидание
rjmp INPUT ; завершения
rjmp WAIT_RXC ; приёма

INPUT: in temp,UDR ;ввод байта из приёмника
st Y+,temp ;и сохранение в памяти
dec count ;уменьшение счётчика на 1
brne WAIT_RXC ;продолжение приема
clr temp ;сигнализация –
out PORTB,temp ; приём завершен

LOOP: ldi YL,0x80 ;установка начального адреса
ldi count,3 ;установка счётчика байтов

```

```

WAIT_SHOW: sbic PIND,SHOW ;ожидание нажатия
rjmp WAIT_SHOW ; кнопки SW5
ld temp, Y+ ;считывание байта из памяти
com temp ;инвертирование
out PORTB,temp ;вывод на светодиоды
rcall DELAY ;задержка
dec count ;если показаны не все данные,
brne WAIT_SHOW ; то продолжение при нажатии SW5
ser temp ;вывод окончен
out PORTB,temp ;светодиоды погашены
rjmp LOOP ;повторение вывода

```

;*** Задержка ***

```

DELAY: ldi r19, 20
ldi r20, 255
ldi r21, 255
dd: dec r21
brne dd
dec r20
brne dd
dec r19
brne dd
ret

```

Оценим скорость передачи. На рисунках 4 и 5 приведено состояние часов Stop Watch и регистров до передачи байта сообщения и после окончания передачи байта.

Name	Value
Program Counter	0x000010
Stack Pointer	0x0000
X pointer	0x0000
Y pointer	0x0000
Z pointer	0x0030
Cycle Counter	19
Frequency	4.0000 MHz
Stop Watch	4.75 us
SREG	00000000

```

;***Инициализация МК
INIT: ldi ZL,low(text*2) ;загрузка адреса текста
ldi ZH,high(text*2) ; сообщения в регистр Z
ldi count,3 ;установка счётчика байтов
clr temp ;настройка
out DDRD,temp ; вывод
ldi temp,0x10 ; норма PD4
out PORTD,temp ; на 880g

;***Настройка UART на передачу данных
;/// для AT90S8515 регистр UCR вместо UCSRB и UBRR
ldi temp,0x08 ;разрешение
out UCSRB,temp ; передачи по каналу UART
ldi temp,11 ;скорость передачи для UBRR1 (UBRR)
out UBRR1,temp ; 19219 50g
WAIT_START:sbic PIND,START ;ожидание нажатия
rjmp WAIT_START ; кнопки START
OUTPUT: lpm ;считывание байта из flash-памяти в r0
out UDR,r0 ;вывод байта в передатчик
;/// для AT90S8515 регистр USR вместо UCSRA
sbic UCSRA,TXC ;сброс флага TXC
WAIT: sbic UCSRA,TXC ;ожидание

rjmp next ; завершения
rjmp WAIT ; передачи

next: adiw z1,1 ;увеличение указателя адреса на 1
dec count ;уменьшение счётчика на 1
brne OUTPUT ;продолжение вывода
fin: rjmp fin ;передача завершена
text: .db 'A','V','R' ;текст сообщения (коды $41,$56,$52)

```

Рисунок 4 – значение Stop Watch до передачи байта

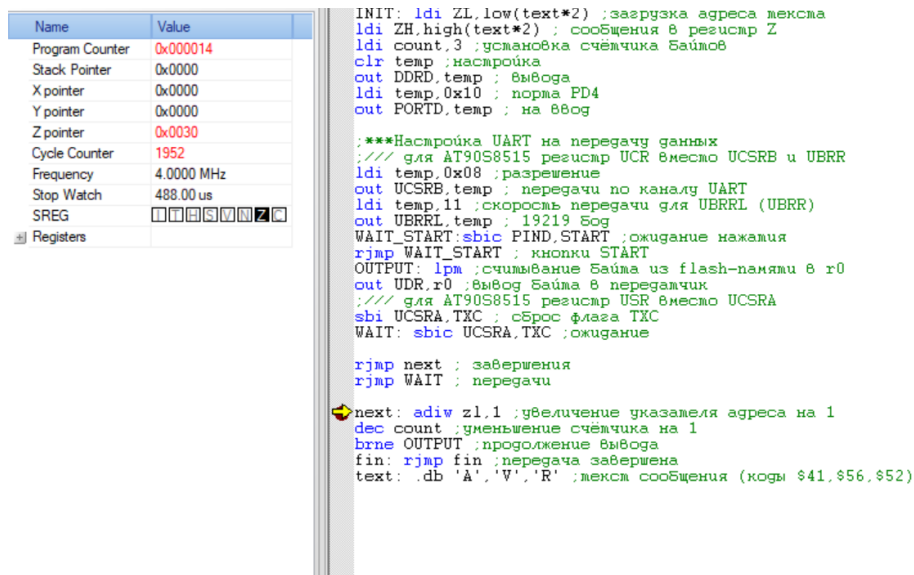


Рисунок 5 – значение Stop Watch после передачи байта

Отсюда $V = 10 / (t_2 - t_1) = 10 / ((488 - 4,75) * 10^{-6}) = 20833$ бод. Данное значение близко к теоретическому значению в 19 200 Кбод.

Проверим программу приема. На рисунке 6 показан процесс ввода значения 0x82. На рисунках 7 и 8 – содержимое памяти и вывод значения на индикаторы соответственно.

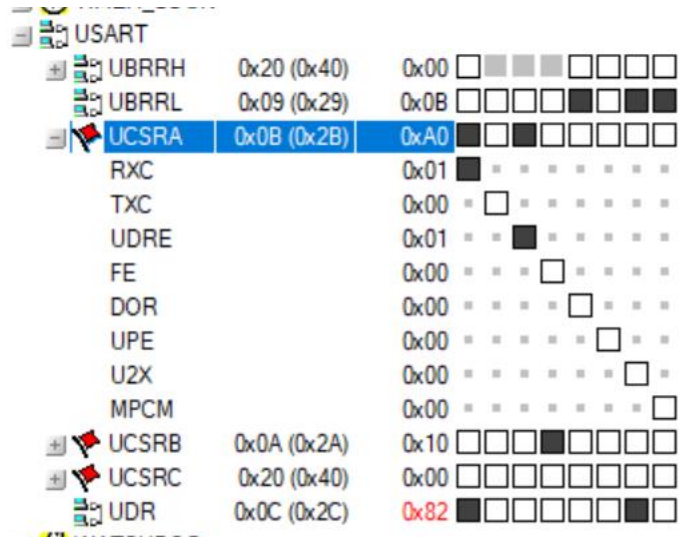


Рисунок 6 – ввод значения 0x82

Memory									
Data	▼	8/16	abc.	Address:	0x174				
000174	FF	FF	FF	FF	FF	FF	FF	FF	FF
00017A	FF	FF	FF	FF	FF	FF	FF	FF	FF
000180	82	FF	FF	FF	FF	FF	FF	FF	FF
000186	FF	FF	FF	FF	FF	FF	FF	FF	FF
00018C	FF	FF	FF	FF	FF	FF	FF	FF	FF
000192	FF	FF	FF	FF	FF	FF	FF	FF	FF
000198	FF	FF	FF	FF	FF	FF	FF	FF	FF
00019E	FF	FF	FF	FF	FF	FF	FF	FF	FF
0001A4	FF	FF	FF	FF	FF	FF	FF	FF	FF

Рисунок 7 – содержимое памяти

PORTB	0x17 (0x37)	0xFF	■	■	■	■	■	■	■	■	■
DDRB	0x16 (0x36)	0x00	□	□	□	□	□	□	□	□	□
PINB	0x18 (0x38)	0x7D	■	■	■	■	■	■	■	■	■
PORTC											
PORTD											

Рисунок 8 – вывод значения на индикаторы

Проверим корректность работы программ с помощью Proteus. На рисунках 9-11 приведены: схема в Proteus, временная диаграмма и содержимое памяти ведомого микроконтроллера соответственно.

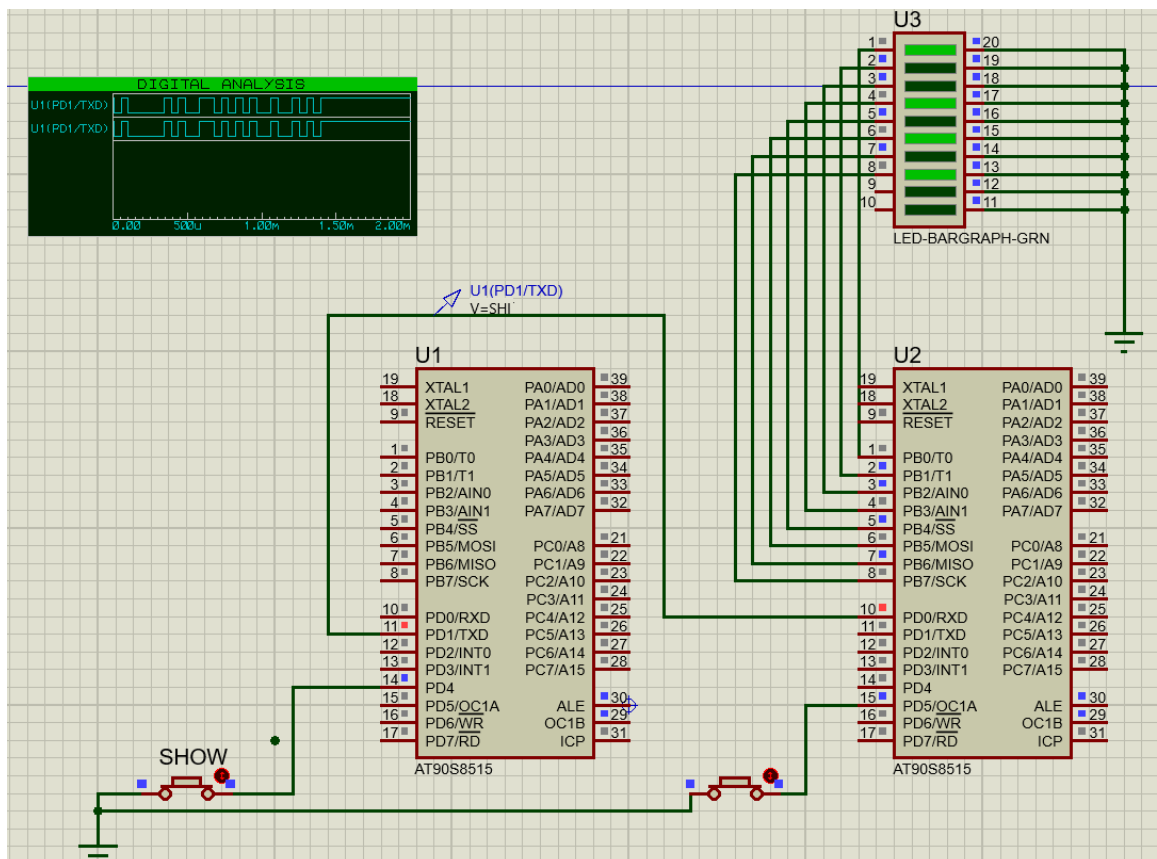


Рисунок 9 – схема в Proteus

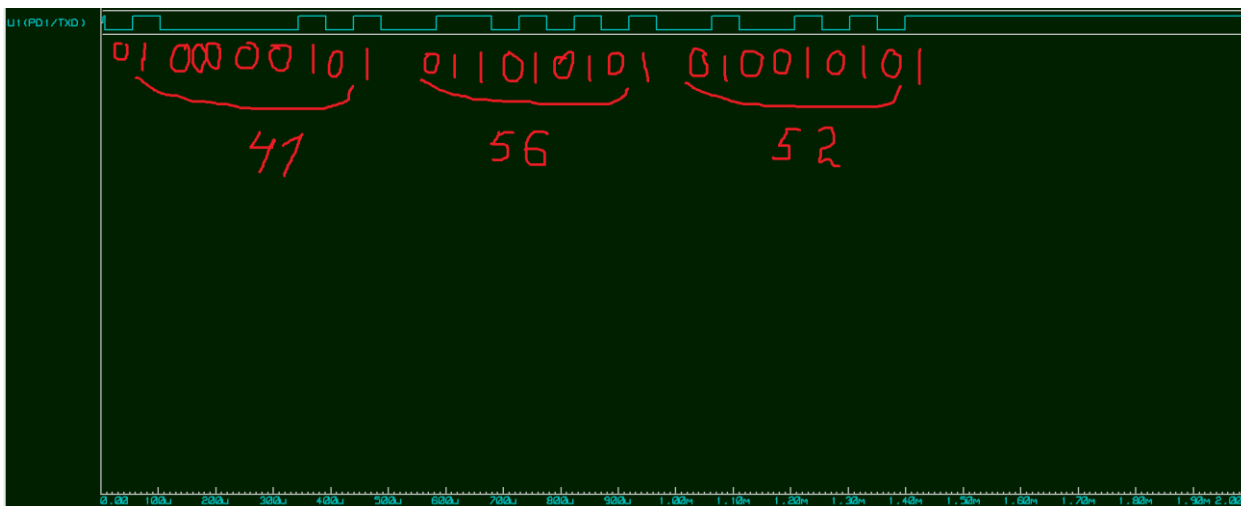


Рисунок 10 – временная диаграмма

Биты следуют в обратном порядке, передача начинается с сигнала «0», заканчивается сигналом «1».

[illegible]

Рисунок 11 – содержимое памяти ведомого микроконтроллера

Вывод: в ходе лабораторной работы была изучена структура и принципы управления каналом UART (Universal Asynchronous Receiver-Transmitter). Кроме того, были получены навыки программирования передачи и приема данных по интерфейсу UART и моделирования работы канала в режиме обмена между двумя микроконтроллерами. Также была рассмотрена программа Terminate, с помощью которой можно осуществить передачу и прием данных между микроконтроллером и персональным компьютером.