

## 二、设计过程简介

**MAX+PLUS II (Multiple Array Matrix and Programmable Logic User Systems)** 开发工具是美国 **Altera** 公司设计的一种 **CAE** 软件工具，利用该工具所配备的编辑、编译、仿真、综合、芯片编程等功能，将设计电路图或电路描述程序转换成基本的逻辑单元写入到可编程的芯片中（如 **FPGA** 芯片或 **EPLD** 芯片），做成 **ASIC** 芯片。



# MAX+PLUS II 开发流程

