

Erstellt: von: Thorsten Kattanek

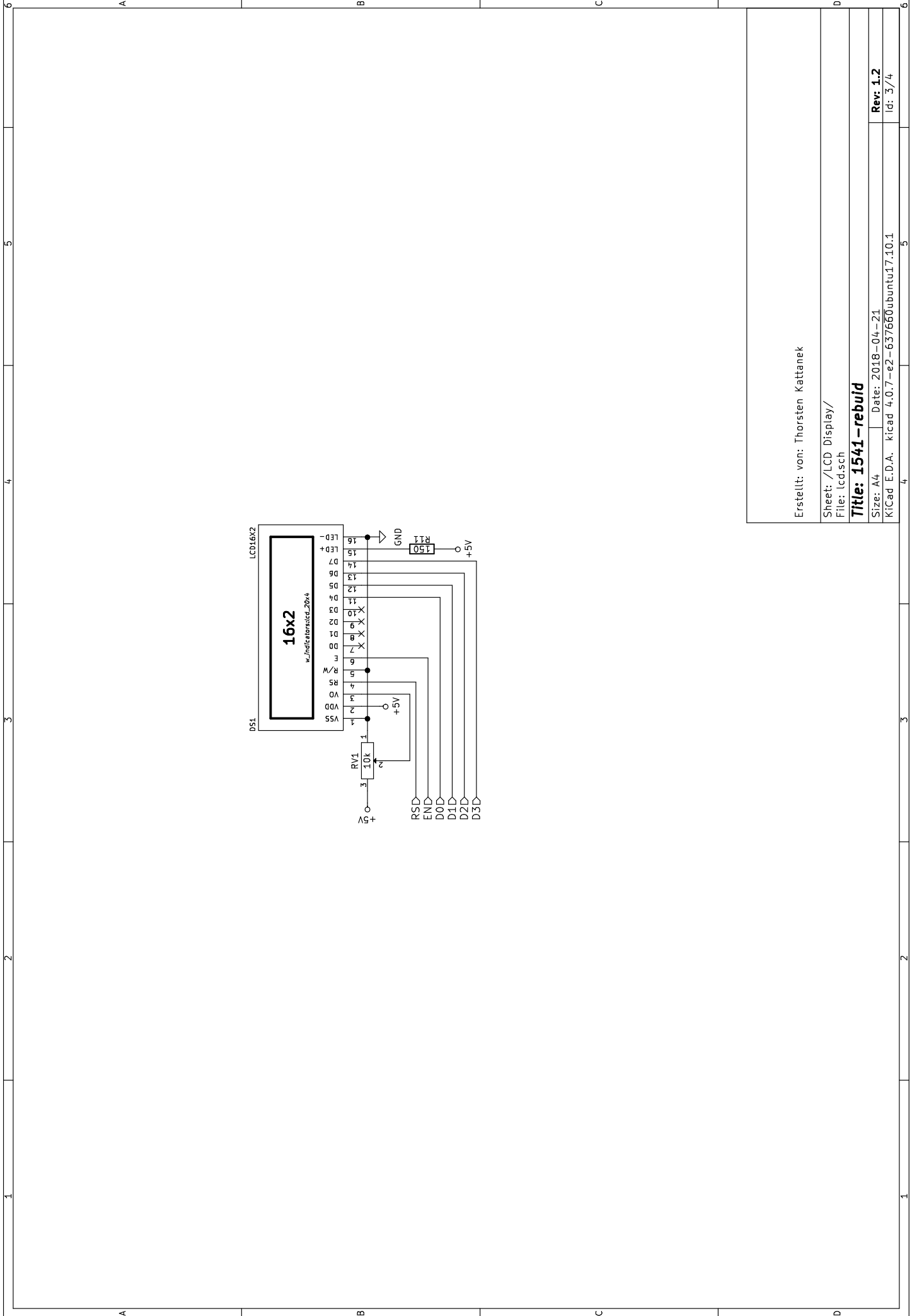
- PIN 40 von U10 (Gate Array 251828) von Platine getrennt (BYTE READY)
- U8 (VIA 6522) ausgelötet und gesockelt
- Dauerkäufers behindert durch trennen einer Leiterbahn (genauer beschreiben)

Sheet: /
File: 1541-rebuild.sch

Title: 1541-rebuild

Size: A4	Date: 2018-04-21	Rev: 1.2
----------	------------------	----------

KiCad E.D.A.	kiCad 4.0.7-e2-637660ubuntu17.10.1
--------------	------------------------------------



Erstellt: von: Thorsten Kattanek

Sheet: /LCD Display/
File: lcd.sch

Title: 1541-rebuild

Size: A4 Date: 2018-04-21
Kicad E.D.A. kicad 4.0.7-e2-637660ubuntu17.10.1
Id: 3/4

Rev: 1.2

Id: 4/4