

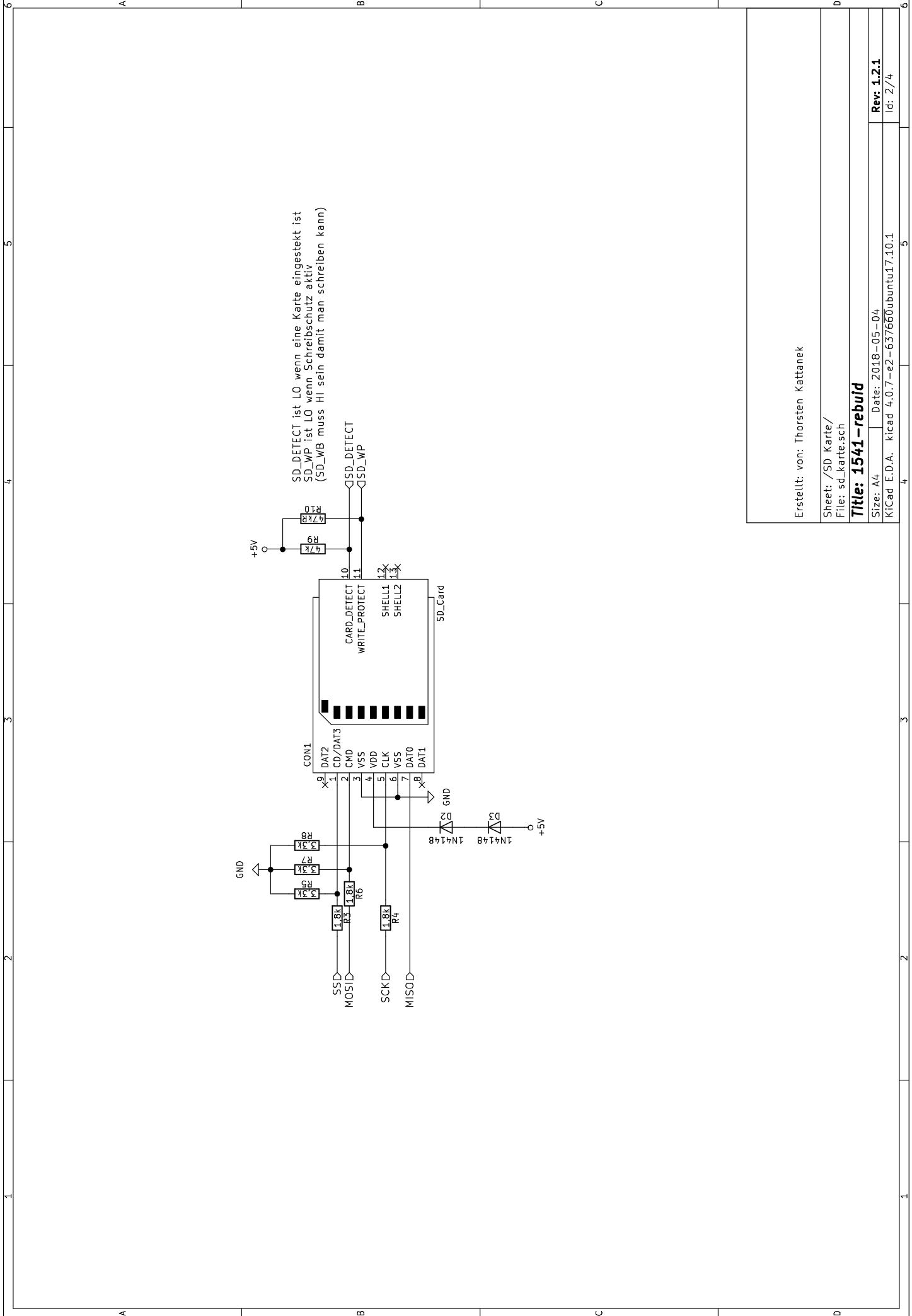
Erstellt: von: Thorsten Kattanek

- PIN 40 von U10 (Gate Array 251828) von Platine getrennt (BYTE READY)
- U8 (VIA 6522) ausgelötet und gesockelt
- Dauerläufer behindert durch trennen einer Leiterbahn (genauer beschreiben)

Sheet: /
File: 1541-rebuild.sch

Title: 1541-rebuild

Size: A4	Date: 2018-05-04		
KiCad E.D.A.	kiCad 4.0.7-e2-637660ubuntu17.10.1		
			Rev: 1.2.1
			Id: 1/4



Erstellt: von: Thorsten Kattanek

Sheet: /SD Karte/
File: sd_karte.sch

Title: 1541-rebuild

Size: A4 | Date: 2018-05-04

KiCad E.D.A. | kicad 4.0.7-e2-637660ubuntu17.10.1

Id: 2/4

Rev. 1.2.1

Id: 2/4

