

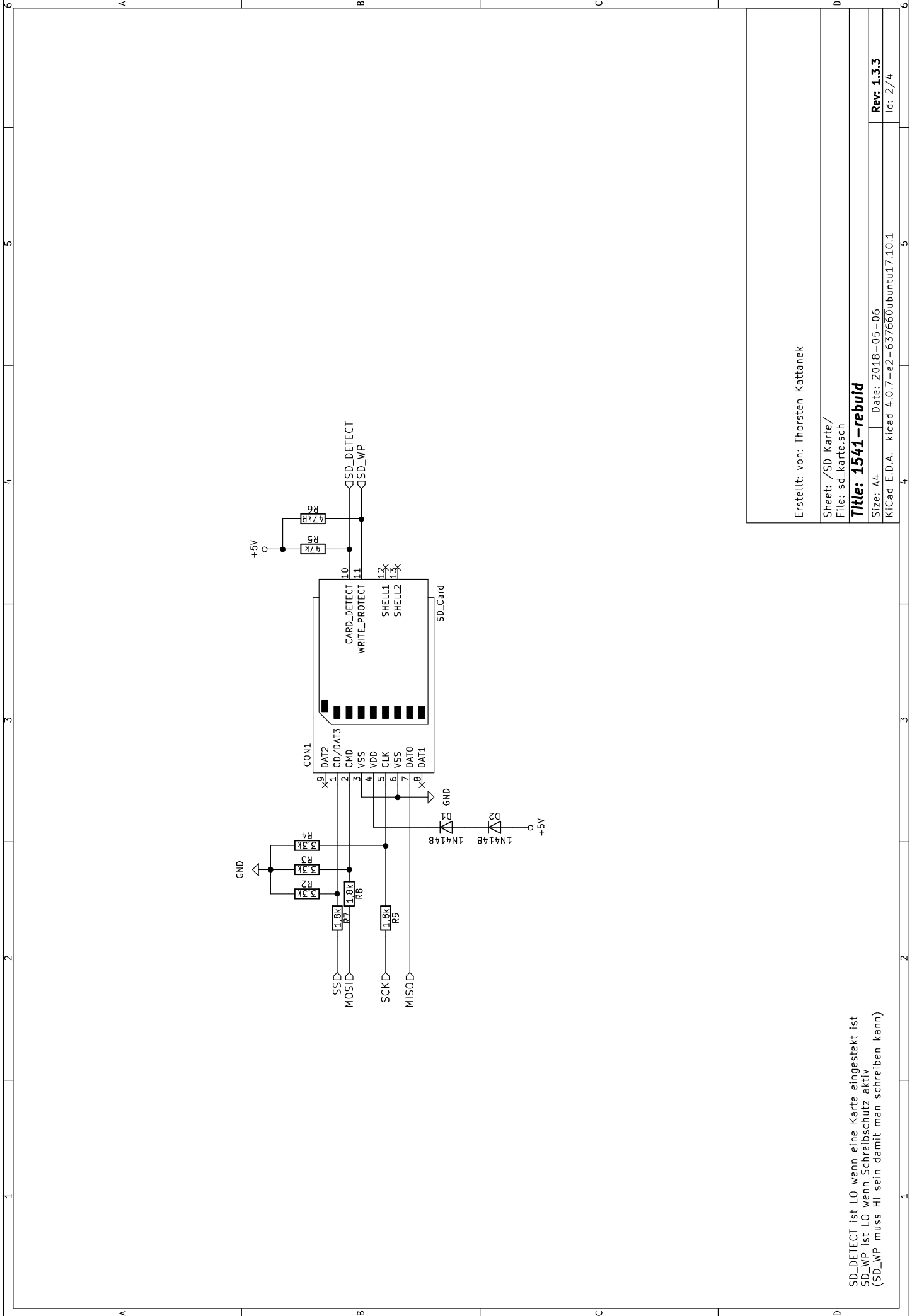
Am meiner 1541II Platine (ASSY NO 345003 REV 9) habe ich folgende modifikationen durchgeführt:
– PIN 40 von U10 (Gate Array 251828) von Platine getrennt (BYTE READY)
– U8 (VIA 6522) ausgelötet und gesockelt
– Dauerlötflöhen behoben durch trennen einer Leiterbahn (genauer beschreiben)

Erstellt: von: Thorsten Kattanek

Sheet: /
File: 1541-rebuild.sch

Title: 1541-rebuild

Size: A4 | Date: 2018-05-06 | Rev: 1.3.3
Kicad E.D.A. | kicad 4.0.7-e2-637660ubuntu17.10.1 | Id: 1/4



SD_DETECT ist LO wenn eine Karte eingesteckt ist
SD_WP ist LO wenn Schreibschutz aktiv
(SD_WP muss HI sein damit man schreiben kann)

Erstellt: von: Thorsten Kattanek

Sheet: /SD Karte/
File: sd_karte.sch

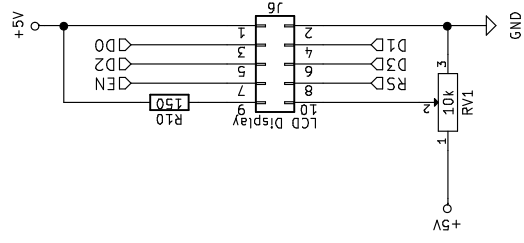
Title: 1541-rebuild

Size: A4 | Date: 2018-05-06

KiCad E.D.A. | kicad 4.0.7-e2-637660ubuntu17.10.1

Rev. 1.3.3

Id: 2/4



Steckerbelegung für das LCD Display (20x4)

PIN_01:	VDD(2)	... +5V	
PIN_02:	VSS(1)	R/W(5)	LED- /K(16) ... GND
PIN_03:	D4(11)		
PIN_04:	D5(12)		
PIN_05:	D6(13)		
PIN_06:	D7(14)		
PIN_07:	E(6)		
PIN_08:	RS(4)		
PIN_09:	LED+ /A(15)		
PIN_10:	VO(3)		

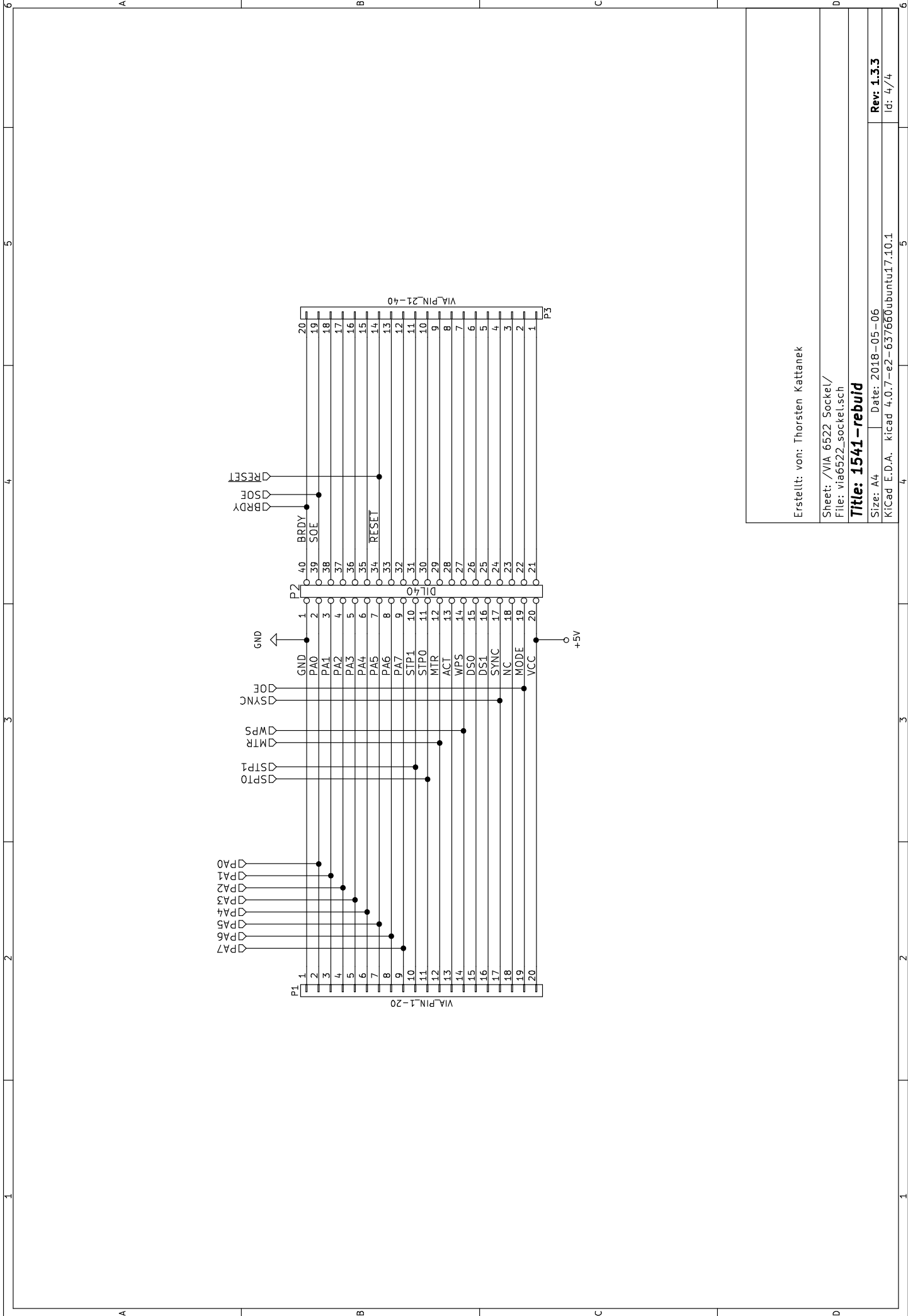
Erstellt: von: Thorsten Kattanek

Sheet: /LCD Display/
File: lcd.sch

Title: 1541-rebuild

R10 hängt von der Hintergrundbeleuchtung des LCD Displays ab !

Size: A4	Date: 2018-05-06
KiCad E.D.A. kicad 4.0.7-e2-637650ubuntu17.10.1	



Erstellt: von: Thorsten Kattanek

Sheet: /VIA 6522 Sockel/
File: via6522_sockel.sch

Title: 1541-rebuild

Size: A4 | Date: 2018-05-06

KiCad E.D.A. | kicad 4.0.7-e2-637660ubuntu17.10.1

Rev: 1.3.3

Id: 4/4