

DigLoLab ASCII

ให้นักนิสิตสร้างวงจร DigLoLab ASCII ที่มี Input คือ In ขนาด 3 bit และ Output คือ Z ขนาด 8 Bit โดยที่ Z คือค่า ASCII ของตัวอักษรลำดับที่ In ของคำว่า “DigLoLab” โดยที่ลำดับของตัวอักษรจะเริ่มจาก 0 ถึง 7 โดยจะเริ่มต้นลำดับ 0 ที่ตัวที่ตัว ‘D’ และจบลงที่ลำดับ 7 ที่ตัว ‘b’ ถ้าค่า In เป็น 0 ค่าของ Z ควรจะเป็น 44 ฐาน 16 (ตัว ‘D’)

ข้อมูลนำเข้า

- In ขนาด 3 Bit

ข้อมูลส่งออก

- Z ขนาด 8 Bit

ชุดข้อมูลทดสอบ

- 12.5% In มีค่าเป็น 0
- 12.5% In มีค่าเป็น 1
- 12.5% In มีค่าเป็น 2
- 12.5% In มีค่าเป็น 3
- 12.5% In มีค่าเป็น 4
- 12.5% In มีค่าเป็น 5
- 12.5% In มีค่าเป็น 6
- 12.5% In มีค่าเป็น 7