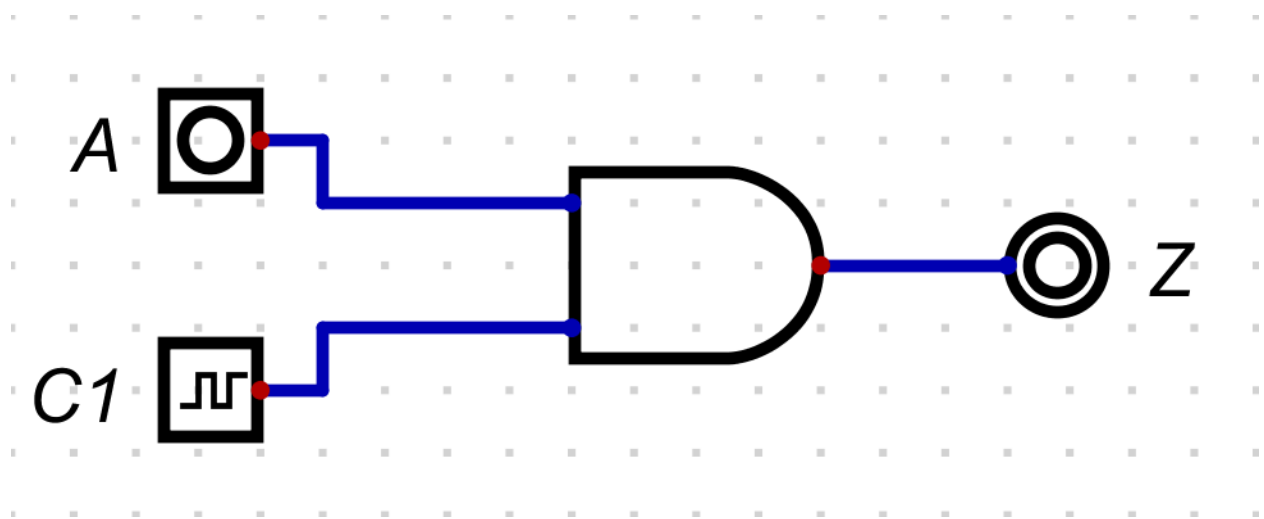


Clock Gate

ให้นิสิตสร้างวงจรที่มี Input คือ A ขนาด 1 Bit, C1 เป็น Clock และ Output คือ Z ขนาด 1 บิต โดยให้นำ A และ C1 มา And กันแล้วส่งผลลัพธ์ไปออกที่ Z และให้นิสิตสังเกตกราฟของผลลัพธ์ที่เกิดขึ้น

ตัวอย่าง :



ข้อมูลนำเข้า

- A ขนาด 1 Bit
- C1 เป็น Clock

ข้อมูลส่งออก

- Z ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานได้ถูกต้องตาม Input ทุกรูปแบบ