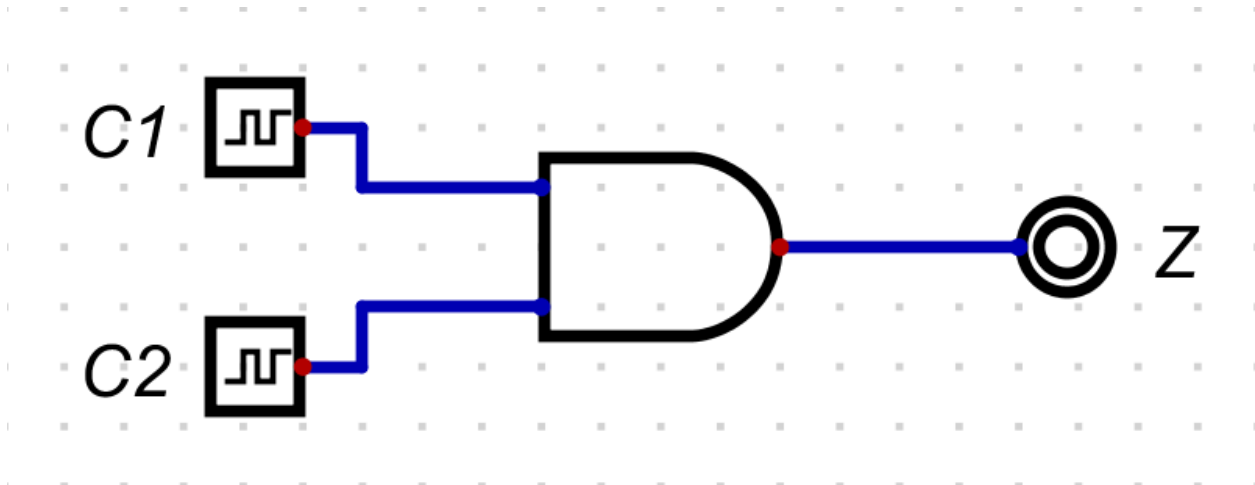


## Dual Clock

ให้นักนิสิตสร้างวงจรที่มี Input คือ C1,C2 เป็น Clock และ Output คือ Z ขนาด 1 บิต โดยให้นำ C1 และ C2 มา And กันแล้วส่งผลลัพธ์ออกไปที่ Z และให้นักนิสิตทดลองปรับความถี่ของ C1 และ C2 และสังเกตกราฟของผลลัพธ์ที่เกิดขึ้น

ตัวอย่าง :



ข้อมูลนำเข้า

- C1 เป็น Clock
- C2 เป็น Clock

ข้อมูลส่งออก

- Z ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานได้ถูกต้องตาม Input ทุกรูปแบบ