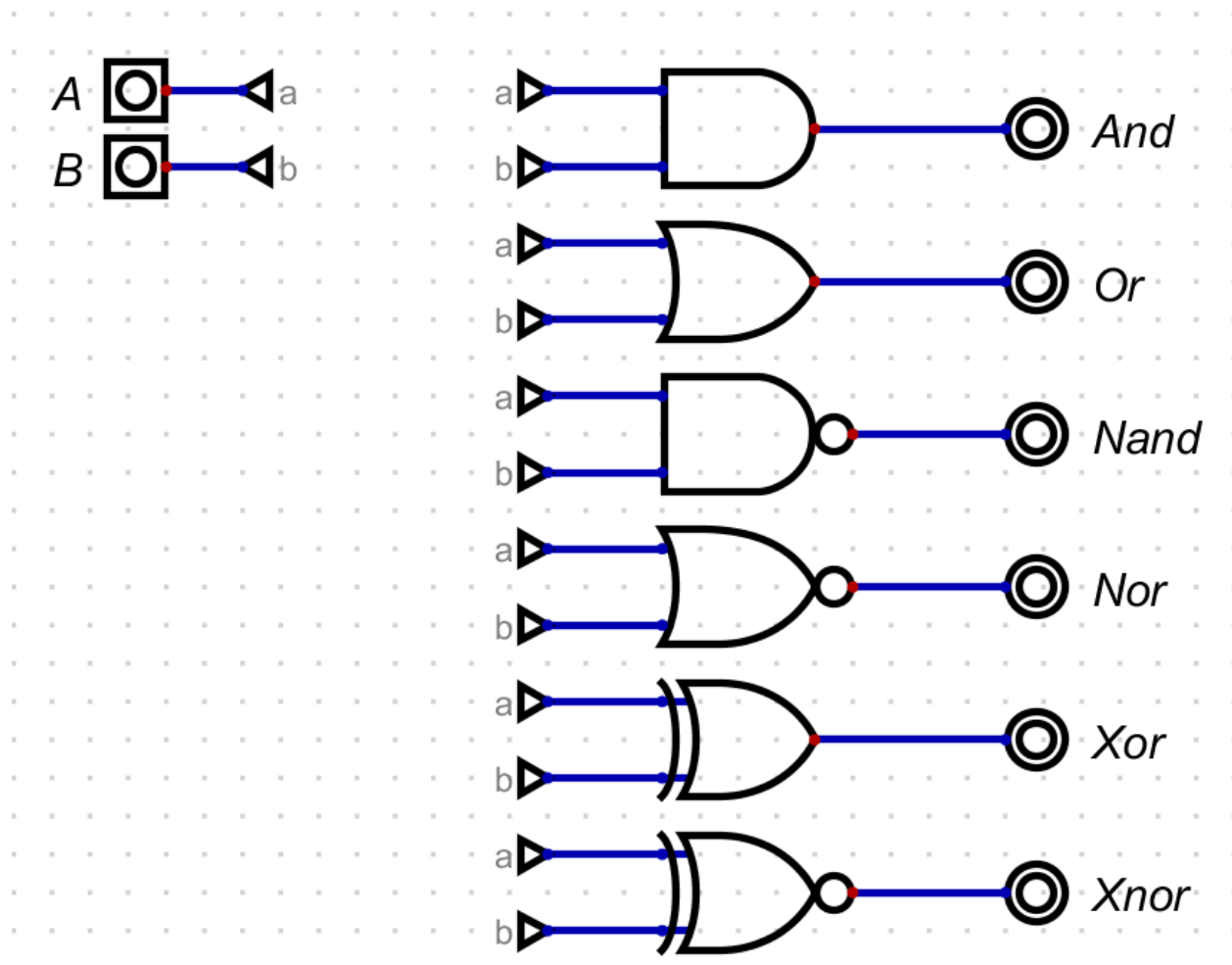


Logic Gate

ให้นิสิตสร้างวงจรที่มี Input คือ A,B ขนาด 1 Bit และ Output คือ And, Or, Nand, Nor, Xor, Xnor ขนาด 1 Bit โดยที่ Output แต่ละอันเกิดจากการนำ Input A,B มาผ่าน Logic Gate ตามชื่อ Output นั้นๆ

ตัวอย่าง :



ข้อมูลนำเข้า

- A ขนาด 1 Bit
- B ขนาด 1 Bit

ข้อมูลส่งออก

- And ขนาด 1 Bit
- Or ขนาด 1 Bit
- Nand ขนาด 1 Bit
- Nor ขนาด 1 Bit
- Xor ขนาด 1 Bit
- Xnor ขนาด 1 Bit

ชุดข้อมูลทดสอบ

- 100% โปรแกรมทำงานได้ถูกต้องตาม Input ทุกรูปแบบ