

Sistemi di Calcolo (A.A. 2014-2015)

Corso di Laurea in Ingegneria Informatica e Automatica
Sapienza Università di Roma

Esercizi riepilogativi sulla seconda parte del Modulo I – Eccezioni e processi

Domanda 1

Un'eccezione di sistema è:

A	un'istruzione macchina che viene eseguita in caso di errore	B	un evento che altera il normale flusso di esecuzione delle istruzioni di un programma
----------	---	----------	---

Domanda 2

Un'eccezione interna avviene:

A	in modo sincrono in corrispondenza di eventi generati dalla CPU stessa	B	in modo asincrono in corrispondenza di segnali elettrici generati internamente al sistema di calcolo
----------	--	----------	--

Domanda 3

Una trap è:

A	un segnale elettrico che viene inviato alla CPU da un dispositivo esterno ad essa	B	un'istruzione macchina che serve per attivare intenzionalmente una eccezione di sistema
----------	---	----------	---

Domanda 4

Si dice che un'eccezione è non recuperabile quando:

A	non è possibile riprendere normalmente l'esecuzione del programma che l'ha generata	B	non è possibile passare il controllo al sistema operativo per la sua gestione
----------	---	----------	---

Domanda 5

L'accesso da parte di un processo a una pagina non mappata del proprio spazio di indirizzi logico, ma conservata nello spazio di swapping della memoria virtuale su disco, genera:

A	un'eccezione di tipo fault	B	un'eccezione di tipo abort
----------	----------------------------	----------	----------------------------

Domanda 6

La richiesta di un servizio al sistema operativo da parte di un processo è generalmente implementata come eccezione di sistema:

A	Vero	B	Falso
----------	------	----------	-------

Domanda 7

Le CPU supportano generalmente due modalità di esecuzione distinte: utente e supervisore. Questa distinzione è motivata dalla necessità di:

A	limitare le istruzioni eseguibili da un processo alle sole operazioni che non possono causare un crash del sistema, consentendo allo stesso tempo al sistema operativo di avere il pieno controllo sullo stato della macchina	B	limitare le operazioni effettuabili dagli utenti standard di un sistema, consentendo allo stesso tempo agli utenti amministratori di avere il pieno controllo della macchina
----------	---	----------	--

Domanda 8

L'esecuzione del codice di gestione di un'eccezione di sistema avviene:

A	In modalità utente	B	In modalità protetta (supervisore)
----------	--------------------	----------	------------------------------------

Domanda 9

Un interrupt vector:

A	È un array che contiene gli indirizzi delle routine di gestione delle eccezioni supportate dal sistema. L'array è indicizzato dai codici di eccezione.	B	È un array che contiene la lista dei codici delle varie eccezioni supportate dal sistema.
----------	--	----------	---

Domanda 10

Un interrupt vector:

A	È un array indicizzato dai codici di eccezione che contiene gli indirizzi delle routine di gestione delle eccezioni supportate dal sistema	B	È un array che contiene la lista dei codici delle varie eccezioni supportate dal sistema
----------	--	----------	--

Domanda 11

Una trap è anche nota come:

A	interrupt software	B	interrupt hardware
----------	--------------------	----------	--------------------

Domanda 12

Il time-sharing è una tecnica per:

A	consentire a più utenti di accedere simultaneamente alla stessa macchina	B	dare l'illusione a un utente che più processi sono in esecuzione simultanea anche se vi sono meno CPU che processi attivi
----------	--	----------	---

Domanda 13

Lo scheduling Round-Robin è:

A	una tecnica di schedulazione time-sharing dei processi sulla CPU che consiste nel dare la CPU a ciascun processo a rotazione per un certo quanto di tempo in modo che l'esecuzione di tutti i processi possa avanzare in modo equo	B	una tecnica di schedulazione time-sharing degli utenti attivi nel sistema in modo che ciascuno possa avere la stessa frazione del tempo di CPU disponibile per le applicazioni eseguite
----------	--	----------	---

Domanda 14

Il context switch tra processi è:

A	una tecnica applicata nell'ambito della schedulazione della CPU ai processi che consente di sospendere l'attività di un processo e passare il controllo della CPU a un altro processo	B	una tecnica applicata nell'ambito della schedulazione della CPU ai processi che consente di passare da modalità utente a modalità supervisore e viceversa
----------	---	----------	---

Domanda 15

Il context switch tra processi richiede di salvare varie informazioni, come il contenuto dei registri, in modo che il processo a cui si toglie la CPU possa riprendere l'esecuzione più avanti dal punto in cui era stata interrotta. Queste informazioni vengono normalmente salvate:

A	In un blocco allocato dinamicamente nella zona HEAP del processo a cui si toglie la CPU	B	Nel PCB (Process Control Block) associato al processo a cui si toglie la CPU
----------	---	----------	--

Domanda 16

Una chiamata a sistema è la richiesta di un servizio al sistema operativo; dal punto di vista dell'utente avviene generalmente tramite una chiamata a una funzione di libreria che passa il controllo al sistema operativo:

A	Vero	B	Falso
----------	------	----------	-------

Domanda 17

Un processo è in stato ready se:

A	E' in attesa di un evento asincrono come la terminazione di un'operazione di lettura da un dispositivo esterno	B	E' correntemente in esecuzione su uno dei core disponibili nel sistema
C	E' nelle condizioni di essere eseguito, ma non lo è perché tutti i core delle CPU disponibili nel sistema sono impegnati nell'esecuzione di altri processi	D	E' terminato e le risorse che detiene (es. memoria) stanno per essere rilasciate per poter essere riutilizzate da altri processi

Domanda 18

Un processo passa normalmente dallo stato running allo stato ready quando:

A	un interrupt del timer ha segnalato che è terminato il quanto di tempo che è stato assegnato al processo e il controllo della	B	Il processo ha terminato la sua esecuzione e le risorse che detiene (es. memoria) stanno per essere rilasciate
----------	---	----------	--

	CPU deve essere passato a un altro processo		per poter essere riutilizzate da altri processi
--	---	--	---

Domanda 19

In quali circostanze un processo passa dallo stato waiting allo stato running?

A	Quando un interrupt segnala il verificarsi dell'evento di cui il processo era in attesa e il processo viene	B	Normalmente non succede: per tornare running un processo deve prima passare per lo stato ready ed essere selezionato (schedulato) per l'esecuzione sulla CPU
----------	---	----------	--

Domanda 20

In quali circostanze un processo passa dallo stato running allo stato waiting?

A	Quando il processo effettua una chiamata a sistema che richiede il completamento di un'attività asincrona per cui il processo deve attendere senza consumare tempo di CPU	B	Quando è terminato il quanto di tempo assegnato al processo e il processo stesso viene messo in attesa di essere nuovamente schedulato per l'esecuzione time-sharing
----------	---	----------	--