本图纸由京东方发布,版权归京东方所有。 本图纸未经京东方同意不得被复制转载或披露任何内容给任何第三方。

SPI/IIC

3		
PIN	Name	Description
1	GND	Ground
2	CSN	SPI Interface Select (CSN low $->$ SPI $/$ CSN high $->$ 12C)
3	SDA	SPI Master Output Slave Input / $I^2\mathrm{C}$ Bus Bi-Directional Data
4	SCL	Serial Clock
ъ	INT	SPI Master Input Slave Output / Interrupt to Host
6	NC	Not Connect
7	GND	Ground
8	VDD	Supply Voltage

NS GND VDD Mark GND SDA CSN SOL

SDA

S

SCL

Ī

CSN

GND

GND

| ∆ Mark

VDD

 \triangleright

TOP VIEW

(pad not visible)

BOTTOM VIEW (pad visible)

		备注		参考图号	日期	絡名	更改内容	版本	
V1. 0	版次	文件控制中心		物料编号					
1:1	比例	批准	2520 single chip커대 PIN	物料名称					
mm	単位	审核	5.4/2.1/2/18/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2/2	7 7 7					
♦ ₽	视角	制图	小日子子并属并子方面八 <u>三</u>	+ 1					